UNIVERSIDAD CENTRAL DE VENEZUELA FACULTAD DE INGENIERÍA

ESCUELA DE INGENIERÍA ELÉCTRICA DEPARTAMENTO DE ELECTRÓNICA LABORATORIO DE ELECTRÓNICA I

SEM 03/2023

## PRÁCTICA N° 4

AMPLIFICADOR BJT

**Objetivos** Estudiar el comportamiento dinámico de un amplificador básico de tensión, configuración emisor común.

Familiarizar al estudiante con los parámetros dinámicos más importantes del BJT.

Obtener experimentalmente las características más importantes de un amplificador básico de tensión como son: la ganancia de tensión, impedancia de entrada e impedancia de salida.

Analizar el efecto sobre la ganancia de tensión en una configuración emisor común, al colocar una carga al amplificador.

Analizar el efecto sobre la ganancia de tensión en una configuración emisor común, al colocar un condensador de desacoplo en paralelo con la resistencia de Emisor, primeramente sin carga en el amplificador y luego con carga.

**1. Trabajo Previo al Laboratorio (PreLaboratorio)** La estructura básica amplificadora corresponde al circuito de la Figura 1 sin RL y CE. Para éste circuito realice lo siguiente:

# VCC=12V

* 1. Amplificador básico de la Figura 1 sin RL y CE.
     1. Coloque en el generador una señal senoidal de frecuencia 1kHz, promedio nulo y amplitud 2Vp-p. Conecte los condensadores Ci, Co y el generador de entrada (Vg).
     2. Con el osciloscopio en DC, observe y dibuje la señal en el Colector del transistor. Mida la amplitud pico-pico, la tensión pico máxima y el nivel DC de la onda.
     3. Con el osciloscopio en AC en ambos canales y en doble canal. Observe y dibuje la onda de la entrada (Vg) y la salida (Vo). Mida la frecuencia y amplitud pico-pico de las ondas para luego determinar la ganancia de tensión Av en el informe.
     4. Mida experimentalmente los valores de tensiones para luego determinar en el informe las impedancias de entrada y de salida del amplificador.
     5. Suba la amplitud de la señal de entrada hasta el punto donde comienza a distorsionarse la señal de salida. Mida la amplitud pico-pico de la señal de salida y de entrada. Dibuje ambas formas de onda.
     6. Suba hasta el máximo la amplitud de la señal de entrada y mida ésta amplitud pico-pico. Dibuje las ondas. **2.3)** Amplificador básico de la Figura 1 con RL y sin CE.

**2.3.1)** Con las mismas condiciones colocadas en el punto 2.2.1, repita los puntos 2.2.2 hasta 2.2.6.

* 1. Amplificador básico de la Figura 1 sin RL y con CE.
     1. Con las mismas condiciones colocadas en el punto 2.2.1, repita los puntos 2.2.2 hasta 2.2.6.
  2. Amplificador básico de la Figura 1 con RL y con CE.
     1. Con las mismas condiciones colocadas en el punto 2.2.1, repita los puntos 2.2.2 hasta 2.2.6.

# 91k

10F

Vg

Ci

R1

# R2

36k

# RC 510

Vo



RL

10k

F

# Q Co=10F

RE CE

# 200 10

## Notas

* + - * Las resistencias son de la serie del 5% y potencia de ¼ W.
      * El transistor Q es el utilizado en la práctica Nº 3.
      * Preparar la hoja de datos para el trabajo de laboratorio.
      * Realizar todos los montajes correspondientes antes de llegar al laboratorio.
      * El condensador de 10F es un condensador electrolítico con tensión mayor a 15V, cuando lo conecte verifique su polaridad.
      * Verificar siempre la referencia del osciloscopio al realizar sus mediciones.
      * Todas las mediciones tienen errores debe colocarlos.

## INFORME

1. El trabajo previo al laboratorio (PreLaboratorio).

Figura 1. Amplificador Básico BJT.

* 1. Determine el punto estático de operación.
  2. Calcule utilizando los parámetros híbridos del transistor, la ganancia de tensión Av, impedancia de entrada Zin y la impedancia de salida Zo.
  3. Coloque la resistencia de carga RL y repita el punto 1.2.
  4. Sin RL, coloque un condensador paralelo a la resistencia RE y repita el punto 1.2.
  5. Con RL y CE repita el punto 1.2.

## 2. Trabajo de Laboratorio

**2.1)** Para el circuito de la Figura 1, sin el generador de entrada (Vg), los condensadores (Ci, Co y CE) y la carga RL, mida la tensión en el Colector (VC), tensión en la Base (VB) y la tensión en el Emisor (VE) para determinar el punto estático de operación en el informe.

1. Resumen de la actividad realizada en el Laboratorio.
2. Presentación y Análisis de Resultados.

* Tablas de datos de todas las mediciones.
* Figuras con las formas de onda observadas indicando frecuencia y amplitud.
* Todas las Tablas y Figuras del informe deben estar enumeradas y con título.
* Obtenga el punto estático de operación de los datos obtenidos experimentalmente en el punto 2.1, verifique que el dispositivo se encontraba operando en la zona activa y compárelo con el obtenido teóricamente. Comente.
* Comente sobre los datos obtenidos en el punto 2.2.2.
* Con los datos obtenidos experimentalmente (puntos

2.2.3 y 2.2.4) determine la ganancia de tensión Av, las

impedancias de entrada y de salida en cada uno de los circuitos del amplificador BJT (2.2, 2.3, 2.4 y 2.5) y compárelos con los teóricos. Comente.

* Haga un estudio comparativo de todos los circuitos del amplificador BJT (2.2, 2.3, 2.4 y 2.5) en base a la ganancia de tensión Av, impedancia de entrada, impedancia de salida y los resultados obtenidos en los puntos 2.2.2, 2.2.5 y 2.2.6.
* Realizar el modelo como amplificador de tensión en cada uno de los casos estudiados.

Responda las siguientes preguntas:

* ¿Cambie la frecuencia de la señal de salida con respecto a la señal de entrada, para cada uno de los circuitos estudiados?
* ¿Qué propósito tiene el condensador de salida (Co) y el condensador de entrada (Ci)?
* ¿Cuál es el efecto que produce la presencia del condensador CE?
* ¿Cuáles son los efectos sobre la ganancia al colocar una resistencia de carga RL?

1. Conclusiones.
2. Anexos.

Incluya una copia de las especificaciones dadas por el fabricante del componente electrónico utilizado y la hoja de datos.

## Bibliografía

Sedra & Smith, Circuitos Microelectronicos, Oxford. Horenstein & Mark, Microelectrónica Circuitos y Dispositivos, Prentice Hall.

Millman J. & Grabel A., Microelectronics, Mc.Graw Hill. Millman J. & Halkias C.: Integrated Electronics Analog and Digital Circuits and Systems. Mc.Graw Hill.