

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Ricardo Javier	#2022-2099		10/6/2024

Title: 5.1 Introducción

Keyword

Topic: "Algebra booleana"

Notes: Este capítulo habla sobre el álgebra booleana, también conocida como álgebra de Boole, es un sistema matemático utilizado para representar circuitos lógicos mediante ecuaciones algebraicas. Fue desarrollada por el matemático inglés George Boole en su libro "An investigation of the laws of thought" publicado en 1854.

Questions

Summary: el álgebra booleana, desarrollada por George Boole y presentada en su libro "An investigation of the laws of thought" en 1854.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Ricardo Javier	#3022-2099		10/6/2024

Title: 5.2 Expresiones booleanas

Keyword

Topic: "Expresiones"

Notes: El cap. trata sobre el uso del álgebra booleana en sistemas de control digitales que trabajan con señales binarias. Estas señales que representan valores falsos o verdaderos, provienen de sensores que envían información a un circuito local de control.

Questions

Summary: el cap. habla de cómo el álgebra booleana se utiliza en sistemas de control digital que operan con señales binarias.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Ricardo Saris	#2022-2024		10/6/2024

Title: 5.3 Propiedades de las expresiones booleanas

Keyword

Topic: "Propiedades"

Notes: Este cap. trata sobre los conceptos básicos y propiedades del álgebra booleana, utilizada en lógica y sistemas digital. Literales y Expresiones booleanas (literales como A, B, C, ...).

Valores de la función: Las expresiones booleanas pueden incluir valores 0 ó 1 junto con las literales como $F = ABD1 + ABCD + 0$.

Questions

Summary: Este cap. en resumen introduce el álgebra booleana, sus operaciones y propiedades y explica cómo se utilizan para evaluar y manipular.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Ricardo Javier	#2022-2098		10/6/2024

Title: 5.4 optimización de expresiones booleanas

Keyword	Topic: "Optimizaciones"
	Notes: Este cap habla sobre la simplificación de expresiones booleanas, necesarios para hacer más fácil y eficiente su implementación con compuesto lógico. La expresión booleana derivada de un problema inicial puede no ser la óptima y puede simplificarse utilizando teoremas del álgebra booleana o mapas de Karnaugh.
Questions	

Summary: Este cap. habló sobre los métodos para simplificar expresiones booleanas, haciendo hincapié en el uso de teoremas del álgebra booleana y mapas del Karnaugh.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Ricardo Soria	#2022-2099		10/6/2024

Title: 5.5 Computos lógicos

Keyword

Topic: "Computos"

Notes: Este cap. habla sobre bloques lógicos en sistemas electrónicos especificaciones enfocándose en su uso dentro del ámbito de la computación. Tipos de compuertas, estas compuertas pueden recibir una o más señales de entradas (0 o 1) y generan una única salida basada en la lógica de la compuerta (And)(Or)(Not).

Questions

Summary: El texto se centra en la utilización de bloques lógicos, especialmente compuertas lógicas, especialmente compuertas, sistemas electrónicos.

NAME	PAGES	SPEAKER/CLASS	DATE-TIME
Ricardo Jansen	#2023-2024		15/6/2024

Title: 5.6 Aplicaciones del Álgebra booleana

Keyword

Topic: "Álgebra"

Notes: Este cap. explora el álgebra booleana y su papel fundamental en la lógica matemática y la electrónica digital. Destaca como los principios y operadores lógicos de este álgebra, como AND, OR, NOT, XOR, NAND, NOR, fueron utilizados por John Von Neuman para crear la primera generación de computadores.

Questions

Summary: El cap. explora el papel crucial del Álgebra booleana en la lógica matemática y la electrónica digital.