

Cronograma tentativo de actividades - I Semestre 2022

Semana	Fecha	Teoría	Entrega de Enunciados	Entrega de Evaluaciones	Exámenes	Tipo de Sesión
1	11-Feb	Presentación del Curso, Repaso Digital y Sistema Binario	Tarea 1 Herramientas de Programación Proyecto Final			Virtual
2	18-Feb	Introducción a Microprocesadores y Microcontroladores. Formas Básicas de Organización		Tarea 1		Virtual
3	25-Feb	Clasificación de Arquitecturas. Arquitectura del Conjunto de Instrucciones (ISA Parte 1)	Tarea 2 Threading y Raspberry_PI	PF: Avance 1		Híbrido
4	4-Mar	Arquitectura del Conjunto de Instrucciones (ISA Parte 2). Programación Ensamblador ARM				Virtual
5	11-Mar	Practica Ensamblador ARM		Tarea 2		Virtual
6	18-Mar	Codificación ARM		PF: Avance 2		Virtual
7	25-Mar		Tarea 3 RISCv		Examen Ensamblador	Virtual
8	1-Abr	Arquitectura Uniciclo	Enunciado Proyecto RISCv			Virtual
9	8-Abr	Arquitectura Pipeline		Tarea 3		Presencial
10	22-Abr	PIC + Interrupciones (1)		PF/PR: Avance 3/1		Presencial
11	29-Abr	PIC + Interrupciones (2)				Presencial
12	6-May	Arquitectura Multiciclo				Virtual
13	13-May	Memoria		PR: Avance 2		Virtual
14	20-May	Protocolos de Comunicación y Filtros Digitales		PF: Avance 4		Virtual
15	27-May					POR DEFINIR
16	3-Jun				Examen Final	Presencial
17	10-Jun			Proyecto RISCv: Entrega		Presencial
18	17-Jun			Proyecto final: Entrega		Presencial

Actualizado el 13/07/2021