**Отчет**

**выполнения лабораторных работ №1 по теме «Архитектура ЭВМ».**

**Группа 19-ВС, Дата: 26.03.2021.**

**ФИО: Демченко Артём.**

**Номер задания 5**

* **Машинные коды команд, соответствующие варианту задания:**

**IR: 000016**

**КОМАНДА 1: IN**

**КОМАНДА 2: WR 8**

**КОМАНДА 3: DIV #4**

**КОМАНДА 4: WR @8**

**КОМАНДА 5: JMP 002**

* **Таблица 1. Содержимое регистров**

|  |  |  |  |
| --- | --- | --- | --- |
| **PC** | **Асс** | **М(8)** | **М(16)** |
| 000 | 000000 | 000000 | 000000 |
| 001 | 000016 | 000000 | 000000 |
| 002 | 000016 | 000016 | 000000 |
| 003 | 000004 | 000016 | 000000 |
| 004 | 000004 | 000016 | 000004 |
| 005 | 000004 | 000016 | 000004 |
| 006 | 000001 | 000016 | 000004 |
| 007 | 000001 | 000016 | 000001 |
| 008 | 000001 | 000016 | 000001 |

* **Ответ на вопрос, соответствующий номеру задания:**

Способы адресации классифицируют:

по наличию адресной информации в команде (явная и неявная адресация);

по кратности обращения в оперативную память;

по способу формирования адресов ячеек памяти;

При ***явной*** адресации операнда в команде есть поле адреса этого операнда.

При ***неявной*** v адресное поле в команде отсутствует, а адрес операнда подразумевается кодом операции. Например, из команды может быть исключен адрес приемника адресата, при этом подразумевается, что результат записывается на месте второго операнда.

**Подпись \_\_\_\_\_\_\_\_\_\_\_\_\_\_. Ст. преподаватель \_\_\_\_\_\_\_\_\_\_\_\_(\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_)**