

Перв. примен.

АБВГ.123456.001

Справ. №

АБВГ.123456.001 ЗЗ

POWER

C2D

R3

1K

C2Dsns

3.3V

R1

10K

RST_MCU2

R2

1K

RST

C2D

RST

C2Dsns

C2Dsns

C2CK

C2CK

5V

VD5

BAT54XV2

XS1

1

2

3

4

5

6

PBD 1.27-6R

GND

5V

5V_EXT

C3

1µF

GND

DA1

IN

EN

GND

OUT

NC

LP5907MFX-3.3

C4

1µF

GND

3.3V

3.3V

C5

4.7µF

C6

0.1µF

C7

4.7µF

GND

SSI/RS485

3.3V

GND

C8

0.1µF

SSI_SCK

UART1_RX

RE1

DE1

UART1_TX

DD2

R

VCC

B

A

D

GND

SN65HVD72DGK

RS485/SSI_SCK

485/SSI_N

485/SSI_P

R7

120

VD1

SM712

GND

VD3

FU1

FU4

485/SCKB

485/SCKA

SSI OUT B

SSI OUT A

3.3V

GND

C9

0.1µF

RE2

DE2

SSI_MISO

DD3

R

VCC

B

A

D

GND

SN65HVD72DGK

SSI_DATA_OUT

SSI_OUT_N

SSI_OUT_P

R8

120

VD2

SM712

GND

VD4

FU2

FU3

MCU

3.3V

L1

BQ1

VDD

ON/OFF

GND

OUT

AMPMGFB-48.0000T

C1

0.1µF

GND

EXTON

EXTCLK

RX_MCU1

TX_MCU1

UART_OUT

UART_IN

SSI_SCK

SSI_MISO

MOSI_MCU2

UART1_TX

UART1_RX

DD1

EFM8BB31F64G-A-QFN32

1

32

31

30

29

28

27

26

25

24

23

22

21

20

19

18

P0.0

P0.1

P0.2

P0.3

P0.4

P0.5

P0.6

P0.7

P1.0

P1.1

P1.2

P1.3

P1.4

P1.5

P1.6

P1.7

GND

0

GND

RSTb/C2CK

VDD

VIO

P3.7/C2D

P3.4

P3.3

P3.2

P3.1

P3.0

P2.6

P2.5

P2.4

P2.3

P2.2

P2.1

P2.0

4

3

2

5

6

7

8

9

10

11

12

13

14

15

16

17

R4

100

R5

100

R6

10K

3.3V

P2.6

DE2

RE2

DE1

RE1

RST_MCU2

3.3V

C2D

CONNECTORS

XP1

1

2

3

4

5

6

5V_EXT

15

15

XP2

1

2

3

4

5

6

Un

Un

Un

XP3

1

2

3

4

5

6

SSI OUT A

SSI OUT B

485/SCKA

485/SCKB

XP4

1

2

3

4

5

6

Un

Un

Un

XS2

1

2

3

4

5

6

RX_MCU1

TX_MCU1

XS3

1

2

3

4

5

6

RST_EXT

					АБВГ.123456.001 ЗЗ			
					* * Схема электрическая принципиальная	Лум.	Масса	Масштаб
Изм.	Лист	№ докум.	Подп.	Дата		*		1:1
Разраб.	*							
Пров.	*							
Т.контр.	*					Лист	1	Листов
Н.контр.	*				*			
Утв.	*							

Копировал

Формат А3

Подп. и дата

Инд. № дудл.

Взам. инд. №

Подп. и дата

Инд. № подл.

2.106-A3