AN5789



アプリケーションノート

## ゲートドライバのブートストラップ回路に関する考慮事項

#### 導入

N チャネル MOSFET または IGBT に基づくハーフブリッジを駆動するには、主電源よりも高いゲート電圧をハイサイド スイッチに提供する必要があります。このオーバードライブがないと、ハイサイド スイッチが適切にバイアスされず、パワーステージのパフォーマンスに大きな影響を与えます。

この追加電圧を生成する最も一般的な方法の1つは、スイッチングノードに直列に接続されたコンデンサとダイオードで構成されるブートストラップ回路です。

この文書では、この回路の基本原理について説明し、コンポーネントの適切な選択に関するガイドラインを提供します。



#### 1 基本

## 1.1 頭字語と略語のリスト

以下は、文書内で使用されている頭字語と略語とその意味のリストです。

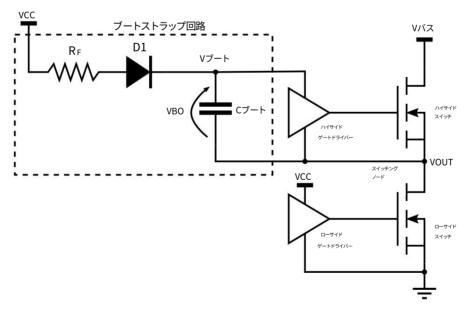
表 1.頭字語と略語のリスト

|        | 説明  |
|--------|---|
| MOSFET | 金属酸化物半導体電界効果トランジスタ  |
| IGBT   | 絶縁ゲート型バイポーラトランジスタ   |
| HS     | ハイサイド。これは、一般に、パワー段出力(つまり、スイッチング ノード)を参照する回路を示します。                   |
| LS     | ローサイド。これは一般に、パワーステージのグランドを基準とする回路を指します。                             |
| PWM    | パルス幅変調  |
| VLOOK  | 不足電圧ロックアウト。電源電圧が所定の電圧を下回った場合に、回路を強制的に安全な段階に置く保護です。<br>目標の閾値。        |
| 6ステップ  | 台形制御とも呼ばれる、三相ブラシレスモーターの制御アルゴリズムです。                                  |
| 火      | フィールド指向制御。これは閉ループであり、三相ブラシレス モーターを駆動する制御アルゴリズムです。                   |
| SVM    | 空間ベクトル変調。これは、三相モーター インバーターのパワー段の駆動戦略です。                             |
| 変調索引   | モーター駆動アルゴリズムでは、モーターに印加される電圧ベクトルの振幅を次のように表します。<br>パワー段の供給電圧のパーセンテージ。 |

## 1.2 基本動作原理

ブートストラップ回路の典型的な回路図を図1に示します。

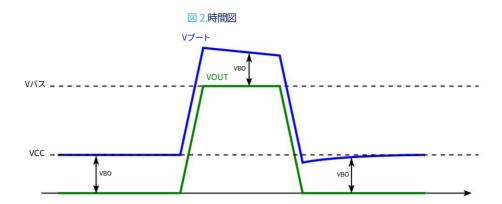
図 1.ブートストラップ回路



LS スイッチがオンの場合、 CBOOTブートストラップ コンデンサはブートストラップ ダイオード (D1) を通じて充電されます。旋回 HS スイッチでは、OUT ノードがVBUSまで上昇し、ダイオードが逆バイアスになります。 CBOOT (VBO)の電圧は次のとおりです。 維持されると、その結果、 VBOOT がVBUSよりも上昇し、 HS を維持するために必要な追加の電圧が提供されます。

AN5789 -改訂 1 2/14ページ

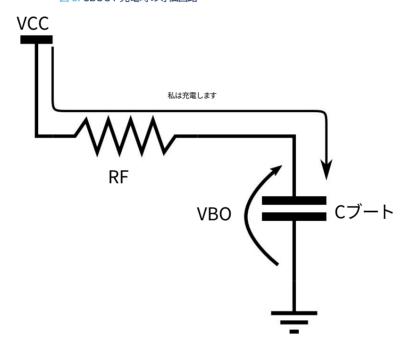




## 1.3 充電フェーズと放電フェーズ前のセクション

で紹介したように、ブートストラップ コンデンサの充電は、LS スイッチを介して OUT ノードを強制的に接地するために実行されます。

図 3. CBOOT 充電時の等価回路



充電段階中のブートストラップ コンデンサの電圧増加は、次の式で表されます。 式 1

### どこ:

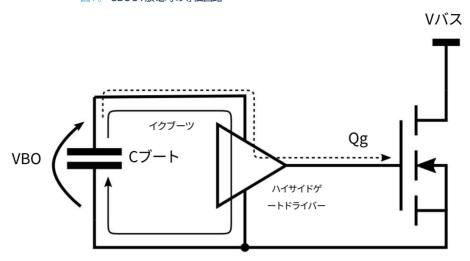
- VBO はブートストラップ コンデンサCBOOTの電圧です。
- \* VBO(t0) は充電フェーズの開始時の開始電圧です。 VCCはゲート ドライバの電源電圧です。
- VFはブートストラップ ダイオード (図1 の D1)の順方向電圧です。
- RF は、ブートストラップ ダイオード (図1の D1) のオン抵抗を含むブートストラップ回路の等価直列抵抗です。

HS がオンになると、ブートストラップ コンデンサが放電されます。

AN5789 -改訂 1



図4。 CBOOT放電時の等価回路



この場合、駆動回路に提供される電荷を使用してVBO変動を計算する方が便利です。

2 つの部分で構成されます。1 つはスイッチをオンにするために HS ゲート駆動回路によって提供される部分 (つまり、総ゲート電荷)、もう 1 つは回路のバイアスを維持するために必要な部分です。

結果として得られる式は次のとお

りです。式2

$$\Delta \ VBO(t) = \ \frac{Qg + IBOOTq \times t}{C\mathcal{I} - F} \ \ (2)$$

### どこ:

- ・ΔVBO は、放電段階での電圧低下です。
- Qgは HS の総ゲート電荷です。 IBOOTq は、CBOOT
- \* に接続されている回路の静止電流です。

式2を使用して式1のVBO(t0)を計算すると、各充電および放電サイクルの終了時に得られるVBO電圧を推定することができます。

AN5789 -改訂 1 4/14ペーシ

ユースケース

#### 2 ユースケース

次のセクションでは、いくつかの一般的な使用例について説明します。

## 2.1 一定のデューティサイクル

一定のスイッチング周波数とデューティサイクルで動作する場合、HS スイッチと LS スイッチのオン時間は次のようになります。も一定です。

RF•CBOOTの約5倍のセトリングタイムの後、充電によりブートストラップオーバードライブ電圧が安定します。 電圧変化は放電電圧に等しい。

式1と式2から開始すると、最小電圧 (つまり、放電段階の終了時) は次のようになります。 次の式で計算されます。

<del>-tt</del>.3

$$\Delta$$
VBO  $\{$ シLS  $=$   $\Delta$ VBO トンH $\{$   $\}$   $\}$  (3) VBO、分  $=$   $\sqrt{CC - VF -}$   $\frac{Qg + IBOOTq \times tonHS}{Cプ-F}$  /  $\left(1 - e - \frac{F \times LS}{RF \cdot C \vec{J} - F}\right)$ 

どこ:

- tonLSは LS スイッチオン時間です。
- tonHS はHS のスイッチオン時間です。

#### 2.2 最大オンタイム

最大 HS オン時間は、式2 から計算できます。

式 4

$$\triangle VBO \text{ to nHS、最大}$$
 =  $VBO \text{ to } \rightarrow VUV$  (4)  
 $E > HS、最大 = \frac{(VOB \text{ to } \rightarrow VUV \times \text{ $0BOOT} - Qg}{(VOB \text{ to } \rightarrow VUV \times \text{ $0BOOT} - Qg)}$ 

どこ:

- \* VBO(t0) は開始電圧です。最良の場合は、ブートストラップ コンデンサが完全に充電され、次の値に等しいときです。 VCC VF。
- VUVは、HS の適切な動作を保証できない低電圧しきい値です。

スイッチ。ほとんどの場合、これはゲート ドライバー IC の UVLO レベルと同じです。

### 2.3 モーター駆動

ハーフブリッジが三相モータードライバーの一部である場合、回転電流を生成するためにそのデューティサイクルが変化します。 モーターの上で。

回転電流の生成は、台形 (6 ステップ) または正弦波 (FOC など) 整流に基づくことができます。

台形整流は、モーターの電気回転を 60°の 6 つのセグメントに分割します。

ベクトルが4象限になると、3相に異なる駆動が適用されます。

各象限で 1 方向のみが使用され、合計 6 方向が使用されるため、整流に 6 ステップという名前が付けられます。 5法。

正弦波整流では、最も一般的な駆動戦略は空間ベクトル変調 (SVM) です。各ハーフブリッジのデューティ サイクルは、連続的な回転を得るターゲットベクトルの方向に従って調整されます。

したがって、正弦波電流が発生します。

AN5789 -改訂 1



## 2.3.1 台形整流 (6ステップ)

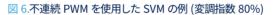
各状態に適用されるデューティ サイクルは一定であると考えることができるため、ブートストラップの動作は変わりません。 回路はセクション 2.1で説明したケースと同等です

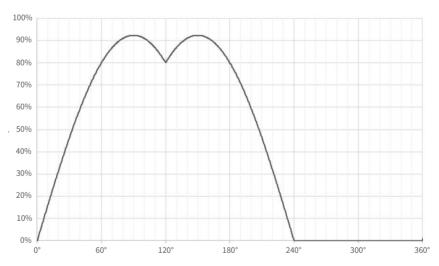
100% 90% 80% 70% 60% ハーフブリッジ 無効 ハーフブリッジ 無効 50% (ハイインピーダンス) (ハイインピーダンス) 40% 30% 20% 10% 120° 180° 360°

図5.台形駆動例(変調率80%)

## 2.3.2 不連続 PWM による空間ベクトル変調

SVM のこの実装では、セグメントごとに 2 つのハーフブリッジを使用してベクトルの方向を制御します。 3 番目のものはデューティ サイクル 0% に固定されています (つまり、常にグランドに接続されています)。





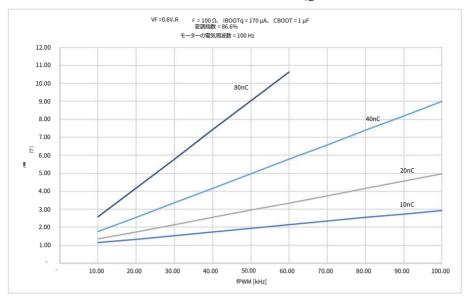
このシーケンスにより、0% デューティサイクル段階でブートストラップ コンデンサが完全に再充電され、回路の寸法決定が容易になります。

デューティサイクルは連続的に変化するため、デューティサイクルの計算式を定義するのは困難です。 最小限のVBOと通常はシミュレーションが必要です。

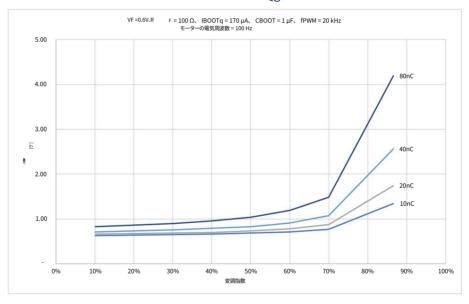
AN5789 -改訂 1 6/14ページ

モーター駆動

#### 図 7.不連続 PWM を使用した SVM: VCC - VBO、 PWM 周波数とQgによる最小変動



### 図 8.不連続 PWM を使用した SVM の例: VCC - VBO、変調指数とQgによる最小変動



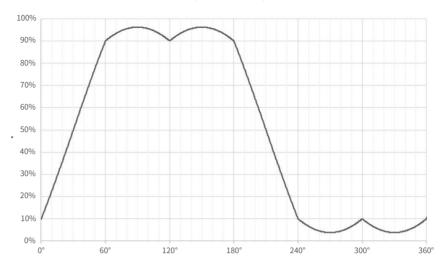
## 2.3.3 連続 PWM による空間ベクトル変調

SVM のこの実装では、可変デューティ サイクルがすべてのハーフブリッジに適用されるため、ブートストラップ コンデンサは 常に充電段階と放電段階の影響を受けます。

AN5789 -改訂 1 7/14ページ

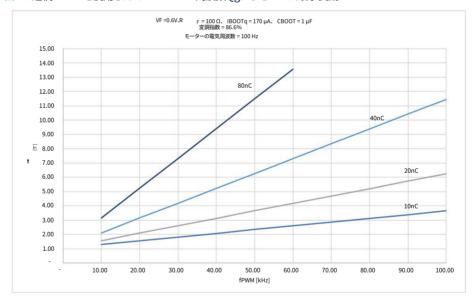






この場合も、最小VBOとシステム動作の計算式を定義することが困難です。 シミュレーションを通じてのみ推定できます。

#### 図 10.連続 PWM を使用した SVM - PWM 周波数Qgによる VBO、最小変動

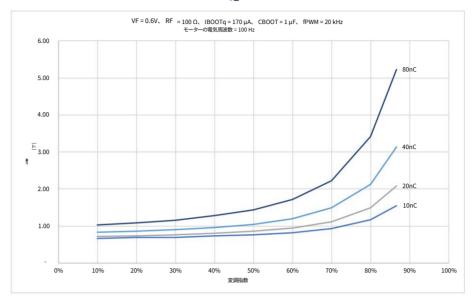


AN5789 -改訂 1 8/14ページ



モーター駆動

## 図 11.連続 PWM を使用した SVM の例 - 変調指数とQgによる VBO、最小変化







## 改訂履歴

## 表 2.文書の改訂履歴

| 日付         | バージョン | 変更点     |
|------------|-------|---------|
| 2022年3月23日 | 1     | 初回リリース。 |



#### コンテンツ

| 1   | 基本    | 2                          |    |   |
|-----|-------|----------------------------|----|---|
|     | 1.1   | 頭字語と略語のリスト2                |    |   |
|     | 1.2   | 基本動作原理2                    |    |   |
|     | 1.3充電 | 『フェーズと放電フェーズ3              |    |   |
| 2使用 | 例     | 5                          |    |   |
|     | 2.1   | 一定のデューティ サイクル              | 5  |   |
|     | 2.2最大 | <b>、オン時間</b> 5             |    |   |
|     | 2.3₹- | -ターの駆動5                    |    |   |
|     |       | 2.3.1 台形転流(6 ステップ)         | 6  |   |
|     |       | 2.3.2不連続 PWM を使用した空間ベクトル変調 |    | 6 |
|     |       | 2.3.3連続 PWM による空間ベクトル変調    | 7  |   |
| 改訂層 | 夏歴    | 10                         |    |   |
| テーフ | ブル一覧  | Ī                          | 12 |   |
| 図表- | -覧    |                            | 13 |   |



## テーブルのリスト

| 表1。       | 頭字語と略語のリスト | <br>2 |
|-----------|------------|-------|
| 表 2.文書の改訂 | 履歴         | 1/    |



# フィギュア一覧

| 図1。        | ブートストラップ回路2                                  |
|------------|--|
| 図2。        | タイムチャート                                      |
| 図3.        | CBOOT充電時の等価回路                                |
| 図4.        | 。 CBOOT 放電時の等価回路                             |
| 図5.        | 台形駆動例(変調率80%)6                               |
| 図 6.不連続 PW | M を使用した SVM の例 (変調指数 80%)6                   |
| 図 7.不連続 PV | NM を使用した SVM: VCC - VBO、 PWM 周波数およびQgによる最小変動 |
| 図 8.不連続 PV | NM を使用した SVM の例:変調指数とQgによるVCC - VBO、最小変動7    |
| 図 9.連続 PWM | を使用した SVM の例 (変調指数 80%)8                     |
| 図 10.連続 PW | /M を使用した SVM – PWM 周波数Qgによる VBO,min の変動      |
|            |  |

AN5789 -改訂 1



#### 重要なお知らせ - よくお読みください

STMicroelectronics NV およびその子会社(「ST」)は、予告なしにいつでも ST 製品および/または本書に変更、修正、機能拡張、変更、改善を行う権利を留保します。購入者は注文する前に、ST 製品に関する最新の関連情報を入手する必要があります。 ST 製品は、注文確認時に定められた ST の販売条件に従って販売されます。

ST 製品の選択、選択、および使用については購入者が単独で責任を負い、ST はアプリケーションの支援や購入者の製品の設計については一切の責任を負いません。

ST は、明示的か黙示的かを問わず、いかなる知的財産権に対するライセンスも付与しません。

ここに記載されている情報と異なる条項が記載された ST 製品を再販した場合、当該製品に対して ST が付与した保証は無効になります。

ST および ST 口ゴは ST の商標です。 ST の商標に関する追加情報については、 www.st.com/trademarks を参照してください。他のすべての製品名またはサービス名は、それぞれの所有者の財産です。

この文書の情報は、この文書の以前のバージョンで提供されていた情報に優先し、置き換えられます。

© 2022 STマイクロエレクトロニクス - 無断複写・転載を禁じます