Temario Unidad 1 Arquitectura de Computadoras.

Arquitecturas de cómputo.

- 1.1 Modelos de arquitecturas de cómputo.
- 1.1.1 Clásicas.
- 1.1.2 Segmentadas.
- 1.1.3 De multiprocesamiento.
- 1.2 Análisis de los componentes.
- 1.2.1 Arquitecturas.
- 1.2.1.1 Unidad Central de Procesamiento.
- 1.2.1.2 Unidad Aritmética lógica.
- 1.2.1.3 Registros.
- 1.2.1.4 Buses.
- 1.2.2 Memoria.
- 1.2.2.1 Conceptos básicos del manejo de la memoria.
- 1.2.2.2 Memoria principal.
- 1.2.2.3 Memoria caché.
- 1.2.3 Manejo de la entrada/salida.
- 1.2.3.1 Módulos de entrada/salida.
- 1.2.3.2 Entrada/salida programada.
- 1.2.3.3 Entrada/salida mediante interrupciones.
- 1.2.3.4 Acceso directo a memoria.
- 1.2.3.5 Canales y procesadores de entrada/salida
- 1.2.4 Buses
- 1.2.4.1 Tipos de buses
- 1.2.4.2 Estructura de los buses
- 1.2.4.3 Jerarquías de buses
- 1.2.5. Interrupciones