**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| Instr\_IF\_ID(32) | RegDst\_ID\_EX(1) | Branch\_EX\_MEM (1) | RegWr\_MEM\_WB (1) |
| PCp4\_IF\_ID (32) | Branch\_ID\_EX(1) | RegWrite\_EX\_MEM(1) | AluResOut\_MEM\_WB(32) |
|  | RegWrite\_ID\_EX(1) | Zero\_EX\_MEM(1) | MemData\_MEM\_WB(32) |
|  | AluSrc\_ID\_EX(1) | MemWrite\_EX\_MEM(1) | WA\_MEM\_WB(5) |
|  | MemWrite\_ID\_EX(1) | MemtoReg\_EX\_MEM(1) |  |
|  | MemToReg\_ID\_EX(1) | AluRes\_EX\_MEM(32) |  |
|  | Rd1\_ID\_EX(32) | BranchAddress\_EX\_MEM(32) |  |
|  | Rd2\_ID\_EX(32) | RD2\_EX\_MEM(32) |  |
|  | Ext\_Imm\_ID\_EX(32) | WA\_EX\_MEM(32) |  |
|  | PCp4\_ID\_EX(32) |  |  |
|  | Func\_ID\_EX(6) |  |  |
|  | Sa\_ID\_EX(5) |  |  |
|  | Rd\_ID\_EX(5) |  |  |
|  | Rt\_ID\_EX(5) |  |  |
|  | AluOp\_ID\_EX(3) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |