SDR FPGA planning					Maand				
Versie: 1.0					Weeknummer		16		17
Doorlooptijd in weken: 10						18 19 20	21 22	23 24 3	25 26 27 28
Activiteit	Uren	Startdatum	Eindatum	Voortgang		Ma Di W	o Do Vr	Za Zo M	Ma Di Wo Do
Voorbereidingsfase									
1. Opstellen Plan van Aanpak	42	19/04/2022	25/04/2022		0%				
2. Onderzoek uitvoeren	50	26/04/2022	13/05/2022		0%				
3. Opstellen onderzoeksrapport	30	26/04/2022	13/05/2022		0%				
4. Bestellen en wachten op onderdelen	4	21/04/2022	16/05/2022		0%				
5. Opstellen ontwerpdocument	30	13/05/2022	19/05/2022		0%				
Realisatiefase									
7. Monteren of Demonteren onderdelen	8	19/05/2022	27/07/2022		0%				
8. Technisch paper	50	20/05/2022	28/07/2022		0%				
9. Analoog-Digitaal converter beheren op de FPGA	46	19/05/2022	27/05/2022		0%				
10. FPGA en Analoog-Digitaal converter, snelheid afstemmen op FM band	50	30/05/2022	07/06/2022		0%				
11. Geluid afkomstig van de Analoog-Digitaal converter beluisteren a.d.h.v. een stereoluidspreker met 3.5mm jackplug	40	08/06/2022	14/06/2022						
12. Visueel weergeven van het inkomende FM band signaal, d.m.v. VGA uitvoer naar een beeldscherm	60	15/06/2022	28/06/2022		0%				
Opleveringsfase									
13. Presentatie	4	28/06/2022	30/06/2022		0%				
14. Opleveren project documenten	6	01/07/2022	01/07/2022		0%				
Totaal aantal uren	420								
	•			Werkcapaci	iteit [uur]				
Resources	Uren			Ro	bin Goeree				
Robin Goeree	42								
Beschikbaarheid					Totaal 420				
Robin Goeree	100%								

