

Embedded Systems

Calculating PI

Von Robin Bühler (5. Semester)

Inhaltsverzeichnis:

1	Aufgabenstellung	3
2	Algorithmus	4
2.1	Chudnovsky.....	4
2.2	Euler.....	5
3	Task	6
3.1	State Machine.....	6
4	Task Notification	7
4.1	Ressourcenschutz	8
5	Geschwindigkeit.....	9
6	Rechenleistung.....	10
7	Fazit.....	11
7.1	Abweichungen	11
7.2	Erkenntnisse.....	11
8	Anhang	12
8.1	Quellen	12
8.2	Dateien:	12
8.3	Bildverzeichnis	12

1 Aufgabenstellung

Aufgabe:

- Realisiere die Leibniz-Reihen-Berechnung in einem Task.
- Wähle einen weiteren Algorithmus aus dem Internet.
- Realisiere den Algorithmus in einem weiteren Task.
- Schreibe einen Steuertask, der die zwei erstellten Tasks kontrolliert.

Dabei soll folgendes stets gegeben sein:

- Der aktuelle Wert soll stets gezeigt werden. Update alle 500ms
- Der Algorithmus wird mit einem Tastendruck gestartet und mit einem anderen Tastendruck gestoppt.
- Mit einer dritten Taste kann der Algorithmus zurückgesetzt werden.
- Mit der vierten Taste kann der Algorithmus umgestellt werden.
(zwischen Leibniz und dem zweiten Algorithmus)
- Die Kommunikation zwischen den Tasks kann entweder mit EventBits oder über TaskNotifications stattfinden.
- Folgende Event-Bits könnte man beispielsweise verwenden:
 - o EventBit zum Starten des Algorithmus
 - o EventBit zum Stoppen des Algorithmus
 - o EventBit zum Zurücksetzen des Algorithmus
 - o EventBit für den Zustand des Kalkulationstask als Mitteilung für den Anzeige-Task
- Mindestens drei Tasks müssen existieren.
 - o Interface-Task für Buttonhandling und Display-Beschreiben
 - o Kalkulations-Task für Berechnung von PI mit Leibniz Reihe
 - o Kalkulations-Task für Berechnung von PI mit anderer Methode
- Erweitere das Programm mit einem Zeitmess-Hardware-Timer (wie in der Alarm-Clock Übung) und messe die Zeit, bis PI auf 5 Stellen hinter dem Komma stimmt. (Zeit auf dem Display mitlaufen lassen und bei Erreichen der Genauigkeit den Timer anhalten. Die Berechnung von PI soll weitergehen.)

Abbildung 1 Aufgabenstellung

2 Algorithmus

2.1 Chudnovsky

Der Chudnovsky Algorithmus zur Berechnung von Pi ist eine schnelle Berechnungsmethode welche auf der Formel von Ramanujan basiert. Es wurde 1988 von den Chudnovsky Brüdern im Jahr 1988 veröffentlicht und wurde bereits mehrfach verwendet, um grosse Mengen an Kommastellen von Pi zu berechnen. So wurden bereits Weltrekorde mit diesem Algorithmus aufgestellt

Da es sehr grosse Zahlenwerte zum Berechnen benötigt, wurde die avr_f64 Library eingebunden, mit welcher es möglich ist 64-Bit float Werte zu erstellen und damit zu rechnen.

$$\frac{1}{\pi} = 12 \sum_{k=0}^{\infty} \frac{(-1)^k (6k)! (545140134k + 13591409)}{(3k)! (k!)^3 (640320)^{3k + \frac{3}{2}}}$$

Abbildung 2 Chudnovsky Formel

Der Algorithmus hat jedes Mal bei der Division freeRTOS zum Absturz gebracht. Ich nehme an, es hat mit den grossen Zahlen zu tun und der Division mit der 64Bit Library. Auch macht das Verwenden der Library den Code sehr unübersichtlich, da jede mathematische Funktion nun mit einer Funktion programmiert werden muss.

Beispiel der Schreibweise:

$$a + a * 2 = f_add(a, f_mult(a, 2))$$

Da der Chudnovsky Algorithmus eine Weiterentwicklung von dem Ramanjan Algorithmus ist, könnte es mit diesem vielleicht möglich sein, PI zu berechnen. Die Zahlenwerte wären auf jeden Fall viel kleiner.

$$\frac{1}{\pi} = \frac{2\sqrt{2}}{99^2} \sum_{k=0}^{\infty} \frac{(4k)!}{k!^4} \frac{26390k + 1103}{396^{4k}}$$

Abbildung 3 Ramanujan-Sato Formel

2.2 Euler

Leonhard Euler konnte bereits im Jahre 1748 148 Stellen von Pi mit der von ihm entdeckten Formel berechnen.

$$\zeta(2) = \frac{1}{1^2} + \frac{1}{2^2} + \frac{1}{3^2} + \frac{1}{4^2} + \dots = \frac{\pi^2}{6}$$

$$\zeta(4) = \frac{\pi^4}{90}, \quad \zeta(6) = \frac{\pi^6}{945}, \quad \dots$$

$$\frac{\pi^2}{8} = \frac{1}{1^2} + \frac{1}{3^2} + \frac{1}{5^2} + \frac{1}{7^2} + \frac{1}{9^2} + \dots$$

Abbildung 4 Formel von Leonhard Euler

Mithilfe von der Riemannsche Zeta-Funktion konnte im 18. Jahrhundert von Euler das Basler Problem gelöst werden.

$$\sum_{n=1}^{\infty} \frac{1}{n^2} = \frac{1}{1^2} + \frac{1}{2^2} + \frac{1}{3^2} + \frac{1}{4^2} + \dots = 1 + \frac{1}{4} + \frac{1}{9} + \frac{1}{16} + \dots$$

Abbildung 5 Basler Problem

$$\frac{\pi^2}{6} \approx 1,644934$$

Abbildung 6 Reihenwert

Für den Algorithmus verwende entschied ich mich dafür, diese Formel zu verwenden, welche unter dem Basler Problem bekannt war im 18. Jahrhundert. Ich nehme an die andere Form, welche unten jeweils in zweier Schritten inkrementiert wäre ein besserer Algorithmus für den Microcontroller, da bei diesem eine Kommazahlen wahrscheinlich schneller generiert werden könnte.

Dies wäre noch etwas zum Ausprobieren, ob es einen Unterschied gibt auf dem Microcontroller zwischen diesen zwei F

3 Task

Für die Berechnung von PI werden drei verschiedene Task aufgesetzt.

```
xTaskCreate( vControllerTask, (const char *) "control_tsk",
xTaskCreate( vLeibnizTask, (const char *) "leibniz_tsk",
xTaskCreate( vEuler_PI, (const char *) "Euler_PI_tsk",
```

Im Controller Task wird die Tastenabfrage, Steuerungslogik und die Displayausgabe berechnet. Der Leibniz-Task berechnet π mit dem Leibniz Algorithmus. Der Euler Task berechnet π nach dem Euler Algorithmus.

3.1 State Machine

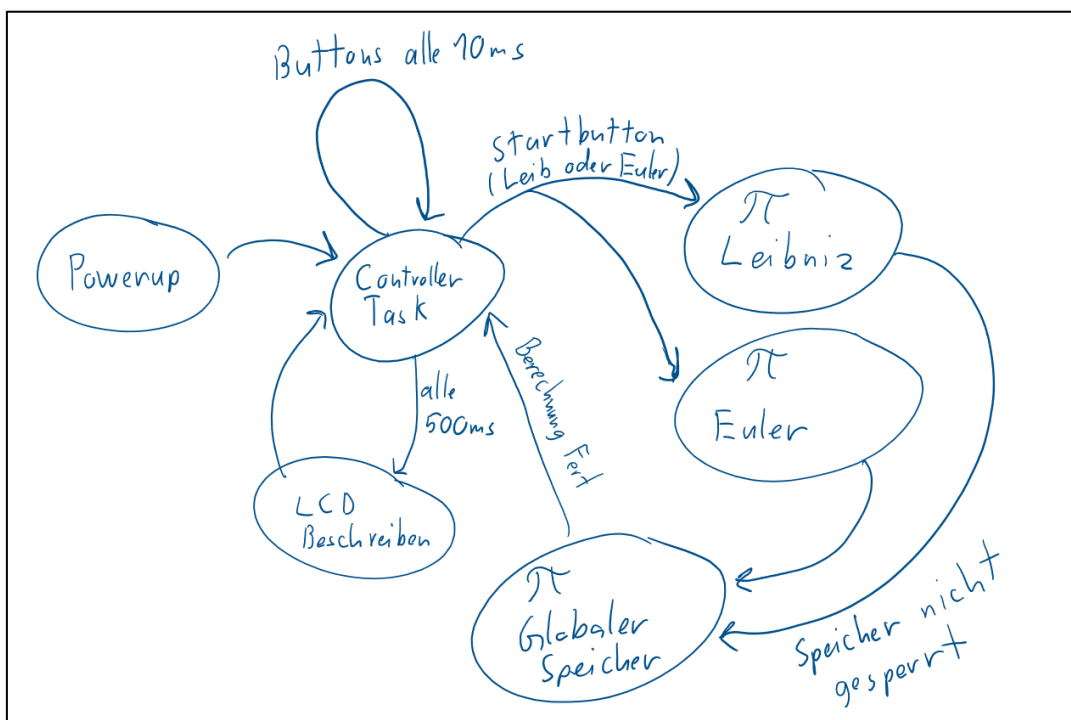


Abbildung 7 State Machine Code

4 Task Notification

Damit die Tasks untereinander kommunizieren können, wurde eine Eventgroup aufgesetzt. Dabei sind die Flags in vier verschiedene Kategorien unterteilt:

1. TASK → Die Task defines sind dazu da, um Informationen zwischen dem Berechnungs- und dem Steuertask zu übertragen.
2. DATA → Mit den DATA defines werden die Passiven und Aktivenvariablen Geschützt.
3. RESET → Mit dem Reset kann die Berechnung sowie die Buttons zurückgesetzt werden.
4. BUTTON → Eventgroups zum Auswerten, ob eine Taste gedrückt wurde.

```
EventGroupHandle_t egPI_Calc;

#define TASK_CHUDNOVSKY      1 << 0
#define TASK_LEIBNITZ       1 << 1
#define TASK_EULER          1 << 2

#define DATA_READ_REQUEST_LOCK 1 << 3
#define DATA_CALCULATION_READY 1 << 4
#define DATA_READ_LOCK_CLEARED 1 << 5

#define RESET_PI             1 << 6

#define BUTTON_START         1 << 7
#define BUTTON_STOP          1 << 8
#define BUTTON_RESET         1 << 9
#define BUTTON_SWITCH        1 << 10

#define TASK_START_STOP      1 << 11
#define TASK_TIME_FINISHED   1 << 12

#define RESET_EG_BUTTONS     0x780 //Reset all Buttons
```

Abbildung 8 Event Group

4.1 Ressourcenschutz

Um die Globale PI Variable zu schützen, werden die DATA Flags aus der Eventgroup verwendet. Die P-Ressourcen sind dabei die globalen PI-Variablen und die A-Ressource die Event Flags. Im Anzeigetask wird die ganze Logik gesteuert. Da dieser die globale PI-Variable alle 500 ms auslesen soll, wird dieser Ablauf mit der Eventgroup geschützt. Es ist jeweils nur ein Berechnungstask aktiv, deshalb reicht ein Eventgroupsatz für die Kommunikation.

1. Ein neuer Wert soll auf dem LCD angezeigt werden. → Setzen vom Lock Flag.
 - a. Jetzt wird darauf gewartet, dass der Berechnungstask bereit ist
2. Ist das Lock Flag gesetzt, setzt der Berechnungstask das Calculation-finished Flag.
 - a. Jetzt wartet der Berechnungstask darauf, dass das Lock wieder geöffnet wird.
3. Wenn das Calculation-finished Flag erkannt wurde, wird PI aus der globalen Variable herausgelesen und gespeichert.
 - a. Das Lock wird nach Abspeichern von dem globalen PI wieder geöffnet
4. Lock ist jetzt geöffnet und der Berechnungstask kann wieder in die globale Variable hineinschreiben.

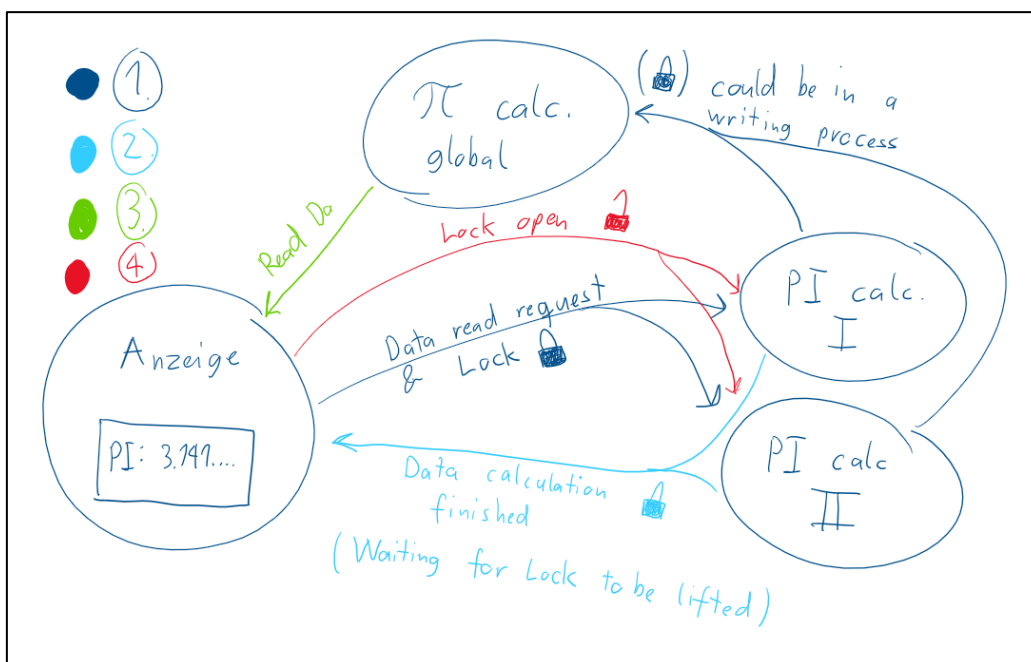


Abbildung 9 Ressourcenschutz Event Group

5 Geschwindigkeit

Die Geschwindigkeit konnte mit der internen TickTime von Scheduler gemessen werden. Dazu kann die xTask-GET-TickCount Funktion von freeRTOS verwendet werden.

```
xTaskTimeStop = xTaskGetTickCount();  
Calculation_Time_ms = (xTaskTimeStop - xTaskTimeStart);  
Calculation_Time_s = Calculation_Time_ms / 1000;
```

Abbildung 10 Berechnung der Zeit

Die Leibnitz-Variante brauch ca. 52 bis 53 Sekunden bis 5 Kommastellen berechnet sind. Die Euler-Variante ist sehr langsam. Mit 32-Bit float Variablen ist es nicht möglich, 5 Kommastellen zu berechnen. Auch mit 64-Bit float Variablen geht es sehr langsam und es war noch nicht möglich, innerhalb von ca. 2 min genug Kommastellen zu berechnen.

6 Rechenleistung

Für die Rechnung wurde die Zeit von dem Softwaretimer genommen, weshalb die Berechneten werden nur etwa stimmen. Um eine Aussage über die Rechenleistung zu tätigen, reicht dies jedoch. Der Euler-Algorithmus konnte nicht berechnet werden, da dieser nicht 5 Kommastellen berechnen kann, da die Zahlen zu schnell zu gross werden.

$$\begin{aligned}
 f &= 32 \text{ MHz} \\
 t &= \frac{1}{f} = \frac{1}{32 \text{ MHz}} = 31.25 \text{ ns} \\
 \text{Tick Time} &= 1 \text{ ms} \cdot \frac{1 \text{ ms}}{31.25 \text{ ns}} = 32'000 \text{ Ticks}
 \end{aligned}$$

Abbildung 11 Berechnung Scheduler Time und Periodendauer

$$\begin{aligned}
 \text{Programmzeit: } 1 \text{ s} &\Leftrightarrow 1000 \times \text{Scheduler} \Leftrightarrow 32 \cdot 10^6 \text{ Ticks} \\
 \text{Zeit für 5 Stellen: } 52 \text{ s} &\Leftrightarrow \frac{52 \times 1000 \times \text{Scheduler}}{52'000 \times \text{Scheduler}} \Leftrightarrow \frac{52 \times 32 \cdot 10^6 \text{ Ticks}}{1.664 \cdot 10^9 \text{ Ticks}}
 \end{aligned}$$

Abbildung 12 Berechnung Anzahl Ticks und Scheduler-Ticks für 5 Kommastellen

$$\begin{aligned}
 \text{Scheduleraufrufe pro Kommastelle} &= \frac{52'000}{5} = 10'400 \text{ Scheduler Nachkommastellen} \\
 \text{Ticks pro Kommastelle} &= \frac{1.664 \cdot 10^9 \text{ Ticks}}{5} = 332.8 \cdot 10^6 \text{ Ticks Nachkommastellen} \\
 \text{Zeit pro Nachkommastelle} &= \frac{52 \text{ s}}{5} = 10.4 \text{ s}
 \end{aligned}$$

Abbildung 13 Berechnung Scheduler aufrufe, Ticks und Zeit pro Kommastelle

Der Mikrokontroller benötigt ca. 332 Millionen Taktzyklen zur Berechnung von einer Kommastelle von PI mit meiner Firmware. Um den Leibnitzalgorithmus zu werten und wie effizient dieser ist, muss noch die Scheduler TickTime mitbezogen werden. Es wird der Preemptive-Scheduler-Modus verwendet, welcher automatisch alle TickTime den Fokus neu verteilt. Soweit ich verstehe, falls alle Task innerhalb der 1ms abgearbeitet werden, ist der Mikrokontroller im Idle Zustand. Das würde bedeuten das der Algorithmus ca. 10400 Durchläufe benötigt für eine Nachkommastelle. Diese Anzahl Durchläufe / Nachkommastelle würde ich als Vergleichswert zwischen den Algorithmen verwenden.

Auch wurde angenommen, dass die Berechnungszeit pro Kommastelle Linear ist. Diese Theorie funktioniert nur, wenn der Scheduler bei Abschluss aller Tasks in 1ms nicht nochmals in den PI-Task geht.

7 Fazit

7.1 Abweichungen

Die Steuerung zwischen den beiden verschiedenen Task ist noch nicht fertig implementiert. Die Steuerungslogik ist bereits im Controllertask vorhanden, wird jedoch noch nicht verwendet. Deshalb ist die Zeitmessung nur von dem Leibnitz Task möglich. Da der Euler-Task es jedoch nicht schafft 5 Kommastellen zu berechnen, was ich jeweils mit 32 und 64 bit float ausprobierte, habe ich diese noch nicht implementiert, sowie auch aus Zeitgründen.

7.2 Erkenntnisse

Das Vergleichen von den Variablen war schwierig zu implementieren, da in manuell das Ende des Strings bei der 6. Kommazahl hinzufügen musste, damit es funktioniert. Mithilfe von ausprobieren und Google funktionierte es irgendwann.

```
sprintf(&pi_compare[0], "%f", lokal_leib_pi);
pi_compare[7] = '\0';

if ( strcmp(pi_comp_loesung, pi_compare ) == 0 )
{
    if ( lokal_task_flag == pdFALSE )
    {
        xEventGroupSetBits(egPI_Calc, TASK_TIME_FINISHED);
        lokal_task_flag = pdTRUE;
    }
}
```

Abbildung 14 Überprüfung von PI

Die Berechnung mit dem Chudonovsky Algorithmus war sehr herausfordernd, zusammen mit der 64-Bit float Library. Das schwierigste, was das es sehr unübersichtlich wurde mit den mathematischen Operationen sowie das Handling der verschiedenen Datentypen. Dies führte dazu, dass ich sehr viel Zeit damit verbrachte zu versuchen, diesen Algorithmus zu programmieren

```
f_chud_helpA = f_div( f_sd( pow( -1, count_pi ) * rCalcFakultaet(6 * count_pi)), f_sd( rCalcFakultaet(3 * count_pi) * rCalcFakultaet(count_pi) * pow(640320, (3 * count_pi))) );
f_chud_helpB = f_mult( f_sd(count_pi) , f_chud_helpA);
f_Chudnov_PI = f_div( (f_sd( 426880 * f_pow( f_sd(10005), f_sd(0.5)))) , ( f_add( f_mult(f_sd(13591409), f_chud_helpA ) , f_mult( f_sd(545140134) , f_chud_helpB)) ) );
```

Abbildung 15 Chudonvosky Algorithmus versuch

Leider haben meine Berechnungen ab einem bestimmten Punkt immer das Betriebssystem zum Absturz gebracht. Nach meiner Vermutung liegt dies entweder an dem begrenzten RAM von dem Microcontroller oder an einem anderen Fehler im Algorithmus.

8 Anhang

8.1 Quellen

Chudonovsky:

<https://www.craig-wood.com/nick/articles/pi-chudnovsky/>

https://en.wikipedia.org/wiki/Chudnovsky_algorithm

https://en.wikipedia.org/wiki/Srinivasa_Ramanujan

Euler PI:

<https://3.141592653589793238462643383279502884197169399375105820974944592.eu/pi-berechnen-formeln-und-algorithmen/>

https://de.wikipedia.org/wiki/Kreiszahl#Produktformeln_von_Leonhard_Euler

https://de.wikipedia.org/wiki/Basler_Problem

8.2 Dateien:

8.3 Bildverzeichnis

Abbildung 1 Aufgabenstellung	3
Abbildung 2 Chudnovsky Formel	4
Abbildung 3 Ramanujan-Sato Formel	4
Abbildung 4 Formel von Leonhard Euler	5
Abbildung 5 Basler Problem	5
Abbildung 6 Reihenwert	5
Abbildung 7 State Machine Code	6
Abbildung 8 Event Group	7
Abbildung 9 Ressourcenschutz Event Group	8
Abbildung 10 Berechnung der Zeit	9
Abbildung 11 Berechnung Scheduler Time und Periodendauer	10
Abbildung 12 Berechnung Anzahl Ticks und Scheduler-Ticks für 5 Kommastellen	10
Abbildung 13 Berechnung Scheduler aufrufe, Ticks und Zeit pro Kommastelle	10
Abbildung 14 Überprüfung von PI	11
Abbildung 15 Chudonvosky Algorithmus versuch	11