FP2800A

Декодер-драйвер FP2800A — микросхема в корпусе DIP40, которая обеспечивает раскодирование входного сигнала и управление по одному из 28 мощных выходов электромагнитными индикаторами. Позволяет подключение по мостовому принципу. CMOS-

совместимые входы. Характеристики:

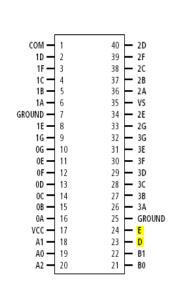
- Рабочее напряжение до 27.3V DC
- Выходной ток до 370 mA в двух полярностях.
- Встроенные демпфирующие диоды для подключения индуктивной нагрузки.
- Возможность управления от микропроцессора.

Рекомендуемые параметры MIN NORMAL MAX Напряжение питания 4.5 5 5												
MIN	NORMAL	MAX										
4.5	5	5.5	V									
	26	27.5	V									
	350	370	mA									
-40		+80	°C									
		25	%									
		50	%									
5			Hz									
	MIN 4.5 -40	MIN NORMAL 4.5 5 26 350 -40	MIN NORMAL MAX 4.5 5 5.5 26 27.5 350 370 -40 +80 25 50									

Предельное значение параметров.										
Напряжение питания логических цепей	Vcc	7V								
Входное напряжение	VIN	6V								
Напряжение питания	Vs	30V								
Ток на нагрузке	Is	500mA								
Рабочая температура	TA	-40+80°C								

Область применения

- Управление 1-дюймовым блинкерным семисегментным модулем.
- Управление 1 дюймовым блинкерным семисегментным модулем и модулем типа XY5 с числом пикселей до 35.
- Управление 1 дюймовым блинкерным семисегментным модулем совместно с модулем типа XY5 с числом пикселей до 35 и модулем XY7.



Характеристики в рекомендованног	м температур	ном диа	пазоне.		
	Условия	MIN	TYP	MAX	UNITS
VIH Высокий уровень входного напряжения	Vcc=5V	2			V
VIL Низкий уровень входного напряжения	Vcc=5V			0.8	V
I IН Высокий уровень тока	Vcc=5V Vin=5V			1	μΑ
I IL Низкий уровень сигнала на входе Enable(E) На других входах	Vcc=5V Vin=0V		1 46	-10 -60	μΑ μΑ
I сс Ток логических цепей	Vcc =5V	2.0	6.6	10	mA
I so Ток в режиме OFF	$V_S = 26V$ E = 0V			1	mA
Ток утечки на выходе Все выходы закорочены на Vq=26V	Vs =27.5V E = 0V			1.0	mA
VSAT Напряжение насыщения на выходе	Is=350mA Source Sink			3.0 2.0	V

Характеристики переключения.	MAX	UNITS
Задержка включения для любого выхода см рис.3	50	μS
Задержка выключения для любого выхода см рис.3	150	μS
Задержка сигнала разрешения см рис.2	50	μS

BNABLE E	mud		Ce	rme		моэй моэ		пифья0																				пифра3							
В	B1	80	_	A1	A0	8	A	В	С	D	E	F	G	Α	В	С	D	E	F	G	Α	В	С	D	E	F	G	Α	В	С	D	E	F	G	
_	X	X	X	X	X			_	_	_		_	_	_	_	<u> </u>	_				_	_						<u> </u>				_	_	\vdash	
X	Х	Х			ļ.	_	_	_	_	_				_	_	_	_	_			_	_						_				_	\vdash	igspace	
1	Н			<u> </u>	1	Д	D	_	_	<u> </u>	_	_	_	_	_	<u> </u>	_	_			_	_	_					<u> </u>				_	\vdash	\vdash	
_	Ш			1	_	Б		D	_	_				_	_	_					_	_						_				_	_	igspace	
1	Ш			ı	1	ō			D																								$oxed{oxed}$	$oxed{oxed}$	
-	Ш		<u> </u>			D				D																							$oxed{oxed}$	$oxed{oxed}$	
1	Ш		ı	1		ō					D																								
ı			ı	ı	1	ō						D																							
ı		_			ı	ō							D																						
ı		_		T		ō								D																				П	
ı		Τ		ī	T	D									D																			П	
T		T	T			Б										D																		П	
T	П	Т	T		T	Б			Г							\Box	D	Г				Г	Г										Г	Г	
ī		П	Т	Т		Б												D																Г	
Ī	П	Ì	Ť	i	ī	Б													D															Г	
Ť	Н		Ť	Ť	Ė	Б		\vdash	\vdash	\vdash	\vdash			\vdash	\vdash	\vdash		\vdash		Б	\vdash	\vdash	\vdash					\vdash			Т	\vdash	Г	\vdash	
Ť	Т				T	ō												\vdash			D													\vdash	
Ť	i			ī	·	D		\vdash	\vdash	\vdash				\vdash	\vdash	\vdash					<u> </u>	Б						\vdash					Т	\vdash	
Ť	i	\Box		i	1	Б		\vdash	\vdash	\vdash				\vdash	\vdash	\vdash		\vdash			\vdash	۲	D					\vdash				\vdash	Т	\vdash	
÷	Ħ		T	١÷	·	D		\vdash	\vdash	\vdash	\vdash			\vdash	\vdash	\vdash		\vdash			\vdash	\vdash	-	Б				\vdash				\vdash	\vdash	\vdash	
÷	i		÷		ī	Ď		\vdash	\vdash	\vdash	\vdash			\vdash	\vdash	\vdash		\vdash			\vdash	\vdash	\vdash	ř	D			\vdash				\vdash	М	\vdash	
÷	Ħ		÷	ī	•	D		\vdash	\vdash	\vdash	\vdash			\vdash	\vdash	\vdash		\vdash			\vdash	\vdash	\vdash		_	D		\vdash				\vdash	\vdash	\vdash	
÷	H	\vdash	÷	i	ı	<u>D</u>		\vdash	\vdash	\vdash			_	\vdash	\vdash	\vdash					\vdash	\vdash	\vdash			-	D	\vdash			\vdash	\vdash	\vdash	\vdash	
÷	H	\vdash	•	⊢ <u>'</u>	i	5		\vdash	\vdash	\vdash	\vdash		\vdash	\vdash	\vdash	\vdash	\vdash				\vdash	\vdash	\vdash		\vdash		٠	D			\vdash	\vdash	\vdash	\vdash	
_	-	H			<u> </u>	Б	\vdash	\vdash	\vdash	\vdash	\vdash			\vdash	\vdash	\vdash		\vdash			\vdash	\vdash	\vdash					۳	_		\vdash	\vdash	\vdash	\vdash	
<u> </u>	l!	-		!	١.			\vdash	\vdash	\vdash	\vdash		_	\vdash	\vdash	\vdash	\vdash				\vdash	\vdash	\vdash		\vdash		\vdash	\vdash	D	_	\vdash	\vdash	\vdash	\vdash	
<u> </u>	ļ!			1	1	P		_	_	_			_	_	_	_	_				_	_						_		D	_	_	\vdash	L	
Ļ	H	H	÷	_	١.	D		_	_	<u> </u>		_	_	_	_	<u> </u>	_				_	_			\vdash		\vdash	<u> </u>			D	<u> </u>	\vdash	\vdash	
<u> </u>		П	1	_	1	Б		_	_	_				_	_	_					_	_						_				D	_	igspace	
1	Ш	Ш	1	1	_	D			_						_							_							_				D	$ldsymbol{f eta}$	
			ı		<u> </u>	ō																												D	

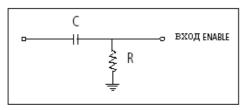
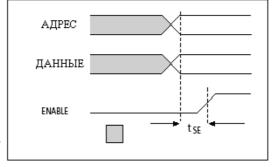


Рис. 1 Временные характеристики

1

Рис. 2 Задержка выходного сигнала

Для защиты модуля на случай сбоя микропроцессора рекомендуется применение RC- цепочки с параметрами R=22k C=0,22uF



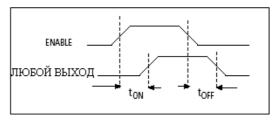


Рис. З Временная диаграмма