

(i) Arquitectura en pipeline con etapas fetch, decode y execute

Ciclo	Fetch	Decode	Execute
1	A		
2	B	A	
3	C	B	A
4	D	C	B
5	E	D	C
6	F	E	D
7	G	F	E
8	M		
9	N	M	
10		N	M
11			N
12			N

(ii) superescalar, con 2 pipelines

Ciclo	Fetch	Decode	Execute
1	AB		
2	CD	AB	
3	EF	CD	AB
4	GH	(D)	C
5	IJ	EF	D
6	MN	GH	E
7			
8		MN	
9			MN

C y D no se ejecutan a la vez