

Rodrigo Guadalupe Chávez Jiménez

Currículum Vitae

Datos Personales

Nombre Completo Rodrigo Guadalupe Chávez Jiménez

Fecha de Nacimiento 12 de Diciembre de 1995 Lugar de Nacimiento Delegación Alvaro Obregón, DF.

Nacionalidad Mexicana

Dirección La Cruz # 240, Col. Xicalhuacan

Alcaldía Xochmilco, CDMX

CP 16514

CURP CAJR951212HDFHMD08

RFC CAJR951212R85

Última Actualización 15 de marzo 2020

Formación Académica

2011-2015 Bachillerato

Escuela Nacional Preparatoria No. 1 Gabino Barreda

2014-2015 Carrera Técnica en Computación

Escuela Nacional Preparatoria No. 1 Gabino Barreda

2015-2018 Ingeniería en Computación

Facultad de Estudios Superiores Aragón, UNAM

2018-2020 Maestría en Ciencias de la Computación (En proceso)

IIMAS, UNAM, Ciudad de México.

Capacitación Laboral y Cursos

- 2017 **Seminario: Matemáticas para la Criptografía (60 hrs.)**, Laboratorio de Seguridad Informática, CTA Aragón, FES Aragón.
- 2019 Escuela de invierno: Ciencia de Datos, IIMAS Mérida, Mérida.
- 2019 XXXIV Coloquio Victor Neumann Lara, COZCyT, Zacatecas.
- 2019 Escuela de Verano Geometría Combinatoria y Computacional, UAZ, Zacatecas.
- 2019 **18th Workshop: Routing in Mérida**, *UAY*, Mérida.
- 2019 Congreso Nacional de la Sociedad Matemática Mexicana, UANL, Monterry.
- 2020 VI Escuela Mexicana de Invierno de Matemáticas Discretas, CIMAT, Guanajuato.
- 2020 XXXV Coloquio Victor Neumann Lara, CECEQ, Querétaro.

Ponencias

2020 Trayectorias ortogonales monocromáticas ajenas, XXXV Coloquio Victor Neumann Lara, CECEQ, Querétaro.

Estancias Académicas

2016 - 2018 Laboratorio de Seguridad Informática, CTA Aragón, FES Aragón.

- o Miembro del Proyecto "Sistema de Control de Acceso de Doble Factor".
- o Miembro del Área de Desarrollo de Software Seguro.

Experiencia

Apoyo a la divulgación científica

2019 Miembro del comite organizador de la Semana de la Seguridad Informática 11^a , 12^a y 13^a edición, FES Aragón, UNAM.

Idiomas

Español 100% Idioma Nativo

Ingles 80%

Conocimientos y Habilidades

Lenguajes de Java, C, PHP, Javascript, Python, Ensamblador para microcontroladores

Programación

HTML, CSS, Angular, Electron Tecnologías

web

Micro Microcontroladores, CPLD, FPGA, Arduino

electrónica

Sistemas Linux, Windows

Operativos

Lenguajes VHDL, Verilog

Descriptores de Hardware

Otros MySQL, Docker, Struts2, Spring, LATEX

Intereses

Seguridad Criptografía

Informática

Algoritmos Geometría computacional, Combinatoria