

# Entrega #11.

## Descrição com comandos concorrentes em VHDL

UFAM / prof. Miguel Grimm

# Especificações da entrega

## Descrição do conversor de binário para gray em VHDL

### Bloco funcional



**Dica:** estude a operação lógica do conversor e procure um **exemplo similar**, que mais se aproxima da operação do exercício

### Operação lógica

Entrada bin(2..0)	Saída gray(2..0)
0 0 0	0 0 0
0 0 1	0 0 1
0 1 0	0 1 1
0 1 1	0 1 0
1 0 0	1 1 0
1 0 1	1 1 1
1 1 0	1 0 1
1 1 1	1 0 0

# Formato da entrega

1. Escreva o código fonte na VHDL usando o editor de texto
2. Coloque o trecho de código gerado para encaixar 100% em uma tela do computador
3. Organize o código fonte com endentação
4. Copie e cole o trecho de código de entrega como figura no cartão da entrega no Trello
5. Observações:
  - Não é obrigatório o uso de compiladores
  - Não é obrigatório retirar os erros de compilação