

# Entrega #12.

## Descrição com comandos sequenciais em VHDL

UFAM / prof. Miguel Grimm

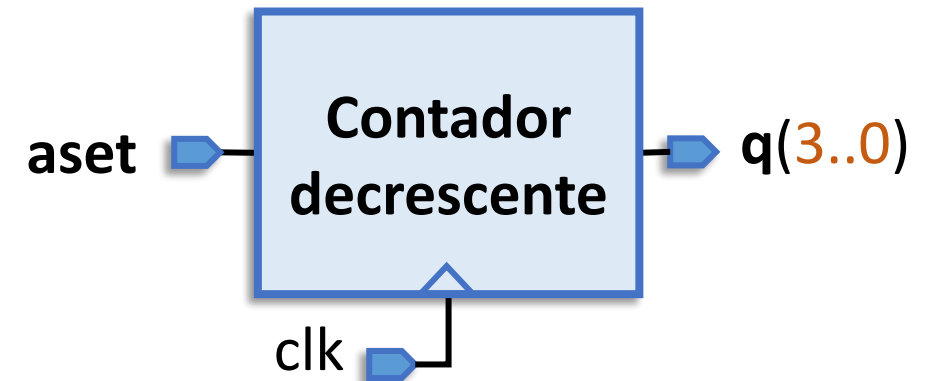
# Especificações da entrega

## Descrição da entidade e arquitetura em VHDL do contador decrescente de módulo 16

### Operação lógica

- **clk** – na transição de subida, decrementa de 1 a contagem de 15 até 0, quando a contagem muda para 15
- **aset** – ajusta o valor da contagem para 15 quando ativado (=1), independente do sinal clk

### Bloco funcional



**Dica:** estude a operação lógica do contador solicitado e procure um **exemplo similar**, que mais se aproxima da operação do exercício

# Formato da entrega

1. Escreva o código fonte na VHDL usando o editor de texto
2. Coloque o trecho de código gerado para encaixar 100% em uma tela do computador
3. Organize o código fonte com endentação
4. Copie e cole o trecho de código de entrega como figura no cartão da entrega no Trello
5. Observações:
  - Não é obrigatório o uso de compiladores
  - Não é obrigatório retirar os erros de compilação