

```
1          THUMB
2          AREA DATA, ALIGN =2
3          EXPORT M [DATA,SIZE=4]
4      M          SPACE 4
5
6
7          AREA |.text|, CODE, READONLY, ALIGN=2
8          EXPORT Start
9          ALIGN
10
11      Start
12          B main
13      main
14
15
16          VLDR.F32 S1,=2; Valor de X
17          VLDR.F32 S3,=6; Factorial inicial
18          LDR R0,=1; Inicio de la sumatoria
19          LDR R1,=15; Fin de la sumatoria
20          VLDR.F32 S4,=1 ; Resultado de las iteraciones individuales
21          VLDR.F32 S5,=2 ; Resultado del factorial
22          VLDR.F32 S6,=1 ; Contador
23          VLDR.F32 S9,=2 ;
24          VLDR.F32 S12,=1;
25          B primera
26
27
28      primera
29          ADD R0,#1;
30          VMUL.F32 S7,S1,S1
31          VMUL.F32 S7,S1
32          VDIV.F32 S4,S7,S3
33          VADD.F32 S0,S1
34          VSUB.F32 S0,S4
35          B sumas
36
37      sumas
38          ADD R0,#1;
39          VMUL.F32 S7,S1
40          VMUL.F32 S7,S1
41          VADD.F32 S3,S6
42          VMUL.F32 S5,S3
43          VADD.F32 S5,S6
44          VADD.F32 S3,S6
45          VMUL.F32 S5,S3
46          VDIV.F32 S4,S7,S5
47          VADD.F32 S0,S4
48          CMP R0,R1
49          BEQ salida
50          B restas
51
52      restas
53          ADD R0,#1
54          VMUL.F32 S7,S1
55          VMUL.F32 S7,S1
56          VADD.F32 S3,S6
57          VMUL.F32 S5,S3
58          VDIV.F32 S5,S9
59          VADD.F32 S5,S6
60          VADD.F32 S3,S6
61          VMUL.F32 S5,S3
62          VDIV.F32 S4,S7,S5
63          VSUB.F32 S0,S4
64          CMP R0,R1
65          BEQ salida
66          B sumas
67
68      salida
69          VADD.F32 S11,S11
70
71          ALIGN
72          END
```