

INTRODUCCION

Ejecute el comando *make distclean*, para que las opciones del menú de configuración se reseguen a default, posteriormente ejecute *make clean* para borrar la carpeta build de la ultima compilación, esto asegura que empieza nuevamente una compilación desde cero.

```
File Edit Setup Control Window Help
root@07e08df6d8fe:/home/coreboot/coreboot# make distclean
root@07e08df6d8fe:/home/coreboot/coreboot# make clean
root@07e08df6d8fe:/home/coreboot/coreboot#
```

Ejecute entonces el comando *make menuconfig*

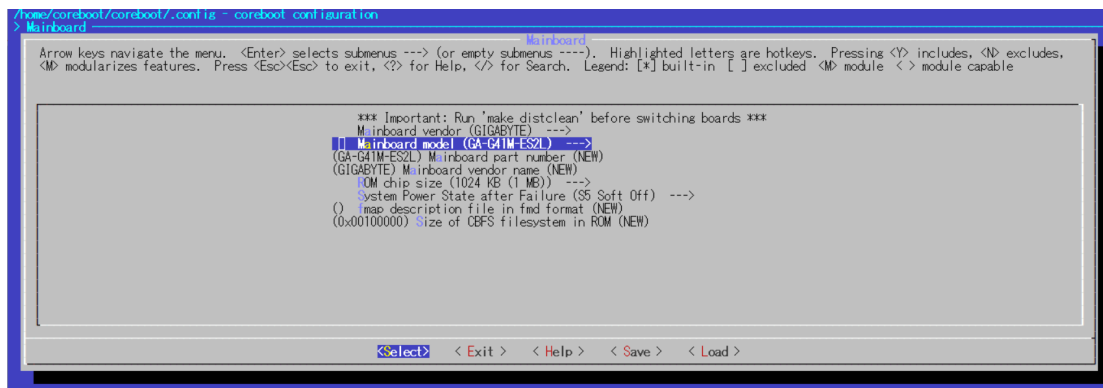
```
File Edit Setup Control Window Help
root@07e08df6d8fe:/home/coreboot/coreboot# make menuconfig
```

Para abrir el menu de configuración y elegir las opciones para nuestro hardware:

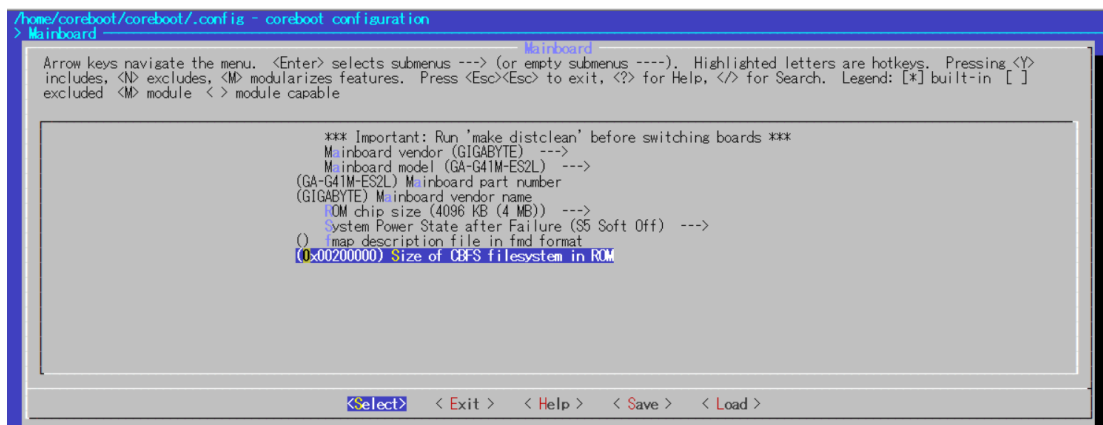


Mother Board Gygabyte GA-G41M-ES2L

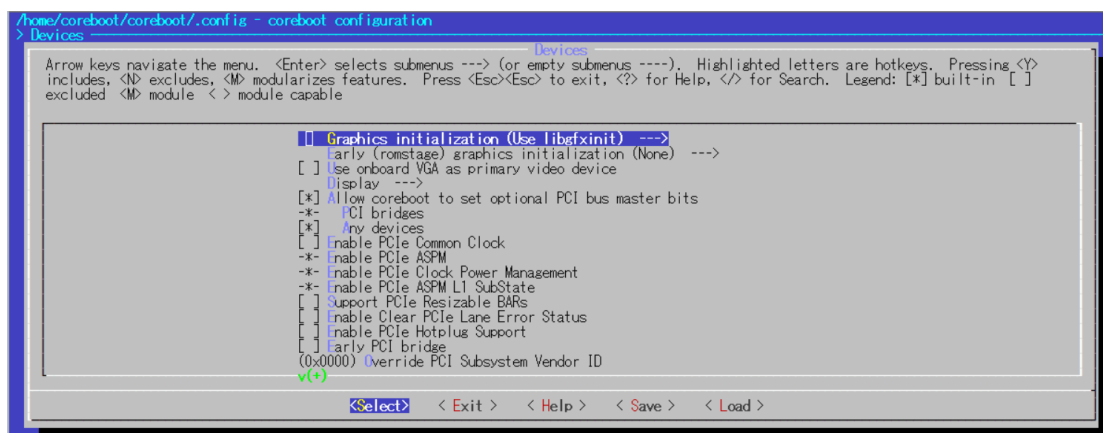
En el menu de Main Board, elija como Vendedor Gygabyte y como modelo GA-G41M-ES2L:



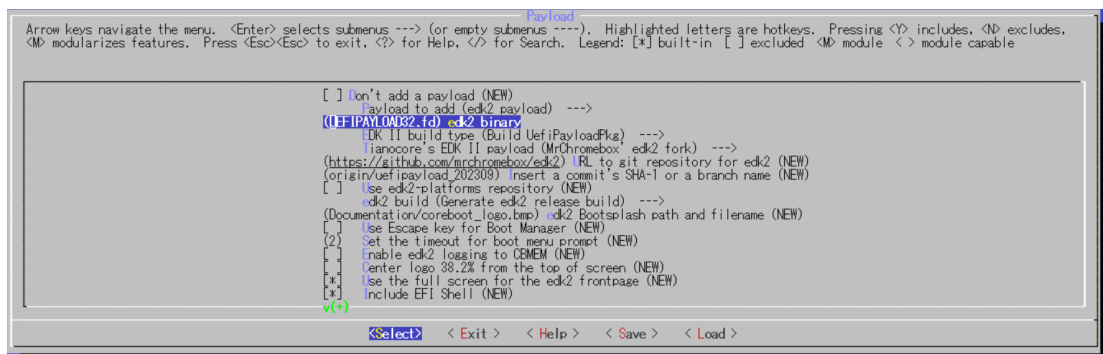
Debido a que el archivo a generar es para un sistema fisico, ocupara mas espacio en memoria por lo que debemos ajustar el tamaño de chip ROM y el tamaño del sistema de archivos del CBFS, para este caso doblar los parametros base sera suficiente:



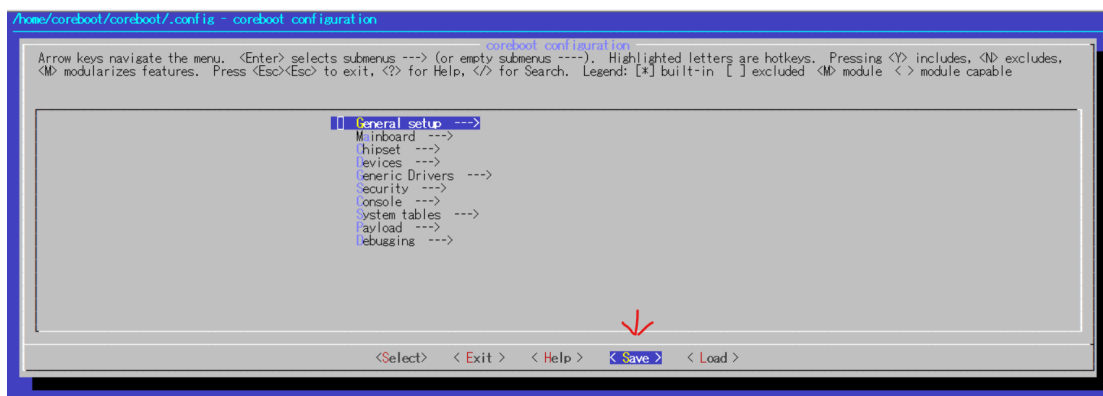
Asegure tambien del menu general en el submenu *Devices*, elegir la opcion *libgfxinit* para la inicializacion de graficos:



En el menu Payload elija *edk2 payload* y especifique la dirección del archivo donde se encuentra payload a usar (en este caso UEFIPAYLOAD32.fd, en lo mas "alto" del directorio de CoreBoot).

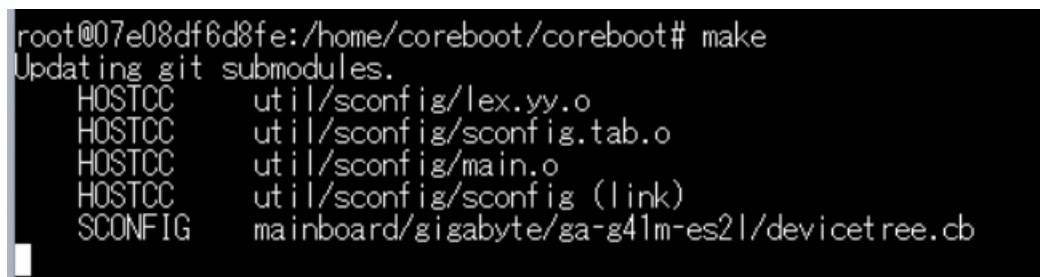


En el menu principal seleccione save para guardar los cambios antes de salir del menú de configuración:



Nota: no modifique el nombre del archivo de configuracion generado a menos que sepa lo que esta haciendo.

De regreso al Prompt ejecute el comando *make* sin parametros y la compilación comenzara, esto tomara algo de tiempo en completarse:



Cuando termine la compilacion revisamos que haya completado con exito:

```

HOSTCC    cbfstool/fpt_hdr_21.o
HOSTCC    cbfstool/cse_fpt (link)
HOSTCC    cbfstool/cse_serger.o
HOSTCC    cbfstool/bpdt_1_6.o
HOSTCC    cbfstool/bpdt_1_7.o
HOSTCC    cbfstool/subpart_hdr_1.o
HOSTCC    cbfstool/subpart_hdr_2.o
HOSTCC    cbfstool/subpart_entry_1.o
HOSTCC    cbfstool/cse_serger (link)
FMAP REGION: COREBOOT
Name      Offset      Type      Size  Comp
cbfs_master_header  0x0      cbfs header    32  none
cpu_microcode_blob.bin  0x80      microcode  180224  none
config     0x2c0c0  raw          3232  LZMA (10302 decompressed)
revision   0x2cdc0  raw          727   none
build_info 0x2d0c0  raw          111   none
fallback/dsdt.aml      0x2d180  raw          7921  none
rt8168-macaddress      0x2f0c0  raw          17    none
vbt.bin      0x2f100  raw          802   LZMA (1899 decompressed)
cmos_layout.bin 0x2f480  cmos_layout  1040  none
(empty)      0x2f8c0  null         1700  none
fallback/romstage      0x2ff80  stage        62032 none
fallback/ramstage      0x3f280  stage       106304 LZMA (224300 decompressed)
fallback/postcar        0x59240  stage        24240 none
fallback/payload        0x5f140  simple elf   971959 none
(empty)      0x14c640  null        382820 none
bootblock    0x1a9dc0  bootblock    24576  none

Built gigabyte/ga-g41m-es2l (GA-G41M-ES2L)
root@07e08df6d8fe:/home/coreboot/coreboot#

```

No olvide realizar una copia del archivo general *build* para respaldar la recién compilación, en este caso usaremos *build_GigaByte* para diferenciarlo.

```

File Edit Setup Control Window Help
root@07e08df6d8fe:/home/coreboot/coreboot# cp -rf build build_GigaByte

root@07e08df6d8fe:/home/coreboot/coreboot# ls
3rdparty  LICENSES  README.md  build_32  build_incomplete  configs  pcc-fw-builder  tests
AUTHORS   MAINTAINERS  UEFIPAYLOAD.fd  build_Complete_UEFI  build_NoPayload  core  qemu_cbfstool_20240904-083756_67320.core  toolchain.mk
COPYING   Makefile  UEFIPAYLOAD32.fd  build_EDK2  build_SeabIOS  gnat.adc  spd  util
Documentation  Makefile.mk  build  build_GigaByte  build_minimum  payloads  src
root@07e08df6d8fe:/home/coreboot/coreboot#

```

Dentro de la carpeta encontrará el archivo *coreboot.rom* el cual puede ser cargado en un circuito integrado tipo memoria SPI, para inicializar el modelo de tarjeta *GA-G41M-ES2L*.