

## Flags UC

REG DEST - Indica o registrador que vai ser escrito o dado, com port

ESCREVE REG - Registrador que tem escrito o valor (dado)

ORIG ALU - Indica qual valor vai ser operado da ULA, PC em caso de branch, <sup>P jump</sup> 4 em outros casos

ESCREVE MEM - Vai salvar um dado no local de memória indicado

MEN PARA REG - Indica qual valor vai ser operado na memória, de reg, ou da saída da ULA

IBUD - Indica endereço da memória a ser usado, saída da ULA ou PC

ESCREVE IR - A nada da memória e escrito no IR

ESCREVE PC - PC escrito, a seguir é controlado por sig PC

ESCREVE PC COND - PC escrito na saída Z da ULA e tem status

OPALU - 00 → adição

- 01 → sub

- 10 → comp <sup>função</sup> <sup>decisão</sup> } operações que a ULA realiza

ORIG BALU - 00 → Segunda entrada para ULA, B

- 01 → Segunda entrada, a cont 2, coloca no NIP 16 bits, usado em jumps

- 10 → Segunda entrada da ULA, são os 16 bits menos significativos

- 11 → Segunda entrada da ULA, são os 16 bits menos significativos deslocados

orig PC - 00 → Saída da ULA (PC+2), é enviada ao PC para escrita

- 01 → Contador da saída ULA (endereço de destino), é enviado ao PC

- 10 → Endereço de destino de jump [12:0] deslocado e é controlado com PC+2 [15:13], é enviado para o PC para escrita