## ערעור רטוב 2 – חלק 1

## מגישים: רועי מרום ותואם אלהרר

על מנת לעבור את  $runtime\ test$  החלפנו את הלולאה  $count\_1\_bit\_loop$  בפונקציה popcnt. אשר בודקת כמה ביטים דולקים יש ברגיסטר  $mrg\_weight$ . שמנו את  $mrg\_weight$ . החלק אשר החלפנו בהערה בקוד).

הקוד לפני השינוי:

```
102
      # parameters: rdi = unsigned long* codeword ; rsi = unsigned long len #
103
104
          # calee convention -PROLOGUE #
105
          pushq %rbp
          movq %rsp, %rbp
107
108
          xor %r8, %r8 # r8 is the loop index
109
          xor %rax, %rax # 1-bit counter
110
111
              cmp %rsi, %r8
112
              je finish
113
              movq (%rdi, %r8, 8), %r9 # r9 is 8 byte section of codeword
114
115
                  cmp $0, %r9
116
                  je outer counter
117
                  shr $1, %r9 # the bit is now in the carry flag
118
                  jnc skip_add
119
                   inc %rax
120
                   skip_add: jmp count_1_bits_loop
121
               inc %r8
122
123
               jmp memory_to_register_loop
124
125
126
          # EPILOGUE #
127
          movq %rbp, %rsp
128
          popq %rbp
129
          ret
```

הקוד לאחר השינוי:

```
# parameters: rdi = unsigned long* codeword ; rsi = unsigned long len #
          pushq %rbp
          movq %rsp, %rbp
          xor %r8, %r8 # r8 is the loop index
          xor %rax, %rax # 1-bit counter
110
111
              cmp %rsi, %r8
112
              je finish
113
              movq (%rdi, %r8, 8), %r9 # r9 is 8 byte section of codeword
              popcnt %r9, %rdx # THE CHANGE - using POPCNT to count the number of 1 bits.
114
115
              add %rdx, %rax
116
             # count_1_bits_loop:
117
118
119
120
                  jnc skip_add
121
                    inc %rax
122
                   skip_add: jmp count_1_bits_loop
123
124
              inc %r8
125
              jmp memory_to_register_loop
126
127
128
          # EPILOGUE #
129
          movq %rbp, %rsp
130
          popq %rbp
131
          ret
```