



TAREA #1

1. Considere que dispone de un 9S12DG32. Se ha cargado INITRAM = %0010X00X, INITREG = \$18 e INITEE = \$10. Determine las direcciones de inicio y fin de cada bloque de memoria. Si se ejecuta la instrucción Ldaa \$2400 cuál bloque de memoria responde? Justifique su respuesta.
- 2) Considere el siguiente segmento de programa, donde el contenido de la posición de memoria \$1000 es \$B3 y el contenido de posición de memoria \$1010 es \$5A

```
Ldaa $1000  
Ldab $1010  
Ldy #$2000  
Std 16, Y  
Ldab #$10  
Bset b, Y, $55  
Bclr 3, +Y, $37
```

- a. Luego de que este programa es ejecutado, cuáles son los números que quedan en las posiciones de memoria modificadas por BSet y BClr. Considere que el contenido original de la posición para BClr es \$E5. Cuáles son las direcciones efectivas de esas posiciones de memoria.
- b. Determine cuántos ciclos de máquina requiere la ejecución de este programa. Incluya una tabla con los ciclos de máquina para cada instrucción y calcule el tiempo total a partir de esta tabla.
- c. Si el reloj del sistema (sysclk) es de 18 MHz, determine cuánto tiempo toma ejecutar este programa.

- 3) Para un 9S12:

- a) Escriba el código de programa en ensamblador, que haga toggle a los bits pares (el LSB es el bit 0) del word en las posiciones de memoria cuya dirección efectiva es calculada por direccionamiento indirecto indexado por acumulador, utilizando el puntero X, el cual debe ser cargado por programa con \$3000. El programa debe cargar el acumulador D con \$0100. Además el resultado debe ser guardado en la dirección apuntada por el índice Y menos 3 sin alterar el puntero Y.
- b) Considere que las posiciones de memoria de la \$30FF a la \$3105 contienen: \$10, \$20, \$00, \$02, \$43, \$55, \$AA y que las posiciones de memoria de la \$1FFF a la \$2005 contienen: \$10, \$A3, \$1C, \$2D, \$A5, \$A8, \$05, además el contenido de Y es \$1500. Determine la dirección efectiva del resultado y el



valor almacenado en esa dirección luego de ejecutado el programa desarrollado en la parte a)

- 4) Un arreglo es un conjunto de posiciones de memoria con direcciones consecutivas. Considere un arreglo de N valores ubicado a partir de la dirección DATOS, donde N es un valor numérico conocido (no es una variable) con $N < 200$. Los valores en el arreglo son de 1 byte con signo. Escriba un programa en lenguaje ensamblador para el S12 que revise los N valores y copie los valores que siendo mayores de -50 sean impares, a las localizaciones de memoria a partir de la posición MAYORES. Utilice direccionamiento indexado de post incremento tanto para la lectura de los valores como para su movimiento.
- 5) Repita el ejercicio #4 utilizando direccionamiento indexado por acumulador B. Observación: Note que en este caso el valor de los punteros permanece inalterado luego de la ejecución del programa.