



Figure 1: Spécifications fonctionnelles

L'évolution de rxd s'effectue à partir de la détection d'un passage de faux à vrai (symbolisé par la fleche). Cela permet de détecter le bit de start. Cela peut parâtre équivalent à rxd=vrai mais cen'est pas toujours le cas, en particulier si Rxd était déjà vrai. Il n'y a alors pas de front.

$Tr * V$  est la durée d'un bit avec  $V=4,16$  ou  $64$ .

Parite(Dl) calcule la parité de D en effectuant la somme modulo 2 des bits.

L'événement *lecture* est introduit pour éviter l'emploi simultané de *demande* comme condition de transition pour deux automates et pour éviter les ambiguïtés sur l'instant de modification des 3 indicateurs qui doit se situer après la lecture. Pour ces raisons, les actions sur overrun et parité sont déplacées.