



# 汕头大学工学院

# 二级项目报告

课程名称:嵌入式综合设计二级项目						
二级	二级项目题目: 基于 FPGA 控制 VGA 显示的弹球游戏设计					
	Pinball Game Design Based on FPGA Control and VGA Display					
指 导 教 师 : <u>李芬兰</u>						
系分	别:	工学院	完电子工程系	_ 专 业: _	电子位	言息工程_
			姓名	学長	<u>1</u> 7	
		组长	梁辉鸿	201714	1034	
		成员				

完成时间:	2020年9月6日

# 目录

1.	VGA 栂	无述及工作原理	4
	1.1	VGA 概述	4
	1.2	工作原理	5
	1.3	VGA 参数	6
2.	VGA_B	all—游戏项层模块	7
	2.1	模块说明	7
	2.2	模块代码	7
	2.3	项层 RTLView	.12
	2.4	各子模块功能说明	.13
3.	vga_co	ntroller—VGA 时序控制模块	.14
	3.1	模块说明	.14
	3.2	模块代码	.14
	3.3	RTLView	.17
4.	game_	start—游戏启动模块	.18
	4.1	模块说明	.18
	4.2	模块代码	.18
	4.3	RTLView	.18
5.	color_{	gen_char1—"游戏开始"字符产生模块	.19
	5.1	模块说明	.19
	5.2	模块代码	.19
6.	color_{	gen_char2—"游戏结束"字符产生模块	.25
	6.1	模块说明	.25
	6.2	模块代码	.26
7.	color_{	gen—颜色产生模块	.32
	7.1	模块说明	.32
	7.2	模块代码	.32
	7.3	RTLView	.34
8.	Ball—	単球生成模块	.35
	8.1	模块说明	.35
	8.2	模块代码	.35
	8.3	RTLView	.38
9.	Ball_sp	peed—弹球速度键控模块	.38
	9.1	模块说明	.38
	9.2	模块代码	.38
	9.3	RTLView	40
10.	block-	-挡板生成模块	40
	10.1	模块说明	40
	10.2	模块代码	.40
	10.3	RTLView	.42
11.	block_	move—挡板键控模块	.43
	11.1	模块说明	.43
	11.2	模块代码	.43

#### 嵌入式综合设计二级项目

	11.3	RTLView	44
12.	Backg	round_Color—背景颜色选择模块	44
	12.1	模块说明	44
	12.2	模块代码	44
	12.3	RTLView	45
13.	state_	run—弹球游戏运行模块	45
	13.1	模块说明	45
	13.2	模块代码	45
	13.3	RTLView	48
14.	arykey	/scan—键值采集和消抖模块	48
	14.1	模块说明	48
	14.2	模块代码	48
	14.3	RTLView	54
15.	LTM_F	Param.h—VGA 显示参数定义	55
	15.1	内容说明	55
	15.2	文件内容	55
16.	Begin.	h—字符点阵字模定义	56
	16.1	内容说明	56
	16.2	文件内容	56
17.	实验证	过程问题及解决描述	58
参考	含文献		59

# 基于 FPGA 控制 VGA 显示的弹球游戏设计

#### 1. VGA 概述及工作原理

#### 1.1 VGA 概述

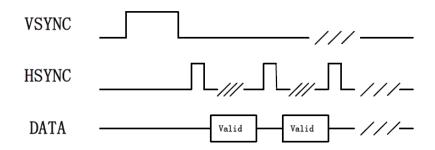
VGA(Video Graphics Array)即视频图形阵列,是 IBM 在 1987 年随 PS/2(PS/2 原是 "Personal System 2"的意思,"个人系统 2",是 IBM 公司在 1987 年推出的一种个人电脑。PS/2 电脑上使用的键盘鼠标接口就是现在的 PS/2 接口。因为标准不开放,PS/2 电脑在市场中失败了。只有 PS/2 接口一直沿用到今天)一起推出的使用模拟信号的一种视频传输标准,在当时具有分辨率高、显示速率快、颜色丰富等优点,在彩色显示器领域得到了广泛的应用。这个标准对于现今的个人电脑市场已经十分过时。即使如此,VGA 仍然是最多制造商所共同支持的一个标准,个人电脑在加载自己的独特驱动程序之前,都必须支持 VGA 的标准。例如,微软 Windows 系列产品的开机画面仍然使用 VGA 显示模式,这也说明其在显示标准中的重要性和兼容性。



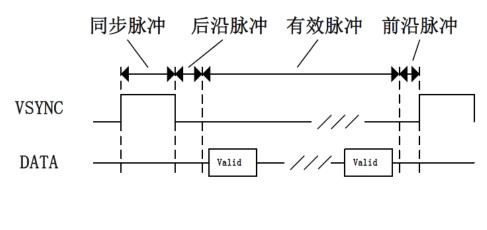
驱动 VGA 显示的接口,主要有以下 3 种信号: 行同步信号 HSYNC,场同步信号 VSYNC 和 3 条色彩电压传输信号 (R、G、B 分别对应)。色彩信号的电压为 0~0.7V,其同步是靠前面两个信号来协助的。至于 HSYNC 和 VSYNC 和色彩信号 之间以什么样的关系进行传输,这都是相对固定的,虽然 VGA 收发双方没有时 钟信号做同步,但我们通常会约定发送方有一个基本的时钟,VSYNC、HSYNC 和 色彩信号都会按照这个时钟的节拍来确定状态。

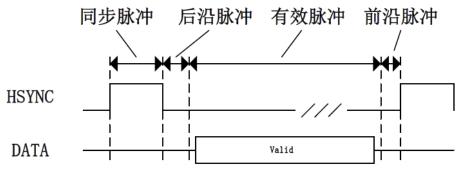
#### 1.2 工作原理

VGA的接口时序如图所示,场同步信号 VSYNC 在每帧(即送一次全屏的图像) 开始的时候产生一个固定宽度的高脉冲,行同步信号 HSYNC 在每行开始的时候 产生一个固定宽度的高脉冲,色彩数据在某些固定的行和列交汇处有效。

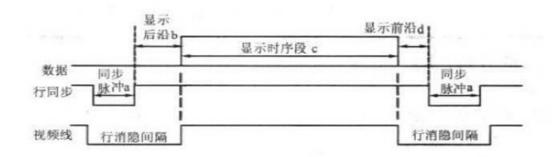


如前所述,我们通常以一个基准时钟驱动 VGA 信号的产生,用这个基准时钟为时间单位来产生的时序如图所示。

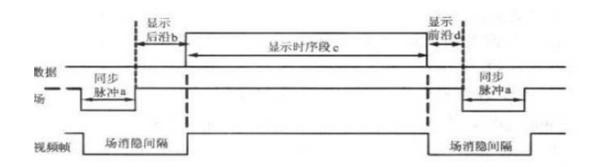




显示器的扫描方式:逐行扫描是扫描从屏幕左上角一点开始,从左像右逐点扫描,每扫描完一行,电子束回到屏幕的左边下一行的起始位置,在这期间,CRT对电子束进行消隐,每行结束时,用行同步信号进行同步;当扫描完所有的行,形成一帧,用场同步信号进行场同步,并使扫描回到屏幕左上方,同时进行场消隐,开始下一帧。



VGA 的行时序



VGA 的场时序blog.csdn.net/shichao1470

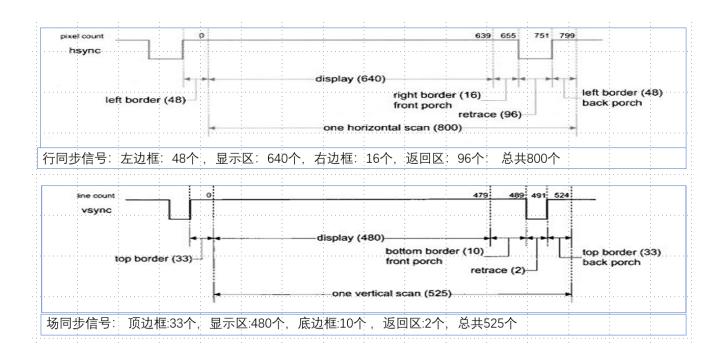
如上图, a 同步脉冲, b 显示后沿, c 显示时序段, d 显示后沿。这四段组成了一个完整的时序。图中最后的同步脉冲 a 是下一个时序的。所以消隐间隔就是上一个时序的显示前沿+本时序的同步脉冲+本时序的显示后沿。同步脉冲是包含在消音间隔中的。而显示时序段就是用来传输像素点的时钟周期。

#### 1.3 VGA 参数

本实验程序用的是刷新频率为 60Hz,分辨率为 640X480 的标准 VGA 显示驱动,即每一行有 640 个像素,整个显示区域一共有 480 行。且基准驱动时钟为 25MHz,它的脉冲计数表如下所示。注意列的单位为"行",而行的单位为"基准时钟周期数",即 25MHz 时钟脉冲数。

行/列	同步脉冲	后沿脉冲	显示脉冲	前沿脉冲	帧长
列	2	33	480	10	525
行	96	48	640	16	800

VGA 驱动时序参数表



### 2. VGA\_Ball—游戏顶层模块

#### 2.1 模块说明

顶层模块的功能是将所有独立的子模块连接到一起,定义 IO 端口,从而实现整个弹球游戏运行的功能。

```
//基于 FPGA 的 VGA 显示弹球的游戏设计
//********键控说明****
                   增大x方向的速度
     S1
                   减小x方向的速度
//
      S2
                   增大y方向的速度
      S3
                   减小y方向的速度
      S4
                   切换到上一个背景颜色
     S5
                   切换到下一个背景颜色
//
     S6
                   增大挡板的大小
     s7
                   减小挡板的大小
     S8
//
     S13
                      控制挡板左移
                      控制挡板右移
//
     S14
//
                   开始游戏
      S9
                   重启游戏, 回到游戏启动页面
     RESET
                  输入弹球的半径,调整弹球大小
  SW3 SW4 SW5 SW6
```

```
//****************
module VGA Ball(
     input ext clk 25m, //外部输入 25MHz 时钟信号
     input ext rst n, //外部输入复位信号, 低电平有效
     input [3:0]switch, //拨码开关输入弹球半径大小
                      //4 个列按键输入,未按下为高电平,按下后为低
     input [3:0]key v,
电平
     output [3:0] key_h, //4 个行按键输出
     output vga_r, //可见显示区的 R 分量
     outputvga_g,//可见显示outputvga_b,//可见显示outputvga_hsy,//行同步信号
                      //可见显示区的 G 分量
                     //可见显示区的 B 分量
     output vga_vsy //场同步信号
     );
  //键值采集和消抖模块--产生键控指令
  wire [15:0]key_num;
  arykeyscan arykeyscan inst(
                .clk(ext_clk_25m), //时钟信号
.rst_n(ext_rst_n), //复位信号, 低电平有效
                                  //4 个按键输入,未按下为
                .key v(key v),
高电平, 按下后为低电平
                .key h(key h),
                                    //4 个行按键输出
                .display_num(key_num) //产生键控指令
                );
  //背景颜色选择模块--产生背景选择信号
  wire [15:0]iDISPLAY MODE;
  Background Color Background Color inst(
                   .iCLK(ext clk 25m),
                   .iRST n(ext rst n),
                   .key num (key num),
                   .oBackground set(iDISPLAY MODE)
                   );
  //-----
  //颜色产生模块--产生球色、挡板色、背景色(可选)
  wire [7:0]Ball S;
  wire [10:0]block X1;
```

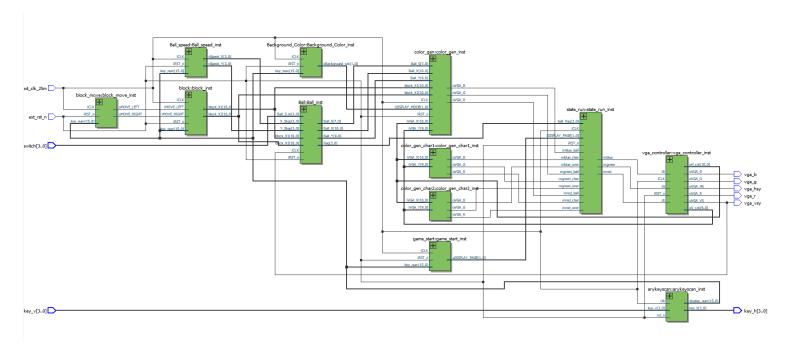
```
wire [10:0]block X2;
wire [10:0]Ball X;
wire [9:0]Ball Y;
color gen color gen inst(
            .iCLK(ext_clk_25m),
            .iRST n(ext rst n),
            .Ball X (Ball X),
            .Ball Y (Ball Y),
            .iVGA X(oH cnt),
            .iVGA Y(oV cnt),
            .Ball S(Ball S),
            .block_X1(block_X1),
            .block X2 (block X2),
            .iDISPLAY MODE (iDISPLAY MODE),
            .oVGA R (mred ball),
            .oVGA_G(mgreen_ball),
            .oVGA B (mblue ball)
            );
//游戏启动模块--按下 S9 键开始游戏
wire [1:0]iDISPLAY PAGE;
game start game start inst(
               .iCLK(ext clk 25m),
               .iRST_n(ext_rst_n),
               .key num(key num),
                .odisplay_page(idisplay_page)
               );
//----
//弹球游戏运行模块--控制游戏启动、运行、结束的界面
wire [3:0]ball_flag;
wire mred char, mgreen char, mblue char; //游戏启动页面
wire mred ball, mgreen ball, mblue ball; //游戏运行页面
wire mred over, mgreen over, mblue over; //游戏结束页面
                                     //实际输出
wire mred,mgreen,mblue;
state_run state_run_inst(
            .iCLK(ext clk 25m),
            .iRST n(ext_rst_n),
            .iDISPLAY_PAGE(iDISPLAY_PAGE),
            .ball flag(ball flag),
```

```
.mred char (mred char),
             .mgreen char (mgreen char),
             .mblue char (mblue char),
             .mred ball (mred ball),
             .mgreen ball (mgreen ball),
             .mblue_ball(mblue_ball),
             .mred over (mred over),
             .mgreen_over(mgreen_over),
             .mblue over (mblue over),
             .mred (mred),
             .mgreen (mgreen),
            .mblue (mblue)
            );
//弹球生成模块--控制弹球大小、位置、位置更新、输出标志
wire [3:0]oSpeed X;
wire [3:0]oSpeed Y;
Ball
     Ball inst(
      .iCLK(vga vsy),
      .iRST_n(ext_rst_n),
      .Ball S in (switch),
      .X Step (oSpeed X),
      .Y Step (oSpeed Y),
      .block X1(block X1),
      .block_X2(block_X2),
      .Ball X (Ball X),
      .Ball_Y(Ball_Y),
      .Ball S(Ball S),
      .flag(ball flag)
      );
//----
//弹球速度键控模块--通过 S1、S2、S3、S4 按键改变弹球在 x 和 y 方向的速度
Ball_speed Ball_speed_inst(
            .iCLK(ext clk 25m),
            .iRST_n(ext_rst_n),
            .key num (key num),
            .oSpeed_X(oSpeed_X),
            .oSpeed Y(oSpeed Y)
            );
```

```
//挡板生成模块--通过 S7、S8 按键改变挡板大小,通过左右移信号实现左右移动
wire oMOVE RIGHT;
wire oMOVE LEFT;
        block inst(
block
         .iCLK(ext_clk_25m),
         .iRST n(ext rst n),
         .iMOVE RIGHT (OMOVE RIGHT),
         .imove Left (omove Left),
         .key num(key num),
         .block X1 (block X1),
         .block X2(block X2)
         );
//挡板键控模块--按下按键 S13、S14,输出左移和右移信号
block move
              block_move_inst(
                .iCLK(ext clk 25m),
                .iRST n(ext rst n),
                .key_num(key_num),
                .oMOVE LEFT (oMOVE LEFT),
                .oMOVE RIGHT (oMOVE RIGHT)
                );
//"游戏开始"字符产生模块--游戏启动页面
color_gen_char1 color_gen_char1_inst(
                   .iVGA X(oH cnt),
                   .iVGA_Y(oV_cnt),
                   .oVGA R (mred char),
                   .oVGA G(mgreen char),
                   .oVGA B(mblue char)
                   );
//"游戏结束"字符产生模块--游戏结束页面
color gen char2 color gen char2 inst(
                   .iVGA_X(oH_cnt),
                   .iVGA Y(oV cnt),
                   .oVGA R (mred over),
                   .oVGA G(mgreen over),
                   .oVGA B(mblue over)
                   );
```

```
//VGA 时序控制模块--完成时序扫描,输出 LCD 显示的 RGB 数值及水平和垂直方向的
同步信号
   wire [10:0] OH cnt; //行计数器--VGA 扫描点的 x 坐标
   wire [9:0]oV cnt;
                         //列计数器--VGA 扫描点的 y 坐标
   vga_controller
                     vga_controller_inst(
                      .iCLK(ext_clk_25m),
                      .iRST n(ext rst n),
                      .iR(mred),
                      .iG(mgreen),
                      .iB(mblue),
                      .oVGA R(vga r),
                      .oVGA_G(vga_g),
                      .oVGA B (vga b),
                      .oVGA_HS(vga_hsy),
                      .oVGA_VS(vga_vsy),
                      .oH_cnt(oH_cnt),
                      .oV_cnt(oV_cnt)
                      );
endmodule
```

#### 2.3 顶层 RTLView



### 2.4 各子模块功能说明

模块	名称	功能		
VGA 时序控制模块	vga_controller	完成时序扫描,输出 LCD 显示的 RGB 数 值及水平方向和垂直方向的同步信号		
游戏启动模块	game_start	键控开始游戏		
"游戏开始"字符产生 模块	color_gen_char1	生成游戏启动页面的"游戏开始"字符		
"游戏结束"字符产生 模块	color_gen_char2	生成游戏结束页面的"游戏结束"字符		
颜色产生模块	color_gen	显示球色,挡板色,背景色 (模式不同背景色可选)		
弹球生成模块	Ball	控制弹球大小、位置、位置更新、 输出标志		
弹球速度键控模块	Ball_speed	通过按键改变弹球在x和y方向的速度		
挡板生成模块 block		通过按键改变挡板大小, 通过左右移信号实现左右移动		
挡板键控模块	block_move	按下按键,输出左移和右移信号		
背景颜色选择模块	Background_Color	键控产生背景颜色切换信号		
弹球游戏运行模块	state_run	通过状态机控制游戏 启动、运行、结束的界面切换		
键值采集和消抖模块	arykeyscan	对矩阵键盘进行键值采集和消抖处理, 输出键控指令		
VGA 显示参数定义	LTM_Param.h	对本实验所用 VGA 显示驱动的具体参数 以及小球相关坐标进行定义		
字符点阵字模定义	Begin.h	对"游戏开始"和"游戏结束"页面的字符点阵字模进行定义		

## 3. vga\_controller—VGA 时序控制模块

#### 3.1 模块说明

此模块是对 VGA 时序扫描原理的具体实现,对实际参数进行定义,输出 LCD 显示的具体 RGB 数值和生成行同步信号与场同步信号,并且对 VGA 扫描中的实时行坐标和纵坐标进行输出,供其他模块使用。

```
//VGA 时序控制模块--完成时序扫描,输出 LCD 显示的 RGB 数值及水平方向和垂直方向的
同步信号
module vga controller(
      input iCLK,
                      //PLL 输出 25MHz 时钟
      input iRST n,
                      //复位信号,低电平有效
      input iR,
      input iG,
      input iB,
      output oVGA R,
      output oVGA G,
      output oVGA B,
      output reg oVGA HS, //行同步
      output reg oVGA VS,
      output reg [10:0] oH cnt,//行计数器
      output reg [9:0]oV cnt //列计数器
      );
  `define VGA 640 480
  //----
              -----
  `ifdef VGA 640 480
    //VGA Timing 640*480 & 25MHz & 60Hz
    parameter VGA HBP = 12'd48;//+12'd16; //Hor Back Porch
    parameter VGA HVT = 12'd640;
                              //Hor Valid Time
    parameter VGA VST = 12'd2;
                              //Ver Sync Time
    parameter VGA VBP = 12'd33;//-12'd4; //Ver Back Porch
```

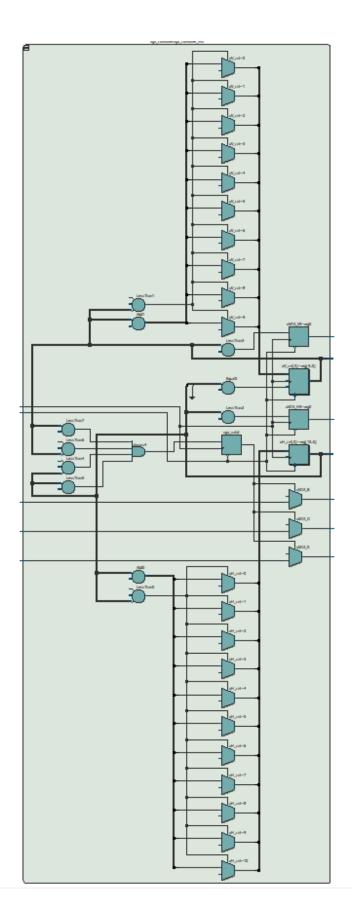
```
parameter VGA VVT = 12'd480;
                                       //Ver Valid Time
  parameter VGA VFP = 12'd10;
                            //Ver Front Porch
`endif
always @(posedge iCLK or negedge iRST n)
   if(!iRST_n)
     oH cnt <= 12'd0;
  else if(oH_cnt >= VGA_HTT)
     oH cnt <= 12'd0;
  else
     oH cnt <= oH cnt+1'b1;
always @(posedge iCLK or negedge iRST_n)
   if(!iRST n)
     oV cnt <= 12'd0;
  else if(oH_cnt == VGA HTT)
     begin
         if(oV_cnt >= VGA_VTT) oV_cnt <= 12'd0;</pre>
         else oV cnt <= oV cnt+1'b1;</pre>
     end
   else ;
//-----
//行、场同步信号生成
always @(posedge iCLK or negedge iRST n)
   if(!iRST n)
     oVGA_HS <= 1'b0;
   else if(oH cnt < VGA HST)</pre>
     oVGA HS <= 1'b1;
   else
     oVGA HS <= 1'b0;
always @(posedge iCLK or negedge iRST_n)
  if(!iRST n)
     oVGA VS <= 1'b0;
  else if(oV_cnt < VGA_VST)</pre>
     oVGA VS <= 1'b1;
  else
     oVGA VS <= 1'b0;
//-----
//显示有效区域标志信号生成
reg vga valid; //显示区域内,该信号高电平
```

```
always @(posedge iCLK or negedge iRST_n)
    if(!iRST_n)
        vga_valid <= 1'b0;

    else if((oH_cnt >= (VGA_HST+VGA_HBP)) && (oH_cnt <
(VGA_HST+VGA_HBP+VGA_HVT))
        && (oV_cnt >= (VGA_VST+VGA_VBP)) && (oV_cnt <
(VGA_VST+VGA_VBP+VGA_VVT)))
        vga_valid <= 1'b1;
    else
        vga_valid <= 1'b0;

assign oVGA_R = vga_valid ? iR:1'b0;
assign oVGA_B = vga_valid ? iB:1'b0;
assign oVGA_B = vga_valid ? iB:1'b0;
endmodule</pre>
```

### 3.3 RTLView



# 4. game\_start—游戏启动模块

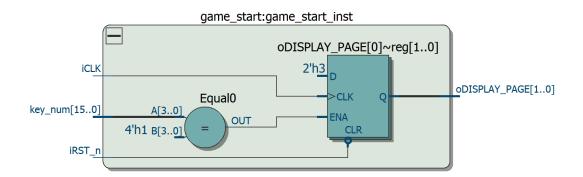
#### 4.1 模块说明

检测按键输入,若为 S9 按下则输出游戏页面切换信号到弹球游戏运行模块, 从游戏开始页面切换到游戏运行页面。

#### 4.2 模块代码

```
//游戏启动模块--键控开始游戏
module game_start(iCLK, iRST_n, key_num, oDISPLAY_PAGE);
   input iCLK;
   input iRST n;
   input [15:0] key_num;
   output [1:0] oDISPLAY PAGE;
   reg [1:0] oDISPLAY PAGE;
   always @(posedge iCLK or negedge iRST n)
      begin
         if(!iRST n)
             oDISPLAY PAGE<=2'b00;
         else if(key_num[3:0]==4'h8) //按下按键 S9 后, 进入游戏启动
界面
             oDISPLAY PAGE<=2'b11;
      end
endmodule
```

#### 4.3 RTLView



# 5. color\_gen\_char1—"游戏开始"字符产生模块

#### 5.1 模块说明

通过"Begin.h"中定义的"游戏开始"字符显示的字模,相应的输出 RGB 值,对于字符输出红色,非字符显示区域输出蓝色。

```
//"游戏开始"字符产生模块--游戏启动页面
module color gen char1(iVGA X,iVGA Y,oVGA R,oVGA G,oVGA B);
   input [10:0] iVGA X; //行列扫描对应点坐标值
   input [9:0]iVGA Y ;
   output reg oVGA R;
   output reg oVGA G;
   output reg oVGA B;
   `include "Begin.h" //包含的头文件为所显示字符的点阵数值
   always@(iVGA_X or iVGA_Y)
      begin
         if((iVGA Y<CHAR START Y)||(iVGA Y>(CHAR START Y+CHAR Y-
1))||(iVGA X<CHAR START X)||
         (iVGA X>(CHAR START X+CHAR X-1))) //非字符显示区域,输出相
应的颜色
            begin
               oVGA R=1'b0;
               oVGA G=1'b0;
               oVGA B=1'b1;
            end
                //在字符显示区域显示相应的颜色
         else
            begin
               case (iVGA Y) //case 语句判断显示的行数,实现字符的点阵输
出
               231:
               begin
                  oVGA R={1{charline a0[CHAR START X+CHAR X-
iVGA X-1]}}; //R 分量的值为字模点阵的值,用红色字体显示
                  oVGA G={1{1'b0}};
                  oVGA B = \{1\{1'b0\}\};
               end
```

```
232:
                 begin
                     oVGA R={1{charline a1[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                  233:
                 begin
                     oVGA R={1{charline a2[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G=\{1\{1'b0\}\};
                     oVGA_B={1{1'b0}};
                  end
                  234:
                 begin
                     oVGA_R={1{charline_a3[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 235:
                 begin
                     oVGA R={1{charline a4[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  236:
                 begin
                     oVGA_R={1{charline_a5[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                  237:
                 begin
```

```
oVGA_R={1{charline_a6[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                 238:
                 begin
                     oVGA R={1{charline a7[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  239:
                 begin
                     oVGA_R={1{charline_a8[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                 240:
                 begin
                     oVGA R={1{charline a9[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                 241:
                 begin
                     oVGA_R={1{charline_a10[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B={1{1'b0}};
                  end
                 242:
                 begin
                     oVGA R=\{1\{charline a11[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
```

```
end
                 243:
                 begin
                     oVGA R={1{charline a12[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 244:
                 begin
                     oVGA_R={1{charline_a13[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                 245:
                 begin
                     oVGA R={1{charline a14[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 246:
                 begin
                     oVGA_R={1{charline_a15[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 247:
                 begin
                     oVGA R={1{charline a16[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 248:
                 begin
```

```
oVGA_R={1{charline_a17[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                 249:
                 begin
                     oVGA R={1{charline a18[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  250:
                 begin
                     oVGA_R={1{charline_a19[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  251:
                 begin
                     oVGA R={1{charline a20[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                  252:
                 begin
                     oVGA_R={1{charline_a21[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B={1{1'b0}};
                  end
                 253:
                 begin
                     oVGA R=\{1\{charline a22[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
```

```
end
                 254:
                 begin
                     oVGA R=\{1\{charline a23[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 255:
                 begin
                     oVGA_R={1{charline_a24[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                 256:
                 begin
                     oVGA R={1{charline a25[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 257:
                 begin
                     oVGA_R={1{charline_a26[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 258:
                 begin
                     oVGA R={1{charline a27[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 259:
                 begin
```

```
oVGA_R={1{charline_a28[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  260:
                  begin
                     oVGA R={1{charline a29[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  261:
                  begin
                     oVGA_R={1{charline_a30[CHAR_START_X+CHAR_X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                  end
                  262:
                  begin
                     oVGA R=\{1\{charline a31[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                  end
                  endcase
              end
       end
endmodule
```

# 6. color\_gen\_char2—"游戏结束"字符产生模块

#### 6.1 模块说明

通过"Begin.h"中定义的"游戏结束"字符显示的字模,相应的输出 RGB 值,对于字符输出红色,非字符显示区域输出蓝色。

```
//"游戏结束"字符产生模块--游戏结束页面
module color gen char2(iVGA X,iVGA Y,oVGA R,oVGA G,oVGA B);
   input [10:0] iVGA X; //行列扫描对应点坐标值
   input [9:0]iVGA_Y ;
   output reg oVGA R;
   output reg oVGA G;
   output reg oVGA B;
   `include "Begin.h"
                      //包含的头文件为所显示字符的点阵数值
   always@(iVGA X or iVGA Y)
      begin
         if((iVGA Y<CHAR START Y)||(iVGA Y>(CHAR START Y+CHAR Y-
1))||(iVGA X<CHAR START X)||
         (iVGA X>(CHAR START X+CHAR X-1))) //非字符显示区域,输出相
应的颜色
            begin
               oVGA R=1'b0;
               oVGA G=1'b0;
               oVGA B=1'b1;
            end
                //在字符显示区域显示相应的颜色
         else
            begin
               case (iVGA Y) //case 语句判断显示的行数,实现字符的点阵输
出
               231:
               begin
                  oVGA_R={1{charline_b0[CHAR START X+CHAR X-
iVGA X-1]}}; //R 分量的值为字模点阵的值,用红色字体显示
                  oVGA G={1{1'b0}};
                  oVGA B={1{1'b0}};
               end
               232:
               begin
                  oVGA_R={1{charline_b1[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                  oVGA_G={1{1'b0}};
                  oVGA B=\{1\{1'b0\}\};
               end
```

```
233:
                 begin
                    oVGA R={1{charline b2[CHAR START X+CHAR X-
iVGA X-1]}};
                    oVGA G={1{1'b0}};
                    oVGA_B={1{1'b0}};
                 end
                 234:
                 begin
                    oVGA_R={1{charline_b3[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                    oVGA B = \{1\{1'b0\}\};
                 end
                 235:
                 begin
                    oVGA R={1{charline b4[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                    oVGA_B={1{1'b0}};
                 end
                 236:
                 begin
                    oVGA_R={1{charline_b5[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                    oVGA B={1{1'b0}};
                 end
                 237:
                 begin
                    oVGA R={1{charline b6[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                    oVGA_B={1{1'b0}};
                 end
                 238:
                 begin
                    oVGA_R={1{charline_b7[CHAR_START_X+CHAR_X-
iVGA X-1]}};
```

```
oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 239:
                 begin
                     oVGA R={1{charline b8[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B={1{1'b0}};
                 end
                 240:
                 begin
                     oVGA R={1{charline b9[CHAR START X+CHAR X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 241:
                 begin
                     oVGA R={1{charline b10[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 242:
                 begin
                     oVGA_R={1{charline_b11[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 243:
                 begin
                     oVGA R={1{charline b12[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
```

```
244:
                 begin
                     oVGA R={1{charline b13[CHAR START X+CHAR X-
iVGA X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 245:
                 begin
                    oVGA_R={1{charline_b14[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                 246:
                 begin
                     oVGA R={1{charline b15[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 247:
                 begin
                     oVGA_R={1{charline_b16[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                     oVGA B={1{1'b0}};
                 end
                 248:
                 begin
                     oVGA R={1{charline b17[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 249:
                 begin
                     oVGA_R={1{charline_b18[CHAR_START_X+CHAR_X-
iVGA X-1]}};
```

```
oVGA_G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 250:
                 begin
                     oVGA R={1{charline b19[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B={1{1'b0}};
                 end
                 251:
                 begin
                     oVGA R=\{1\{charline b20[CHAR START X+CHAR X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 252:
                 begin
                     oVGA R={1{charline b21[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
                 253:
                 begin
                     oVGA_R={1{charline_b22[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                     oVGA_G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 254:
                 begin
                     oVGA R={1{charline b23[CHAR START X+CHAR X-
iVGA_X-1]}};
                     oVGA G={1{1'b0}};
                     oVGA B=\{1\{1'b0\}\};
                 end
```

```
255:
                 begin
                     oVGA R={1{charline b24[CHAR START X+CHAR X-
iVGA X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 256:
                 begin
                    oVGA_R={1{charline_b25[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                     oVGA B = \{1\{1'b0\}\};
                 end
                 257:
                 begin
                     oVGA R={1{charline b26[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 258:
                 begin
                     oVGA_R={1{charline_b27[CHAR_START_X+CHAR_X-
iVGA X-1]}};
                    oVGA_G={1{1'b0}};
                     oVGA B={1{1'b0}};
                 end
                 259:
                 begin
                     oVGA R={1{charline b28[CHAR START X+CHAR X-
iVGA_X-1]}};
                    oVGA G={1{1'b0}};
                     oVGA_B={1{1'b0}};
                 end
                 260:
                 begin
                     oVGA_R={1{charline_b29[CHAR_START_X+CHAR_X-
iVGA X-1]}};
```

```
oVGA G={1{1'b0}};
                      oVGA B=\{1\{1'b0\}\};
                  end
                  261:
                  begin
                      oVGA R=\{1\{charline b30[CHAR START X+CHAR X-
iVGA_X-1]}};
                      oVGA G={1{1'b0}};
                      oVGA B = \{1\{1'b0\}\};
                  end
                  262:
                  begin
                      oVGA R=\{1\{charline b31[CHAR START X+CHAR X-
iVGA X-1]}};
                      oVGA G=\{1\{1'b0\}\};
                      oVGA B=\{1\{1'b0\}\};
                  end
                  endcase
              end
       end
endmodule
```

# 7. color\_gen—颜色产生模块

#### 7.1 模块说明

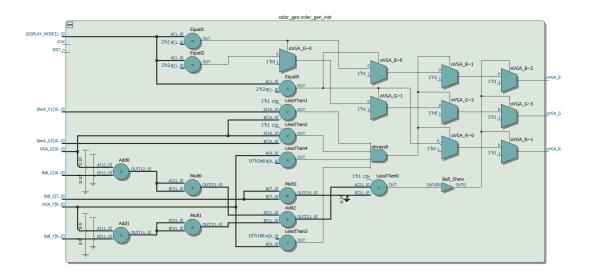
此模块负责生成小球、挡板以及背景的颜色,若当前扫描坐标为小球区域,则输出白色,若当前扫描坐标为挡板区域,则输出蓝色,若两者都不是,则为背景区域,则输出背景色,并且背景色可根据输入的背景切换指令进行切换,默认为蓝绿色。

```
//颜色产生模块 显示球色,挡板色,背景色 (模式不同背景色可选)
module
color_gen(iCLK,iRST_n,Ball_X,Ball_Y,iVGA_X,iVGA_Y,Ball_S,block_X1,b
lock X2,iDISPLAY MODE,oVGA R,oVGA G,oVGA B);
```

```
`include "LTM Param.h"
   input iCLK, iRST n;
   input [10:0]Ball X;
   input [9:0]Ball_Y;
   input [10:0]iVGA X;
   input [9:0]iVGA Y;
   input [7:0]Ball S;
   input [10:0]block X1,block X2;
   input [1:0]iDISPLAY MODE;
   output reg oVGA R;
   output reg oVGA_G;
   output reg oVGA B;
   (*keep*)wire Ball Show;
   wire[21:0]Delta_X2,Delta_Y2,R2;
   assign Delta X2=(iVGA X-Ball X)*(iVGA X-Ball X);
   assign Delta_Y2=(iVGA_Y-Ball_Y)*(iVGA_Y-Ball_Y);
   assign R2=(Ball S*Ball S);
   assign Ball_Show = (Delta_X2+Delta_Y2) <= R2?1'b1:1'b0;</pre>
   always@(Ball_Show,iVGA_X,iVGA_Y,iDISPLAY_MODE)
      begin
          if(Ball Show) //显示球
             begin
                 oVGA R=1'b1;
                 oVGA_G=1'b1;
                 oVGA B=1'b1;
             end
          else
             begin
if((iVGA X>=block X1)&&(iVGA X<=block X2)&&(iVGA Y>390)&&(iVGA Y<40</pre>
5)) //挡板位置
                    begin
                        oVGA_R={1{1'b0}};
                        oVGA G={1{1'b0}};
                        oVGA B={1{1'b1}};
                    end
                 else
                    begin
                        if(iDISPLAY_MODE==2'b11) //蓝绿色
```

```
begin
                              oVGA_R=1'b0;
                              oVGA G=1'b1;
                              oVGA B=1'b1;
                           end
                       else if(iDISPLAY MODE==2'b10) //品红色
                           begin
                              oVGA_R=1'b1;
                              oVGA_G=1 b0;
                              oVGA B=1'b1;
                           end
                       else if(iDISPLAY_MODE==2'b01) //黄色
                           begin
                              oVGA R=1'b1;
                              oVGA_G=1'b1;
                              oVGA_B=1'b0;
                           end
                       else
                                     //红色
                           begin
                              oVGA_R=1'b1;
                              oVGA G=1'b0;
                              oVGA_B=1'b0;
                           end
                    end
             end
      end
endmodule
```

#### 7.3 RTLView



#### 8. Ball—弹球生成模块

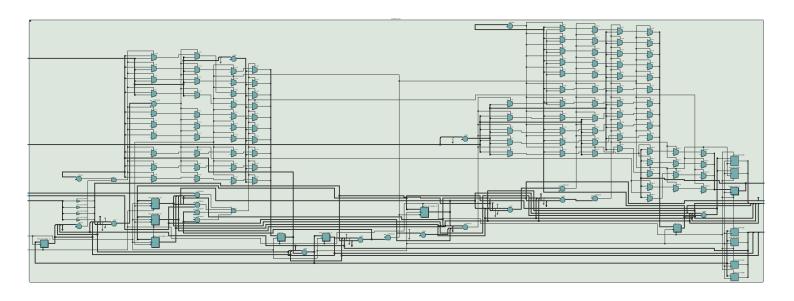
#### 8.1 模块说明

此模块负责根据输入的半径、运动步长、挡板位置而生成弹球的大小,位置 坐标,位置更新,以及输出弹球的标志位。实现弹球游戏运行的主要逻辑,弹球 在触碰到上左右三壁以及挡板的情况下弹回继续运动,若没有被挡板接住而掉下, 则游戏结束。并将弹球的实时坐标和标志位输出供其他模块使用。

```
//弹球生成模块--控制弹球大小、位置、位置更新、输出标志
module
Ball(iCLK,iRST n,Ball S in,X Step,Y Step,block X1,block X2,Ball X,B
all Y, Ball S, flag);
   `include "LTM Param.h"
   input iCLK,iRST n;
   input [3:0]Ball S in;
   input [3:0]X Step;
   input [3:0]Y Step;
   input [10:0]block X1;
   input [10:0]block X2;
   output [10:0]Ball X;
   output [9:0]Ball Y;
   output [7:0]Ball S;
   output [3:0]flag;
   //中间变量
   (*keep*)wire[7:0]Ball S;
   reg [10:0]X; //球在 x 轴的增量
   reg [10:0]Ball X; //球在 x 轴的位置
   reg [9:0]Y; //球在y轴的增量
   reg [9:0]Ball Y; //球在 y 轴的位置
   reg [3:0]flag; //标志位
   assign Ball S={3'b000,Ball S in,1'b1}; //球大小的赋值,最小1个像素
   always@(posedge iCLK or negedge iRST n) //球的 x 轴坐标位置的输出
         if(!iRST n) // 异步复位
```

```
begin
              Ball X<=Ball X Center; //球的默认位置在屏中央
                               //x 方向移动速度为 0
              flag[1:0]<=2'b00; //标志位的默认输出
           end
        else if(Ball Y+Ball S>=Ball Y Max) //球没有被挡板挡住,掉下去
了
           begin
                                   //球掉到底部,x轴方向速度为0
              X \le 11 b0;
                                         //输出标志位
              flag[1:0]<=2'b11;
           end
        else
           begin
              if(Ball X+Ball S>=Ball X Max)
                                         //球到达最右边
                 begin
                    X<=~{7'b0000000,X Step}+11'b1; //x 轴步进
变为负
                    flag[1:0]<=2'b01;
                                      //输出标志位
                 end
              else
                 begin
                    if(Ball X-Ball S<=Ball X Min) //球到达最左边
                                                     //x 轴步
                          X<={7'b00000000,X Step};</pre>
进变为正
                          flag[1:0]<=2'b10; //输出标志位
                       end
                    else
                       begin
                          X<=(X==11'b0)?((Ball X<block X2-
20)?(~{7'b0000000,X Step}+11'b1):({7'b0000000,X_Step})):X; //判断球
在中间位置时, 让球动起来
                       end
                 end
              Ball X<=Ball X+X; //更新弹球 X 轴位置
           end
     end
  always@(posedge iCLK or negedge iRST n) //球的 y 轴坐标位置的输出
     begin
        if(!iRST n)
           begin
              Ball Y<=Ball Y Center; //球的默认位置在屏中央
```

```
//y方向移动速度为 0
               Y<=0;
                                      //标志位的默认输出
               flag[3:2]<=2'b00;
            end
       else
            begin
if((Ball Y+Ball S>=390)&&(Ball Y+Ball S<=400)&&(Ball X>block X1)&&(
Ball X<=block X2)) //球被挡板挡住
                  begin
                     Y<=~{6'b000000,Y Step}+10'b1; //y轴步进
变为负
                                                  //输出相应标
                     flag[3:2]<=2'b01;
志位
                  end
               else if(Ball Y+Ball S>=Ball Y Max) //球没有被挡板挡
住, 掉下去了
                  begin
                     Y<=0;
                                                    //球掉到底
部, y 轴方向速度为 0
                                                  //输出标志位
                     flag[3:2]<=2'b11;
                  end
               else
                  begin
                     if(Ball Y-Ball S<=Ball Y Min) //球碰到顶部
                        begin
                           Y<={6'b000000,Y Step}; //y 轴步进变为正
                           flag[3:2]<=2'b10; //输出标志位
                        end
                     else
                        begin
Y<=((Ball Y==Ball Y Center)&&(Y==10'b0))?{6'b000000,Y Step}:Y;
//判断球在中间位置时, 让球动起来
                        end
                  end
               Ball Y<=Ball Y+Y; //更新弹球Y轴位置
            end
      end
endmodule
```



# 9. Ball\_speed—弹球速度键控模块

## 9.1 模块说明

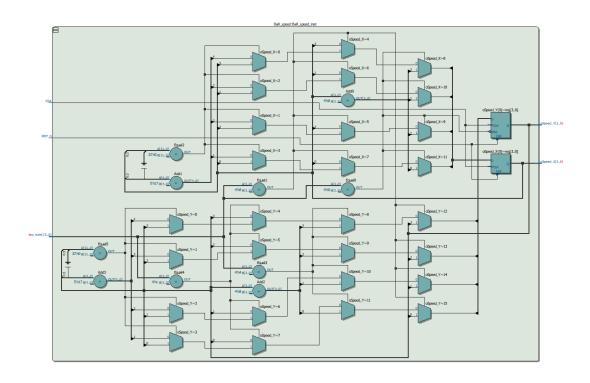
检测按键输入,通过 S1、S2 按键增大和减小弹球在 x 方向的运动速度,通过 S3、S4 按键增大和减小弹球在 y 方向的运动速度。根据具体按键指令,更新弹球在 x 方向和 y 方向的运动步长,输出到弹球生成模块。

```
//弹球速度键控模块--通过 S1、S2、S3、S4 按键改变弹球在 x 和 y 方向的速度
module Ball_speed(iCLK,iRST_n,key_num,oSpeed_X,oSpeed_Y);
input iCLK,iRST_n;
input [15:0] key_num;
output [3:0] oSpeed_X;
output [3:0] oSpeed_Y;

reg [3:0] oSpeed_Y;

always@(posedge iCLK or negedge iRST_n)
begin
if(!iRST_n)
begin
```

```
oSpeed X<=0;
               oSpeed Y<=0;
            end
         else
            begin
                if(key_num[3:0]==4'h0) //按下 S1 按键时, 增大 x 方向
的速度
                   oSpeed_X<=oSpeed_X+1;</pre>
               else if(key num[3:0]==4'h1) //按下 S2 按键时,减小 x方
向的速度
                   begin
                      if(oSpeed X==0) //当 x 方向速度为 0 时,将不会继续
减小
                         oSpeed X<=oSpeed X;
                      else
                         oSpeed X<=oSpeed X-1;
                   end
               else if(key num[3:0]==4'h2) //按下 S3 按键时,增大 y方
向的速度
                   oSpeed Y<=oSpeed Y+1;
               else if(key num[3:0]==4'h3) //按下S4按键时,减小y方
向的速度
                   begin
                      if(oSpeed Y==0) //当 y 方向速度为 0 时,将不会继续
减小
                         oSpeed Y<=oSpeed Y;
                      else
                         oSpeed Y<=oSpeed Y-1;
                   end
               else
                   begin
                      oSpeed X<=oSpeed X;
                      oSpeed_Y<=oSpeed_Y;
                   end
            end
      end
endmodule
```



# 10.block—挡板生成模块

## 10.1 模块说明

此模块负责生成挡板的大小,位置,位置更新。检测按键输入,通过 S7、S8 按键增大和减小挡板的长度。根据输入的左右移动信号实现挡板的左右移动。并将挡板的最左端坐标和最右端坐标输出供其他模块使用。

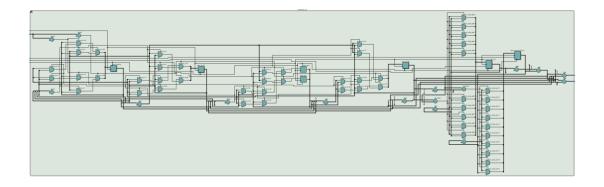
```
//挡板生成模块--通过 S7、S8 按键改变挡板大小,通过左右移信号实现左右移动
module
block(iCLK,iRST_n,iMOVE_RIGHT,iMOVE_LEFT,key_num,block_X1,block_X2);

`include "LTM_Param.h"

input iCLK,iRST_n;
input iMOVE_RIGHT; //挡板右移信号
input iMOVE_LEFT; //挡板左移信号
input [15:0] key num; //按下 S7、S8 按键,改变挡板大小
```

```
//挡板最左端位置
   output [10:0] block X1;
   output [10:0] block X2; //挡板最右端位置
   reg [7:0]block X; //挡板大小的中间变量,表示挡板一半大小
   wire [10:0]block center; //挡板中点坐标 X 轴位置变量
   reg [10:0]block center add,block center sub; //挡板中点坐标位置增减变
量,含义为挡板左右移动
   always@(posedge iCLK or negedge iRST n) //实现挡板大小改变
      begin
         if(!iRST n)
            block X<=100;
                                  //挡板默认长度为100
         else
            begin
               if(key num[3:0] == 4'h6)
                  begin
                     if(block X==200) block X<=block X; //挡板
达到最大长度 200, 不再增长
                                                           //每
                     else block X<=block X+5;</pre>
按一次 S7 键, 挡板长度+5
                  end
               else if(key num[3:0]==4'h7)
                  begin
                     if(block X==10) block X<=block X; //挡板
达到最小长度 10, 不再减短
                    else block X<=block X-5;</pre>
                                                           //每
按一次 S8 键, 挡板长度-5
                  end
               else
                  block X<=block X;
            end
      end
   assign block X1=block center-block X;
   assign block X2=block center+block X;
   assign block center=Ball X Center+block center add-
block center sub;
   always@(posedge iCLK or negedge iRST n) //挡板右移
      begin
         if(!iRST n) block center add=0; //中心位置增量为 0
         else if(iMOVE RIGHT)
                                    //判断右移信号是否到来
```

```
begin
             if(block center>Ball X Max-block X) //判断是否
到最右
                block_center_add<=block_center_add; //是,则中
心保持不变
             else
               block center add<=block center add+10; //否, 则右
移 10
          end
        号,坐标值不变
     end
  always@(posedge iCLK or negedge iRST n) //挡板左移
     begin
        if(!iRST n) block center sub<=0; //中心位置减量为 0
        else if(iMOVE LEFT)
                                 //判断左移信号是否到来
          begin
             if(block_center<Ball X Min+block X) //判断是否
到最左
                block center sub<=block center sub; //是,则中
心保持不变
             else
               block center sub<=block center sub+10; //否,则左
移10
          end
        else block center sub<=block center sub; //无左移信号,
坐标值不变
     end
endmodule
```



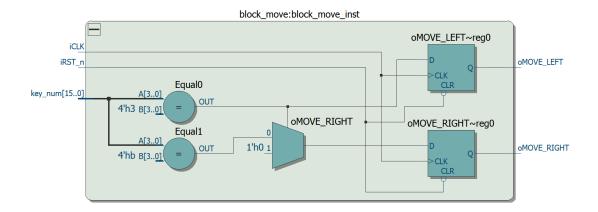
# 11.block\_move—挡板键控模块

### 11.1 模块说明

检测按键输入,通过 S13、S14 按键生成挡板左移和右移信号,并输出到挡板 生成模块实现挡板的左右移动。

```
//挡板键控模块--按下按键 S13、S14,输出左移和右移信号
module block move(iCLK,iRST n,key num,oMOVE LEFT,oMOVE RIGHT);
   input iCLK,iRST n;
   input [15:0] key_num; //按键输入信号
   output oMOVE LEFT; //挡板左移输出信号
   output oMOVE RIGHT; //挡板右移输出信号
   reg oMOVE LEFT;
   reg oMOVE RIGHT;
   always@(posedge iCLK or negedge iRST n) // 实现挡板左移和右移信号的
产生
      begin
         if(!iRST n)
            begin
                oMOVE LEFT<=1'b0; //默认无效输出
                oMOVE RIGHT<=1'b0;</pre>
            end
         else
            begin
                if(key_num[3:0]==4'hC) //按下 S13 键, 挡板左移
                   begin
                      oMOVE LEFT<=1'b1;</pre>
                      oMOVE RIGHT<=1'b0;</pre>
                else if(key num[3:0]==4'hD) //按下 S14 键, 挡板右移
                   begin
                      omove Left<=1'b0;
                      oMOVE RIGHT<=1'b1;</pre>
                   end
                else
                   begin
                      oMOVE_LEFT<=1'b0;</pre>
```

```
oMOVE_RIGHT<=1'b0;
end
end
end
end
end</pre>
```



# 12.Background\_Color—背景颜色选择模块

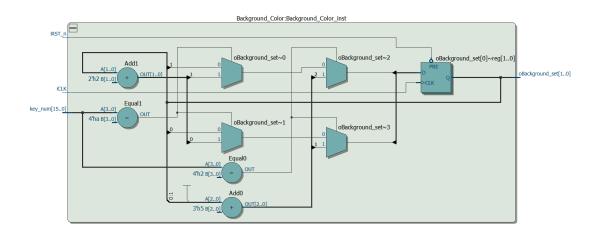
## 12.1 模块说明

检测按键输入,通过 S5、S6 按键生成背景颜色切换信号,并输出到颜色生成模块实现背景颜色的切换。

```
//背景颜色选择模块--键控产生背景颜色切换信号
module Background_Color(iCLK,iRST_n,key_num,oBackground_set);
input iCLK, iRST_n;
input [15:0]key_num;
output [1:0]oBackground_set;

reg [1:0]oBackground_set;

always@(posedge iCLK or negedge iRST_n)
begin
```



# 13.state\_run—弹球游戏运行模块

### 13.1 模块说明

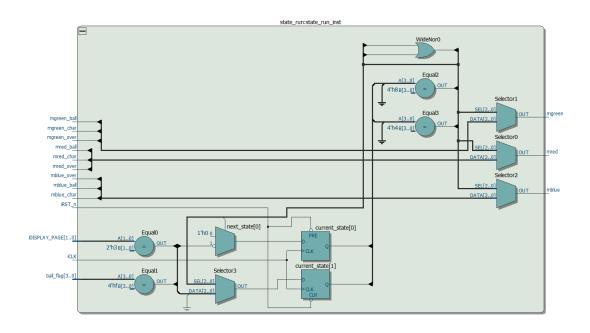
此模块根据输入的页面切换信号、小球运动标志位、RGB 值,通过状态机控制实现三个页面(游戏开始页面、游戏运行页面、游戏结束页面)的切换,并将具体页面的 RGB 值输出到时序控制模块,进而输出到 LCD 显示屏。

### 13.2 模块代码

//弹球游戏运行模块-通过状态机控制游戏启动、运行、结束的界面

```
module
state run(iCLK,iRST n,iDISPLAY PAGE,ball flag,mred char,mgreen char
,mblue char,
mred ball, mgreen ball, mblue ball, mred over, mgreen over, mblue over, m
red,mgreen,mblue);
   input iCLK,iRST n;
   input [1:0]iDISPLAY PAGE;
   input [3:0]ball flag;
   input mred char, mgreen char, mblue char;
   input mred ball,mgreen ball,mblue ball;
   input mred over,mgreen over,mblue over;
   output reg mred;
   output reg mgreen;
   output reg mblue;
   parameter S0=4'b0001, S1=4'b0010, S2=4'b0100;
   reg [1:0] current state, next state;
   always @(posedge iCLK or negedge iRST n)
      begin
          if(!iRST_n)
             current state<=S0;</pre>
          else
             current state<=next state;</pre>
      end
   always@(current state or iDISPLAY PAGE or ball flag or iRST n)
      begin
          case(current state)
          S0:
                  //S0 状态下屏幕显示游戏开始的界面
          begin
             mred=mred char;
             mgreen=mgreen char;
             mblue=mblue char;
             if(iDISPLAY PAGE==2'b11) //判断如果有按下游戏开始按键
(S9), 进入S1状态,游戏运行
                next state=S1;
             else next state=S0; //否则一直处于 S0 起始界面
          end
          S1:
                          // S1 状态下屏幕显示游戏运行的弹球界面
          begin
             mred=mred ball;
```

```
mgreen_mgreen_ball;
            mblue=mblue_ball;
            if(ball_flag==4'b1111) //判断球运行的标志,如果掉到底部,进
入 S2 状态,游戏结束
               next state=S2;
            else
               next state=S1; //否则,在S1弹球运行界面
         end
         S2:
         begin
                        //S2 状态下屏幕显示游戏结束界面
            mred=mred_over;
            mgreen=mgreen_over;
            mblue=mblue over;
            if(iRST_n) next_state=S2; //复位信号到来后,重新进入游戏开
始界面
            else next_state=S0;
         end
         default:
                 //default 默认 S2 状态
         begin
            next_state=S2;
            mred=mred over;
            mgreen=mgreen_over;
            mblue=mblue over;
         end
         endcase
      end
endmodule
```



# 14.arykeyscan—键值采集和消抖模块

### 14.1 模块说明

此模块负责对开发板的矩阵键盘进行键值采集和消抖处理,将具体的键控指令输出到其他模块,以实现改变弹球速度、改变挡板长度、改变背景颜色、控制挡板左右移动、启动游戏等功能。

```
wire[3:0] keyv value; //列按键按下键值,高电平有效
sigkeyscan
             uut sigkeyscan(
               .clk(clk), //外部输入 25MHz 时钟信号
               .rst n(rst n), //外部输入复位信号, 低电平有效
               .key v(key v), //4个独立按键输入,未按下为高电平,按下后为
低电平
               .keyv_value(keyv_value) //列按键按下键值,高电平有效
            );
//----
//状态机采样键值
reg[3:0] nstate,cstate;
parameter K IDLE = 4'd0; //空闲状态,等待
parameter K H1OL = 4'd1; //key h[0]拉低
parameter K H2OL = 4'd2; //key h[1]拉低
parameter K_H3OL = 4'd3; //key_h[2]拉低
parameter K H4OL = 4'd4; //key h[3]拉低
parameter K CHCK = 4'd5;
   //状态切换
always @(posedge clk or negedge rst_n)
   if(!rst n) cstate <= K IDLE;</pre>
   else cstate <= nstate;</pre>
always @(cstate or keyv value or key v)
   case (cstate)
      K IDLE: if(keyv value != 4'b0000) nstate <= K H1OL;</pre>
            else nstate <= K IDLE;</pre>
      K H1OL: nstate <= K H2OL;</pre>
      K H2OL: if(key v != 4'b1111) nstate <= K IDLE;</pre>
            else nstate <= K H3OL;</pre>
      K H3OL: if(key v != 4'b1111) nstate <= K IDLE;</pre>
            else nstate <= K H4OL;</pre>
      K H4OL: if(key v != 4'b1111) nstate <= K IDLE;</pre>
            else nstate <= K CHCK;</pre>
      K CHCK: nstate <= K IDLE;</pre>
      default: ;
   endcase
//----
//采样键值
reg[3:0] new value; //新采样数据
reg new_rdy; //新采样数据有效
```

```
always @(posedge clk or negedge rst n)
    if(!rst n) begin
       key h <= 4'b00000;
       new value <= 4'd0;
       new_rdy <= 1'b0;</pre>
   end
   else begin
       case (cstate)
           K IDLE: begin
               key_h <= 4'b0000;
               new value <= 4'd0;
               new_rdy <= 1'b0;</pre>
           end
           K H1OL: begin
               key h <= 4'b1110;
               new_value <= 4'd0;</pre>
              new rdy <= 1'b0;
           end
           K H2OL: begin
               case(key v)
                   4'b1110: begin
                          key h <= 4'b00000;
                          new_value <= 4'd0;</pre>
                          new rdy <= 1'b1;</pre>
                      end
                   4'b1101: begin
                          key h <= 4'b00000;
                          new_value <= 4'd1;</pre>
                          new rdy <= 1'b1;</pre>
                      end
                   4'b1011: begin
                          key h <= 4'b00000;
                          new_value <= 4'd2;</pre>
                          new rdy <= 1'b1;</pre>
                      end
                   4'b0111: begin
                          key_h <= 4'b0000;</pre>
                          new value <= 4'd3;
                          new_rdy <= 1'b1;</pre>
                      end
                   default: begin
                          key_h \le 4'b1101;
                          new value <= 4'd0;
```

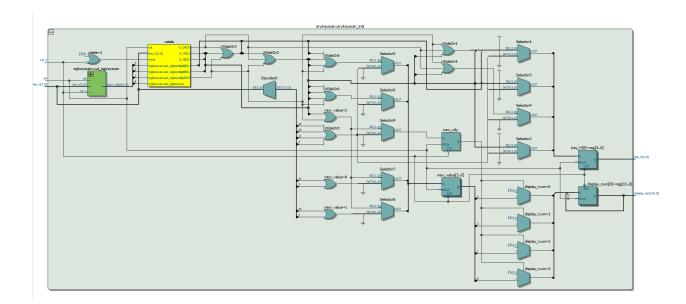
```
new_rdy <= 1'b0;</pre>
           end
   endcase
end
K H3OL: begin
   case(key_v)
       4'b1110: begin
               key_h <= 4'b0000;
               new value <= 4'd4;
               new rdy <= 1'b1;</pre>
           end
       4'b1101: begin
               key_h <= 4'b0000;
               new value <= 4'd5;
               new_rdy <= 1'b1;</pre>
           end
       4'b1011: begin
               key h <= 4'b00000;
               new value <= 4'd6;
               new rdy <= 1'b1;</pre>
           end
       4'b0111: begin
               key h <= 4'b00000;
               new_value <= 4'd7;</pre>
               new rdy <= 1'b1;</pre>
           end
       default: begin
               key h <= 4'b1011;
               new_value <= 4'd0;</pre>
               new rdy <= 1'b0;
           end
   endcase
end
K_H4OL: begin
   case(key v)
       4'b1110: begin
               key h <= 4'b00000;
               new_value <= 4'd8;</pre>
               new rdy <= 1'b1;</pre>
           end
       4'b1101: begin
               key h <= 4'b00000;
               new_value <= 4'd9;</pre>
               new rdy <= 1'b1;</pre>
```

```
end
       4'b1011: begin
               key h <= 4'b00000;
               new value <= 4'd10;</pre>
               new rdy <= 1'b1;</pre>
           end
       4'b0111: begin
               key_h <= 4'b0000;
               new value <= 4'd11;
               new rdy <= 1'b1;
           end
       default: begin
               key_h <= 4'b0111;
               new value <= 4'd0;
               new rdy <= 1'b0;
           end
   endcase
end
K CHCK: begin
   case(key_v)
       4'b1110: begin
               key_h <= 4'b0000;
               new value <= 4'd12;</pre>
               new_rdy <= 1'b1;</pre>
           end
       4'b1101: begin
              key h <= 4'b00000;
               new value <= 4'd13;
               new_rdy <= 1'b1;</pre>
           end
       4'b1011: begin
               key h <= 4'b00000;
               new value <= 4'd14;</pre>
               new_rdy <= 1'b1;</pre>
           end
       4'b0111: begin
               key h <= 4'b00000;
               new_value <= 4'd15;</pre>
               new rdy <= 1'b1;</pre>
           end
       default: begin
               key h <= 4'b00000;
               new_value <= 4'd0;</pre>
               new rdy <= 1'b0;</pre>
```

```
end
            endcase
         end
         default: ;
      endcase
   end
//-----
//产生最新键值
always @(posedge clk or negedge rst n)
   if(!rst n) display num <= 16'hffff;</pre>
   else
      begin
         if(new rdy) display num <= {display num[11:0], new value};</pre>
         else display num <= {display num[11:0],4'b1111};</pre>
      end
endmodule
```

```
module sigkeyscan(
        input clk, //外部输入 25MHz 时钟信号
        input rst n, //外部输入复位信号, 低电平有效
        input [3:0] key v, //4 个列按键输入,未按下为高电平,按下后为低电平
        output [3:0] keyv value //列按键按下键值,高电平有效
        );
//----
//按键抖动判断逻辑
wire key; //所有按键值相与的结果,用于按键触发判断
reg[3:0] keyr; //按键值 key 的缓存寄存器
assign key = key v[0] & key v[1] & key v[2] & key v[3];
always @(posedge clk or negedge rst n)
  if (!rst n) keyr <= 4'b1111;</pre>
  else keyr <= {keyr[2:0],key};</pre>
wire key neg = ~keyr[2] & keyr[3]; //有按键被按下
wire key pos = keyr[2] & ~keyr[3]; //有按键被释放
//----
//定时计数逻辑,用于对按键的消抖判断
reg[19:0] cnt;
```

```
//按键消抖定时计数器
always @ (posedge clk or negedge rst n)
  if (!rst_n) cnt <= 20'd0;</pre>
   else if(key pos || key neg) cnt <= 20'd0;</pre>
   else if(cnt < 20'd999_999) cnt <= cnt + 1'b1;</pre>
   else cnt <= 20'd0;</pre>
reg[3:0] key value[1:0];
   //定时采集按键值
always @(posedge clk or negedge rst_n)
   if (!rst_n) begin
      key value[0] <= 4'b1111;</pre>
      key value[1] <= 4'b1111;</pre>
   end
   else begin
      key_value[1] <= key_value[0];</pre>
       if(cnt == 20'd999_999) key_value[0] <= key_v; //定时键值采集
      else ;
   end
assign keyv_value = key_value[1] & ~key_value[0]; //消抖后按键值变化
标志位
endmodule
```



## 15.LTM\_Param.h—VGA 显示参数定义

#### 15.1 内容说明

此文件对本实验所用 VGA 显示驱动的具体参数进行定义,包括行总长度、列总长度、行有效区域长度、列有效区域长度、行同步信号长度、场同步信号长度、列前沿、列后沿长度等参数。同时,对小球中心点坐标、运动区域上下左右的边界值进行定义。

## 15.2 文件内容

```
//LTM Param.h
//parameter declarations
//********************
                                //行的总点数
parameter H LINE =800;
                                 //列的总点数
parameter V LINE = 525;
                              //
parameter Hsync Blank =140;
parameter Hsync Front Porch =16;
                                  //
parameter Vertical Back Porch =33;
                               //
parameter Vertical Front Porch =10;
                               //
//***************
// Horizontal Parameter
parameter H TOTAL =H LINE-1; //total-1 行点数的最大值
799
parameter H SYNC =96 ; //sync-1 行同步信号点数最大值
parameter H_START = 140; //sync+back-1-1-delay 行有效区域起
始的点 140
parameter H_END =780 ; //H START+800 行有效区域结束的点
780
// Vertical Parameter
parameter V TOTAL = V LINE-1; //total-1 列点数的最大值
524
parameter V SYNC = 2;
                         //sync-1 列同步信号点数最大值
parameter V START =34 ; //sync+back-1 pre 2 lines; 列有效区
域起始的点 34
```

```
//V START+480 pre 2 lines; 列有效区
parameter V END=514 ;
域结束的点
          514
parameter X START =Hsync Blank;
parameter Y START = Vertical Back Porch;
parameter Ball X Center = X START-1+((H LINE-Hsync Blank-
                                  //screen center x
Hsync Front Porch)>>1);
parameter Ball Y Center=Y START-1+((V LINE-Vertical Back Porch-
Vertical Front Porch)>>1); //screen center y
parameter Ball X Min = X START-1;
                                                //screen left up
parameter Ball_Y_Min=Y_START-1;
                                               //screen left up
parameter Ball X Max=H LINE-Hsync Front Porch-1; //screen rigt
parameter Ball Y Max=V LINE-Vertical Front Porch-1; //screen rigt
```

# 16.Begin.h—字符点阵字模定义

## 16.1 内容说明

通过 "PCtoLCD2020" 软件获取 "游戏开始"和 "游戏结束"的具体字模,并在此文件进行参数定义,并对字符显示的起始坐标、字符长度宽度进行定义,供字符产生模块使用,通过 RGB 值的输出生成具体字符。

#### 16.2 文件内容

```
charline a3=128'h08100700 00007000 00000020 01C00E00,
   charline a4=128'h060C0600 00006400 00000070 01801C00,
   charline a5=128'h070E0400 00006380 1FFFFFF8 01801800,
   charline a6=128'h03060C00 000061C0 00300C00 01801000,
   charline a7=128'h03040818 001860E0 00300C00 03003000,
   charline a8=128'h00008FFC 3FFC6060 00300C00 030020C0,
   charline a9=128'h007FD000 00186000 00300C00 03086060,
   charline a10=128'h20881010 00306018 00300C00 3FFC4038,
   charline all=128'h30883FF8 003021FC 00300C00 0208801C,
   charline a12=128'h19084030 003BFE00 00300C00 061981FC,
   charline a13=128'h19188060 10343000 00300C00 0619FE0C,
   charline a14=128'h091FC040 0C203020 00300C18 04198008,
   charline_a15=128'h0118C180 06603070 3FFFFFFC 04180000,
   charline a16=128'h0218C180 03603060 00300C00 0C1000000,
   charline a17=128'h02188180 01C010C0 00300C00 0C308010,
   charline a18=128'h02188188 00C019C0 00300C00 0830FFF8,
   charline a19=128'h0610BFFC 00E01980 00300C00 1820C030,
   charline a20=128'h04108180 01F01B00 00300C00 1860C030,
   charline a21=128'h3C308180 01300E00 00200C00 0C60C030,
   charline a22=128'h0C308180 03380C04 00600C00 0340C030,
   charline a23=128'h0C218180 02181E04 00600C00 00E0C030,
   charline a24=128'h0C618180 04083704 00C00C00 00B8C030,
   charline a25=128'h0C418180 0C086308 00800C00 019CC030,
   charline a26=128'h1CC18180 08018188 01000C00 030CC030,
   charline a27=128'h1C930180 100300EC 02000C00 0600FFF0,
   charline a28=128'h0D0F0F80 2004007C 04000C00 0C00C030,
   charline a29=128'h02060300 4018003C 18000C00 1000C030,
   charline a30=128'h04000000 0000000C 20000800 20008000,
   charline a31=128'h00000000 00000000 00000000 00000000;
//****************
//定义"游戏结束"的字符点阵字模
parameter
   charline b0=128'h00000000 00000000 00000000 00000000,
   charline b1=128'h00000000 00000000 00000000 00000000,
   charline b2=128'h00000000 00004000 00000800 00010000,
   charline b3=128'h08100700 00007000 01800E00 0001C000,
   charline b4=128'h060C0600 00006400 01800C00 00018000,
   charline b5=128'h070E0400 00006380 01800C00 00018018,
   charline b6=128'h03060C00 000061C0 03000C00 3FFFFFFC,
   charline b7=128'h03040818 001860E0 03000C18 00018000,
   charline b8=128'h00008FFC 3FFC6060 0207FFFC 00018000,
   charline b9=128'h007FD000 00186000 04100C00 00018000,
   charline b10=128'h20881010 00306018 041C0C00 02018080,
```

```
charline b11=128'h30883FF8 003021FC 08300C00 03FFFFE0,
charline b12=128'h19084030 003BFE00 18600C00 030180C0,
charline b13=128'h19188060 10343000 3FE00C00 030180C0,
charline b14=128'h091FC040 0C203020 1CC00C20 030180C0,
charline b15=128'h0118C180 06603070 0183FFF0 030180C0,
charline_b16=128'h0218C180_03603060_01000000_030180C0,
charline b17=128'h02188180 01C010C0 02000000 03FFFFC0,
charline b18=128'h02188188 00C019C0 04010020 0307C0C0,
charline b19=128'h0610BFFC 00E01980 0879FFF0 030FA000,
charline b20=128'h04108180 01F01B00 1F818030 000DB000,
charline b21=128'h3C308180 01300E00 1C018020 00199000,
charline b22=128'h0C308180 03380C04 00018020 00318800,
charline b23=128'h0C218180 02181E04 00018020 00618E00,
charline b24=128'h0C618180 04083704 00198020 00C18700,
charline b25=128'h0C418180 0C086308 00E18020 018183C0,
charline b26=128'h1CC18180 08018188 0F818020 030181F0,
charline b27=128'h1C930180 100300EC 3C01FFE0 0601807C,
charline b28=128'h0D0F0F80 2004007C 10018020 18018030,
charline b29=128'h02060300 4018003C 00018020 20018000,
charline b30=128'h04000000 0000000C 00010000 00010000,
charline b31=128'h00000000 00000000 00000000 00000000;
```

# 17.实验过程问题及解决描述

整体来说,这次实验很有挑战性,也是对之前所学 FPGA 内容的一次很好的梳理和实践,在本次设计的过程中,对 VGA 时序扫描原理的理解至关重要。

本次实验中遇到的问题:

- (1) 游戏运行异常,无法通过按键输入正常控制小球速度、挡板移动、背景切换等。
- (2) 小球速度异常,显示一片色带而非正常的运动画面。
- (3) 背景颜色异常,应该属于背景的颜色却显示为小球和挡板的颜色,背景切换时背景颜色不变,切换的是小球和挡板的颜色。

#### 对应分析:

- (1) 问题出在键值采集模块,因为键值采集后 key\_num 变量会一直保存采集 到的键值,直至下一个按键的输入才会更新,而时钟频率很快,因此会出 现按一次按键,挡板长度却一下子从最小增到最大的情况,其他键控功能 同理。
- (2) 问题在于控制小球运动(弹球生成模块)所使用的时钟频率过快,一秒内会进行无数次的位置更新,因此一个很小的步长却会造成小球运动过快形成一片色带的现象。

(3) 问题出在时序控制模块的 VGA 参数定义,因为使用的是慕课上的时序控制模块,进行简单的参数修改,但是由于 VGA 显示驱动的差异,所使用的参数并不能匹配实验中实际使用的 VGA 驱动,因此会出现颜色显示的异常。

#### 对应解决措施:

- (1) 在键值采集模块中,每次采集到键值后的下一个时钟,便将采集到的键值 清零,让每次采集的键值只作用一次。
- (2) 根据同学的建议,将时序控制模块输出的场同步信号作为弹球运动的时钟,即解决问题。除此之外,另外设计一个分频模块生成一个小频率时钟也是可以的。
- (3) 修改时序控制模块的参数定义,使用本实验中实际使用的 VGA 显示驱动的参数,生成正确的行同步信号和场同步信号,即可实现颜色的正常显示和切换。

# 参考文献

- [1] LupinLeo. VGA 原理详解. CSDN 论坛. 2018-08-19. https://blog.csdn.net/shichao1470/article/details/81840978
- [2] 朱敏. EDA 技术与实验. 哈尔滨工业大学. 中国大学 MOOC. https://www.icourse163.org/course/HIT-1003359013