Національний Технічний Університет України

«Київський політехнічний інститут імені Ігоря Сікорського»

Факультет Інформатики та Обчислювальної Техніки

Кафедра обчислювальної техніки

**Лабораторна робота №3**

з курсу «Архітектура комп’ютерів»

Виконав:

студент 3 курсу

групи ІВ-81

Савічев Д.А.

Перевірив:

Нікольський С.С.

Київ 2021

**Тема:** Завантажувач основної програми. Обробка виключень. Вивід даних на відлагоджувальний порт або консоль.

**Мета:** Навчитися працювати з оперативною пам’яттю, використовувати інструкції спеціального призначення, використовувати виключення процесора Cortex-M4. Створення мінімального завантажувача системи. Навчитися користуватися виводом даних через відлагоджувальний порт (або консоль).

Варіант: 8123%16 = 7



**Хід роботи**

bootloader.S

.syntax unified

.cpu cortex-m4

//.fpu softvfp

.thumb

.global bootload

.section .rodata

image: .incbin "kernel.bin"

end\_of\_image:

str\_boot\_start: .asciz "bootloader started"

str\_boot\_end: .asciz "bootloader end"

str\_boot\_indicate: .asciz "#"

.section .text

bootload:

ldr r0, =str\_boot\_start

bl dbgput\_line

ldr r0, =end\_of\_image

ldr r1, =image

ldr r2, =\_ram\_start

sub r4, r1, r0

sub r2,r4

eor r4, r4

loop:

ldrb r3, [r0, r4]

  strb r3, [r2, r4]

  sub r4, #1

  add r5, r0, r4

cmp r5, r1

bne loop

bl newline

ldr r0, =str\_boot\_end

bl dbgput\_line

ldr lr, =bootload\_end

add lr, #1

ldr r2, =\_ram\_start

add r2, #4 // go to \_\_reset\_kernel\_\_

ldr r0, [r2]

bx r0

bootload\_end:

b bootload\_end

kernel.S

.syntax unified

.cpu cortex-m4

.thumb

#define a #5

#define b #4

#define c #2

// Global memory locations.

.global vtable\_kernel

.global \_\_kernel\_reset\_\_

.type vtable\_kernel, %object

.type \_\_kernel\_reset\_\_, %function

.section .interrupt\_vector

vtable\_kernel:

.word \_\_stack\_start

.word \_\_kernel\_reset\_\_+1

.size vtable\_kernel, .-vtable\_kernel

.section .rodata

data: .asciz "kernel started!\n"

final: .asciz "Value in register #3: "

.section .text

\_\_kernel\_reset\_\_:

ldr r0, =data

bl dbgput\_line

// calculate

mov r0, a

mov r1, b

mov r2, c

mul r3, r0, r1

   cmp r3, #10

   ITE GE

   orrGE r3, r0, r1

   andLT r3, r0, r1

   mul r3, r2

ldr r0, =final

bl dbgput

mov r0, r3

bl dbgput\_num

end:

b end

# **Скріншоти виконання**

Для значень

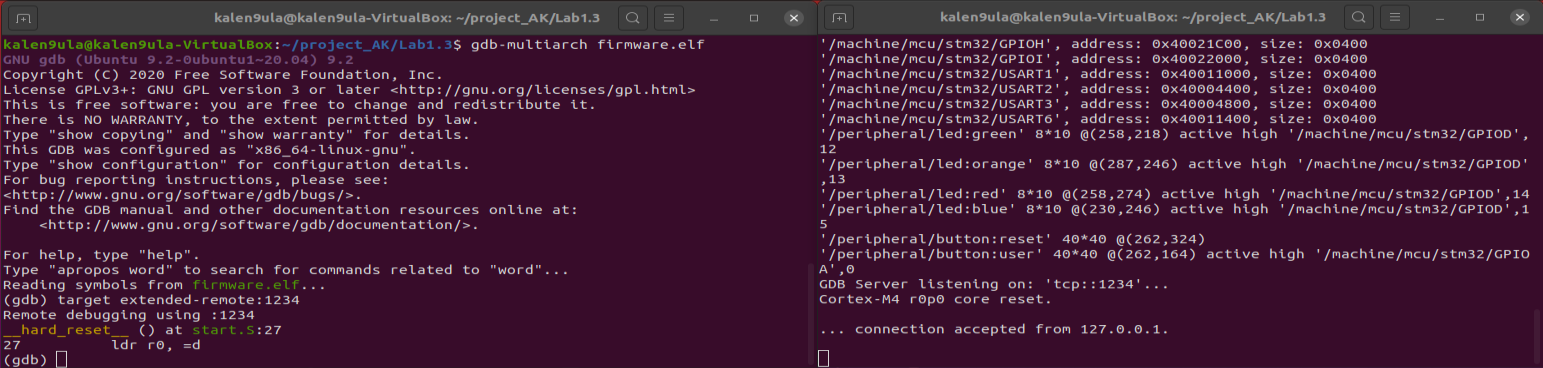
a=4

b=5

c=6

**Тема:** Завантажувач основної програми. Обробка виключень. Вивід даних на відлагоджувальний порт або консоль.

**Мета:** Навчитися працювати з оперативною пам’яттю, використовувати інструкції спеціального призначення, використовувати виключення процесора Cortex-M4. Створення мінімального завантажувача системи. Навчитися користуватися виводом даних через відлагоджувальний порт (або консоль).

**Приклади роботи програми:**

**Висновки:** У ході виконання лабораторної роботи було створено простий завантажувач за варіантом, який завантажує програму обчислення виразу в оперативну пам’ять. Роботу програми було протестовано для всіх можливих випадків. Програма працює коректно.