



南京大學
NANJING UNIVERSITY



整数乘法运算

南京大学

计算机科学与技术系

袁春风

email: cfyuan@nju.edu.cn

2015.6

整数的乘运算

- 通常，高级语言中两个n位整数相乘得到的结果通常也是一个n位整数，也即结果只取2n位乘积中的低n位。
 - 例如，在C语言中，参加运算的两个操作数的类型和结果的类型必须一致，如果不一致则会先转换为一致的数据类型再进行计算。

```
int mul(int x, int y)
{
    int z=x*y;
    return z;
}
```

$x*y$ 被转换为乘法指令，在乘法运算电路中得到的乘积是64位，但是，只取其低32位赋给z。

整数的乘运算

在计算机内部，一定有 $x^2 \geq 0$ 吗？

若 x 是带符号整数，则不一定！

如 x 是浮点数，则一定！

例如，当 $n=4$ 时, $5^2 = -7 < 0$!

	0101	
×	0101	
<hr/>		
	0101	
+	0101	
<hr/>		
	00011001	结果溢出

只取低4位，值为-111B=-7

```
int mul(int x, int y)
{
    int z=x*y;
    return z;
}
```

若 x 、 y 和 z 都改成unsigned类型，则判断方式为

乘积的高 n 位为全0，则不溢出

如何判断返回的 z 是正确值？

当 $!x \parallel z/x==y$ 为真时

什么情况下，乘积是正确的呢？

当 $-2^{n-1} \leq x*y < 2^{n-1}$ （不溢出）时

即：乘积的高 n 位为全0或全1，并等于低 n 位的最高位！

即：乘积的高 $n+1$ 位为全0或全1

整数的乘运算

结论：假定两个n位无符号整数 x_u 和 y_u 对应的机器数为 X_u 和 Y_u ，

$p_u = x_u \times y_u$ ， p_u 为n位无符号整数且对应的机器数为 P_u ；

两个n位带符号整数 x_s 和 y_s 对应的机器数为 X_s 和 Y_s ， $p_s = x_s \times y_s$ ， p_s 为n位带符号整数且对应的机器数为 P_s 。

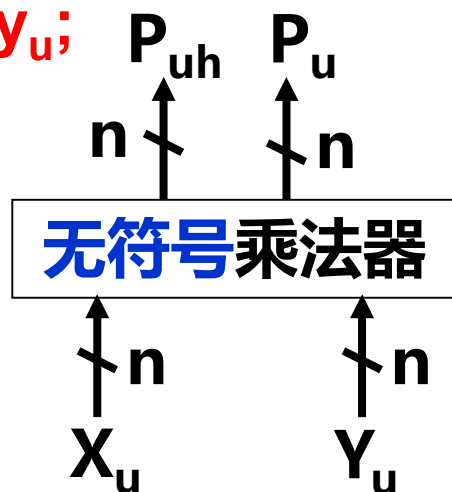
若 $X_u = X_s$ 且 $Y_u = Y_s$ ，则 $P_u = P_s$ 。

无符号：若 $P_{uh} = 0$ ，则不溢出

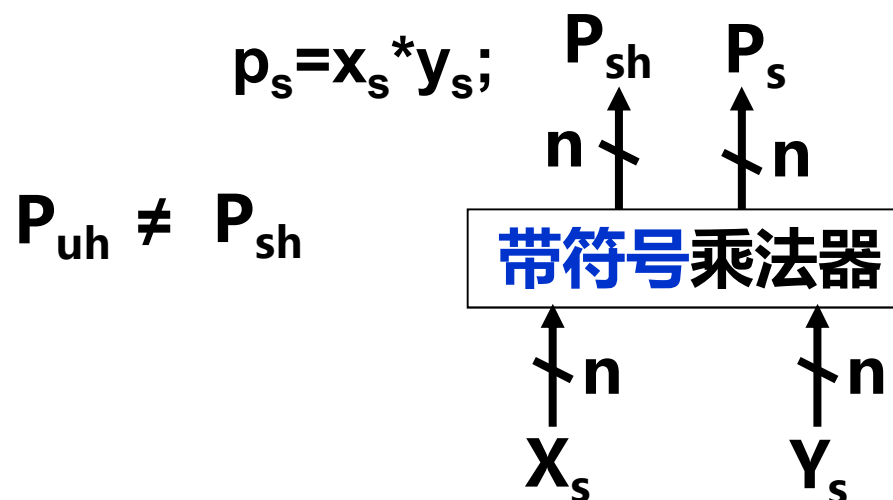
可用无符号乘来实现带符号乘，但高n位无法得到，故不能判断溢出。

带符号：若 P_{sh} 每位都等于 P_s 的最高位，则不溢出

$$p_u = x_u * y_u;$$



$$p_s = x_s * y_s;$$



整数的乘运算

- $X \times Y$ 的高n位可以用来判断溢出，规则如下：
 - 无符号：若高n位全0，则不溢出，否则溢出
 - 带符号：若高n位全0或全1且等于低n位的最高位，则不溢出。

运算	x	X	y	Y	$x \times y$	$X \times Y$	p	P	溢出否
无符号乘	6	0110	10	1010	60	0011 1100	12	1100	溢出
带符号乘	6	0110	-6	1010	-36	1101 1100	-4	1100	溢出
无符号乘	8	1000	2	0010	16	0001 0000	0	0000	溢出
带符号乘	-8	1000	2	0010	-16	1111 0000	0	0000	溢出
无符号乘	13	1101	14	1110	182	1011 0110	6	0110	溢出
带符号乘	-3	1101	-2	1110	6	<u>0000 0110</u>	6	0110	不溢出
无符号乘	2	0010	12	1100	24	0001 1000	8	1000	溢出
带符号乘	2	0010	-4	1100	-8	<u>1111 1000</u>	-8	1000	不溢出

整数的乘运算

- **硬件不判溢出**，仅保留 $2n$ 位乘积，供软件使用
- 如果程序不采用防止溢出的措施，且编译器也不生成用于溢出处理的代码，就会发生一些由于整数溢出而带来的问题。
- **指令**：分**无符号**数乘指令、**带符号**整数乘指令
- 乘法指令的操作数长度为 n ，而乘积长度为 $2n$ ，例如：
 - IA-32中，若指令只给出一个操作数SRC，则另一个源操作数隐含在累加器AL/AX/EAX中，将SRC和累加器内容相乘，结果存放在AX（16位时）或DX-AX（32位时）或EDX-EAX（64位时）中。
 - 在MIPS处理器中，mult会将两个32位带符号整数相乘，得到的64位乘积置于两个32位内部寄存器Hi和Lo中，因此，可以根据Hi寄存器中的每一位是否等于Lo寄存器中的第一位来进行溢出判断。

乘法指令不生成溢出标志，编译器可使用 $2n$ 位乘积来判断是否溢出！

整数乘法溢出漏洞

以下程序存在什么漏洞，引起该漏洞的原因是什么。

/* 复制数组到堆中，count为数组元素个数 */

```
int copy_array(int *array, int count) {
```

```
    int i;
```

```
    /* 在堆区申请一块内存 */
```

```
    int *myarray = (int *) malloc(count*sizeof(int));
```

```
    if (myarray == NULL)
```

```
        return -1;
```

```
    for (i = 0; i < count; i++)
```

```
        myarray[i] = array[i];
```

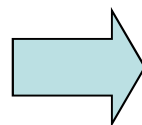
```
    return count;
```

```
}
```

2002年，Sun Microsystems公司的RPC XDR库带的xdr_array函数发生整数溢出漏洞，攻击者可利用该漏洞从远程或本地获取root权限。

攻击者可构造特殊参数来触发整数溢出，以一段预设信息覆盖一个已分配的堆缓冲区，造成远程服务器崩溃或者改变内存数据并执行任意代码。

当参数count很大时，则count*sizeof(int)会溢出。
如count= $2^{30}+1$ 时，
count*sizeof(int)=4。



堆（heap）中大量数据被破坏！

变量与常数之间的乘运算

- 整数乘法运算比移位和加法等运算所用时间长，通常一次乘法运算需要多个时钟周期，而一次移位、加法和减法等运算只要一个或更少的时钟周期，因此，**编译器在处理变量与常数相乘时，往往以移位、加法和减法的组合运算来代替乘法运算。**

例如，对于表达式 $x*20$ ，编译器可以利用 $20=16+4=2^4+2^2$ ，将 $x*20$ 转换为 $(x<<4)+(x<<2)$ ，这样，一次乘法转换成了两次移位和一次加法。

- 不管是无符号数还是带符号整数的乘法，即使乘积溢出时，利用移位和加减运算组合的方式得到的结果都是和采用直接相乘的结果是一样的。



南京大學
NANJING UNIVERSITY



整数除法运算

南京大学

计算机科学与技术系

袁春风

email: cfyuan@nju.edu.cn

2015.6

整数的除运算

- 对于带符号整数来说， n 位整数除以 n 位整数，除 $-2^{n-1}/-1 = 2^{n-1}$ 会发生溢出外，其余情况都不会发生溢出。Why?

因为商的绝对值不可能比被除数的绝对值更大，因而不会发生溢出，也就不会像整数乘法运算那样发生整数溢出漏洞。

- 因为整数除法，其商也是整数，所以，在不能整除时需要进行舍入，通常按照朝0方向舍入，即正数商取比自身小的最接近整数（**Floor**，地板），负数商取比自身大的最接近整数（**Ceiling**，天板）。

例如， $7/2=?$ ， $-7/2=?$

$$7/2=3, -7/2=-3$$

- 整除0的结果可以用什么机器数表示？

整除0的结果无法用一个机器数表示！

- 整数除法时，除数不能为0，否则会发生“异常”，此时，需要调出操作系统中的异常处理程序来处理。

整数的除运算

代码段一：

```
int a = 0x80000000;
```

```
int b = a / -1;
```

```
printf("%d\n", b);
```

运行结果为-2147483648

用objdump看代码段一的反汇编代码, 得知除以 -1 被优化成取负指令neg, 故未发生除法溢出

代码段二：

```
int a = 0x80000000;
```

```
int b = -1;
```

```
int c = a / b;
```

```
printf("%d\n", c);
```

运行结果为“Floating point exception”，显然CPU检测到了异常

为什么显示是“浮点异常”呢？

学完第7章应该能回答这个问题！

为什么两者结果不同！

变量与常数之间的除运算

- 对于整数除法运算，由于计算机中除法运算比较复杂，而且不能用流水线方式实现，所以一次除法运算大致需要30个或更多个时钟周期，比乘法指令的时间还要长！
- 为了缩短除法运算的时间，编译器在处理一个变量与一个2的幂次形式的整数相除时，常采用右移运算来实现。
 - 无符号：逻辑右移
 - 带符号：算术右移
- 结果一定取整数
 - 能整除时，直接右移得到结果，移出的为全0
例如， $12/4=3$ ：0000 1100 >> 2 = 0000 0011
-12/4=-3：1111 0100 >> 2 = 1111 1101
 - 不能整除时，右移移出的位中有非0，需要进行相应处理

变量与常数之间的除运算

- 不能整除时，采用朝零舍入，即截断方式
 - 无符号数、带符号正整数（地板）：移出的低位直接丢弃
 - 带符号负整数（天板）：加偏移量(2^k-1)，然后再右移 k 位，低位截断（这里 K 是右移位数）

举例：

无符号数 $14/4=3$: $0000\ 1110 >> 2 = 0000\ 0011$

带符号负整数 $-14/4=-3$

若直接截断，则 $1111\ 0010 >> 2 = 1111\ 1100 = -4 \neq -3$

应先纠偏，再右移: $k=2$, 故 $(-14+2^2-1)/4=-3$

即： $1111\ 0010 + 0000\ 0011 = 1111\ 0101$

$1111\ 0101 >> 2 = 1111\ 1101 = -3$

变量与常数之间的除运算—举例

- 假设 x 为一个int型变量，请给出一个用来计算 $x/32$ 的值的函数div32。要求不能使用除法、乘法、模运算、比较运算、循环语句和条件语句，可以使用右移、加法以及任何按位运算。

解：若 x 为正数，则将 x 右移 k 位得到商；若 x 为负数，则 x 需要加一个偏移量 (2^k-1) 后再右移 k 位得到商。因为 $32=2^5$ ，所以 $k=5$ 。

即结果为: $(x \geq 0 ? x : (x+31)) \gg 5$

但题目要求不能用比较和条件语句，因此要找一个计算偏移量 b 的方式

这里， x 为正时 $b=0$ ， x 为负时 $b=31$ 。因此，可以从 x 的符号得到 b

$x \gg 31$ 得到的是32位符号，取出最低5位，就是偏移量 b 。

```
int div32(int x)
{ /* 根据x的符号得到偏移量b */
    int b=(x>>31) & 0x1F;
    return (x+b)>>5;
}
```



南京大學
NANJING UNIVERSITY



浮点数运算

南京大学

计算机科学与技术系

袁春风

email: cfyuan@nju.edu.cn

2015.6

浮点数运算及结果

设两个规格化浮点数分别为 $A = M_a \cdot 2^{E_a}$ $B = M_b \cdot 2^{E_b}$,则:

$$A \pm B = (M_a \pm M_b \cdot 2^{-(E_a - E_b)}) \cdot 2^{E_a} \quad (\text{假设 } E_a \geq E_b) \quad 1.5 + 1.5 = ?$$

$$A * B = (M_a * M_b) \cdot 2^{E_a + E_b} \quad 1.5 - 1.0 = ?$$

$$A / B = (M_a / M_b) \cdot 2^{E_a - E_b}$$

上述运算结果可能出现以下几种情况:

SP最大指数为多少? 127

阶码上溢: 一个正指数超过了最大允许值 $\Rightarrow +\infty / -\infty / \text{溢出}$

阶码下溢: 一个负指数超过了最小允许值 $\Rightarrow +0 / -0$ SP最小指数呢?

-126

尾数溢出: 最高有效位有进位 \Rightarrow 右规

尾数溢出, 结

非规格化尾数: 数值部分高位为0 \Rightarrow 左规

果不一定溢出

右规或对阶时, 右段有效位丢失 \Rightarrow 尾数舍入 运算过程中添加保护位

IEEE建议实现时为每种异常情况提供一个自陷允许位。若某异常对应的位为1, 则发生相应异常时, 就调用一个特定的异常处理程序执行。

IEEE 754 标准规定的五种异常情况

① 无效运算 (无意义)

- 运算时有一个数是非有限数, 如:

加 / 减 ∞ 、 $0 \times \infty$ 、 ∞/∞ 等

- 结果无效, 如:

源操作数是NaN、 $0/0$ 、 $x \text{ REM } 0$ 、 $\infty \text{ REM } y$ 等

② 除以0 (即: 无穷大)

③ 数太大 (阶上溢) : 对于SP, 指阶码 $E > 1111\ 1110$ (指数大于127)

④ 数太小 (阶下溢) : 对于SP, 指阶码 $E < 0000\ 0001$ (指数小于-126)

⑤ 结果不精确 (舍入时引起), 例如 $1/3$ 、 $1/10$ 等不能精确表示成浮点数

上述情况硬件可以捕捉到, 因此这些异常可设定让硬件处理, 也可设定让软件处理。让硬件处理时, 称为硬件陷阱。

浮点数除0的问题

```
#include <conio.h>
```

```
#include <stdio.h>
```

```
int main()
```

```
{
```

```
    int a=1, b=0;
```

```
    printf( "Division by zero:%d\n ", a/b);
```

```
    getchar();
```

```
    return 0;
```

```
}
```

```
int main()
```

```
{
```

```
    double x=1.0, y=-1.0, z=0.0;
```

```
    printf( "division by zero:%f %f\n ", x/z, y/z);
```

```
    getchar();
```

```
    return 0;
```

```
}
```

这是网上的一个帖子

为什么整数除0会发生异常?

为什么浮点数除0不会出现异常?

浮点运算中，一个有限数除以0，
结果为正无穷大（负无穷大）

问题一：为什么整除int型会产生错误？是什么错误？

二：用double型的时候结果为1. #INF00和-1. #INF00，作何解释???

浮点数加/减运算

- 十进制科学计数法的加法例子

$$1.123 \times 10^5 + 2.560 \times 10^2$$

其计算过程为：

$$\begin{aligned} 1.123 \times 10^5 + 2.560 \times 10^2 &= 1.123 \times 10^5 + 0.002560 \times 10^5 \\ &= (1.123 + 0.00256) \times 10^5 = 1.12556 \times 10^5 \\ &= 1.126 \times 10^5 \end{aligned}$$

进行尾数加减运算前，必须“对阶”！最后还要考虑舍入
计算机内部的二进制运算也一样！

- “对阶”操作：目的是使两数阶码相等
 - 小阶向大阶看齐，阶小的那个数的尾数右移，右移位数等于两个阶码差的绝对值
 - IEEE 754尾数右移时，要将隐含的“1”移到小数部分，高位补0，移出的低位保留到特定的“附加位”上

浮点数加减法基本要点

(假定: X_m 、 Y_m 分别是X和Y的尾数, X_e 和 Y_e 分别是X和Y的阶码)

- (1) 求阶差: $\Delta e = X_e - Y_e$ (若 $Y_e > X_e$, 则结果的阶码为 Y_e)
- (2) 对阶: 将 X_m 右移 Δe 位, 尾数变为 $X_m * 2^{X_e - Y_e}$ (保留右移部分**附加位**)
- (3) 尾数加减: $X_m * 2^{X_e - Y_e} \pm Y_m$

(4) 规格化:

当尾数高位为0, 则需左规: **尾数左移一次, 阶码减1, 直到MSB为1**

每次阶码减1后要判断阶码是否下溢 (比最小可表示的阶码还要小)

当尾数最高位有进位, 需右规: **尾数右移一次, 阶码加1, 直到MSB为1**

每次阶码加1后要判断阶码是否上溢 (比最大可表示的阶码还要大)

阶码溢出异常处理: 阶码上溢, 则结果溢出; 阶码下溢, 则结果为0

(5) 如果尾数比规定位数长 (有附加位), 则需考虑舍入 (有多种舍入方式)

(6) 若**运算结果尾数**是0, 则需要将阶码也置0。为什么?

尾数为0说明结果应该为0 (阶码和尾数为全0)。

浮点数加法运算举例

例：用二进制浮点数形式计算 $0.5 + (-0.4375) = ?$

$$0.4375 = 0.25 + 0.125 + 0.0625 = 0.0111\text{B}$$

解： $0.5 = 1.000 \times 2^{-1}$, $-0.4375 = -1.110 \times 2^{-2}$

对 阶： $-1.110 \times 2^{-2} \rightarrow -0.111 \times 2^{-1}$

加 减： $1.000 \times 2^{-1} + (-0.111 \times 2^{-1}) = 0.001 \times 2^{-1}$

左 规： $0.001 \times 2^{-1} \rightarrow 1.000 \times 2^{-4}$

判溢出： 无

结果为： $1.000 \times 2^{-4} = 0.0001000 = 1/16 = 0.0625$

问题：为何IEEE 754 加减运算右规时最多只需一次？

因为即使是两个最大的尾数相加，得到的和的尾数也不会达到4，故尾数的整数部分最多有两位，保留一个隐含的“1”后，最多只有一位被右移到小数部分。

Extra Bits(附加位)

"Floating Point numbers are like piles of sand; every time you move one you lose a little sand, but you pick up a little dirt. "

“浮点数就像一堆沙，每动一次就会失去一点‘沙’，并捡回一点‘脏’”

如何才能使失去的“沙”和捡回的“脏”都尽量少呢？在后面加附加位！

加多少附加位才合适？

无法给出准确的答案！

Add/Sub:

	1.xxxxx	1.xxxxx	1.xxxxx	1.xxxxxxxxx
+	1.xxxxx	0.001xxxx	0.01xxxx	-1.xxxxxxxxx
	<u>1x.xxxx</u>	<u>1.xxxxx</u>	<u>1x.xxxx</u>	<u>0.0...0xxxx</u>
	1x.xxxx _y	1.xxxxx _{yyy}	1x.xxxx _{yyy}	0.0...0xxxx

IEEE754规定: 中间结果须在右边加2个附加位 (guard & round)

Guard (保护位): 在significand右边的位

Round (舍入位): 在保护位右边的位

附加位的作用: 用以保护对阶时右移的位或运算的中间结果。

附加位的处理: ①左规时被移到significand中; ② 作为舍入的依据。

Rounding Digits(舍入位)

举例：若十进制数最终有效位数为 3，采用两位附加位（**G**、**R**）。

问题：若没有舍入位，采用就近舍入到偶数，则结果是什么？

结果为2.36！精度没有2.37高！

$$2.34\textcolor{blue}{0}\textcolor{red}{0} * 10^2$$

$$0.02\textcolor{blue}{5}\textcolor{red}{3} * 10^2$$

$$\hline 2.36\textcolor{blue}{5}\textcolor{red}{3} * 10^2$$

IEEE Standard: four rounding modes (用图说明)

round to nearest (**default**)

round towards plus infinity (always round up)

round towards minus infinity (always round down)

round towards 0

round to nearest: **称为就近舍入到偶数**

round digit < 1/2 then truncate (**截断、丢弃**)

> 1/2 then round up (**末位加1**)

= 1/2 then round to nearest even digit (**最近偶数**)

可以证明默认方式得到的平均误差最小。

IEEE 754的舍入方式的说明

IEEE 754的舍入方式



(Z1和Z2分别是结果Z的最近的可表示的左、右两个数)

(1) 就近舍入: 舍入为最近可表示的数

非中间值: 0舍1入;

中间值: 强迫结果为偶数-慢

例如: 附加位为

01: 舍

11: 入

10: (强迫结果为偶数)

例: $1.1101\mathbf{11} \rightarrow 1.1110$; $1.1101\mathbf{01} \rightarrow 1.1101$;
 $1.1101\mathbf{10} \rightarrow 1.1110$; $1.1111\mathbf{10} \rightarrow 10.0000$;

(2) 朝 $+\infty$ 方向舍入: 舍入为Z2(正向舍入)

(3) 朝 $-\infty$ 方向舍入: 舍入为Z1(负向舍入)

(4) 朝0方向舍入: 截去。正数: 取Z1; 负数: 取Z2

浮点数舍入举例

例：将同一实数分别赋值给单精度和双精度类型变量，然后打印输出。

```
#include <stdio.h>
```

```
main()
```

```
{
```

```
    float a;
```

```
    double b;
```

```
    a = 123456.789e4;
```

```
    b = 123456.789e4;
```

```
    printf( "%f/n%f/n" ,a,b);
```

```
}
```

运行结果如下：

```
1234567936.000000
```

```
1234567890.000000
```

为什么float情况下输出的结果
会比原来的大？这到底有没有
根本性原因还是随机发生的？
为什么会出现这样的情况？

float可精确表示7个十
进制有效数位，后面的
数位是舍入后的结果，
舍入后的值可能会更大，
也可能更小

问题：为什么同一个实数赋值给float型变量
和double型变量，输出结果会有所不同呢？

C语言中的浮点数类型

- C语言中有**float**和**double**类型，分别对应IEEE 754单精度浮点数格式和双精度浮点数格式
- **long double**类型的长度和格式随编译器和处理器类型的不同而有所不同，IA-32中是**80位扩展精度**格式
- 从int转换为float时，不会发生溢出，但可能有数据被舍入
- 从int或 float转换为double时，因为double的有效位数更多，故能保留精确值
- 从double转换为float和int时，可能发生溢出，此外，由于有效位数变少，故可能被舍入
- 从float 或double转换为int时，因为int没有小数部分，所以数据可能会向0方向被截断

浮点数比较运算举例

- 对于以下给定的关系表达式，判断是否永真。

```
int x ;  
float f ;  
double d ;
```

Assume neither
d nor f is NaN

自己写程序
测试一下！

$x == (\text{int})(\text{float}) x$ 否

$x == (\text{int})(\text{double}) x$ 是

$f == (\text{float})(\text{double}) f$ 是

$d == (\text{float}) d$ 否

$f == -(-f);$ 是

$2/3 == 2/3.0$ 否

$d < 0.0 \Rightarrow ((d*2) < 0.0)$ 是

$d > f \Rightarrow -f > -d$ 是

$d * d \geq 0.0$ 是

$x*x \geq 0$ 否

$(d+f)-d == f$ 否

IEEE 754 的范围和精度

- 单精度浮点数 (float型) 的表示范围多大?

最大的数据: $+1.11...1 \times 2^{127}$ 约 $+3.4 \times 10^{38}$

双精度浮点数 (double型) 呢? 约 $+1.8 \times 10^{308}$

- 以下关系表达式是否永真?

`if (i == (int) ((float) i)) {` Not always true!

`printf ("true");` How about double? True!

`}`

`if (f == (float) ((int) f)) {` Not always true!

`printf ("true");` How about double? 同 float

`}`

- 浮点数加法结合律是否正确? FALSE!

$x = -1.5 \times 10^{38}, \quad y = 1.5 \times 10^{38}, \quad z = 1.0$

$(x+y)+z = (-1.5 \times 10^{38} + 1.5 \times 10^{38}) + 1.0 = 1.0$

$x+(y+z) = -1.5 \times 10^{38} + (1.5 \times 10^{38} + 1.0) = 0.0$

举例：Ariana火箭爆炸

- 1996年6月4日，Ariana 5火箭初次航行，在发射仅仅37秒钟后，偏离了飞行路线，然后解体爆炸，火箭上载有价值5亿美元的通信卫星。
- 原因是在将一个64位浮点数转换为16位带符号整数时，产生了溢出异常。溢出的值是火箭的水平速率，这比原来的Ariana 4火箭所能达到的速率高出了5倍。在设计Ariana 4火箭软件时，设计者确认水平速率决不会超出一个16位的整数，但在设计Ariana 5时，他们没有重新检查这部分，而是直接使用了原来的设计。
- 在不同数据类型之间转换时，往往隐藏着一些不容易被察觉的错误，这种错误有时会带来重大损失，因此，编程时要非常小心。

举例：爱国者导弹定位错误

- 1991年2月25日，海湾战争中，美国在沙特阿拉伯达摩地区设置的爱国者导弹拦截伊拉克的飞毛腿导弹失败，致使飞毛腿导弹击中了一个美军军营，杀死了美军28名士兵。其原因是由于爱国者导弹系统时钟内的一个软件错误造成的，引起这个软件错误的原因是浮点数的精度问题。
- 爱国者导弹系统中有一内置时钟，用计数器实现，每隔0.1秒计数一次。程序用0.1的一个24位定点二进制小数x来乘以计数值作为以秒为单位的时间
- 这个x的机器数是多少呢？
- 0.1的二进制表示是一个无限循环序列：0.00011[0011]..., $x=0.0001100\ 1100\ 1100\ 1100\ 1100\text{B}$ 。显然，x是0.1的近似表示， $0.1-x$
 $= 0.000\ 1100\ 1100\ 1100\ 1100\ 1100\ [1100]... -$
 $0.000\ 1100\ 1100\ 1100\ 1100\ 1100\text{B}$ ，即为：
 $= 0.000\ 0000\ 0000\ 0000\ 0000\ 0000\ 1100\ [1100]... \text{B}$
 $= 2^{-20} \times 0.1 \approx 9.54 \times 10^{-8}$ 这就是机器值与真值之间的误差！

举例：爱国者导弹定位错误

已知在爱国者导弹准备拦截飞毛腿导弹之前，已经连续工作了100小时，飞毛腿的速度大约为2000米/秒，则由于时钟计算误差而导致的距离误差是多少？

100小时相当于计数了 $100 \times 60 \times 60 \times 10 = 36 \times 10^5$ 次，因而导弹的时钟已经偏差了 $9.54 \times 10^{-8} \times 36 \times 10^5 \approx 0.343$ 秒

因此，距离误差是 $2000 \times 0.343 \text{秒} \approx 687 \text{米}$

小故事：实际上，以色列方面已经发现了这个问题并于1991年2月11日知会了美国陆军及爱国者计划办公室（软件制造商）。以色列方面建议重新启动爱国者系统的电脑作为暂时解决方案，可是美国陆军方面却不知道每次需要间隔多少时间重新启动系统一次。1991年2月16日，制造商向美国陆军提供了更新软件，但这个软件最终却在飞毛腿导弹击中军营后的一天才运抵部队。

举例：爱国者导弹定位错误

- 若x用float型表示，则x的机器数是什么？0.1与x的偏差是多少？系统运行100小时后的时钟偏差是多少？在飞毛腿速度为2000米/秒的情况下，预测的距离偏差为多少？
 - $0.1 = 0.0\ 0011[0011]B = +1.1\ 0011\ 0011\ 0011\ 0011\ 0011\ 00B \times 2^{-4}$ ，故x的机器数为0 011 1101 1 100 1100 1100 1100 1100 1100
 - Float型仅24位有效位数，后面的有效位全被截断，故x与0.1之间的误差为： $|x-0.1| = 0.000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 1100\ [1100]...B$ 。这个值等于 $2^{-24} \times 0.1 \approx 5.96 \times 10^{-9}$ 。100小时后时钟偏差 $5.96 \times 10^{-9} \times 36 \times 10^5 \approx 0.0215$ 秒。距离偏差 $0.0215 \times 2000 \approx 43$ 米。比爱国者导弹系统精确约16倍。
- 若用32位二进制定点小数x=0.000 1100 1100 1100 1100 1100 1100 1100 1101 B表示0.1，则误差比用float表示误差更大还是更小？
 - 当x=0.000 1100 1100 1100 1100 1100 1100 1101 B时，与0.1之间的误差约为： $|x-0.1| = 0.000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 0000\ 001100\ [1100]...B$ 。这个值等于 $2^{-30} \times 0.1 \approx 9.31 \times 10^{-11}$ 。100小时后时钟偏差 $9.31 \times 10^{-11} \times 36 \times 10^5 \approx 0.000335$ 秒。预测的距离偏差仅为 $0.000335 \times 2000 \approx 0.67$ 米。

举例：浮点数运算的精度问题

- 从上述结果可以看出：
 - 用32位定点小数表示0.1，比采用float精度高64倍
 - 用float表示在计算速度上更慢，必须先把计数值转换为IEEE 754格式浮点数，然后再对两个IEEE 754格式的数相乘，故采用float比直接将两个二进制数相乘要慢
- Ariana 5火箭和爱国者导弹的例子带来的启示
 - ✓ 程序员应对底层机器级数据的表示和运算有深刻理解
 - ✓ 计算机世界里，经常是“差之毫厘，失之千里”，需要细心再细心，精确再精确
 - ✓ 不能遇到小数就用浮点数表示，有些情况下（如需要将一个整数变量乘以一个确定的小数常量），可先用一个确定的定点整数常量与整数变量相乘，然后再通过移位运算来确定小数点