**Configurare registre MIPS16 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. Se introduce în paranteză dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| Instruction\_IF\_ID(16) | RegDst\_ID\_EX(1) | Branch\_EX\_MEM(1) | MemtoReg\_MEM\_WB(1) |
| PC\_1\_IF\_ID(16) | ExtOp\_ID\_EX(1) | MemWrite\_EX\_MEM(1) | RegWrite\_MEM\_WB(1) |
|  | ALUSrc\_ID\_EX(1) | MemtoReg\_EX\_MEM(1) | ALURes\_MEM\_WB(16) |
|  | Brach\_ID\_EX(1) | RegWrite\_EX\_MEM(1) | MemData\_MEM\_WB(16) |
|  | Jump\_ID\_EX(1) | Zero\_EX\_MEM(1) | rd\_MEM\_WB(3) |
|  | ALUOp\_ID\_EX(3) | BranchAddress\_EX\_MEM(16) |  |
|  | MemWrite\_ID\_EX(1) | ALURes\_EX\_MEM(16) |  |
|  | MemtoReg\_ID\_EX(1) | rd\_EX\_MEM(3) |  |
|  | RegWrite\_ID\_EX(1) | RD2\_EX\_MEM(16) |  |
|  | RD1\_ID\_EX (16) |  |  |
|  | RD2\_ID\_EX (16) |  |  |
|  | Ext\_Imm\_ID\_EX (16) |  |  |
|  | func\_ID\_EX (3) |  |  |
|  | sa\_ID\_EX (1) |  |  |
|  | rd\_ID\_EX (3) |  |  |
|  | rt\_ID\_EX (3) |  |  |
|  | PC\_1\_ID\_EX(16) |  |  |
|  |  |  |  |

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>