J28

ROTOTYPE S.p.A.

Board: RPB Rev.1

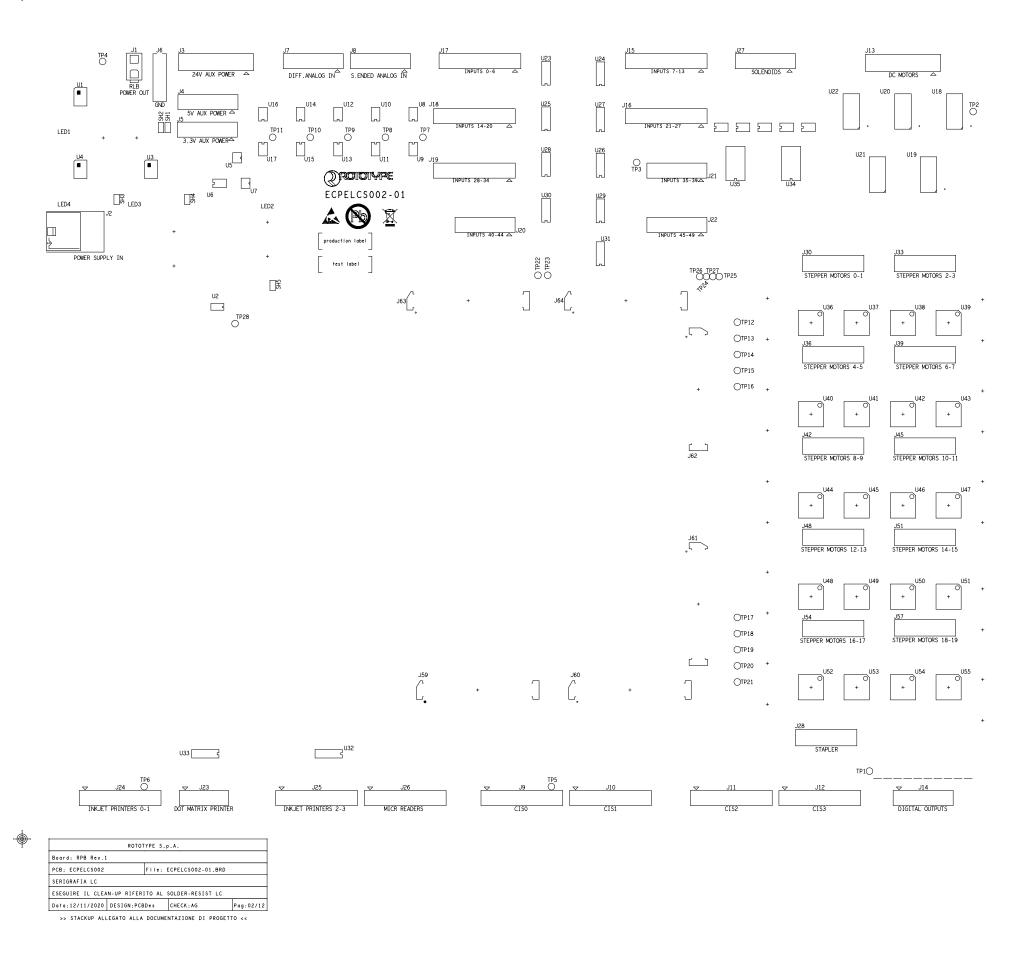
PCB: ECPELCS002 | File: ECPELCS002-01.BRD

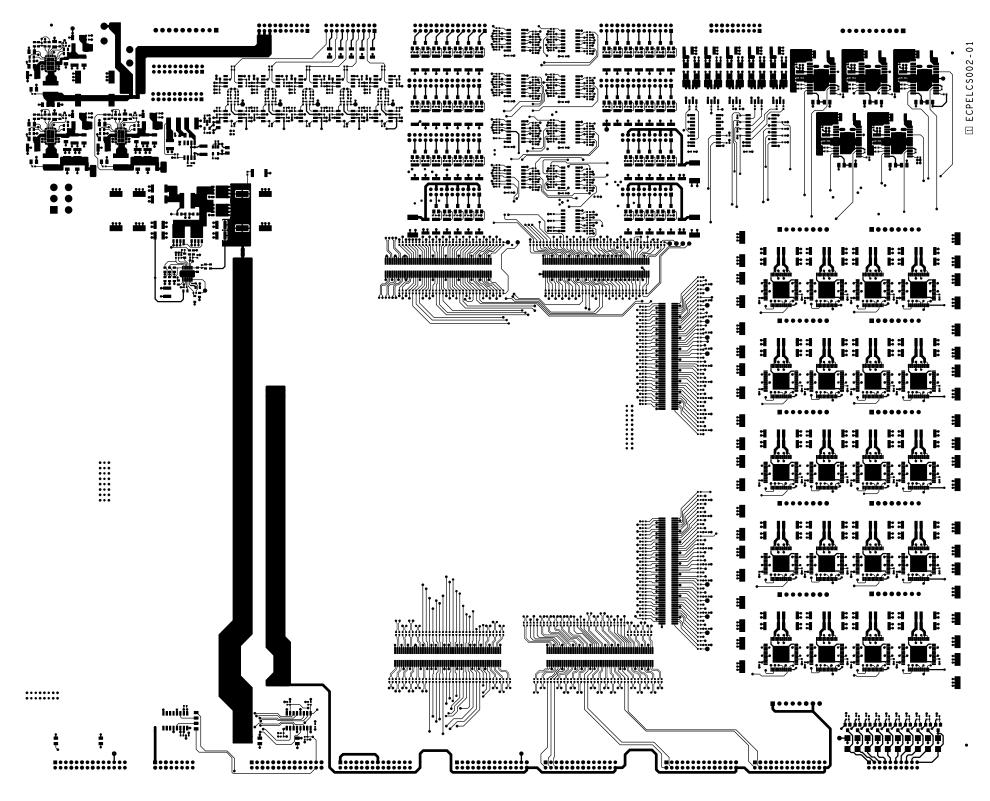
ASSEMBLAGGIO LC

Data:12/11/2020 | DESIGN:PCBDes | CHECK:AG | Pag:01/12

>> STACKUP ALLEGATO ALLA DOCUMENTAZIONE DI PROGETTO <<

U33 G 🕎





Board: RPB Rev.1				
PCB: ECPELCS002		File;	ECPELCS002-01.BRE)
LAYER 1				

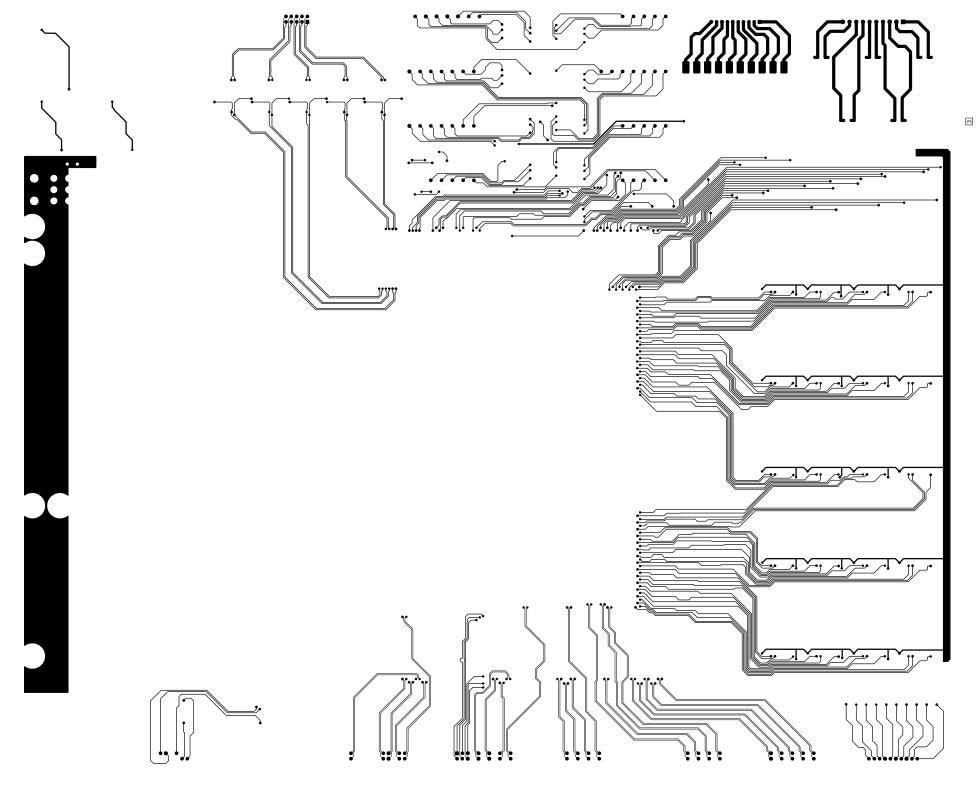
0 0 0		0.0000000000000000000000000000000000000	:::::::::::::::::::::::::::::::::::::::	
	• • • • •		.: жжж	****
***************************************			(00000000000000000000000000000000000000	
	***************************************	31010101010101	***********	* , *
• • • • • • • • • • • • • • • • • • • •		30000000		
· · · · · · · ·				

::::::: ::				•••••
		9::::: () :::::::::::::::::::::::::::::		

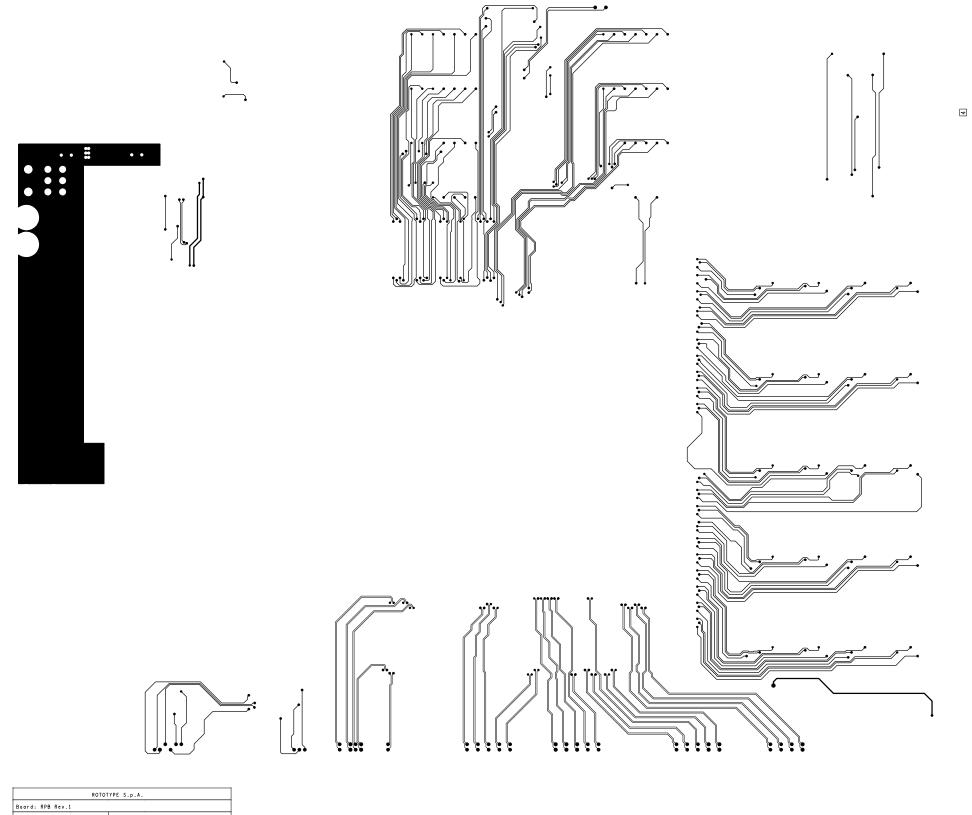
_	
\$	

Board: RPB Rev.	1			
PCB: ECPELCS002		File;	ECPELCS002-01.BRE)
LAYER 2				

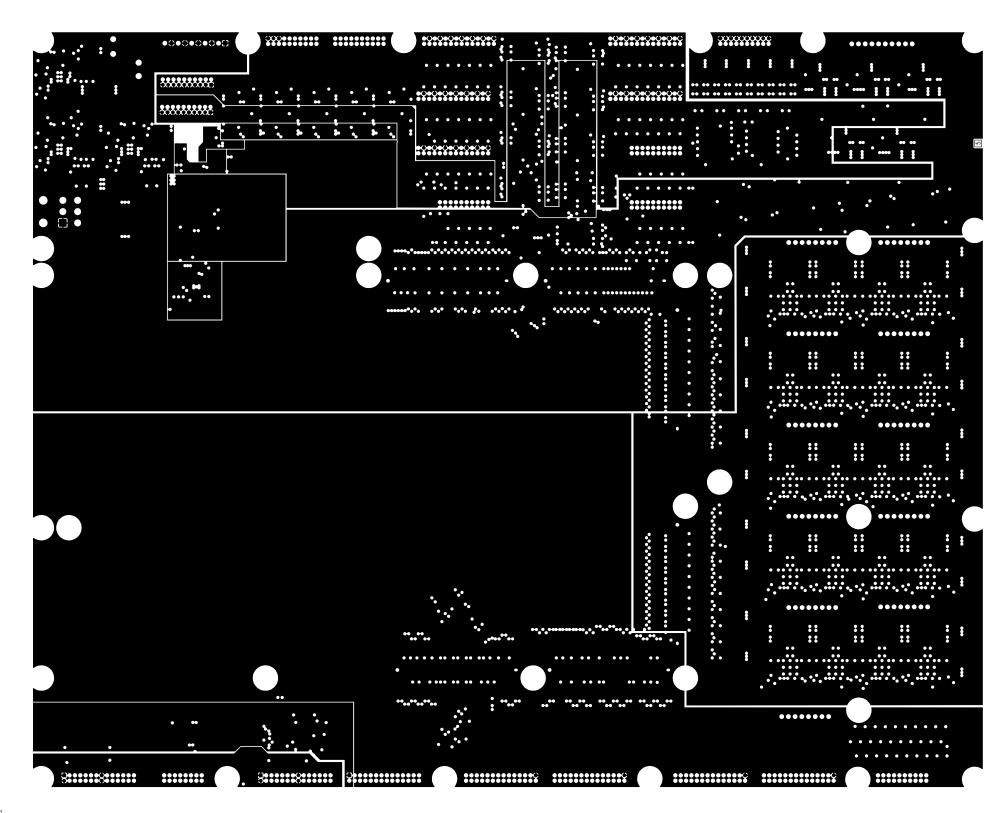
>> STACKUP ALLEGATO ALLA DOCUMENTAZIONE DI PROGETTO <<



Board: RPB Rev.	1			
PCB: ECPELCS002		File;	ECPELCS002-01.BR	D
LAYER 3				

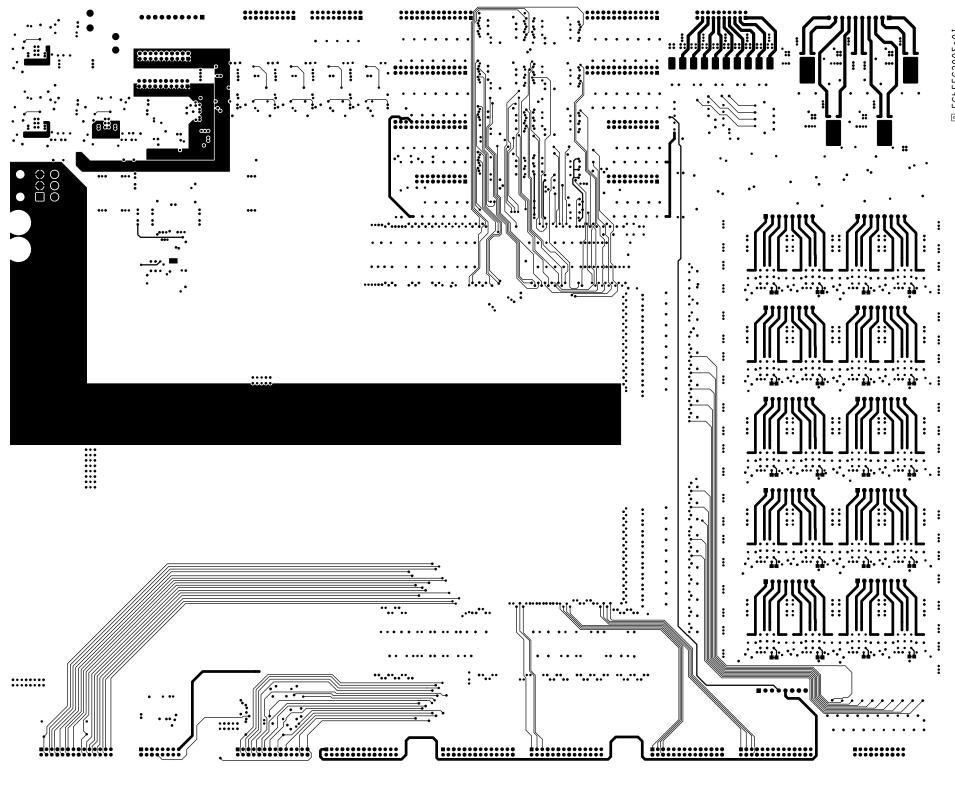


PCB: ECPELCS002		File: ECPELCS002-01.BRD			
LAYER 4					
Data: 12/11/2020	DESIGN: PCE	Des	CHECK - AG		Pag - 06/1



Board: RPB Rev.	ı			
PCB: ECPELCS002		File;	ECPELCS002-01.BRD)
LAYER 5				

>> STACKUP ALLEGATO ALLA DOCUMENTAZIONE DI PROGETTO <<



Board: RPB Rev.1					
PCB: ECPELCS002		File;	ECPELCS002-01.B	RD	
LAYER 6					

a					
۴		ROTOT	YPE S.F	.A.	
	Board: RPB Rev.1				
	PCB: ECPELCS002		File; 6	ECPELCS002-01.BRD	
	SOLDER-RESIST LO				
	FILE GERBER GENE	RATO CON O	VERSIZE	= 6 MILS	
	Data:12/11/2020	DESIGN: PCE	Des	CHECK: AG	Pag:09/1

>> STACKUP ALLEGATO ALLA DOCUMENTAZIONE DI PROGETTO <<

••••• ********** ::::::::: *********** **•••••••** • •••••• • ::::::: • ROTOTYPE S.p.A.

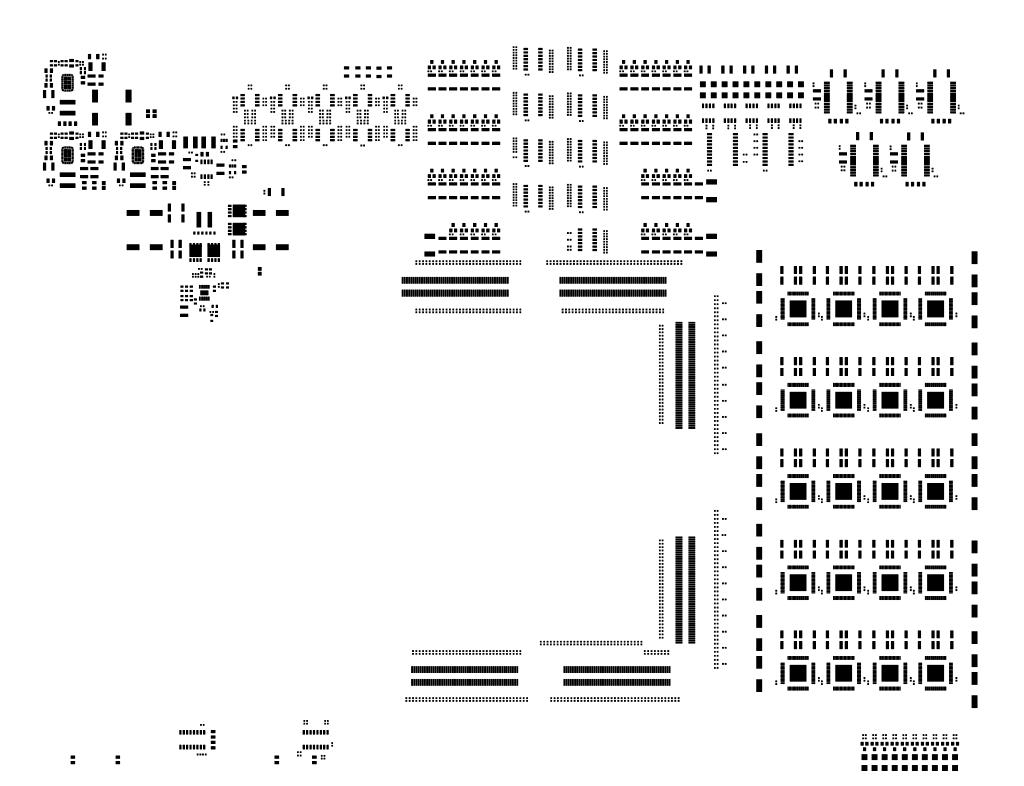
Data:12/11/2020 DESIGN:PCBDes CHECK:AG Pag:10/
>> STACKUP ALLEGATO ALLA DOCUMENTAZIONE DI PROGETTO <<

FILE GERBER GENERATO CON OVERSIZE = 6 MILS

File: ECPELCS002-01.BRD

Board: RPB Rev.1 PCB: ECPELCS002

SOLDER-RESIST LS

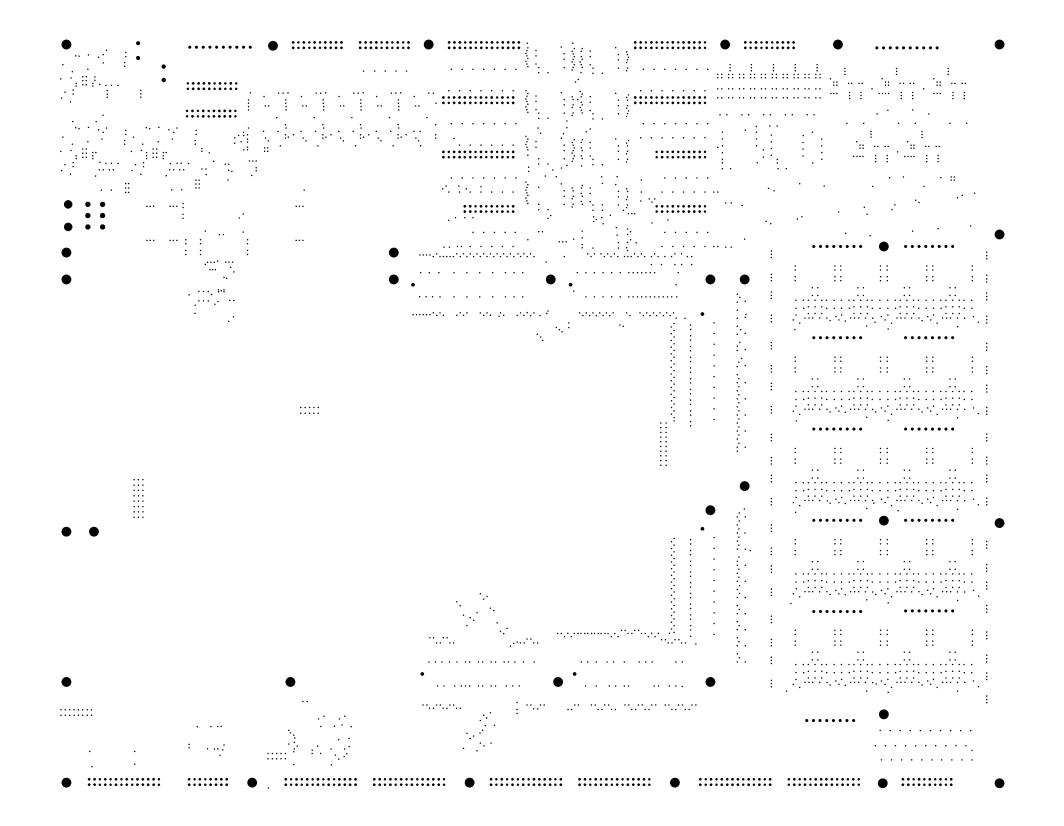


_								
Ψ.		ROTOT	YPE S.F	.A.				
	Board: RPB Rev.1							
	PCB: ECPELCS002		File; 6	CPELCS002-01.BRD	1			
	SOLDER-PASTE LC							
	FILE GERBER GENE	RATO CON O	/ERSIZE	= 0 MILS				
	Data:12/11/2020	DESIGN: PCE	Des	CHECK: AG	Pag:11/12			

	: .			• ::		:::::::::		:::::		: }	• • • • • • • • • • • • • • • • • • • •	• •			• .	• • • • • • • • • • • • • • • • • • • •	
	· ·	•	::::::::::	·	 <u>.</u>	 						:: ::				. : .:	:
		 : # ;					V = 1				· · · · · · ·	. :			· · · · · · · · · · · · · · · · · · ·	· · · · · · · · · · · · · · · · · · ·	
	∷ :	•••		· .·									·. ·	· .	· :	· · ·	
		•••		· :				· · · .			· · · · · · · · · · · · · · · · · · ·		. :	···			···
•						•						•					
								•				•		: : 	::		: : : : : : : : : : : : : : : : : : : :
					:::::												
											::	•		: 	::		
	•••											•		:	::		: : : : : : : : : : : : : : : : : : :
								•.	·_·			•			::	 :: ::	
+				-			".". 	6					:. : :. :				
••••••					 :::::::::::::::::::::::::::::::::::			:							••••	· · · · · · · · ·	
•	•		• • • • •	::::: *	: :		•										•

Board: RPB Rev.1						
PCB: ECPELCS002		File: ECPELCS002-01.BRD				
PIANO DI FORATURA						
QUOTE ESPRESSE IN mm, DIA.FORI IN mils (1 mil=0.0254 mm)						
Data:12/11/2020	DESIGN: PCE	BDes	CHECK: AG	Pag:12/1		

DRILL CHART: TOP to BOTTOM								
ALL UNITS ARE IN MILS								
FIGURE	FINISHED_SIZE	PLATED	QTY					
•	16.0	PLATED	2725					
•	32.0	PLATED	532					
•	39.0	PLATED	108					
•	55.0	PLATED	2					
•	59.0	PLATED	2					
•	71.0	PLATED	6					
•	47.0	NON-PLATED	6					
•	118.0	NON-PLATED	2					
•	138.0	NON-PLATED	32					
6	47.0x32.0	NON-PLATED	2					
60	47.0x32.0	NON-PLATED	4					



CAM350 V 9.5.1 : Thu Nov 12 13:52:09 2020 - ECPELCS002-01.350 : ecpelcs002-01_1