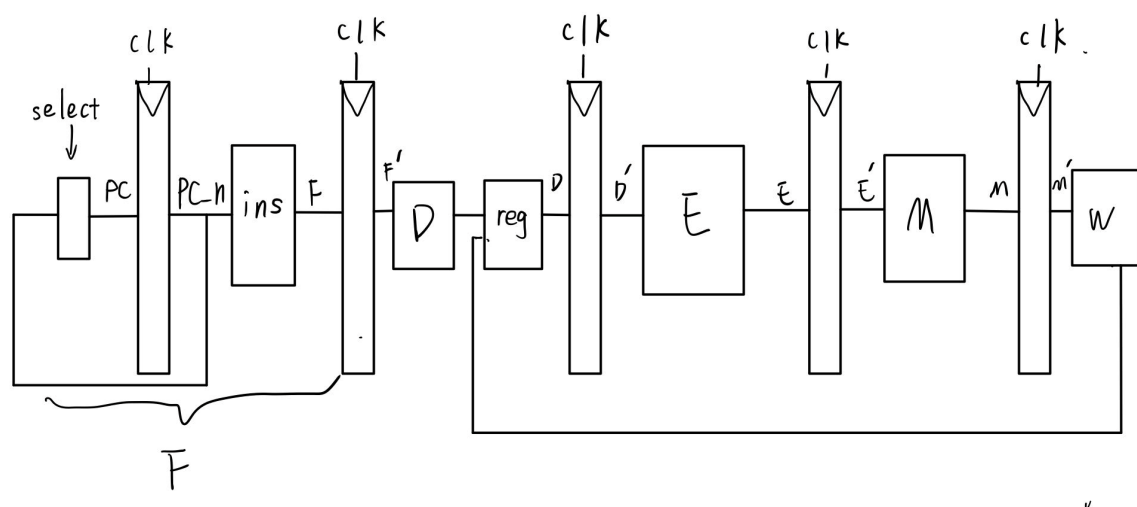


五级流水线第一次提交

目录

- CPU电路图
- 实现的指令
- 冲突分析

CPU电路图



五级流水线简易版本

实现的指令

这次提交只实现了`addi`指令，因此M模块几乎为空写。

冲突分析

`addi`指令未涉及流水线冲突。