

## Configurare registre MIPS32 Pipeline – varianta 2

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

IF/ID	ID/EX	EX/MEM	MEM/WB
Instruction_IF_ID (32)	RegDst_ID_EX (1)	Branch_EX_MEM (1)	RegWr_MEM_WB (1)
PCplus4_IF_ID (32)	ALUSrc_ID_EX (1)	MemWrite_EX_MEM (1)	MemtoReg_MEM_WB (1)
	Branch_ID_EX (1)	MemtoReg_EX_MEM (1)	ALURes_MEM_WB (32)
	ALUOp_ID_EX (1)	RegWrite_EX_MEM (1)	MemData_MEM_WB (32)
	MemWrite_ID_EX (1)	Zero_EX_MEM (1)	WA_MEM_WB (5)
	MemtoReg_ID_EX (1)	BranchAddress_EX_MEM (32)	
	RegWrite_ID_EX (1)	ALURes_EX_MEM (32)	
	RD1_ID_EX (32)	WA_EX_MEM (5)	
	RD2_ID_EX (32)	RD2_EX_MEM (32)	
	Ext_Imm_ID_EX (6)		
	func_ID_EX (5)		
	sa_ID_EX (5)		
	rd_ID_EX (5)		
	PC_ID_EX (32)		

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>