

















DMA控制方式 CPU DMA: Direct 主存总线 Memory Access, DMA接口 I/0接口 I/0接口 直接内存访问。 DMA总线 磁盘机 打印机 键盘 高速外设 低速外设 注: DMA接口,即DMA控制器,也是一种特殊的I/O控制器 DMA控制方式: 主存与高速I/O设备之间有一条<mark>直接数据通路</mark>(DMA总线)。CPU向DMA 接口发出"读/写"命令,并指明主存地址、磁盘地址、读写数据量等参数。 DMA控制器自动控制磁盘与主存的数据读写,每完成一整块数据读写(如1KB为一整 块),才向CPU发出一次中断请求。 王道考研/CSKAOYAN.COM









