

指令流水的定义

一条指令的执行过程可以分成多个阶段(或过程)。 根据计算机的不同,具体的分法也不同。

取指 分析 执行

特点:每个阶段用到的硬件不一样。

取指:根据PC内容访问主存储器,取出一条指令送到IR中。

分析:对指令操作码进行译码,按照给定的寻址方式和地址字段中的内容形成操作数的有效地址EA,并从有效地址EA中取出操作数。

执行:根据操作码字段,完成指令规定的功能,即把运算结果写到通用寄存器或主存中。

设取指、分析、执行3个阶段的时间都相等,用t表示 ,按以下几种执行方式分析n条指令的执行时间:

1. 顺序执行方式 总耗时T = n×3t = 3nt

取指k 分析k 执行k 取指k+1 分析k+1 执行k+1

传统冯·诺依曼机采用顺序执行方式,又称串行执行方式。

优点:控制简单,硬件代价小。

缺点:执行指令的速度较慢,在任何时刻,处理机中只有一条指令在执行,各功能部件的利用率很低。

王道考研/CSKAOYAN.COM

3

指令流水的定义

1. 顺序执行方式 总耗时T = n×3t = 3nt

取指k 分析k 执行k 取指k+1 分析k+1 执行k+1

传统冯·诺依曼机采用顺序执行方式,又称串行执行方式。

优点:控制简单,硬件代价小。

缺点: 执行指令的速度较慢,在任何时刻,处理机中只有一条指令在执行,各功能部件的利用率很低。

2. 一次重叠执行方式 总耗时T = 3t + (n-1)×2t = (1+2n)t

 取指k+2
 分析k+2
 执行k+2

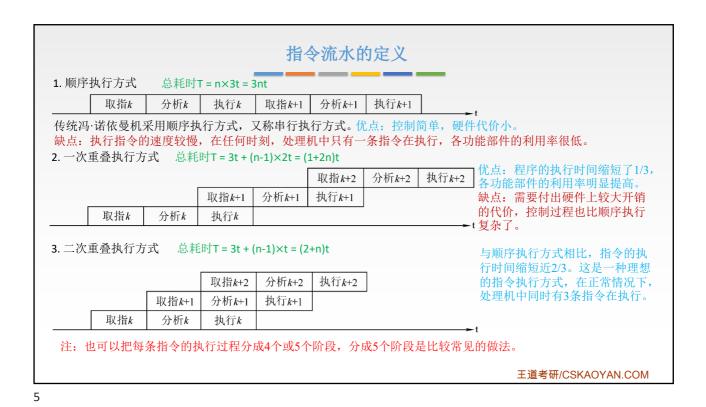
 取指k+1
 分析k+1
 执行k+1

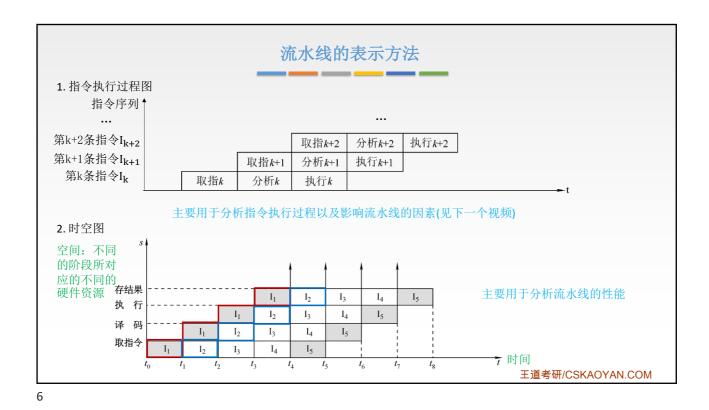
 取指k
 分析k
 执行k

优点:程序的执行时间缩短了1/3,各功能部件的利用率明显提高。

缺点: 需要付出硬件上较大开销的代价,控制过程也比顺序执行复杂了。

王道考研/CSKAOYAN.COM





流水线的性能指标

- 1. 吞吐率 2. 加速比
- 3. 效率

王道考研/CSKAOYAN.COM

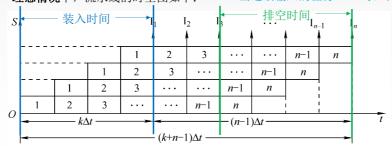
流水线的性能指标

1. 吞吐率 吞吐率是指在单位时间内流水线所完成的任务数量,或是输出结果的数量。

设任务数为n; 处理完成n个任务所用的时间为 T_k

则计算流水线吞吐率(TP)的最基本的公式为 $TP = \frac{n}{T_k}$

当连续输入的任务 $n\to\infty$ 时,得最大吞吐率为 $TP_{max}=1/\Delta t$ 。 理想情况下,流水线的时空图如下:



 $T_k = (k+n-1) \Delta t$

流水线的实际吞吐率为

$$TP = \frac{n}{(k+n-1)\Delta t}$$

一条指令的执行分为k个阶段,每个阶段耗时 Δt ,一般取 Δt =一个时钟周期

王道考研/CSKAOYAN.COM

流水线的性能指标

2. 加速比 完成同样一批任务,**不使用流水线所用的时间**与**使用流水线所用的时间**之比。

n-1

 $(n-1)\Delta t$

设 T_0 表示不使用流水线时的执行时间,即顺序执行所用的时间; T_k 表示使用流水线时的执行时间 则计算流水线加速比(S)的基本公式为 $S = \frac{T_0}{T}$ 当连续输入的任务 $n \to \infty$ 时,最大加速比为 $S_{\max} = k$ 。

n

理想情况下,流水线的时空图如下:

2

3

 $k\Delta t$

3

 I_1 I_2 I_3 \dots I_{n-1} I_n $|| \hat{p}| \hat{p}|^2$

单独完成一个任务耗时为 $k \Delta t$,则顺序完成n个任务耗时 T_0 = $nk \Delta t$

$$T_k = (k+n-1) \Delta t$$

实际加速比为

$$S = \frac{kn\Delta t}{(k+n-1)\Delta t} = \frac{kn}{k+n-1}$$

王道考研/CSKAOYAN.COM

9

0

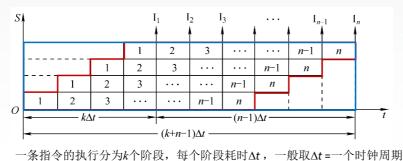
流水线的性能指标

3. 效率 流水线的设备利用率称为流水线的效率。

在时空图上,流水线的效率定义为**完成n个任务占用的时空区有效面积**与**n个任务所用的时间与k个流水段所围成的时空区总面积**之比。

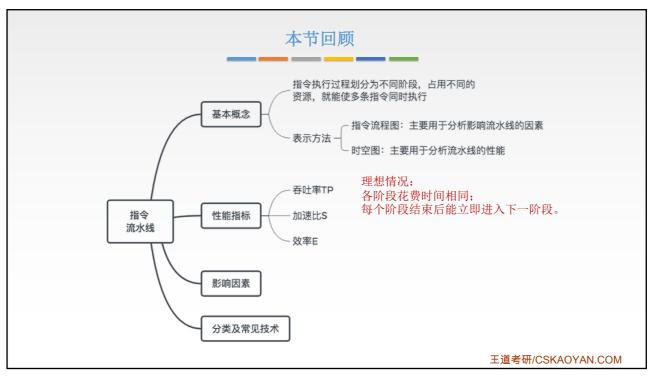
则流水线效率(E)的一般公式为 $E = \frac{n$ 个任务占用k时空区有效面积 $= \frac{T_0}{kT_k}$

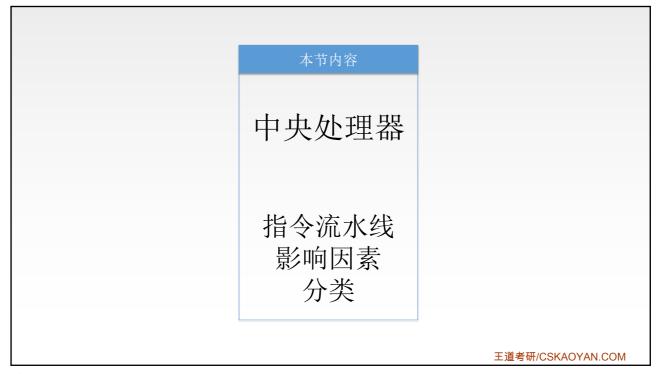
理想情况下,流水线的时空图如下:

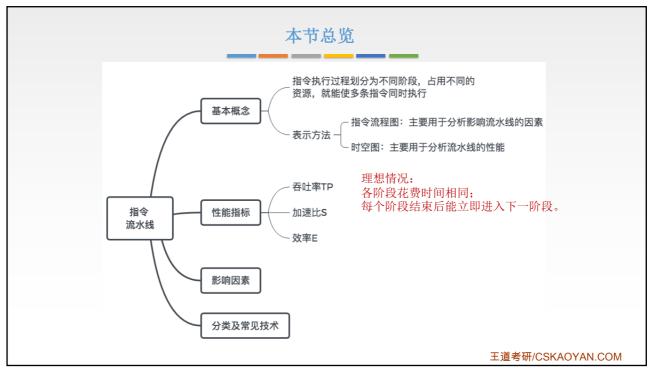


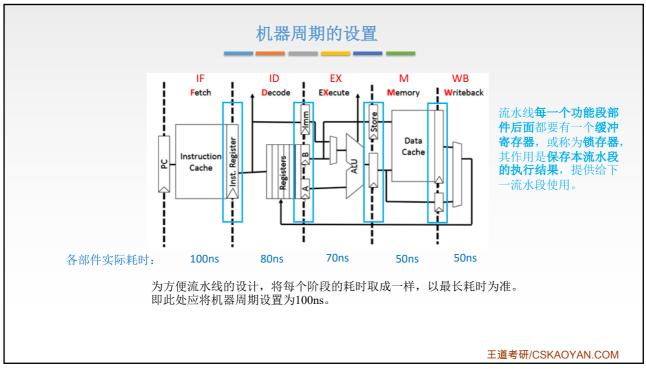
当连续输入的任务 $n\to\infty$ 时,最高效率为 $E_{max}=1$ 。

王道考研/CSKAOYAN.COM



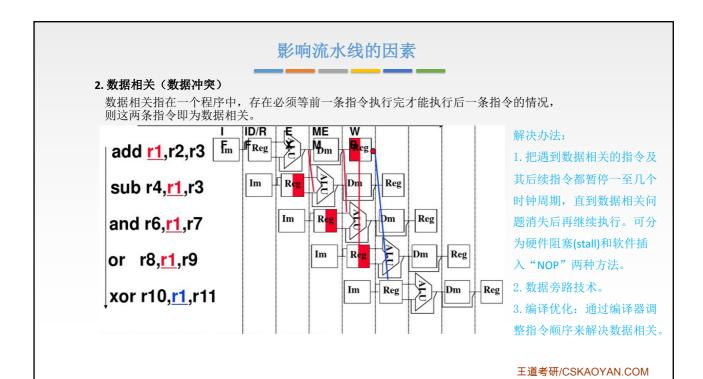






影响流水线的因素 1. 结构相关(资源冲突) 2. 数据相关(数据冲突) 3. 控制相关(控制冲突)

影响流水线的因素 1. 结构相关(资源冲突) 由于多条指令在同一时刻争用同一资源而形成的冲突称为结构相关。 Time (clock cycles) →解决办法: 1. 后一相关指令暂停一周期 Im Reg Reg Dm 2. 资源重复配置: Load 数据存储器+指令存储器 ⊥ Reg DmReg Instr 1 Reg Im Reg DmInstr 2 Reg ■ Reg Im DmInstr 3 Reg Reg Dm[↓]Instr 4 王道考研/CSKAOYAN.COM



影响流水线的因素

2. 数据相关(数据冲突)

I1 LOAD R1, [a] ([a]) -> R1

12 LOAD R2, [b] ([b]) -> R2

I3 ADD R1, R2 (R1) + (R2) -> R2

14 STORE R2, [x] $(R2) \rightarrow [x]$

I3与I1和I2存在数据相关,

则这4条指令执行过程中I3的ID段和I4的IF段被阻塞的原因各是什么? I4和I3存在数据相关。

	时间单元													
指令	1	2	3	4	5	6	7	8	9	10	11	12	13	14
I ₁ .	IF	ID	EX	M	WB									
I_2		IF	ID	EX	M	WB								
I ₃			IF				ID	EX	M	WB				
I_4							IF				ID	EX	M	WB

王道考研/CSKAOYAN.COM

18

影响流水线的因素

2. 数据相关(数据冲突)

数据的基本操作:读(R)、写(W)冲突的基本类型:RAW、WAR、WAW

RAW

I1: ADD R5, R2, R4; (R2)+(R4) -> R5I2: ADD R4, R5, R3; (R5)+(R3) -> R4

WAR

I1: STA M, R2; (R2) -> M,M为主存单元 乱序发射,编写程序的时候希望I1在I2前完成,

I2: ADD R2, R4, R5; (R4)+(R5) ->R2 但优化手段导致I2在I1前发射。

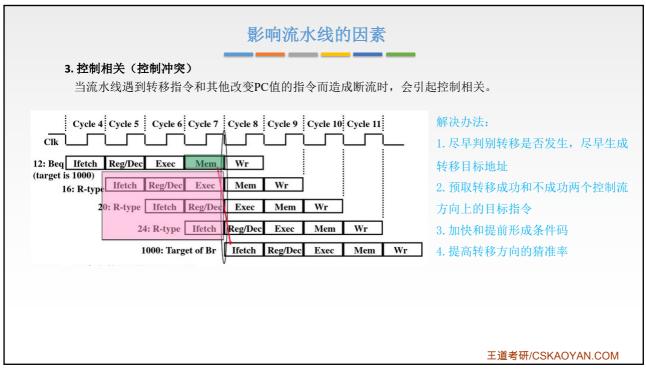
WRW

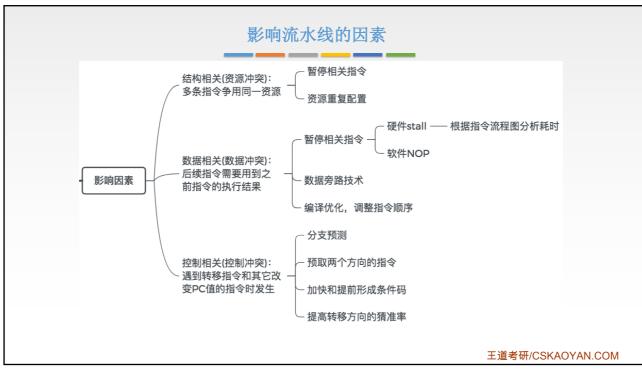
I1: MUL R3, R2, R1;(R2)*(R1)->R3存在多个功能部件时,后一条指I2: SUB R3, R4, R5;(R4)-(R5)->R3令可能比前一条指令先完成。

王道考研/CSKAOYAN.COM

注: "按序发射,按序完成"时,只可能出现RAW相关。

19





流水线的分类

1. 部件功能级、处理机级和处理机间级流水线

根据**流水线使用的级别**的不同,流水线可分为部件功能级流水线、处理机级流水线和处理机间流水线。 **部件功能级流水**就是将复杂的算术逻辑运算组成流水线工作方式。例如,可将浮点加法操作分成求阶 差、对阶、尾数相加以及结果规格化等4个子过程。

处理机级流水是把一条指令解释过程分成多个子过程,如前面提到的取指、译码、执行、访存及写回5个子过程。

处理机间流水是一种宏流水,其中每一个处理机完成某一专门任务,各个处理机所得到的结果需存放 在与下一个处理机所共享的存储器中。

2. 单功能流水线和多功能流水线

按流水线可以完成的功能,流水线可分为单功能流水线和多功能流水线。

单功能流水线指只能实现一种固定的专门功能的流水线;

多功能流水线指通过各段间的不同连接方式可以同时或不同时地实现多种功能的流水线。

王道考研/CSKAOYAN.COM

流水线的分类

3. 动态流水线和静态流水线

按同一时间内各段之间的连接方式,流水线可分为静态流水线和动态流水线。

静态流水线指在同一时间内,流水线的各段只能按同一种功能的连接方式工作。 动态流水线指在同一时间内,当某些段正在实现某种运算时,另一些段却正在进行另一种运算。这样 对提高流水线的效率很有好处, 但会使流水线控制变得很复杂。

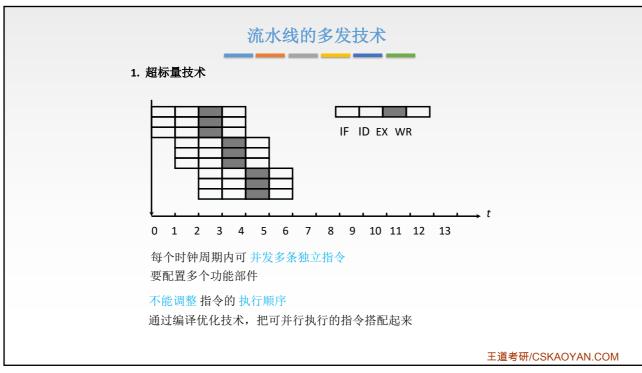
4. 线性流水线和非线性流水线

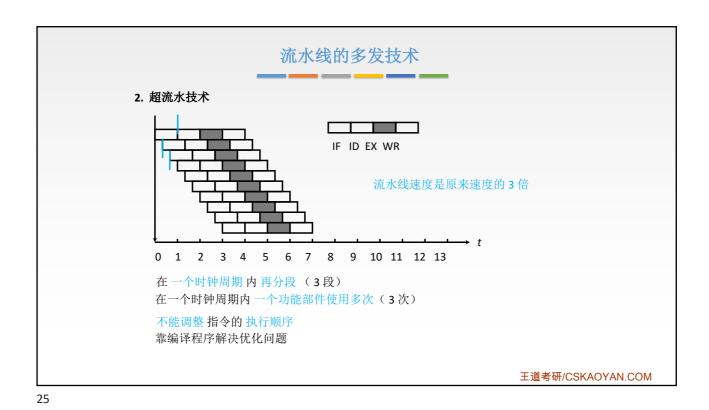
按流水线的各个功能段之间是否有反馈信号,流水线可分为线性流水线与非线性流水线。 **线性流水线**中,从输入到输出,每个功能段只允许经过一次,不存在反馈回路。

非线性流水线存在反馈回路,从输入到输出过程中,某些功能段将数次通过流水线,这种流水线 适合进行线性递归的运算。

王道考研/CSKAOYAN.COM

23





流水线的多发技术

3. 超长指令字

IF ID EX WR

0 1 2 3 4 5 6 7 8 9 10 11 12 13

由 编译程序挖掘 出指令间 潜在的 并行性,
将 多条 能 并行操作 的指令组合成 一条
具有 多个操作码字段 的 超长指令字(可达几百位)
采用 多个处理部件

王道考研/CSKAOYAN.COM

