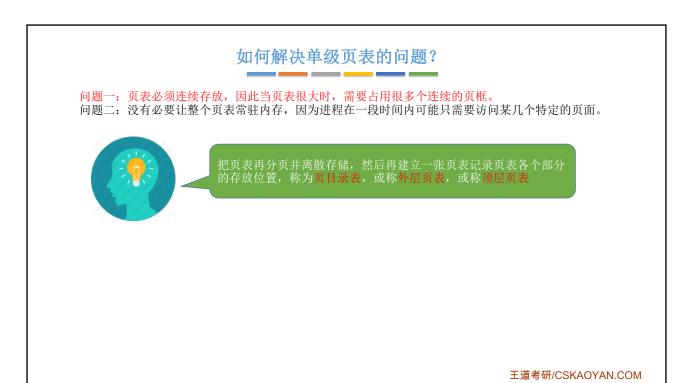
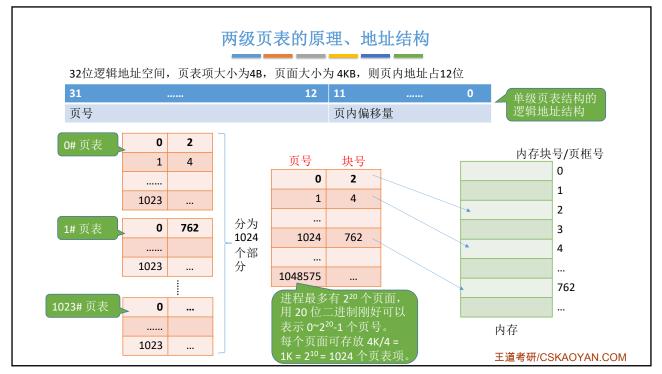
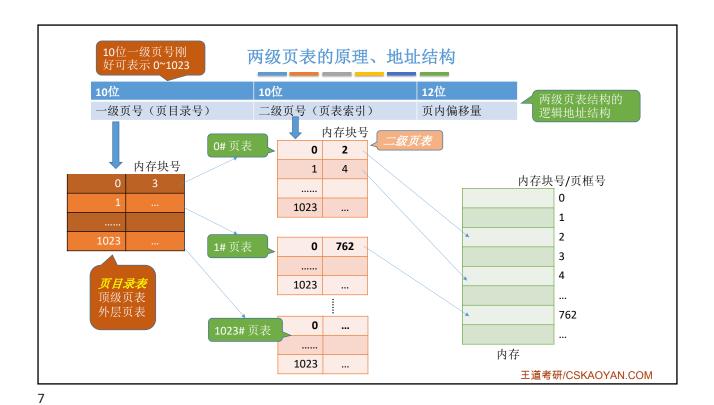


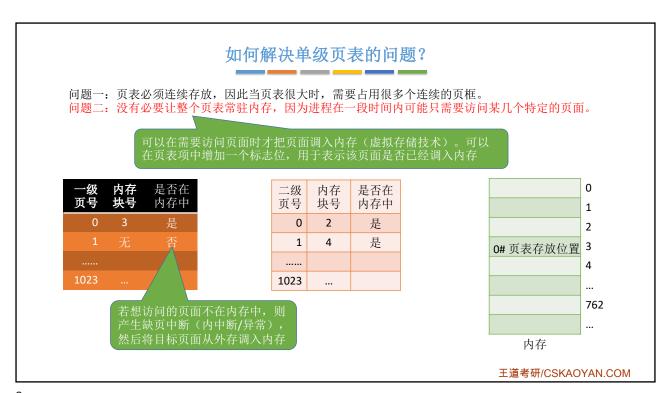
单级页表存在的问题 内存块号/页框号 0 页号 块号 1 0 3 0页 2 1页 1 6 3 2页 2 4 4 5 n页 n 6 用户进程逻 页表 7 辑地址空间 8 某计算机系统按字节寻址,支持32位的逻辑地址,采用分页存储管理,页 面大小为4KB,页表项长度为4B。 内存 4KB = 2¹²B,因此页内地址要用12位表示,剩余 20 位表示页号。 因此,该系统中用户进程最多有220页。相应的,一个进程的页表中,最多会 有 2^{20} = 1M = 1,048,576 个页表项,所以一个页表最大需要 2^{20} * 4B = 2^{22} B,共 需要 2²²/2¹² = 2¹⁰ 个页框存储该页表。 根据局部性原理可知,很多时候,进程在一段时间内只需要访问某几个页面 就可以正常运行了。因此没有必要让整个页表都常驻内存。 王道考研/CSKAOYAN.COM







如何实现地址变换 22 12 | 11 两级页表结构的 一级页号 (页目录号) 二级页号 页内偏移量 例:将逻辑地址(000000000,000000001,11111111111)转换为物理地址(用十进制表示)。 内存块号/页框号 内存块号 内存块号 0 0 2 1 最终要访问的内存块 1 4 号为4 2 该内存块的起始地址 0#页表存放位置 3 1023 为 4*4096 = 16384 页内偏移量为 4095 ①按照地址结构将逻辑地址拆分成三部分 最终的物理地址为 762 ②从PCB 中读出页目录表始址,再根据一级页号查页目录 16384 + 4095= 20479 表,找到下一级页表在内存中的存放位置 ③根据二级页号查二级页表,找到最终想访问的内存块号 内存 页表项存放位置: 3*4096+1*4 = 12,292 ④结合页内偏移量得到物理地址 王道考研/CSKAOYAN.COM



需要注意的几个细节

1. 若分为两级页表后,页表依然很长,则可以采用更多级页表,一般来说各级页表的大小不能超过一个页面例:某系统按字节编址,采用 40 位逻辑地址,页面大小为 4KB,页表项大小为 4B,假设采用纯页式存储,则要采用()级页表,页内偏移量为()位?

页面大小 = $4KB = 2^{12}B$,按字节编址,因此页内偏移量为12位页号 = 40 - 12 = 28 位

页面大小 = 2^{12} B,页表项大小 = 4B ,则每个页面可存放 2^{12} / 4 = 2^{10} 个页表项 因此各级页表最多包含 2^{10} 个页表项,需要 10 位二进制位才能映射到 2^{10} 个页表项,因此每一级的页表对应页号应为10位。总共28位的页号至少要分为三级

 逻辑地址:
 页号 28位
 页内偏移量 12位

 逻辑地址:
 一级页号 8位
 二级页号 10位
 三级页号 10位
 页内偏移量 12位

2. 两级页表的访存次数分析(假设没有快表机构)

第一次访存:访问内存中的页目录表 第二次访存:访问内存中的二级页表 第三次访存:访问目标内存单元 如果只分为两级页表,则一级页号占 18 位, 也就是说页目录表中最多可能有 2¹⁸个页表项, 显然,一个页面是放不下这么多页表项的。

王道考研/CSKAOYAN.COM

