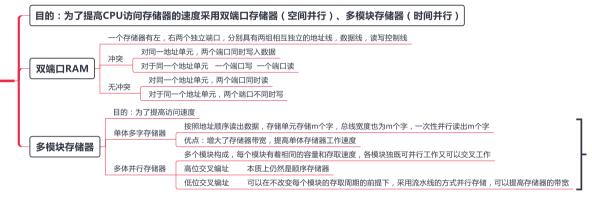
## 3.5 双端口RAM和多模块存储器



多体低位交叉编制可以有效的提高存储速度