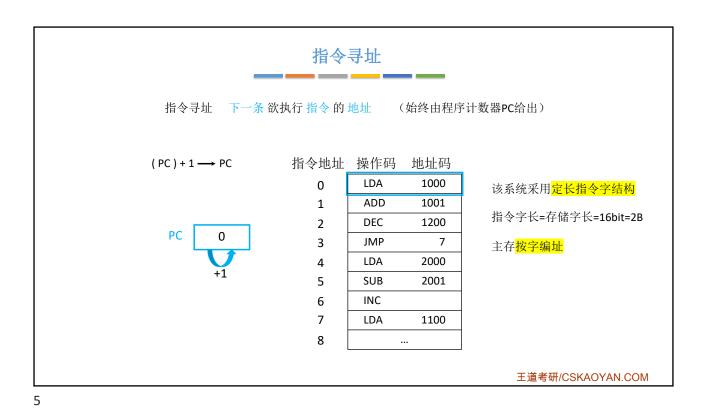
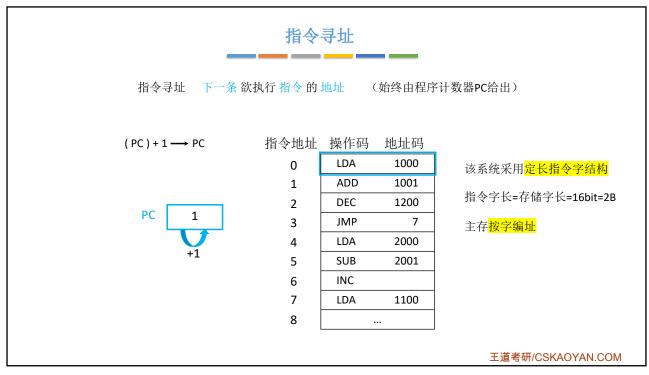


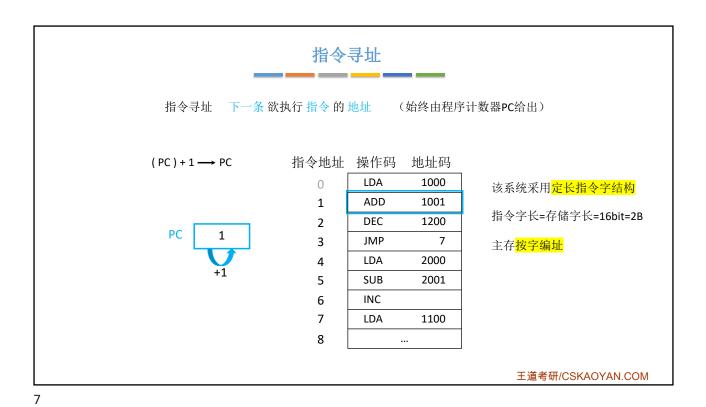


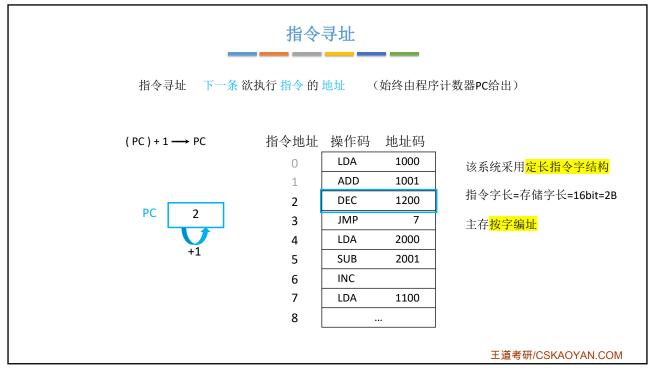


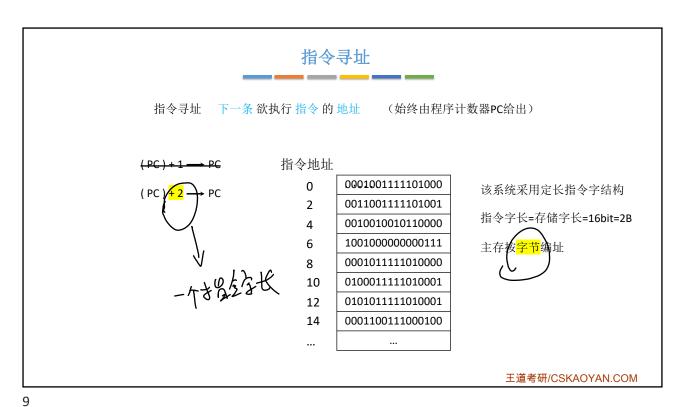
指令寻址 下一条 欲执行 指令 的 地址 (始终由程序计数器PC给出) (PC)+1→PC 最简单%情况 16 bit 指令地址 0001001111101000 0 该系统采用定长指令字结构 0011001111101001 指令字长=存储字长=16bit=2B 0010010010110000 2 1001000000000111 3 主存<mark>按字编址</mark> 0001011111010000 4 5 0100011111010001 0101011111010001 6 0001100111000100 7 8 王道考研/CSKAOYAN.COM







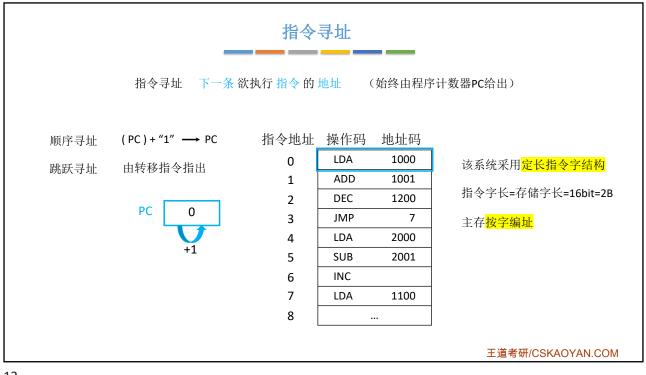


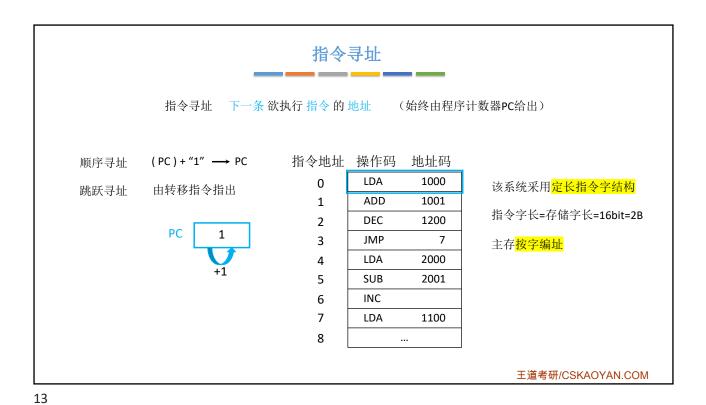


指令寻址 指令寻址 下一条 欲执行 指令 的 地址 (始终由程序计数器PC给出) 读入一个字, 根据操作码判 指令地址 断这条指令的总字节数 n, 0001001111101000 0 修改PC的值 0011001111101001 2  $(PC) + n \longrightarrow PC$ 0010010010110000 4 由于无线子交先先23篇指经学长 3 <sup>主存按<mark>字节</mark>编址</sup> 1001000000000111 6 0001011111010000 根据指令的类型,CPU可能还要进 行多次访存,每次读入一个字 0100011111010001 0101011111010001 0001100111000100 14 王道考研/CSKAOYAN.COM

## 指令寻址 指令寻址 下一条 欲执行 指令 的 地址 (始终由程序计数器PC给出) ( PC ) + "1" $\longrightarrow$ PC 顺序寻址 这里的1理解为1个指令字长,实际加的值会因指令长度、编址方式而不同 王道考研/CSKAOYAN.COM

11





指令寻址

指令寻址 下一条 欲执行 指令 的 地址 (始终由程序计数器PC给出)

LDA

SUB

INC

LDA

2000

2001

1100

2 3

4

5

6 7

8

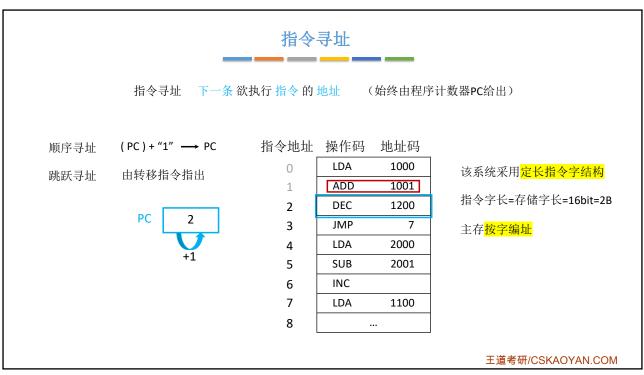
( PC ) + "1" → PC 指令地址 操作码 地址码 顺序寻址 LDA 1000 跳跃寻址 由转移指令指出 ADD 1001

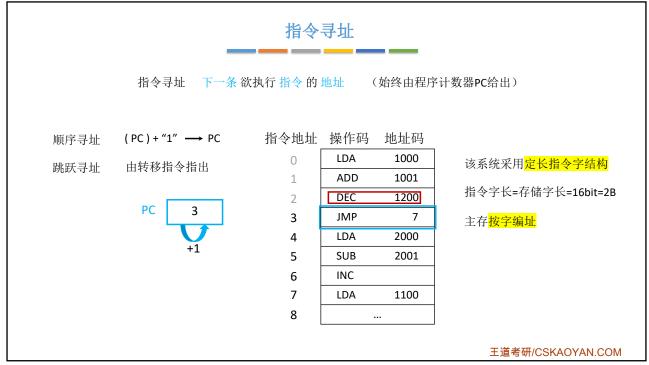
该系统采用定长指令字结构

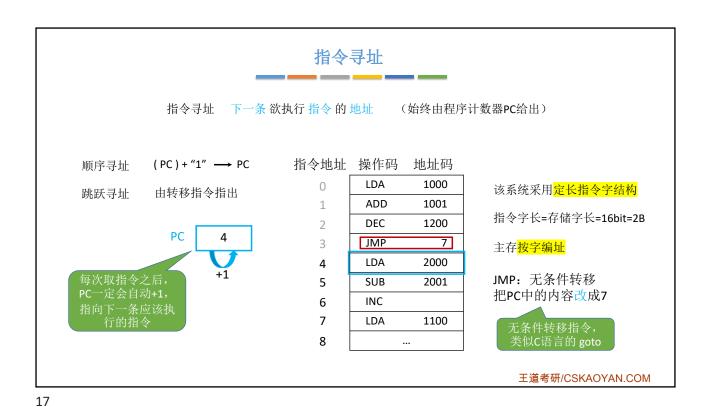
指令字长=存储字长=16bit=2B DEC 1200 JMP

主存<mark>按字编址</mark>

王道考研/CSKAOYAN.COM

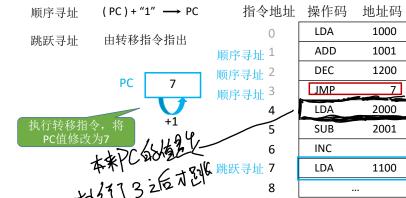






指令寻址

指令寻址 下一条 欲执行 指令 的 地址 (始终由程序计数器PC给出)



该系统采用<mark>定长指令字结构</mark>

指令字长=存储字长=16bit=2B

主存<mark>按字编址</mark>

JMP: 无条件转移 把PC中的内容改成7

无条件转移指令, 类似C语言的 goto

王道考研/CSKAOYAN.COM

18

王道考妍/cskaoyan.com

