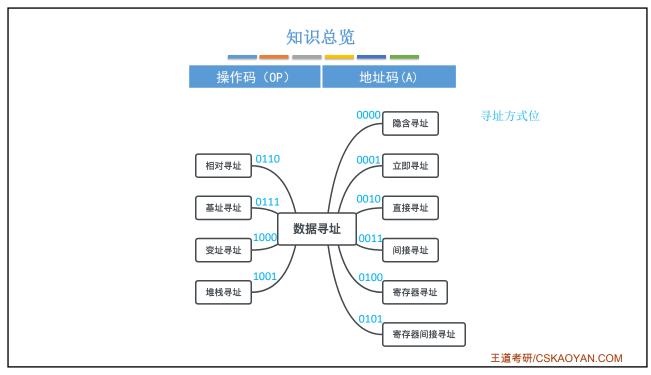
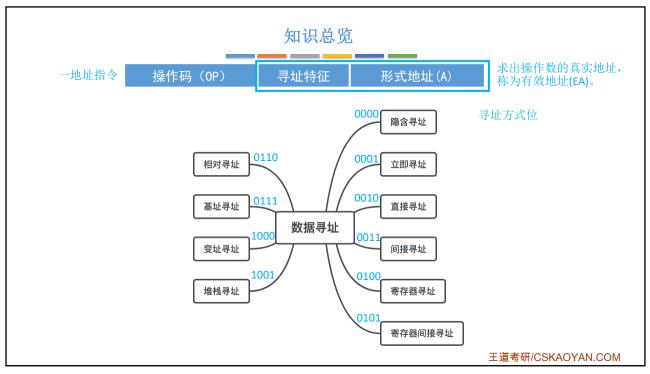
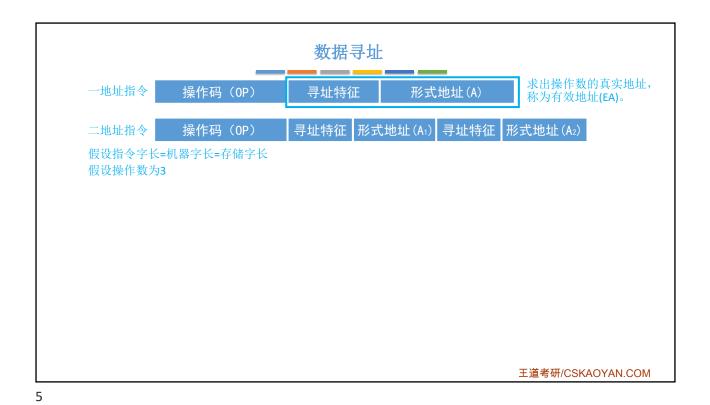


指令寻址 v.s. 数据寻址 顺序寻址 始终由程序计 数器PC给出 指令寻址 下一条 欲执行 指令 的 指令地址 跳跃寻址 数据寻址 确定 本条指令的 地址码指明的真实地址 操作码(OP) 地址码(A) 1000 LDA LDA 1000 100 LDA 1000 100 0 ADD 1001 ADD 1001 ADD 1001 101 101 1 102 DEC 1200 DEC 1200 DEC 1200 2 102 JMP 103 3 JMP 7 103 JMP 7 3 LDA 2000 2000 104 LDA 2000 104 LDA 4 SUB 105 2001 SUB 2001 105 SUB 2001 5 INC 106 INC 106 INC 6 107 LDA 1100 LDA 1100 107 LDA 1100 7 108 108 8 王道考研/CSKAOYAN.COM

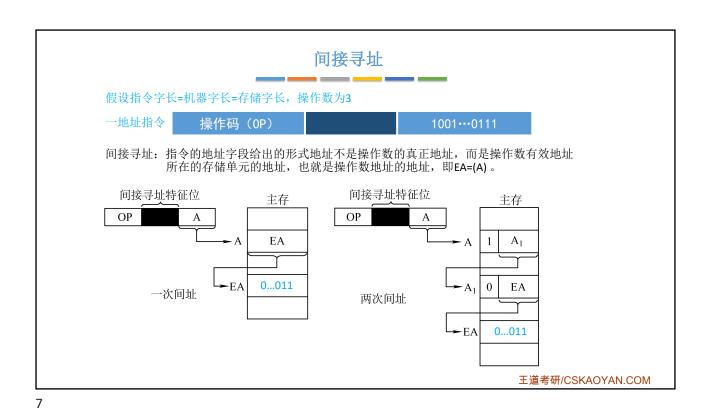


3

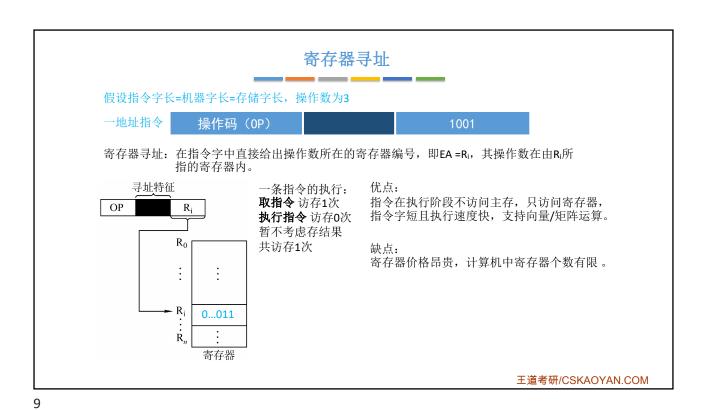




直接寻址 假设指令字长=机器字长=存储字长,操作数为3 一地址指令 操作码(OP) 直接寻址: 指令字中的形式地址A就是操作数的真实地址EA,即EA=A。 主存 寻址特征 LDA A 0...011 ACC 一条指令的执行: 优点:简单,指令执行阶段仅访问一次主存, **取指令** 访存1次 不需专门计算操作数的地址。 **执行指令** 访存1次 暂不考虑存结果 A的位数决定了该指令操作数的寻址范围。 操作数的地址不易修改。 共访存2次 王道考研/CSKAOYAN.COM



间接寻址 假设指令字长=机器字长=存储字长,操作数为3 一地址指令 操作码(OP) 间接寻址: 指令的地址字段给出的形式地址不是操作数的真正地址, 而是操作数有效地址 所在的存储单元的地址,也就是操作数地址的地址,即EA=(A)。 间接寻址特征位 间接寻址特征位 OP OP 可扩大寻址范围(有效地址EA的位数大于形式 EΑ 地址A的位数)。 便于编制程序(用间接寻址可以方便地完成子 操作数 0 EΑ 程序返回)。 一次间址 两次间址 缺点: -EA 操作数 指令在执行阶段要多次访存(一次间址需两 次访存, 多次寻址需根据存储字的最高位 确定几次访存)。 王道考研/CSKAOYAN.COM



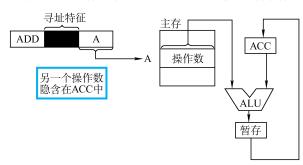
寄存器间接寻址 假设指令字长=机器字长=存储字长,操作数为3 一地址指令 操作码(OP) 寄存器间接寻址:寄存器Ri中给出的不是一个操作数,而是操作数所在主存单元的地址, 即EA=(R_i)。 寻址特征 一条指令的执行: OP 取指令 访存1次 主存 执行指令 访存1次 暂不考虑存结果 R_0 共访存2次 特点: 与一般间接寻址相比速度更快, 但指令的执 行阶段需要访问主存(因为操作数在主存中)。 0...011 R_i EΑ $\dot{\mathbf{R}}_n$ 寄存器

10

王道考研/CSKAOYAN.COM

隐含寻址

隐含寻址: 不是明显地给出操作数的地址, 而是在指令中隐含着操作数的地址。



优点: 有利于缩短指令字长。

缺点: 需增加存储操作数或隐含地址的硬件。

王道考研/CSKAOYAN.COM

11

立即寻址

假设指令字长=机器字长=存储字长,操作数为3

一地址指令 操作码 (OP) # 0···011

立即寻址:形式地址A就是操作数本身,又称为立即数,一般采用补码形式。 #表示立即寻址特征。

一条指令的执行: 优点: 指令执行阶段不访问主存, 指令执行时间最短

暂不考虑存结果 A的位数限制了立即数的范围。

共访存1次 如A的位数为n,且立即数采用补码时,可表示的数据范围为 $-2^{n-1}\sim 2^{n-1}-1$

王道考研/CSKAOYAN.COM

本节回顾

寻址方式	有效地址	访 存 次 数(指令执行期间)
隐含寻址	程序指定	0
立即寻址	A即是操作数	0
直接寻址	EA=A	1
一次间接寻址	EA=(A)	2
寄存器寻址	EA=R _i	0
寄存器间接一次寻址	EA=(R _i)	1

王道考研/CSKAOYAN.COM

13







@王道论坛



@王道计算机考研备考 @王道咸鱼老师-计算机考研 @王道楼楼老师-计算机考研



@王道计算机考研

知乎

※ 微信视频号



@王道计算机考研

@王道计算机考研

@王道在线