

Projekt wdrożeniowy – Intel Simics fuzz testing w RISC-V

Tomasz Jaworski

[<tomasz.jaworski@student.put.poznan.pl>](mailto:tomasz.jaworski@student.put.poznan.pl)

Piotr Kaszubski

[<piotr.kaszubski@student.put.poznan.pl>](mailto:piotr.kaszubski@student.put.poznan.pl)

Karol Kiedrowski

[<karol.kiedrowski@student.put.poznan.pl>](mailto:karol.kiedrowski@student.put.poznan.pl)

Mikołaj Załęski

[<mikolaj.zaleski@student.put.poznan.pl>](mailto:mikolaj.zaleski@student.put.poznan.pl)

Adam Andruszak

[<adam.andruszak@intel.com>](mailto:adam.andruszak@intel.com)

Styczeń 2025

Contents

1 Cel projektu

1

1 Cel projektu

Intel Simics to emulator oprogramowania przeznaczonego do systemów wbudowanych.