

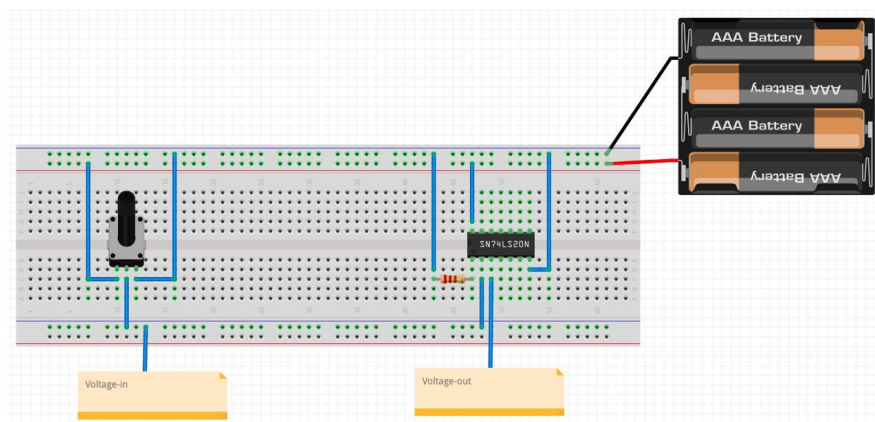
پیش گزارش آزمایش دوم

روژین تقی زادگان ۴۰۱۱۰۵۷۷۵

رادین شاه دایی ۴۰۱۱۰۶۰۹۶

باربد شهرآبادی ۴۰۱۱۰۶۱۲۵

الف) در این مدار از آیسی 7400 استفاده میکنیم که شامل تعدادی گیت NAND می شود. مقدار های Voltage-in و Voltage-out به دو ورودی اسکوپ متصل خواهند شد و نمودار Vi-Vo رسم میشود. باقی مدار واضح است و با یک پتانسیومتر یک منبع تغذیه متغیر ساخته ایم.



ب) در این قسمت از ۴ آیسی 7400 استفاده شده است که خروجی اولین گیت NAND به صورت متوالی به ۱۰ گیت NAND دیگر داده می شود که این کار را با متصل کردن ۳ آیسی دیگر به بردبورد انجام داده ایم. هر خروجی گیت NAND قبلی را به دو ورودی گیت NAND بعدی متصل میکنیم و همانطور که واضح است اینکار خروجی گیت NAND اولی را NOT میکند.

