

CONTRATACIÓN DE PERSONAL CON CARGO A SUBVENCIÓN PARA PROYECTO DE INVESTIGACIÓN

OFERTA DE TRABAJO

PROYECTO DE INVESTIGACIÓN: VERIFICATION OF SEU MITIGATION TECHNIQUES IN 3RD/4TH GENERATION FLASH FPGAS” (REF: ESA AO/1-8860/17/NL/LF).

FINANCIADO POR: ARQUIMEA INGENIERIA S.L.U.



PERFIL DEL CANDIDATO: Se busca titulado de grado en las áreas de Ingeniería Industrial y Automática o en Tecnologías de Telecomunicación. Esta persona deberá tener un conocimiento sólido del hardware programable (FPGAs) y de las herramientas de diseño. En particular, conocimiento y experiencia de trabajo con lenguaje VHDL y con lenguaje C. Experiencia de prototipado de sistemas con tarjetas de FPGAs, tipo Zedboard y/o equivalentes. Tener conocimientos de sistemas tolerantes a fallos.

OTROS MÉRITOS A VALORAR: Haber cursado al menos 30 créditos ECTS en másteres del área. Capacidad para trabajar en equipo, habilidades para la escritura de memorias científicas, documentos técnicos y artículos de investigación. Se valorará que los candidatos posean fluidez con el inglés tanto de manera oral como escrita.

DURACIÓN DEL CONTRATO: Del 15/09/2020 hasta el 31/12/2020.

RETRIBUCIÓN BRUTA: 1.334,82 euros (TCP4, BOULPGC 3 de junio de 2019, página 6)

CENTRO DE TRABAJO: Instituto Universitario de Microelectrónica Aplicada (IUMA)

SE REALIZARÁ UNA ENTREVISTA A LOS CANDIDATOS: Sí

CRITERIOS DE SELECCIÓN

Criterios exigibles

- Grado en las áreas de Ingeniería Industrial y Automática o en Tecnologías de Telecomunicación, o similares.
 - Experiencias de proyectos de diseño de sistemas electrónicos hardware con programación en C/C++ y VHDL.
 - Conocimiento y manejo de herramientas de diseño e implementación de sistemas sobre FPGAs, especialmente las de Xilinx.
 - Desarrollo de sistemas con la plataforma Zedboard de Xilinx o similares.
-

- Experiencia en el desarrollo de sistemas tolerantes a fallos y en herramientas específicas.
- Nivel B1 de inglés.

Criterios valorables (además de los exigibles)

- Haber cursado al menos 30 créditos ECTS en Máster en Tecnologías de Telecomunicación Avanzada o de Máster en Ingeniería de Telecomunicación, o similares.
 - Experiencia con sistemas MPSoCs y sistemas operativos en tiempo real (RTOS).
 - Experiencia en la redacción de escritura de memorias científicas, documentos técnicos y artículos de investigación en revistas de impacto.
 - Capacidad para la redacción de memorias técnicas de solicitud de proyecto en los planes regionales, nacionales y europeos.
 - Experiencia en presentación de trabajos científicos en foros internacionales.
 - Acreditación del nivel de inglés superior al B1.
-

DOCUMENTACIÓN A PRESENTAR: Currículum Vitae documentado

PRESENTACIÓN DE SOLICITUDES: Enviar por correo electrónico a Roberto Sarmiento Rodríguez (roberto.sarmiento@ulpgc.es).

- PLAZO: Hasta el 21 de agosto de 2020 a las 24:00 horas.