

article
 [T1]fontenc [utf8]inputenc [backend=biber, style=ieee]biblatex csquotes [portuguese]babel blindtext graph-
 ics geometry float hyperref indentfirst [printonlyused]acronym ragged2e textcomp multicol
 document
 center ua
 Introduosec:introducao
 Este projeto visa implementar uma mquina de fazer po, que permita ao utilizador escolher o tipo de po
 que pretende fazer. Para tal, necessario que o programa tenha uma mquina de estados finitos que permita
 ao utilizador escolher o tipo de po a ser fabricado facilmente, bem como adicionar tempo extra de cozedura
 e/ou tempo prvio de espera para iniciar a mquina.
 Para tornar este projeto possvel, pretendemos implementar uma mquina de estados, e os seus com-
 ponentes necessrios em linguagem de hardware vhd1 e desenvolvido no software QuartusPrime, de forma a
 aplicar a matria lecionada na cadeira de lsd.
 Arquiteturasec:arquitetura
 A arquitetura deste projeto divisvel em vrias partes distintas, que, logicamente, so complementares
 para o resultado do projeto. Estas sero descritas abaixo da Figura fig:bread-machine.
 figure[H] fig:bread-machine [scale=0.6]BreadMachine3 Figura representativa do top-level do projeto