

# Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

## «Московский государственный технический университет имени Н.Э. Баумана (национальный исследовательский университет)»

национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

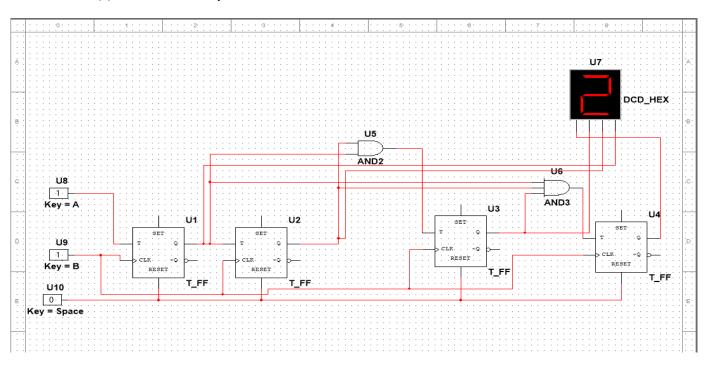
ФАКУЛЬТЕТ ИНФОРМАТИКА	И СИСТЕМЫ УПРАВЈ	ЕНИЯ					
КАФЕДРАКОМПЬЮТЕРНЫЕ С	СИСТЕМЫ И СЕТИ (И	У6)					
НАПРАВЛЕНИЕ ПОДГОТОВКИ <b>09.03.04 «Программная инженерия»</b>							
O	тчет						
по паборато	рной работе № 3						
полаобрато	phon padore 342 5						
Название: Исследование синхронных	к счетчиков						
название: <u>неселедование синхронны</u>	<u>C TOT THROD</u>						
<b>Дисциплина:</b> <u>Архитектура ЭВМ</u>							
Студент гр. <u>ИУ7-43Б</u>		<u>Н.В.Куликов</u>					
	(Подпись, дата)	(И.О. Фамилия)					
Преподаватель		В.Н. Козлов_					
	(Подпись, дата)	(И.О. Фамилия)					

## Цель работы

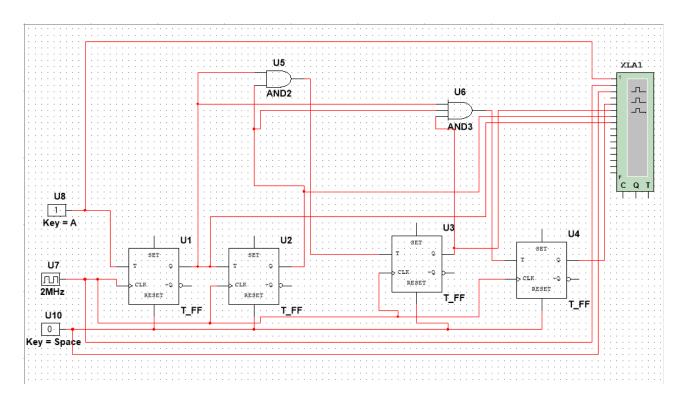
Изучение принципов построения счетчиков, овладение методом синтеза синхронных счетчиков, экспериментальная оценка динамических параметров счетчиков, изучение способов наращивания разрядности синхронных счетчиков.

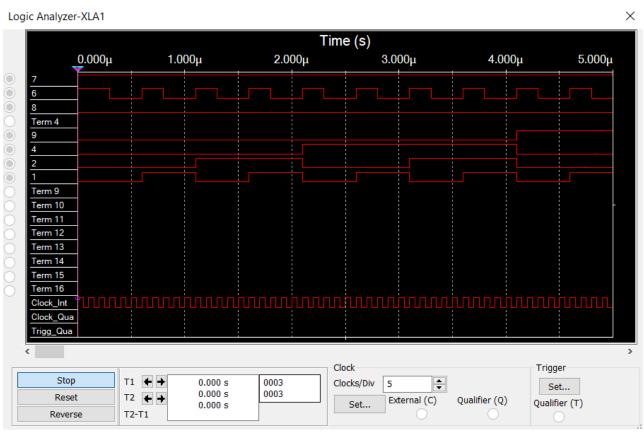
# 1. Четырёхразрядный синхронный суммирующий счётчик с параллельным переносом на Т- триггерах.

- От одиночных импульсов



- От импульсов генератора







Задержка — 23.778 нс

Время, через которое закончатся все переходные процессы в триггере, и он будет готов к очередному импульсу, составляет удвоенное время задержки, т.е.  $\sim$ 47нс. Максимальная частота счета, таким образом, составляет 1/(47hc) = 21 МГц.

# 2. Синтезировать двоично-десятичный счётчик с заданной последовательностью состояний.

Вариант №9: 0,1,3,4,5,7,8,10,11,12

## Таблица Переходов:

		ım	лица 2
$\mathbf{Q}_i^t \to \mathbf{Q}_i^{t+1}$	J	K	D
0 - 0	0	α	0
0 - 1	1	α	1
1 - 0	α	1	0
1-1	α	0	1

Nº		Вре	мя t			Врем	ıя t+1			Фун	•	1 воз тригг	•	-	я ЈК	-
	Q <sub>3</sub>	Q <sub>2</sub>	Q <sub>1</sub>	Q <sub>0</sub>	Q₃*	<b>Q</b> <sub>2</sub> *	<b>Q</b> <sub>1</sub> *	Q₀*	J <sub>3</sub>	K <sub>3</sub>	J <sub>2</sub>	K <sub>2</sub>	J <sub>1</sub>	K <sub>1</sub>	Jo	Ko
0	0	0	0	0	0	0	0	1	0	α	0	α	0	α	1	α
1	0	0	0	1	0	0	1	1	0	α	0	α	1	α	α	0
2	-	1	1	_	1	-	-	-	-	ı	-	-	-	ı	-	-
3	0	0	1	1	0	1	0	0	0	α	1	α	α	1	α	1
4	0	1	0	0	0	1	0	1	0	α	α	0	0	α	1	α
5	0	1	0	1	0	1	1	1	0	α	α	0	1	α	α	0
6	_	-	-	-	-	-	-	-	-	-	-	-	-	1	-	_
7	0	1	1	1	1	0	0	0	1	α	α	1	α	1	α	1
8	1	0	0	0	1	0	1	0	α	0	0	α	1	α	0	α
9	_	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-
10	1	0	1	0	1	0	1	1	α	0	0	α	α	0	1	α
11	1	0	1	1	1	1	0	0	α	0	1	α	α	1	α	1
12	1	1	0	0	0	0	0	0	α	1	α	1	0	α	0	α
13	_	•	•	_	ı	-	-	-	-	•	-	-	-	•	-	-
14	_	•	-	_	ı	-	-	-	-	•	-	-	-	•	-	-
15	_	-	-	_	1	-	-	-	-	-	-	-	-	ı	-	-

Минимизация с помощью карт Карно

<u>J3</u>

$Q_3Q_2$	00	01	11	10		
$Q_1Q_0$						
00	0	0	α	α		
01	0	0	Χ	Χ		
11	0	1	Χ	α		
10	X	X	X	α		
$Q_1 \& Q_2$						

K3

113					
$Q_3Q_2$	00	01	11	10	
$Q_1Q_0$					
00	α	α	1	0	
01	α	α	X	Χ	
11	α	α	X	0	
10	Х	X	X	0	
$Q_2$					

J2

32					
$Q_3Q_2$	00	01	11	10	
$Q_1Q_0$					
00	0	α	α	0	
01	0	α	X	X	
11	1	α	Χ	1	
10	Χ	Х	Χ	0	
$(Q_1\&!Q_3) (Q_3\&Q_0)$					

K2

112						
$Q_3Q_2$	00	01	11	10		
$Q_1Q_0$						
00	α	0	1	α		
01	α	0	Χ	X		
11	α	1	Х	α		
10	Χ	Х	Χ	α		
$Q_1 Q_3$						

J1

J 1					
$Q_3Q_2$	00	01	11	10	
$Q_1Q_0$					
00	0	0	0	1	
01	1	1	Χ	Х	
11	α	α	Χ	α	
10	Χ	Χ	Χ	α	
$(Q_3&!Q_2) Q_0$					

<u>K1</u>

$Q_3Q_2$	00	01	11	10	
$Q_1Q_0$					
00	α	α	α	α	
01	α	α	X	Χ	
11	1	1	Х	1	
10	Χ	Х	Χ	0	
$Q_0$					

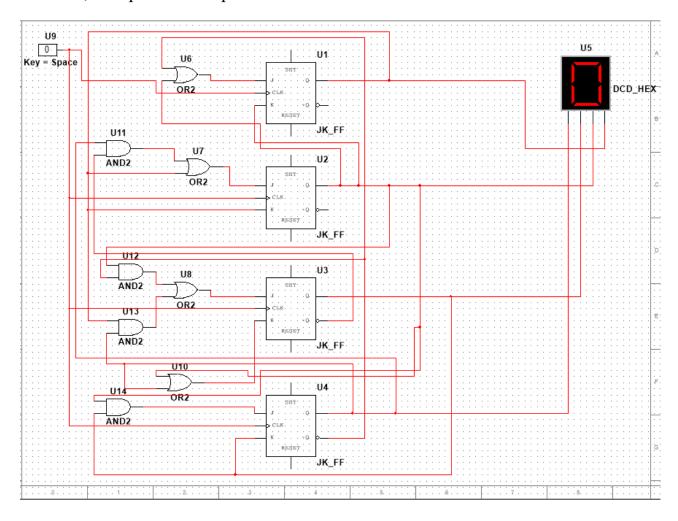
<u>J0</u>

$Q_3Q_2$ $Q_1Q_0$	00	01	11	10	
<b>Q</b> <sub>1</sub> <b>Q</b> <sub>0</sub>					
00	1	1	0	0	
01	α	α	Χ	Χ	
11	α	α	Х	α	
10	Χ	Χ	Χ	1	
!Q3 Q1					

K0

$Q_3Q_2$	00	01	11	10			
$Q_1Q_0$							
00	α	α	α	α			
01	0	0	Χ	Χ			
11	1	1	Χ	1			
10	Χ	Х	X	α			
Q <sub>1</sub>							

#### Схема, построенная по расчетам



# 3. Собрать десятичный счётчик, используя элементную базу приложения Multisim или учебного макета.

Таблица переходов

тиолици				
$\mathbf{Q}_i^t \to \mathbf{Q}_i^{t+1}$	J	K	D	
0 - 0	0	α	0	
0 - 1	1	α	1	
1 - 0	α	1	0	
1-1	α	0	1	

Nº	Время t				Время t+1			Функции возбуждения JK- триггеров								
	Q <sub>3</sub>	Q <sub>2</sub>	Q <sub>1</sub>	Q <sub>0</sub>	Q₃*	<b>Q</b> <sub>2</sub> *	<b>Q</b> <sub>1</sub> *	Q₀*	J <sub>3</sub>	<b>K</b> <sub>3</sub>	J <sub>2</sub>	K <sub>2</sub>	J <sub>1</sub>	K <sub>1</sub>	Jo	Ko
0	0	0	0	0	0	0	0	1	0	α	0	α	0	α	1	α
1	0	0	0	1	0	0	1	1	0	α	0	α	1	α	α	1
2	0	0	1	0	0	0	1	1	0	α	0	α	α	0	1	α
3	0	0	1	1	0	1	0	0	0	α	1	α	α	1	α	1
4	0	1	0	0	0	1	0	1	0	α	α	0	0	α	1	α
5	0	1	0	1	0	1	1	1	0	α	α	0	1	α	α	1
6	0	1	1	0	0	1	1	1	0	α	α	0	α	0	1	α
7	0	1	1	1	1	0	0	0	1	α	α	1	α	1	α	1
8	1	0	0	0	1	0	0	1	α	0	0	α	0	α	1	α
9	1	0	0	1	0	0	0	0	α	1	0	α	0	α	α	1
10	-	-	-	_	-	-	-	-	-	-	-	-	-	-	-	_
11	-	-	-	_	-	-	-	-	-	-	-	-	-	-	-	_
12	-	-	-	_	-	-	-	-	-	-	-	-	-	-	-	-
13	•	1	•	_	1	-	-	-	-	•	-	•	-	•	-	-
14	1	1	1	_	- 1	-	-	-	ı	ı	-	ı	-	ı	-	-
15	1	1	1	_	1	-	-	1	ı	ı	ı	ı	-	ı	-	ı

## Минимизация с помощью карт Карно

J3

$Q_3Q_2$	00	01	11	10			
$Q_1Q_0$							
00	0	0	Χ	α			
01	0	0	Х	α			
11	0	1	Χ	Χ			
10	0	0	Χ	Χ			
$Q_0&Q_1&Q_2$							

<u>K3</u>

$Q_3Q_2$	00	01	11	10				
$Q_1Q_0$								
00	α	α	Χ	0				
01	α	α	X	1				
11	α	α	Χ	Χ				
10	α	α	Χ	Χ				
$Q_0$								

9

<u>J2</u>

$Q_3Q_2$	00	01	11	10			
$Q_1Q_0$							
00	0	α	Х	0			
01	0	α	Х	0			
11	1	α	Χ	Χ			
10	0	α	Х	Х			
$Q_0\&Q_1$							

<u>K2</u>

$Q_3Q_2$	00	01	11	10				
$Q_1Q_0$								
00	α	0	Х	α				
01	α	0	Х	α				
11	α	1	X	Χ				
10	α	0	Χ	X				
$Q_0 Q_1$								

<u>J1</u>

$Q_3Q_2$	00	01	11	10			
$Q_1Q_0$							
00	0	0	Χ	0			
01	1	1	Χ	0			
11	α	α	Х	Х			
10	α	α	Χ	Χ			
$Q_0$ & $!Q_3$							

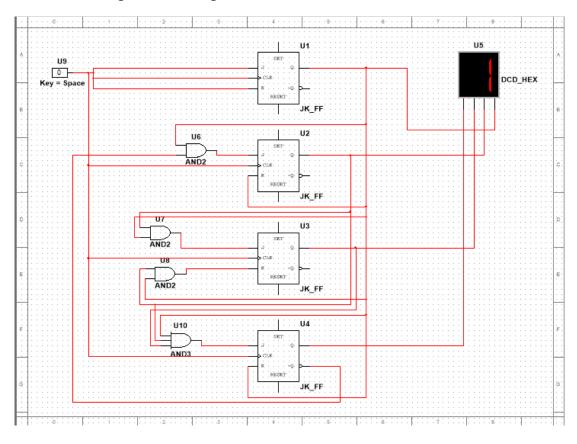
<u>K1</u>

$Q_3Q_2$	00	01	11	10			
$Q_1Q_0$							
00	α	α	Х	α			
01	α	α	Χ	α			
11	1	1	Χ	Χ			
10	0	0	Χ	Х			
$Q_0$							

J0							
	$Q_3Q_2$	00	01	11	10		
$Q_1Q_0$							
	00	1	1	Х	1		
(	01	α	α	X	α		
	11	α	α	Χ	Χ		
	10	1	1	X	X		
1							

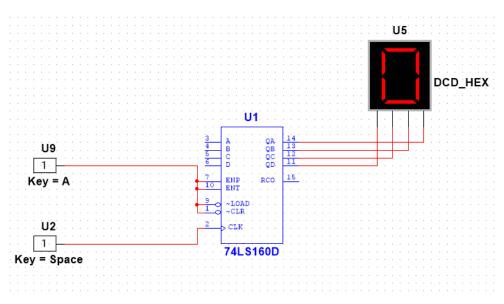
<u>K0</u>						
$Q_3Q_2$	00	01	11	10		
$Q_1Q_0$						
00	α	α	X	α		
01	1	1	Χ	Χ		
11	1	1	X	Χ		
10	α	α	X	X		
1						

#### Схема, построенная по расчетам

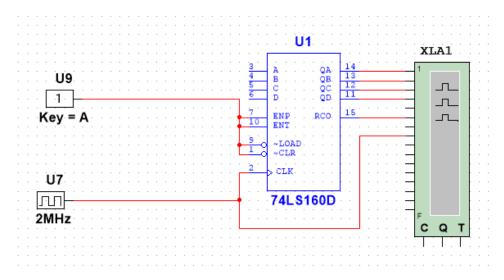


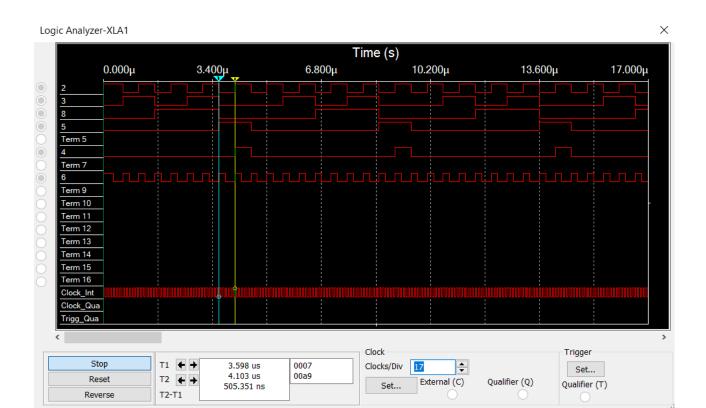
# 4. Исследование четырёхразрядного синхронного суммирующего счётчика с параллельным переносом ИС К555ИЕ9, аналог ИС 74LS160

#### - от одиночных импульсов



- от импульсов генератора.

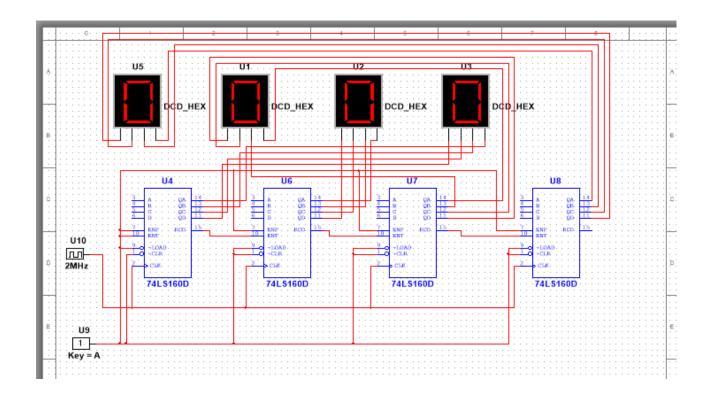




#### **Задержка:** 505 нс

Время, через которое закончатся все переходные процессы в триггере, и он будет готов к очередному импульсу, составляет удвоенное время задержки, т.е.  $^{\sim}1$ мкс. Максимальная частота счета, таким образом, составляет 1/(1мкс) = 1 М $\Gamma$ ц.

5. Исследование схем наращивания разрядности счетчиков ИЕ9 до четырех секций с последовательным переносом между секциями и по структуре «быстрого» счета



### Контрольные вопросы

1. Что называется счётчиком?

Счётчик – это операционный узел ЭВМ, предназначенный для выполнения счёта, кодирования в определённой системе счисления и хранения числа сигналов импульсного типа, поступающих на счётный вход.

- 2. Что называется коэффициентом пересчёта?
  Коэффициент пересчёта число входных сигналов, которое возвращает схему в начальное состояние, в качестве которого может быть взято любое её состояние.
- 3. *Перечислить основные классификационные признаки счётчиков.* По значению модуля счёта:
  - $\circ$  Двоичные счётчики (M=2n, n кол-во двоичных разрядов)
  - Двоично-кодированные счётчики

о Счётчики с одинарным кодированием (состояние представлено местом расположения единственной единицы)

#### По направлению счёта:

- о Суммирующие
- Вычитающие
- о Реверсивные

По способу организации межразрядных связей:

- о Счетчики с последовательным переносом
- о Счетчики со сквозным переносом
- о Счетчики с параллельным переносом
- о Счетчики с групповым переносом

По порядку изменения состояний:

- о С естественным порядком счета
- о С произвольным порядком счета

По способу управления переключением триггеров во время счёта:

- о Синхронные
- о Асинхронные
- 4. Указать основные параметры счётчиков.
  - Модуль счёта М
  - Емкость счётчика N
  - о Статические и динамические параметры счётчика (максимальная частота счёта, минимальные длительности различных импульсов).
- 5. Что такое время установки кода счётчика? Время установки кода счётчика один из параметров, влияющих на его быстродействие. Время установки кода tset равно времени между моментом поступления входного сигнала и моментом установки счетчика в новое устойчивое состояние.

6. Объяснить работу синхронного счётчика с параллельным переносом, оценить его быстродействие.

Синхронные счётчики строятся на синхронных триггерах, синхронизирующие входы объединены. Счётные сигналы подают на входы. Поэтому триггеры переключатся одновременно. Поэтому время задержки распространения сигнала от счетного входа до выходов его триггеров равно времени задержки распространения сигнала любого триггера счетчика от *С*-входа до его выхода. Максимальная частота — при параллельном образовании сигналов. Сигналы переноса формируется в каждом разряде, с помощью логических схем. В качестве триггеров - синхронные триггеры с динамическим управлением. В синхронном двоичном суммирующем счётчике с параллельным переносом, построенном на *JK*-триггерах, функции возбуждения формируются параллельно.

7. Объяснить методику синтеза синхронных счётчиков на двухступенчатых *JK*- и *D*- триггерах.

Синтез синхронного счетчика как цифрового автомата содержит 7 этапов:

 $\circ$  Определение числа триггеров счетчика, исходя из модуля счета M и максимального состояния L счётчика:

```
n1 = ]log2M[,
```

n2 = ]log2L[, где ]...[ — округление до ближайшего большего целого числа.

- о Составление обобщенной таблицы переходов счётчика и функций возбуждения триггеров.
- о Минимизация функции возбуждения триггеров счётчика.
- Перевод минимизированных функций возбуждения в заданный базис логических функций.
- о Построение функциональной схемы счётчика
- о Проверка полученной схемы счётчика на самовосстановление после сбоев