# 虚拟存储器

1. 页式存储和段页式存储与主存信息交换均采用 “页”。页式存储系统对程序分页，采用页进行交互 ；段页式先按照逻辑分段，然后分页，以页为单位和主存交互。
2. 虚存对应用程序员透明，对系统程序员不透明。（透明指的是不可见性， 哪个傻逼翻译的 ？）。
3. Cache由 SRAM 组成，TLB 一般由CAM组成，也可以考虑SRAM。