波形配置验证说明

针对 AIOS 在按照图 1 所示波形参数进行波形配置后出现的问题：

1、 profileCfg 中的时间设置有问题

2、chirpCfg 配置数量太多，导致内存不够

```
sensorStop
flushCfg
dfeDataOutputMode 1
channelCfg 15 6 0
adcCfg 2 1
adcbufCfg -1 0 0 1 1
profileCfg 0 60.25 10 6 80 0 0 46.5 0 128 2000 0 0 40
chirpCfg 0 0 0 0 0 0 0 2
chirpCfg 1 1 0 0 0 0 0 4
chirpCfg 2 2 0 0 0 0 0 2
chirpCfg 3 3 0 0 0 0 0 4
frameCfg 0 3 128 0 20 1 0
lowPower 0 1
sensorStart
```

图 1 CH 波形参数图

CH 解决方法：

问题 1：目前的 frame periodicity 设置为 20ms，过于激进，现在将 frame periodicity 设置为 50ms。

问题 2：L3 可用内存为 728K，减少一个 chirpCfg 和一个接收通道，增加一个发射通道，即变成 3T3R，波形示意参数图如图 2 所示。

RX	3
TX	3
Chirps	3
ADC Samples	128
Byte per sample	4
Loops	128
Total Size	589824(byte) Chirps*Loops*ADC Samples*RX*Byte per sample = 3*128*128*3*4 = 576K<728K

sensorStop
flushCfg
dfeDataOutputMode 1
channelCfg 13 7 0
adcCfg 2 1
adcbufCfg -1 0 0 1 1
profileCfg 0 60 48.4 5 31.6 0 0 120 0 128 5000 0 0 40
chirpCfg 0 0 0 0 0 0 0 1
chirpCfg 1 1 0 0 0 0 0 2
chirpCfg 2 2 0 0 0 0 0 4
frameCfg 0 2 128 0 50 1 0
lowPower 0 1
sensorStart

图 2 CH 波形参数图(修改后)

CH 验证结果：

将修改后的波形参数放到 AIOS 第二次提供工程中，调试结果如下图所示，问题 1 和问题 2 得到解决。

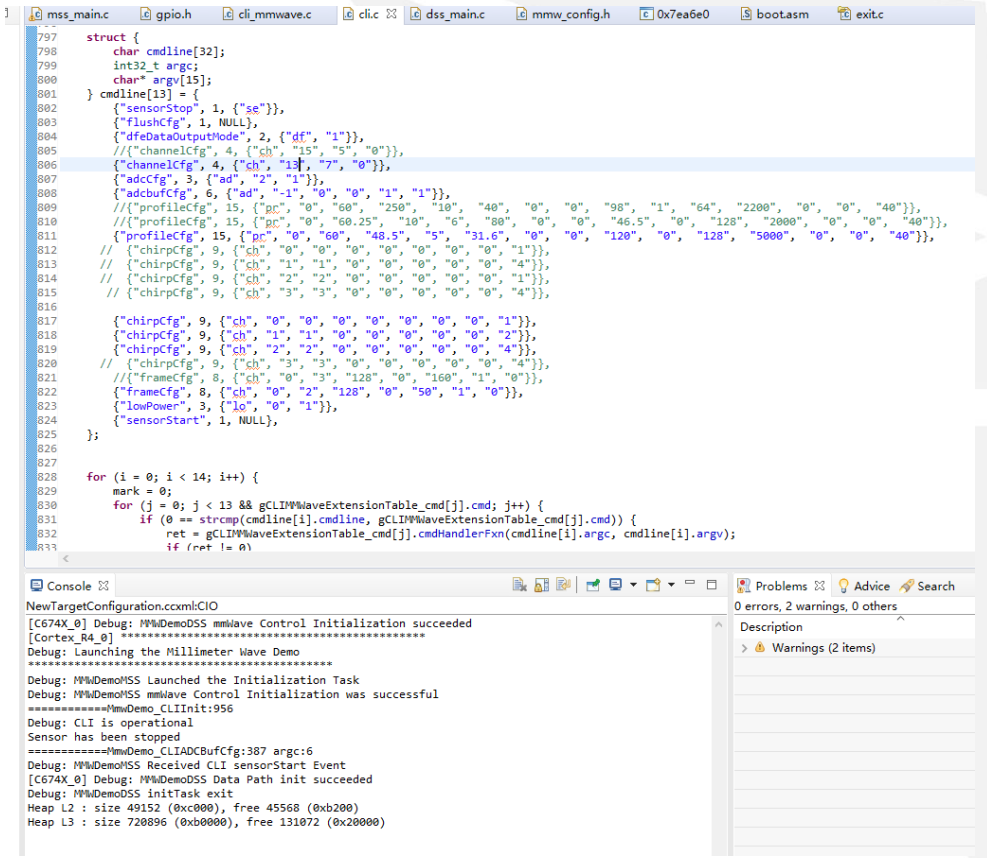

图 3 修改后波形验证示意图