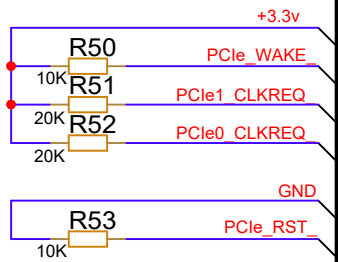


X1-6

Цепь	Конт.	
PCIE_A_REFCK+	P83	PCle0 CLKP
PCIE_A_REFCK-	P84	PCle0 CLKN
PCIE_A_RX+	P86	PCle0 RXP
PCIE_A_RX-	P87	PCle0 RXN
PCIE_A_TX+	P89	PCle0 TXP
PCIE_A_TX-	P90	PCle0 TXN
PCIE_A_CLKREQ#	P78	PCle0 CLKREQ
PCIE_A_RST#	P75	PCle RST
PCIE_B_REFCK+	S84	PCle1 CLKP
PCIE_B_REFCK-	S85	PCle1 CLKN
PCIE_B_RX+	S87	PCle1 RXP
PCIE_B_RX-	S88	PCle1 RXN
PCIE_B_TX+	S90	PCle1 TXP
PCIE_B_TX-	S91	PCle1 TXN
PCIE_B_CLKREQ#	P77	PCle1 CLKREQ
PCIE_B_RST#	S76	PCle RST
PCIE_C_REFCK+	P80	PCle2 CLKP
PCIE_C_REFCK-	P81	PCle2 CLKN
PCIE_C_RX+	S78	PCle2 RXP
PCIE_C_RX-	S79	PCle2 RXN
PCIE_C_TX+	S81	PCle2 TXP
PCIE_C_TX-	S82	PCle2 TXN
PCIE_C_RST#	S77	PCle RST
PCIE_D_RX+	S32	PCle3 RXP
PCIE_D_RX-	S33	PCle3 RXN
PCIE_D_TX+	S29	PCle3 TXP
PCIE_D_TX-	S30	PCle3 TXN
PCIE_WAKE#	S146	PCle WAKE

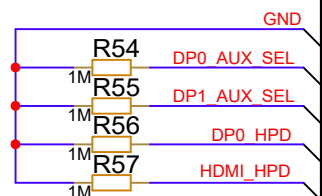
SMARC v2.1



X1-7

Цепь	Конт.	
HDMI_CLK+/DP1_L3+	P101	HDMI CLK+
HDMI_CLK-/DP1_L3-	P102	HDMI CLK-
HDMI_D0+/DP1_L2+	P98	HDMI D0+
HDMI_D0-/DP1_L2-	P99	HDMI D0-
HDMI_D1+/DP1_L1+	P95	HDMI D1+
HDMI_D1-/DP1_L1-	P96	HDMI D1-
HDMI_D2+/DP1_L0+	P92	HDMI D2+
HDMI_D2-/DP1_L0-	P93	HDMI D2-
HDMI_HPD/DP1_HPD	P104	HDMI HPD
HDMI_CLK/DP1_AUX+	P105	HDMI_SCL_DP1_AUX+
HDMI_DAT/DP1_AUX-	P106	HDMI_SDA_DP1_AUX-
DP1_AUX_SEL	P107	DP1_AUX_SEL
DP0_L0+	S93	DP0 L0+
DP0_L0-	S94	DP0 L0-
DP0_L1+	S96	DP0 L1+
DP0_L1-	S97	DP0 L1-
DP0_L2+	S99	DP0 L2+
DP0_L2-	S100	DP0 L2-
DP0_L3+	S102	DP0 L3+
DP0_L3-	S103	DP0 L3-
DP0_HPD	S98	DP0 HPD
DP0_AUX+	S105	DP0_AUX+
DP0_AUX-	S106	DP0_AUX-
DP0_AUX_SEL	S95	DP0_AUX_SEL

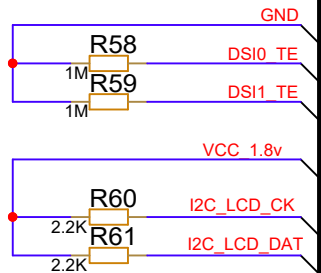
SMARC v2.1



X1-8

Цепь	Конт.	
LVDS0/eDP0/DSI0/D0+	S125	DSI0_D0P
LVDS0/eDP0/DSI0/D0-	S126	DSI0_D0N
LVDS0/eDP0/DSI0/D1+	S128	DSI0_D1P
LVDS0/eDP0/DSI0/D1-	S129	DSI0_D1N
LVDS0/eDP0/DSI0/D2+	S131	DSI0_D2P
LVDS0/eDP0/DSI0/D2-	S132	DSI0_D2N
LVDS0/eDP0/DSI0/D3+	S137	DSI0_D3P
LVDS0/eDP0/DSI0/D3-	S138	DSI0_D3N
LVDS0_CLK+/eDP0_AUX-/DSI0_CLK+	S134	DSI0_CLKP
LVDS0_CLK-/eDP0_AUX-/DSI0_CLK-	S135	DSI0_CLKN
LCD0_VDD_EN	S133	LCD_VDD_EN
LCD0_BKLT_PWM	S141	LCD_PWM
LCD0_BKLT_EN	S127	LCD_BKLT_EN
eDP0_HPD/DSI0_TE	S144	DSI0_TE
LVDS1/eDP1/DSI1/D0+	S111	DSI1_D0P
LVDS1/eDP1/DSI1/D0-	S112	DSI1_D0N
LVDS1/eDP1/DSI1/D1+	S114	DSI1_D1P
LVDS1/eDP1/DSI1/D1-	S115	DSI1_D1N
LVDS1/eDP1/DSI1/D2+	S117	DSI1_D2P
LVDS1/eDP1/DSI1/D2-	S118	DSI1_D2N
LVDS1/eDP1/DSI1/D3+	S120	DSI1_D3P
LVDS1/eDP1/DSI1/D3-	S121	DSI1_D3N
LVDS1_CLK+/eDP1_AUX-/DSI1_CLK+	S108	DSI1_CLKP
LVDS1_CLK-/eDP1_AUX-/DSI1_CLK-	S109	DSI1_CLKN
LCD1_VDD_EN	S116	LCD_VDD_EN
LCD1_BKLT_PWM	S122	LCD_PWM
LCD1_BKLT_EN	S107	LCD_BKLT_EN
eDP1_HPD/DSI1_TE	S113	DSI1_TE
I2C_LCD_CLK	S139	I2C_LCD_CLK
I2C_LCD_DAT	S140	I2C_LCD_DAT

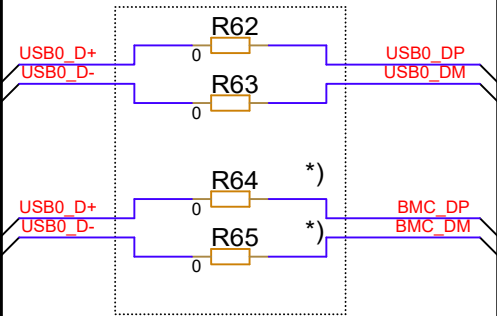
SMARC v2.1



X1-9

Цепь	Конт.	
USB0_VBUS	P63	USB_P0_OTG_VBUS
USB0_D+	P60	USB0_D+
USB0_D-	P61	USB0_D-
USB0_OTG_ID	P64	USB_P0_OTG_ID
USB0_EN_OC#	P62	USB20_EN_OC
USB1_D+	P65	USB1_DP
USB1_D-	P66	USB1_DM
USB1_EN_OC#	P67	USB20_EN_OC
USB2_D+	P69	USB2_DP
USB2_D-	P70	USB2_DM
USB2_SSTX+	S71	USB2_SSTXP
USB2_SSTX-	S72	USB2_SSTXN
USB2_SSRX+	S74	USB2_SSRXP
USB2_SSRX-	S75	USB2_SSRXN
USB2_EN_OC#	P71	USB30_EN_OC
USB3_VBUS	S37	USB3_OTG_VBUS
USB3_D+	S68	USB3_DP
USB3_D-	S69	USB3_DM
USB3_SSTX+	S62	USB3_SSTXP
USB3_SSTX-	S63	USB3_SSTXN
USB3_SSRX+	S65	USB3_SSRXP
USB3_SSRX-	S66	USB3_SSRXN
USB3_OTG_ID	S104	USB3_OTG_ID
USB3_EN_OC#	P74	USB30_EN_OC
USB4_D+	S35	USB4_DP
USB4_D-	S36	USB4_DM
USB4_EN_OC#	P76	USB20_EN_OC
USB5_D+	S59	USB5_DP
USB5_D-	S60	USB5_DM
USB5_EN_OC#	S55	USB20_EN_OC

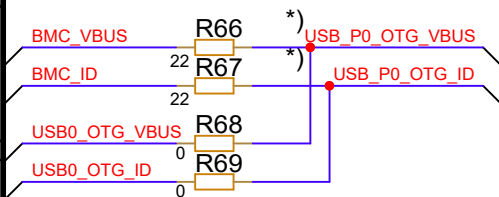
SMARC v2.1



X1-10

Цепь	Конт.	
CSI0_TX+/CAM0_CK	S5	CAM0_CK
CAM_MCK	S6	CAM_MCK
CSI0_TX-/CAM0_DAT	S7	CAM0_DAT
CSI0_CK+	S8	CSI0_CLKP
CSI0_CK-	S9	CSI0_CLKN
CSI0_RX0+	S11	CSI0_RX0P
CSI0_RX0-	S12	CSI0_RX0N
CSI0_RX1+	S14	CSI0_RX1P
CSI0_RX1-	S15	CSI0_RX1N
CSI1_TX+/CAM1_CK	S1	CAM1_CK
CSI1_TX-/CAM1_DAT	S2	CAM1_DAT
CSI1_CK+	P3	CSI1_CLKP
CSI1_CK-	P4	CSI1_CLKN
CSI1_RX0+	P7	CSI1_RX0P
CSI1_RX0-	P8	CSI1_RX0N
CSI1_RX1+	P10	CSI1_RX1P
CSI1_RX1-	P11	CSI1_RX1N
CSI1_RX2+	P13	CSI1_RX2P
CSI1_RX2-	P14	CSI1_RX2N
CSI1_RX3+	P16	CSI1_RX3P
CSI1_RX3-	P17	CSI1_RX3N

SMARC v2.1



A(1)

A(3)

Подп. и дата

Инв. № дубл.

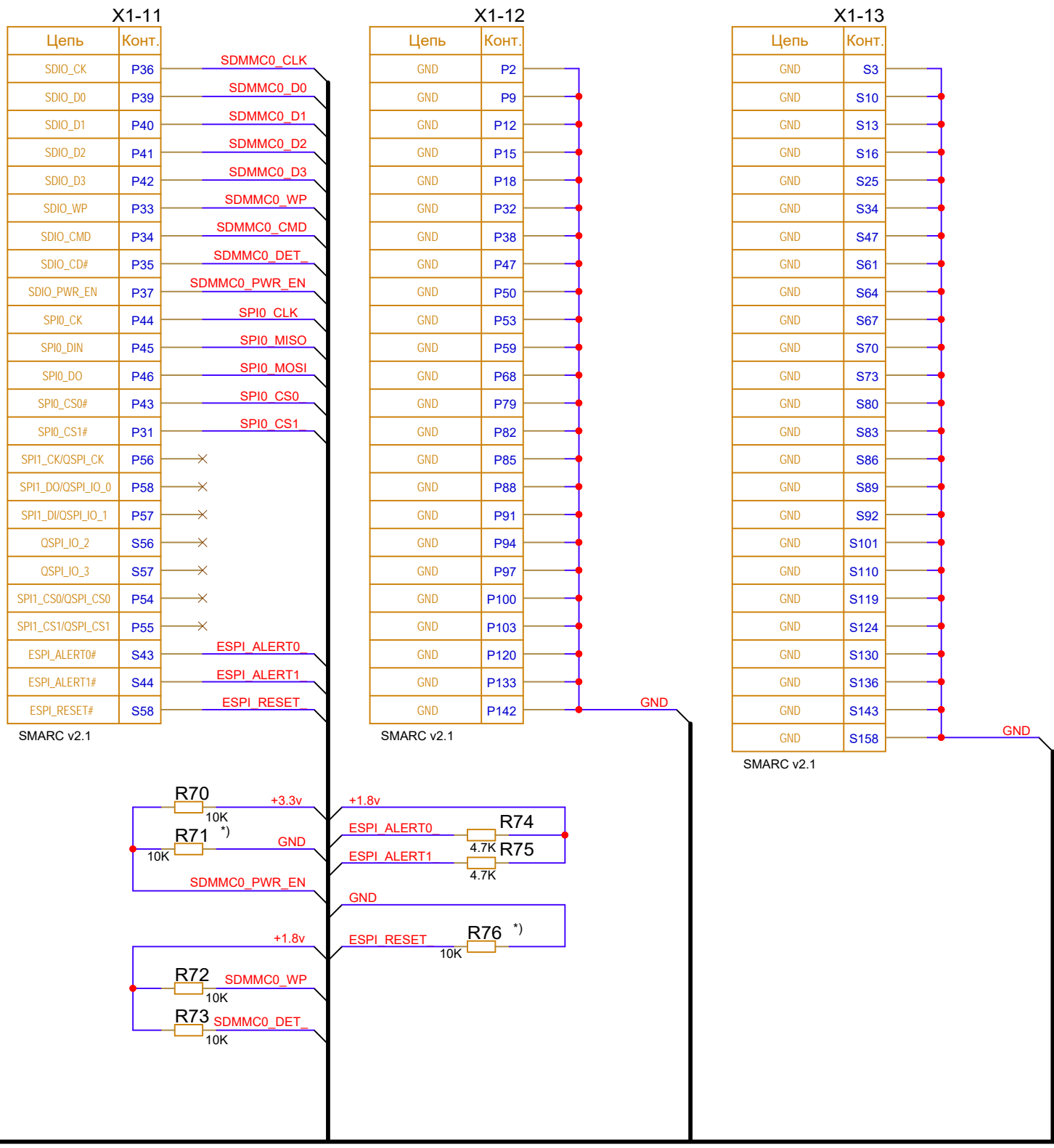
Взам. инв. №

Подп. и дата

Инв. № подл.

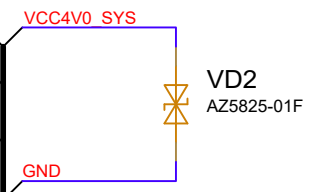
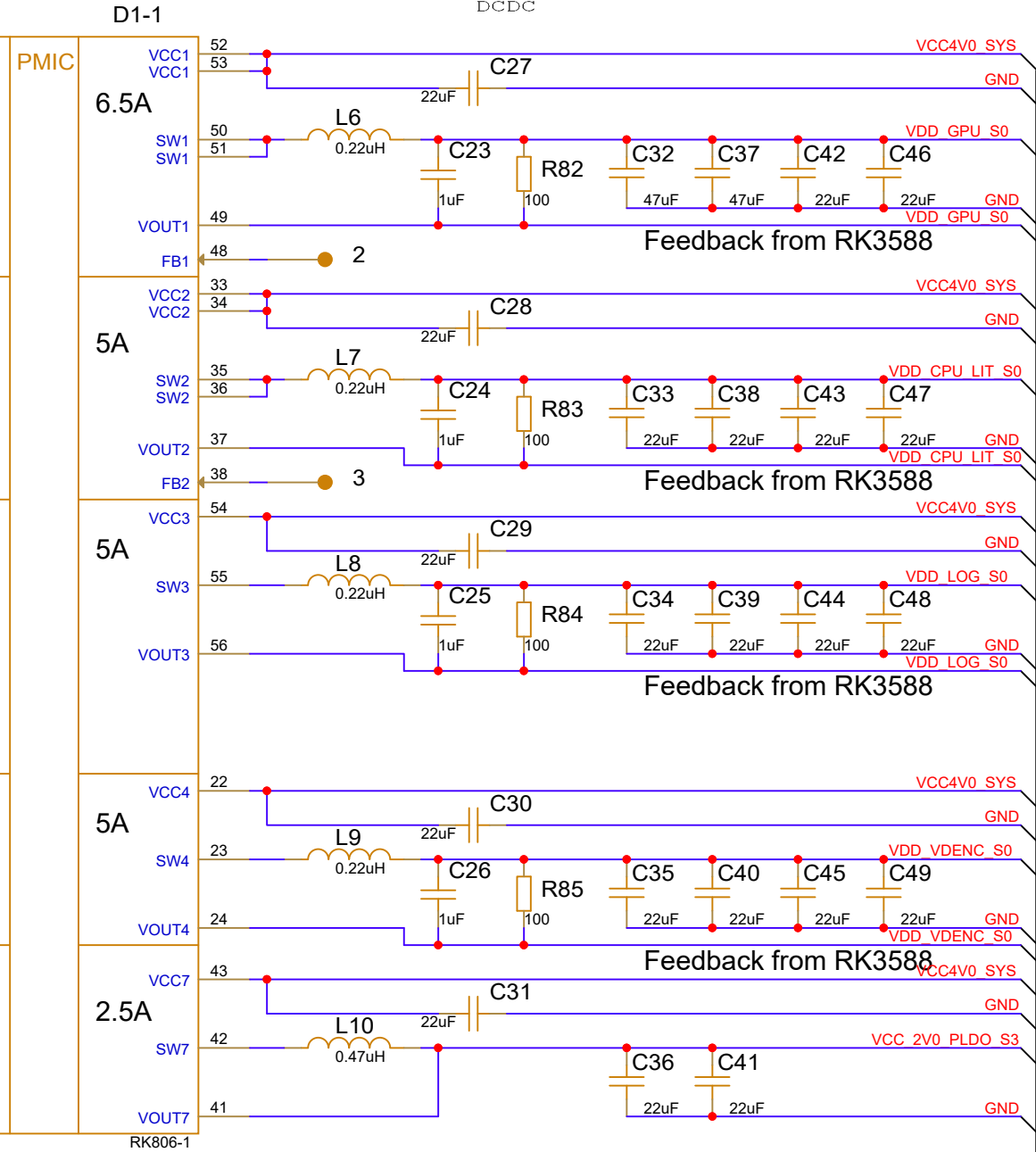
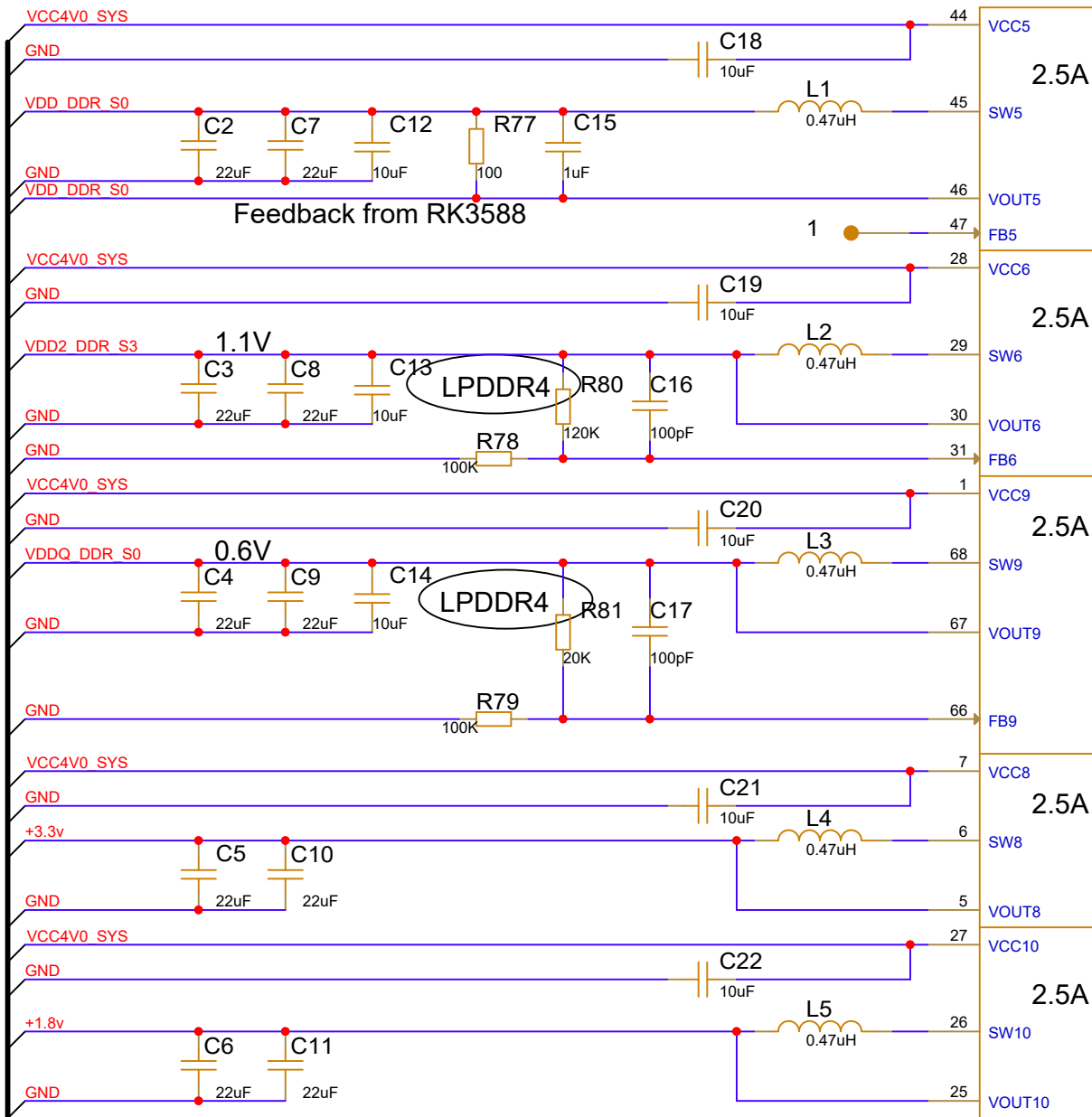
Изм	Лист	№ докум.	Подп.	Дата

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата



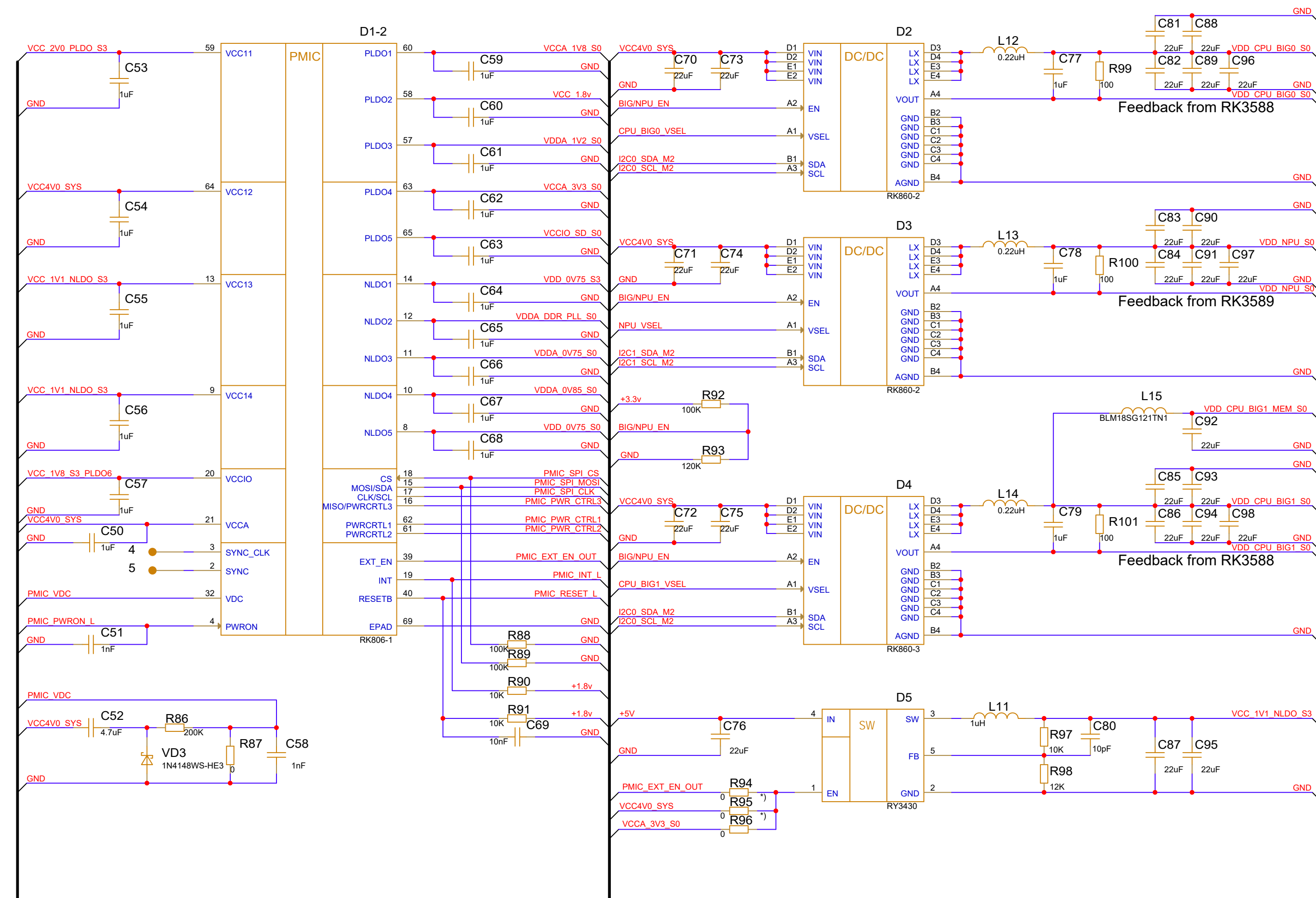


IF TVS UNMOUNTED,
ESD OR SURGE SHOULD BE
DAMAGE THE PMIC!!!
This device must be mounted. Replacing TVS made is not
recommended. If more, please choose the same specifications
Operating Supply Voltage: 5.0V (5.25-6V)
Peak Pulse Current: 10A (1000/1000)
Surge Clamping Voltage: <1.5V
DO NOT DELETE IT!



Инов. № подл.	Подп. и дата	Взам. инв. №	Инов. № дубл.	Подп. и дата

А (3) А (5)

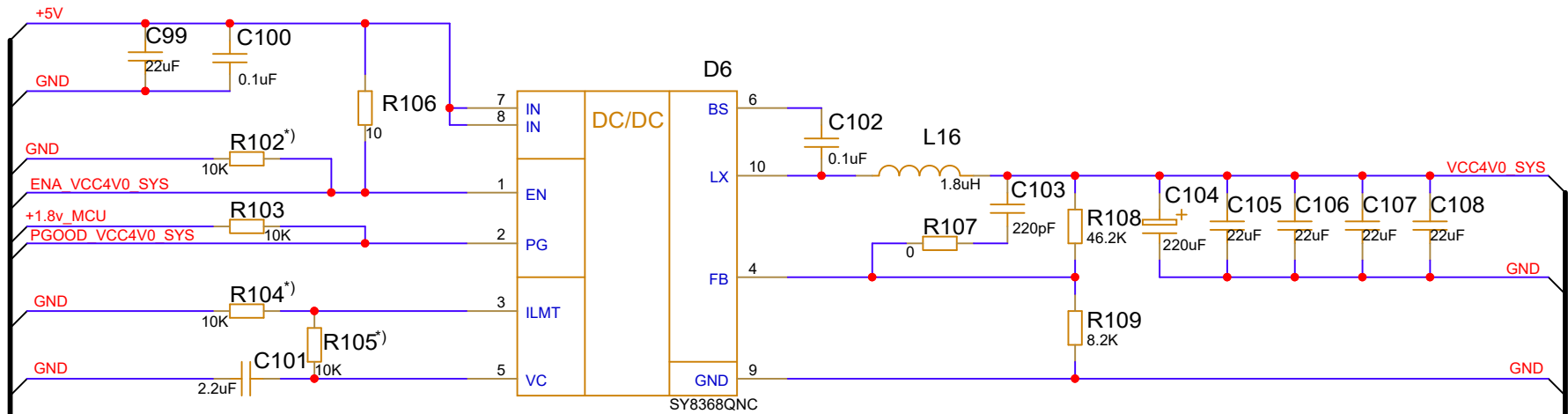


A (4)

A (6)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

					АНПБ.466216.001(-01)ЭЗ	Лист
Изм	Лист	№ докум.	Подп.	Дата		5



Инов. № подл.	Подп. и дата	Взам. инв. №	Инов. № дубл.	Подп. и дата

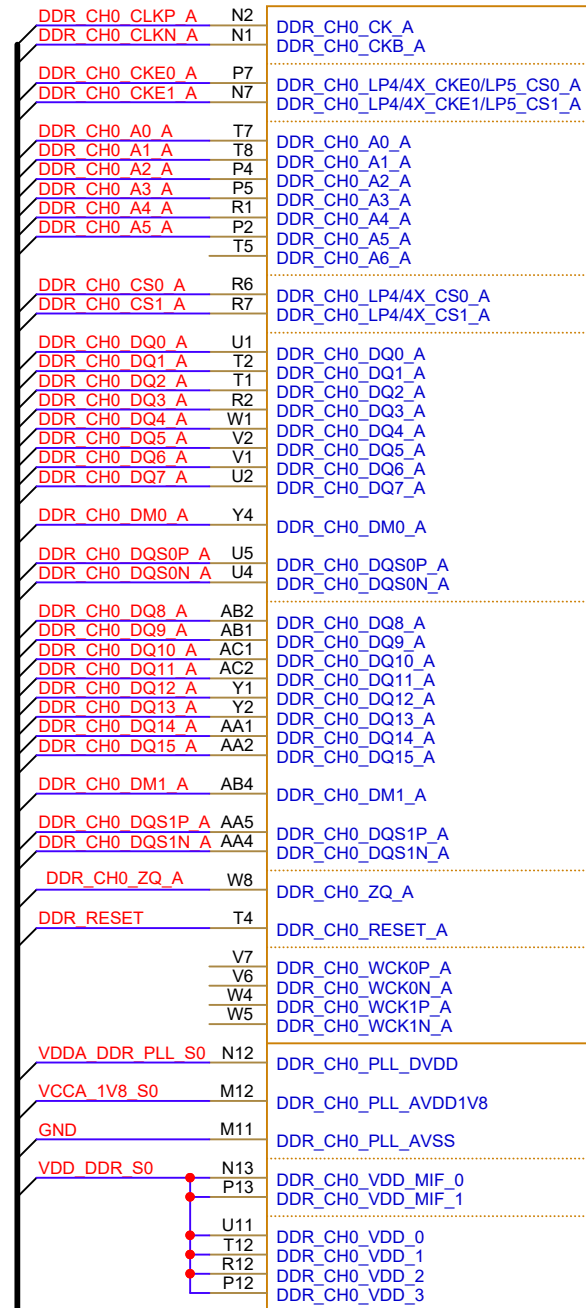
А (5)

А (7)

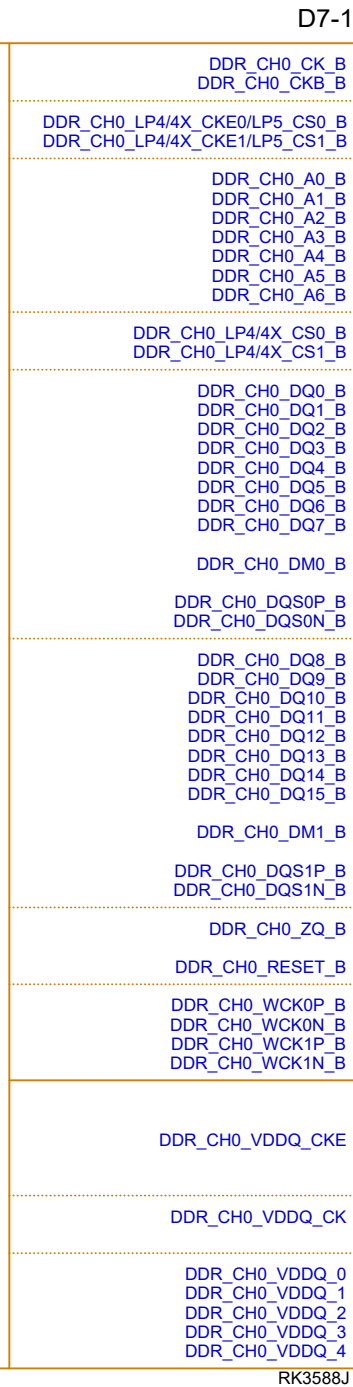
Изм	Лист	№ докум.	Подп.	Дата

Инв. № подл.	Подп. и дата	Взам. инв. №	Подп. и дата

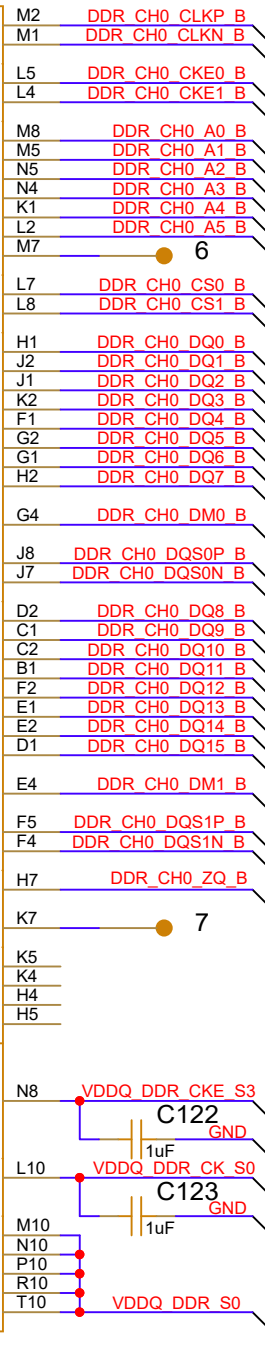
А (6)



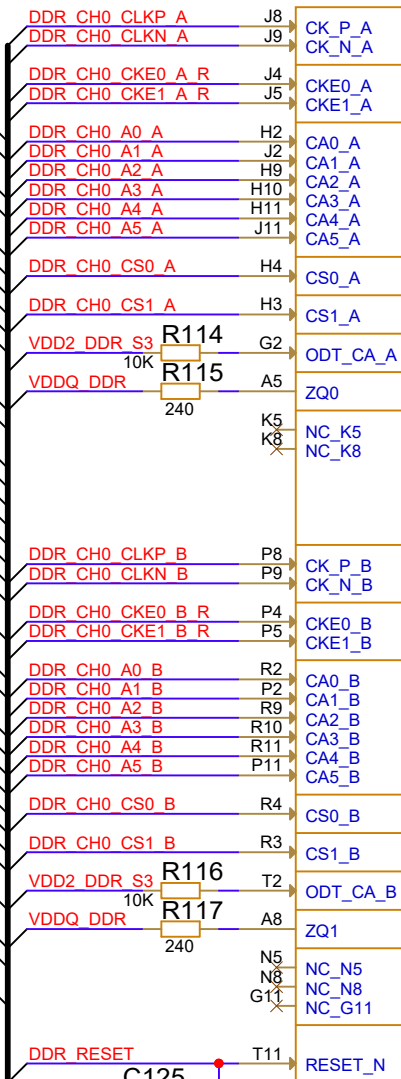
CPU



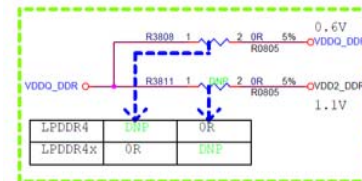
D7-1



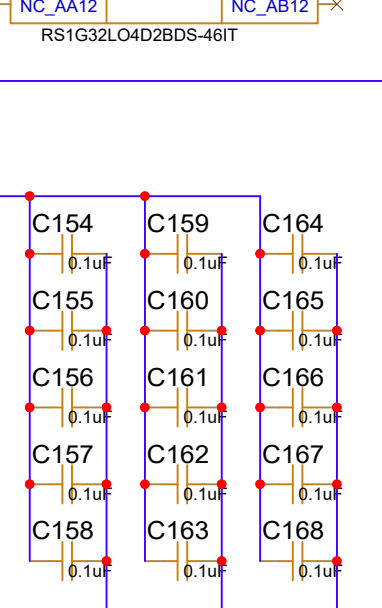
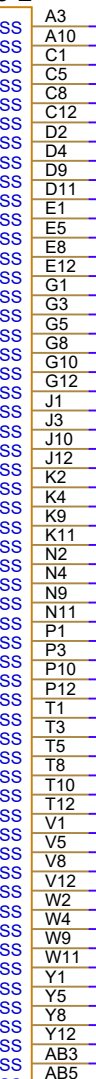
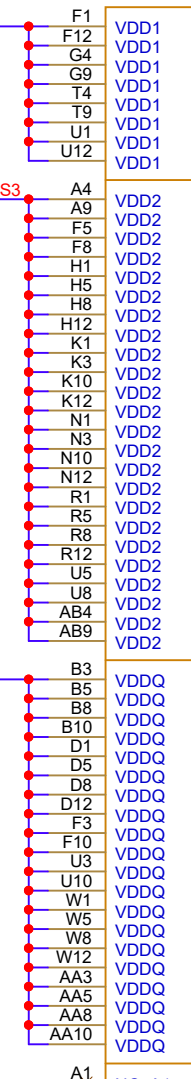
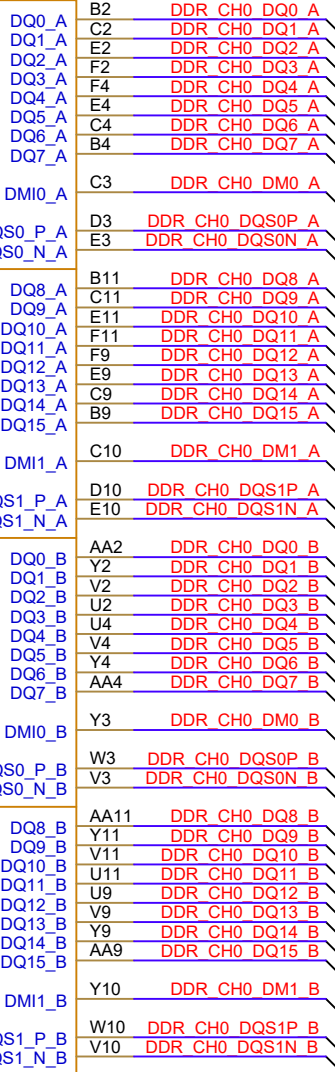
RK3588J



RS1G32L04D2BDS-46IT

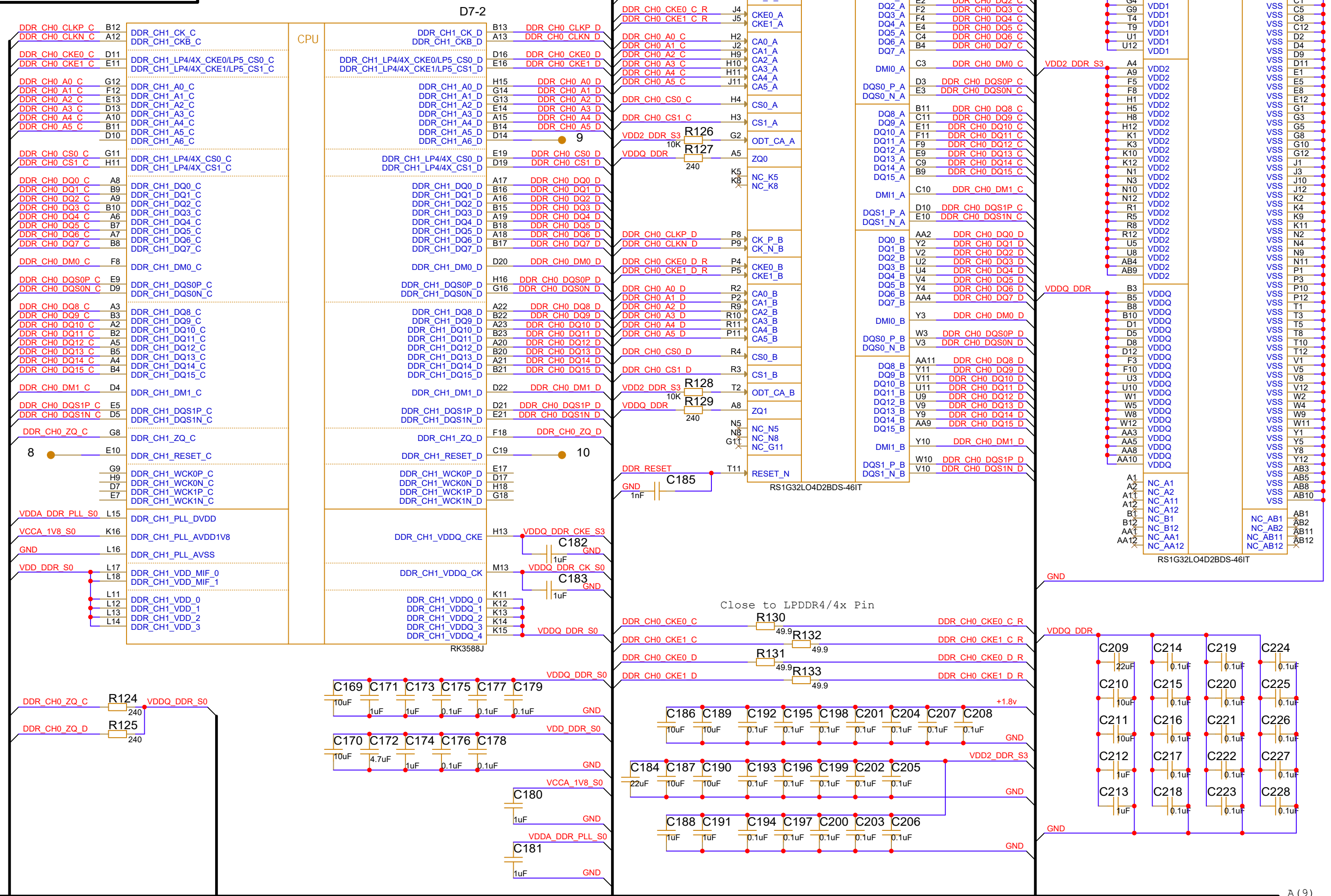


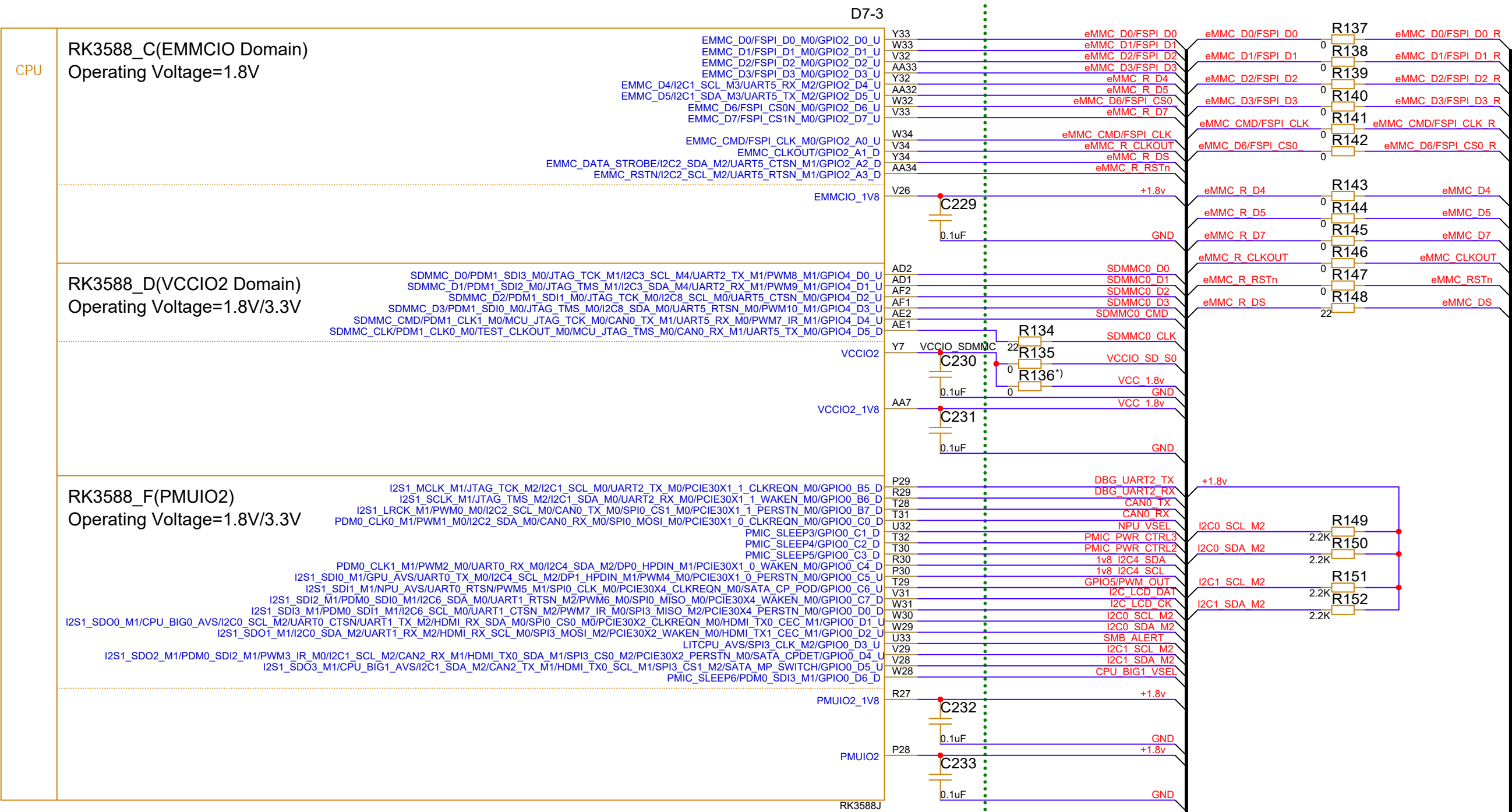
D8-1



А (8)

Изм	Лист	№ докум.	Подп.	Дата

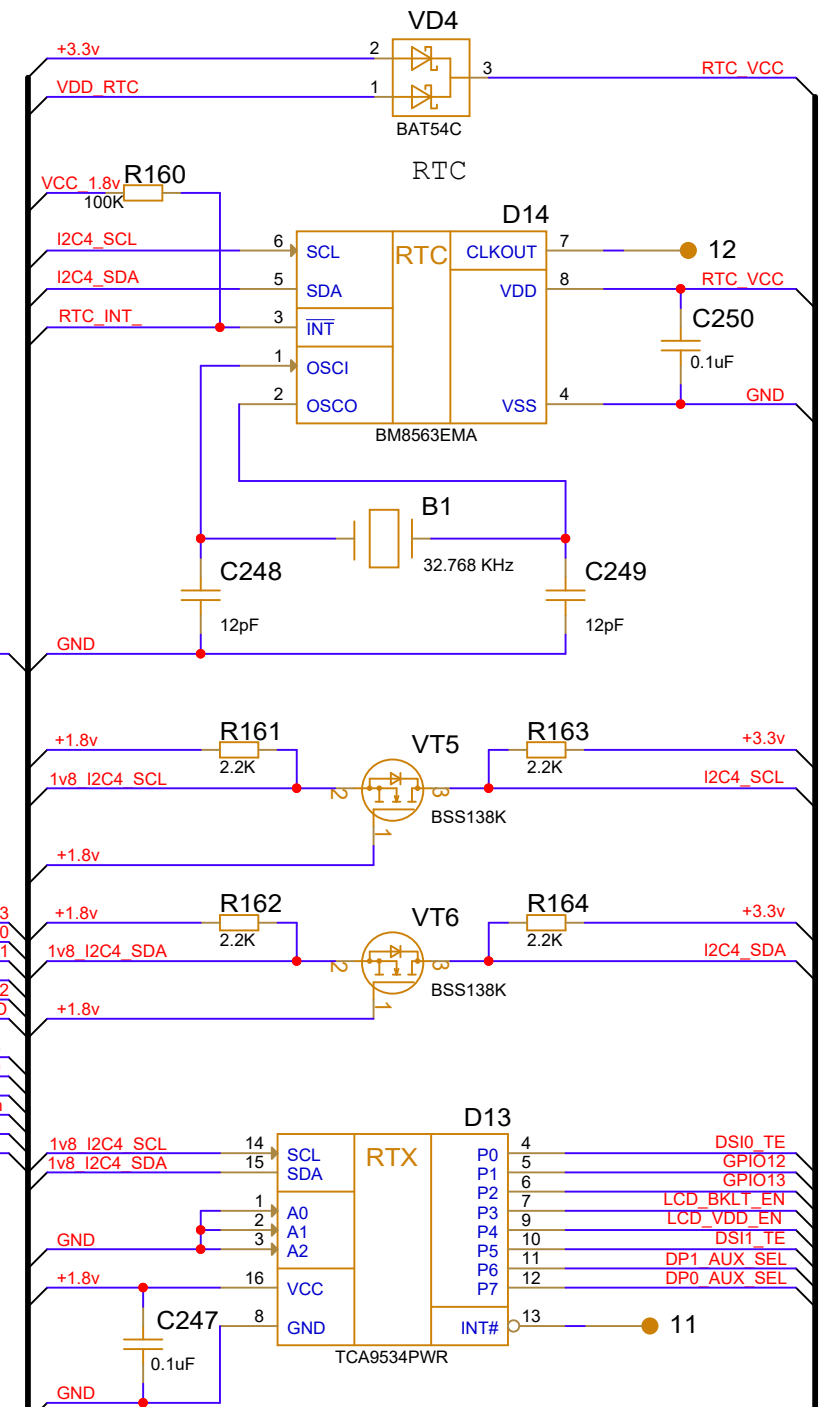
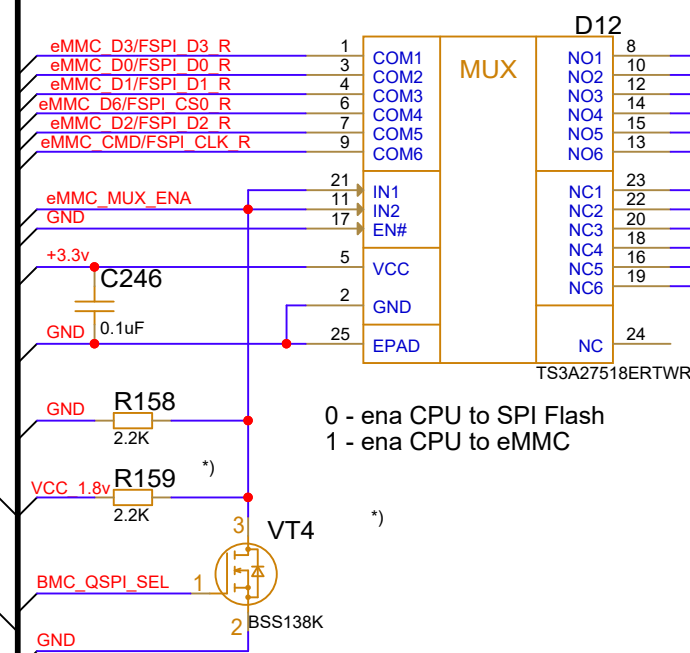
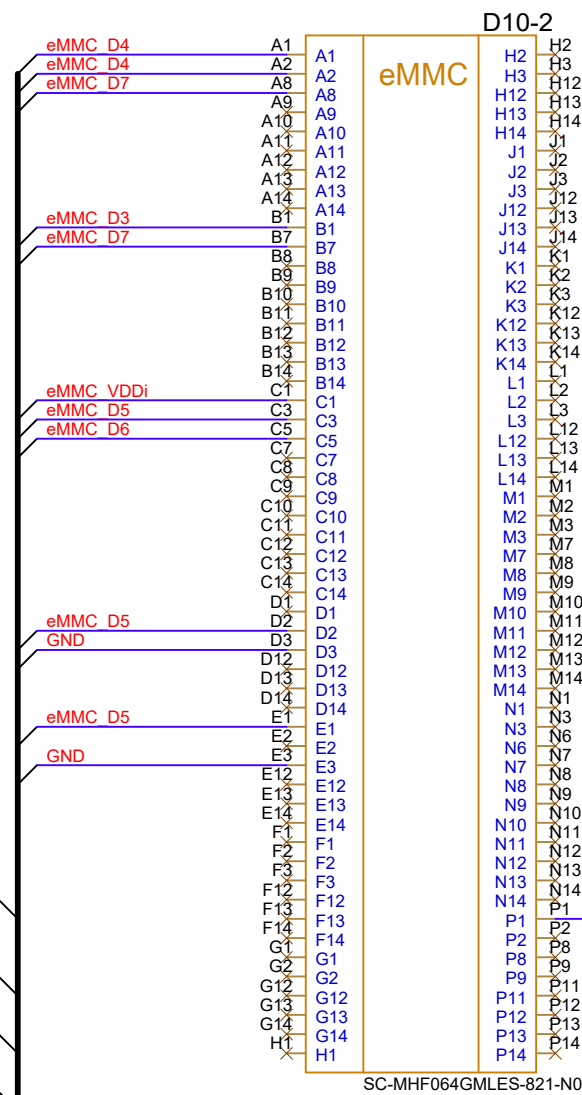
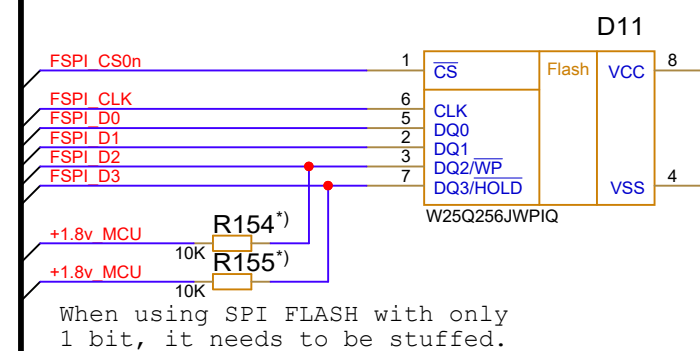
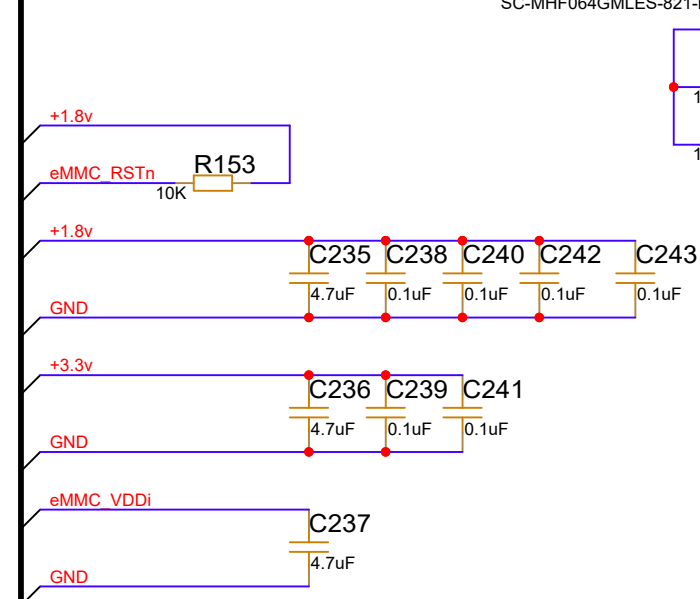
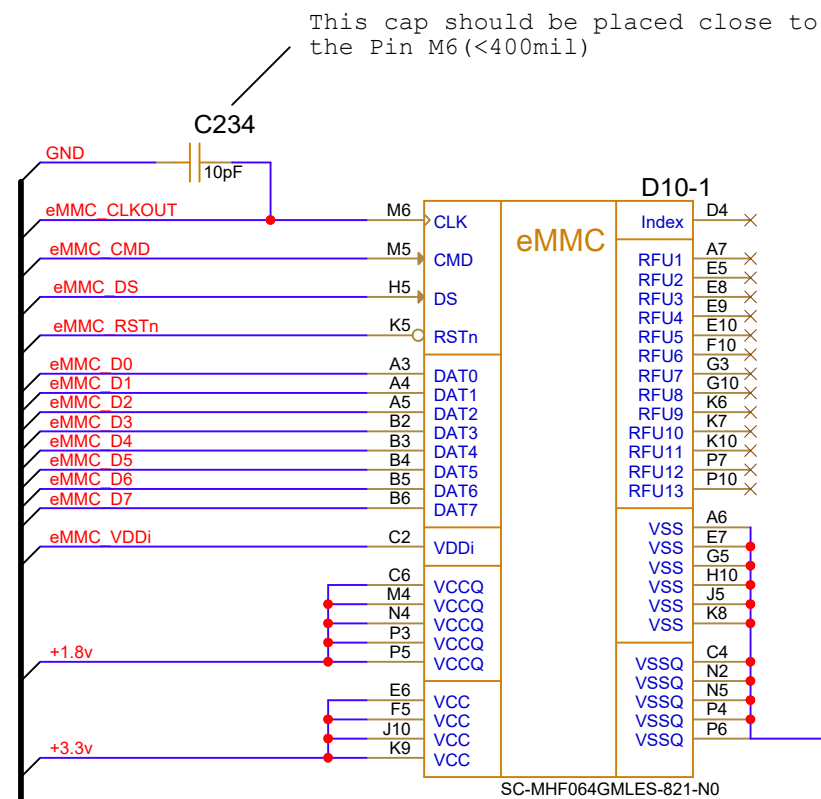


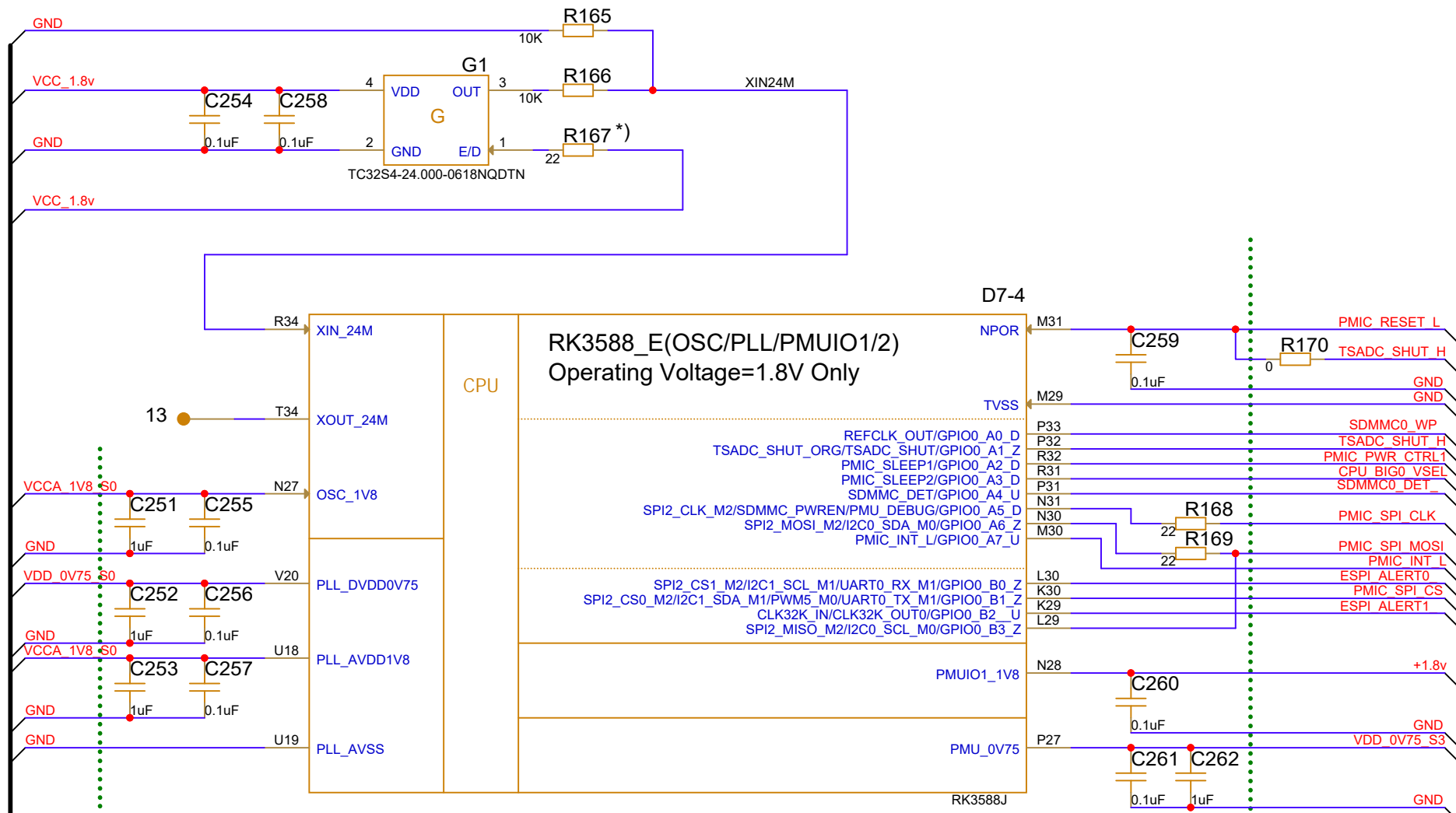


А (8)

А (10)

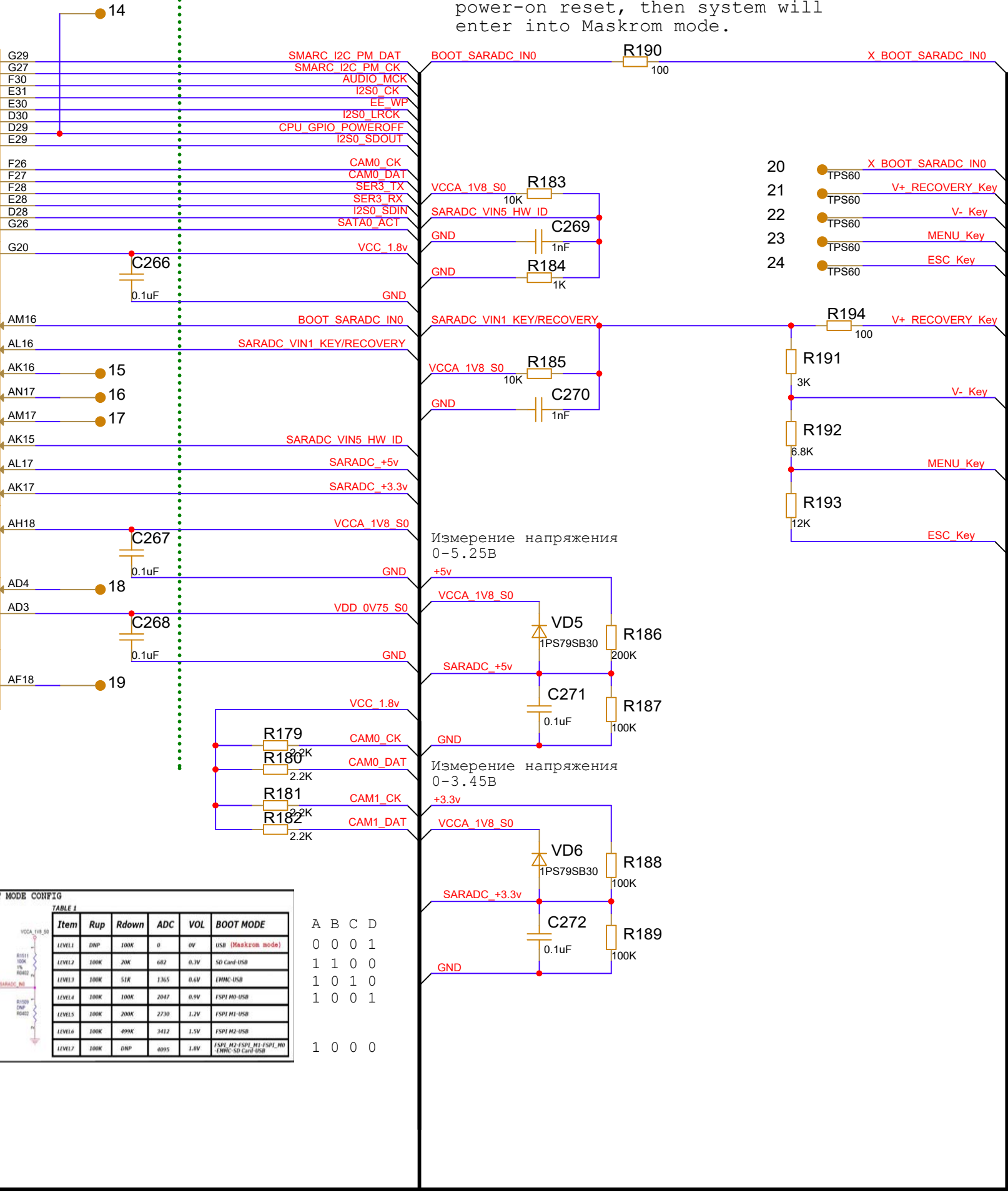
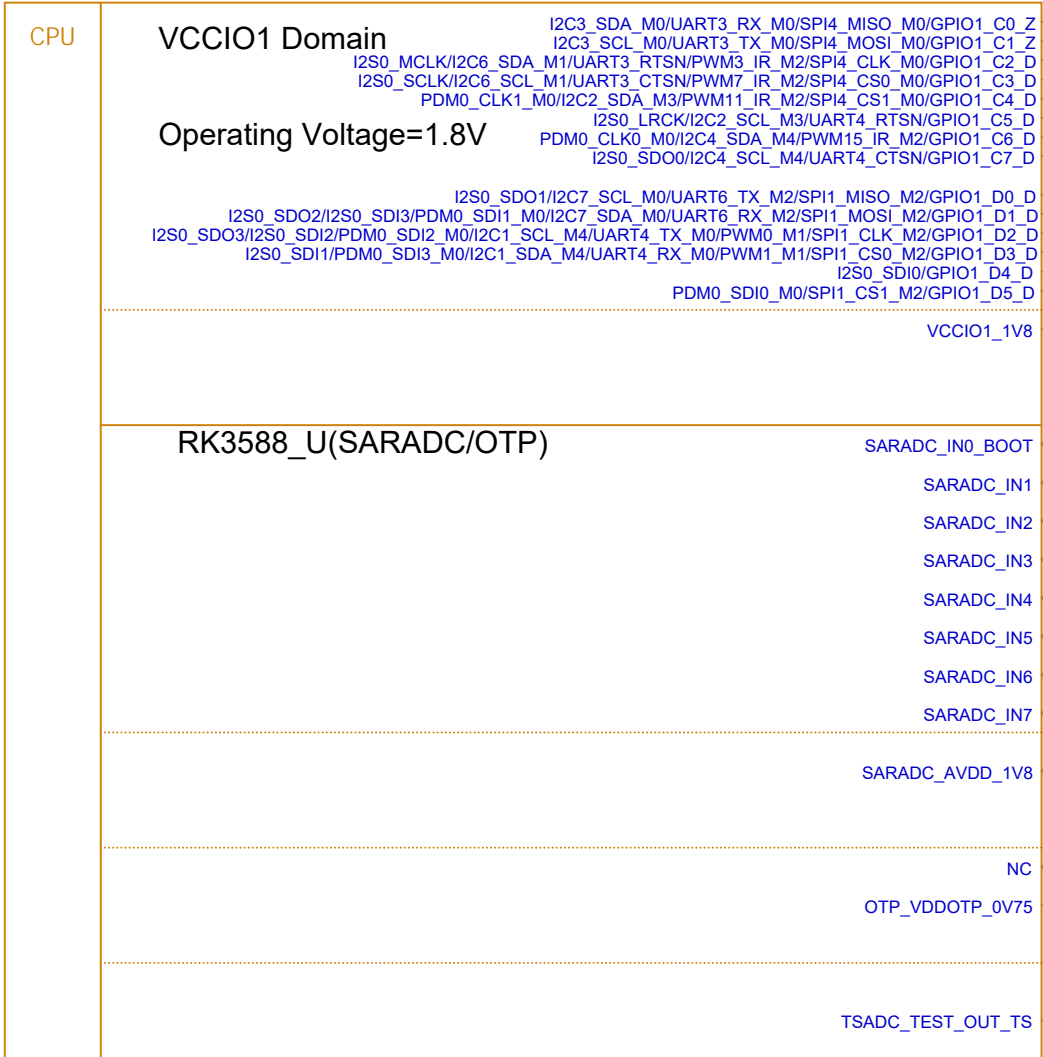
Инов. № подл.	Подп. и дата	Взам. инв. №	Инов. № дубл.	Подп. и дата





Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

If BOOT_SARADC_IN0=0V after power-on reset, then system will enter into Maskrom mode.



BOOT MODE CONFIG

TABLE 1

Item	Rup	Rdown	ADC	VOL	BOOT MODE
LEVEL1	DNP	100K	0	0V	USB (Maskrom mode)
LEVEL2	100K	20K	602	0.3V	SD Card-USB
LEVEL3	100K	51K	1365	0.6V	EMMC-USB
LEVEL4	100K	100K	2047	0.9V	FSPI M0-USB
LEVEL5	100K	200K	2730	1.2V	FSPI M1-USB
LEVEL6	100K	499K	3412	1.5V	FSPI M2-USB
LEVEL7	100K	DNP	4095	1.8V	FSPI M2-USB FSPI M2-USB FSPI M2-USB

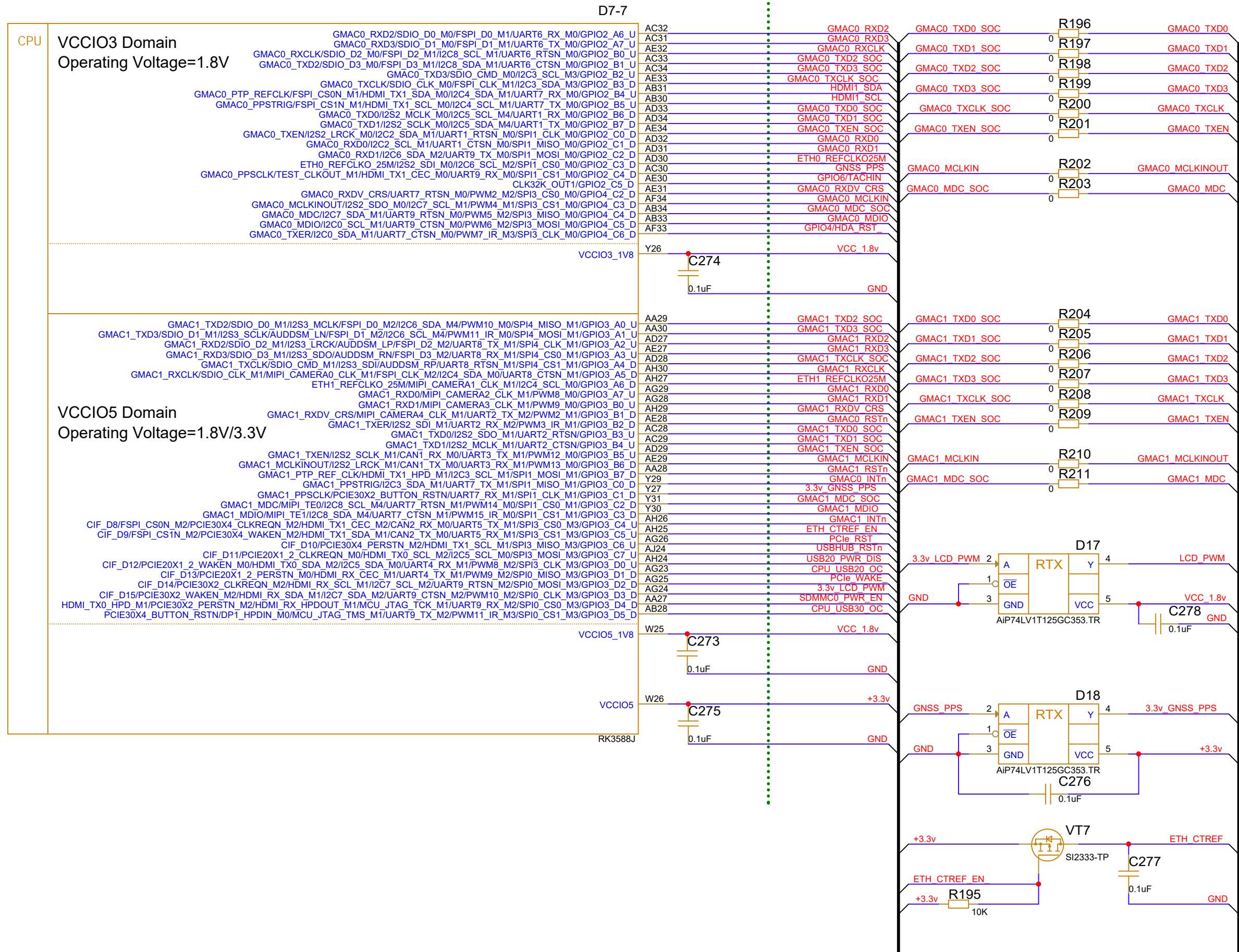
A	B	C	D
0	0	0	1
1	1	0	0
1	0	1	0
1	0	0	1
1	0	0	0

Подп. и дата

Взам. инв. №

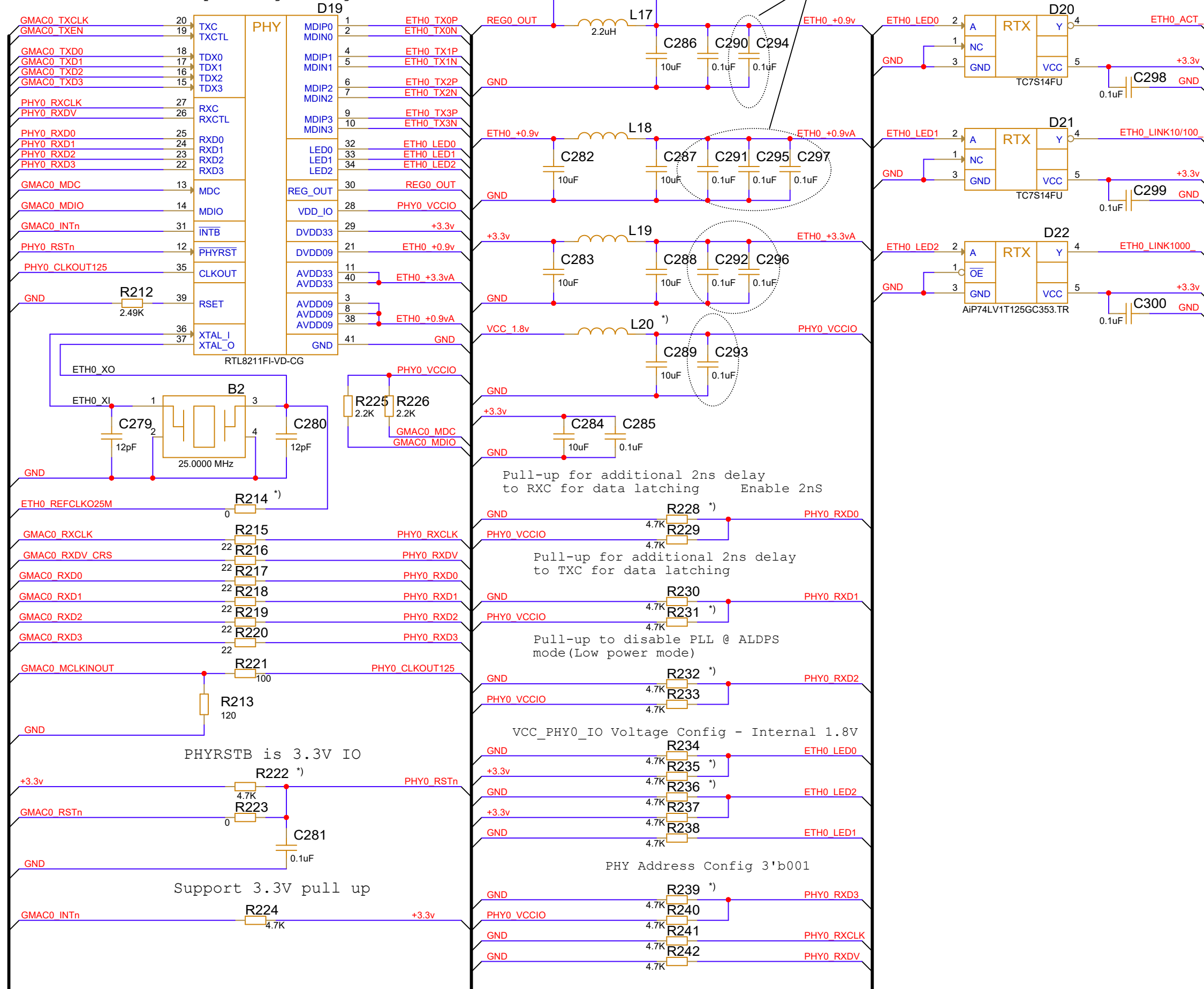
Подп. и дата

Инв. № подл.



RTL8211FDI-VD-CG only
Поставить под L1
У микросхемы

Operating Voltage=1.8V

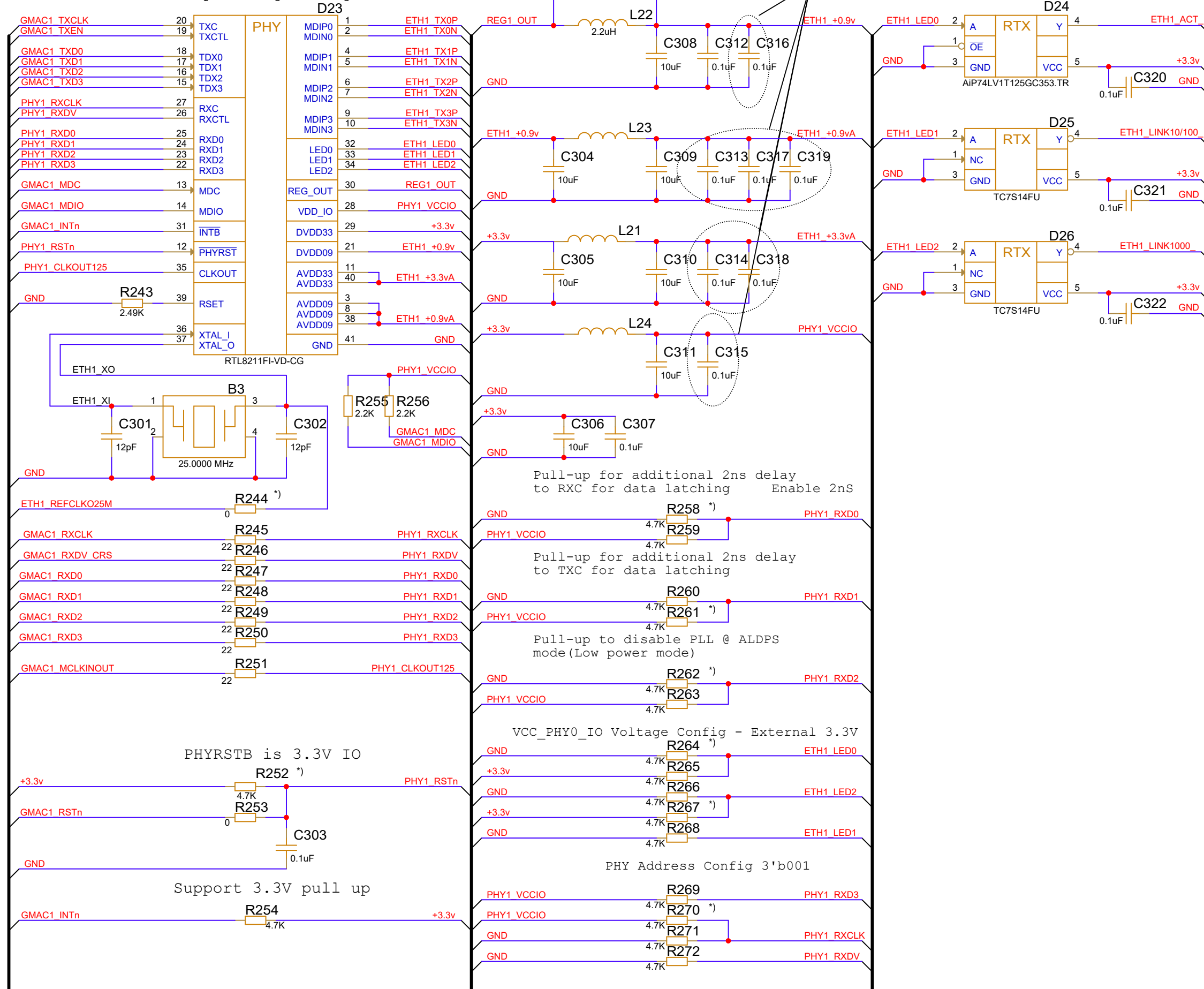


A (13)

• A (15)

RTL8211FDI-VD-CG only
Поставить под L1
У микросхемы

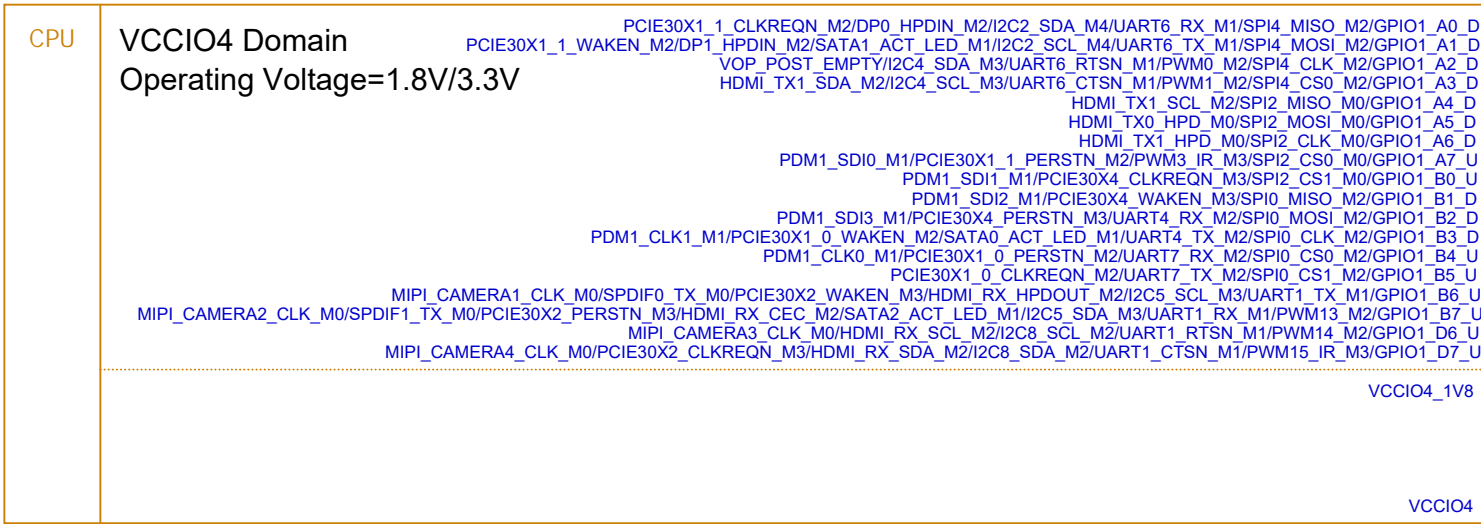
Operating Voltage=3.3V



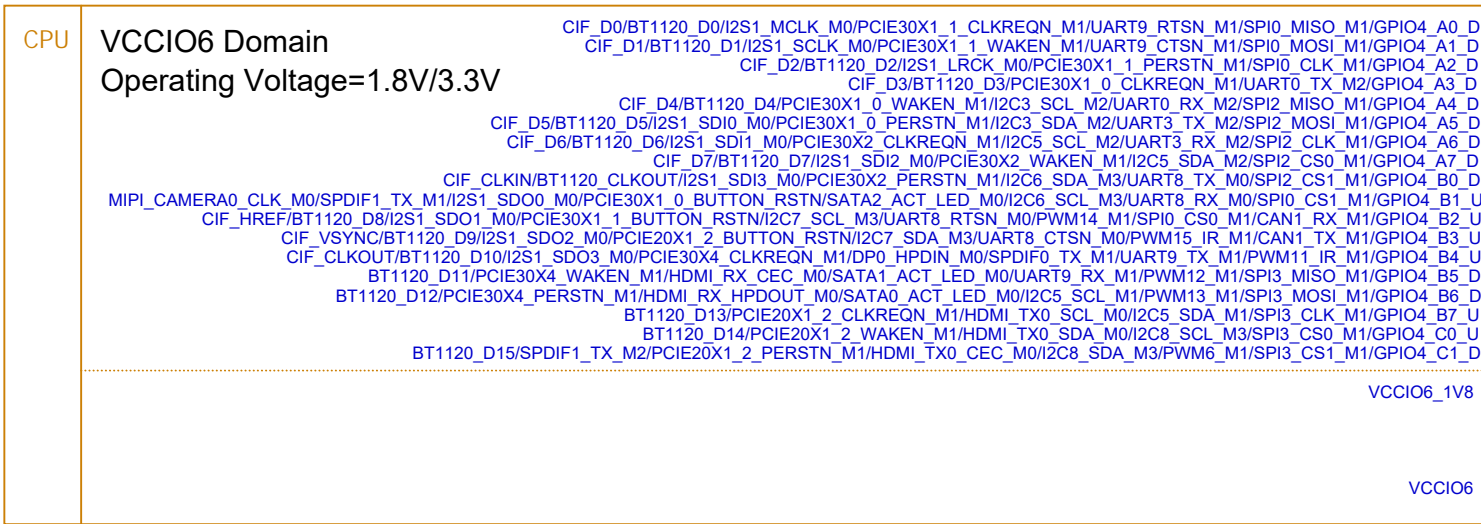
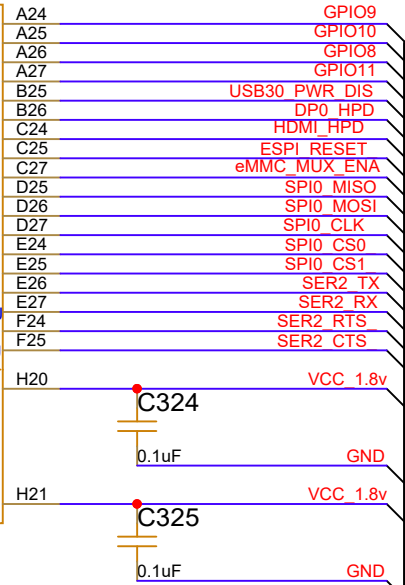
A (14)

A (16)

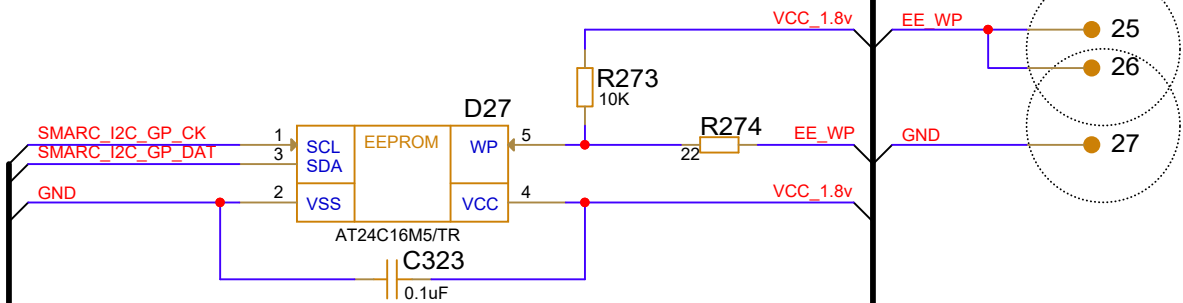
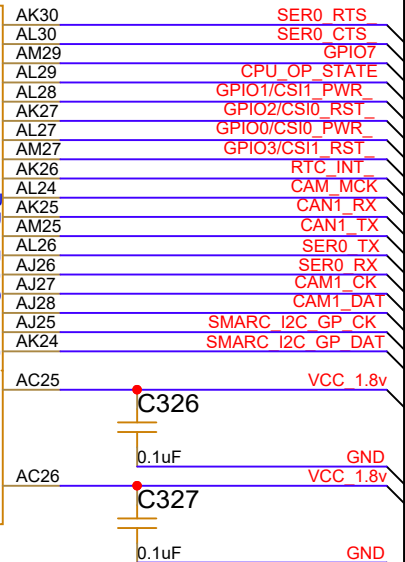
Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата



D7-6



D7-8



Расположить точки друг под другом

Расположить в ТОР рядом друг с другом

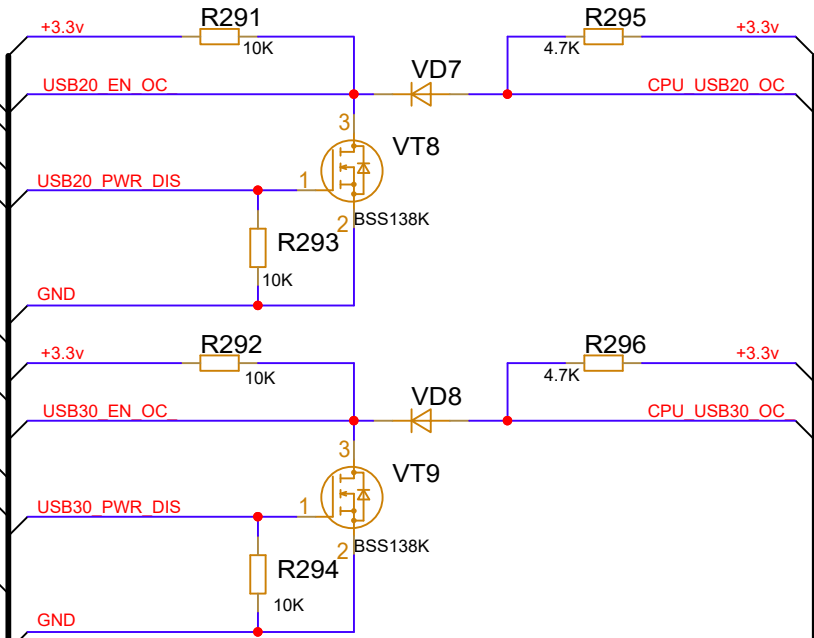
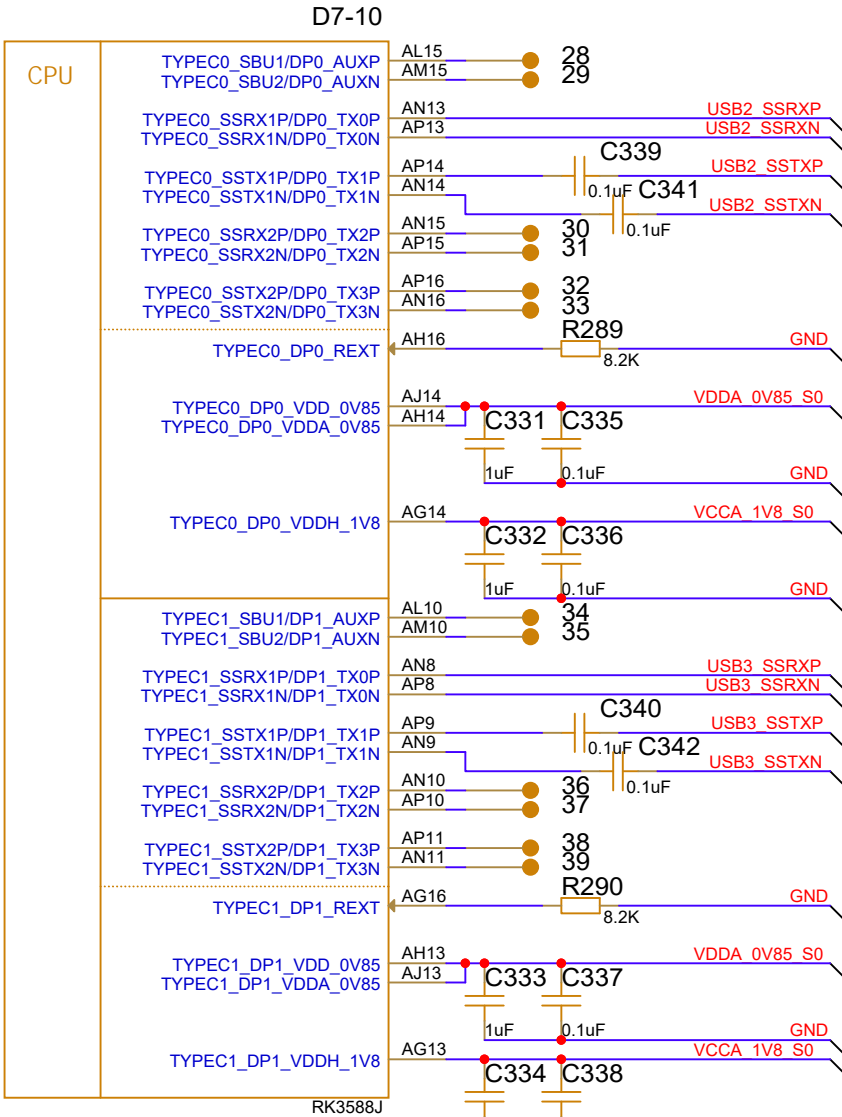
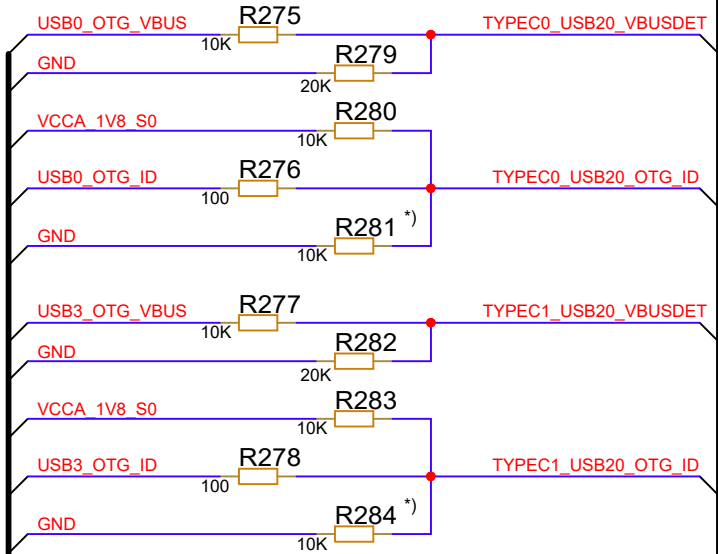
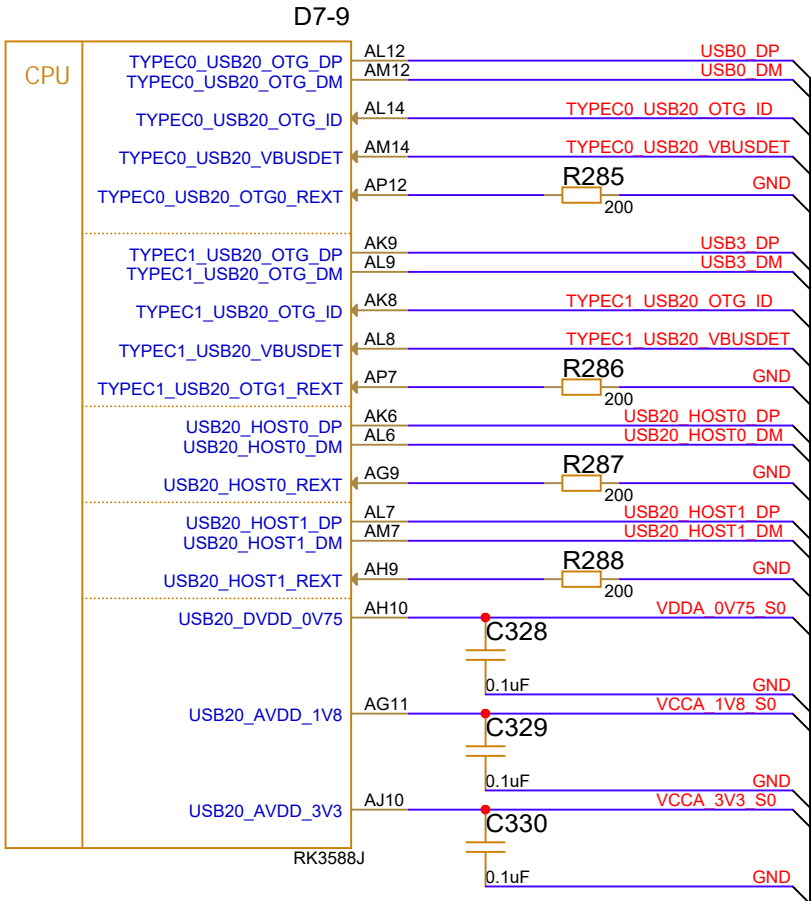
A (15)

A (17)

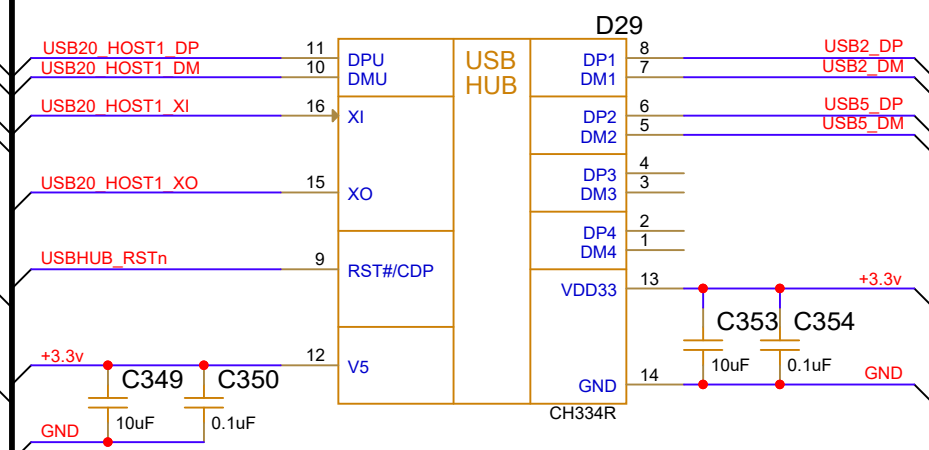
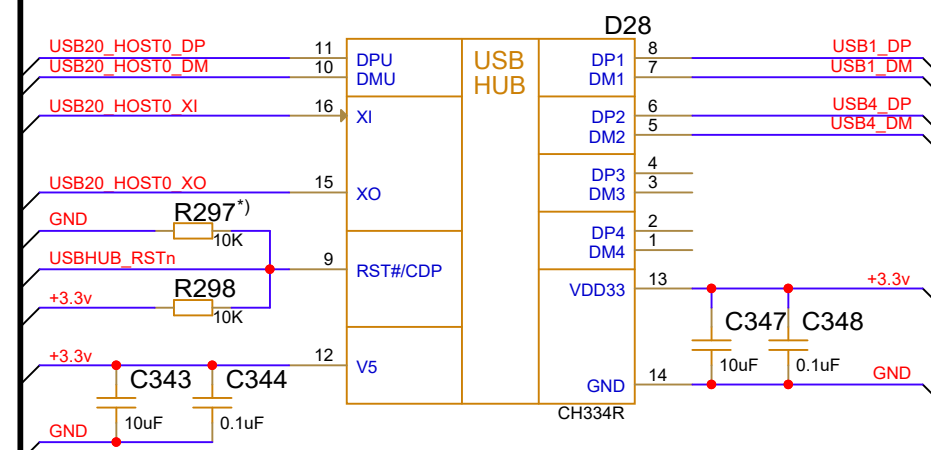
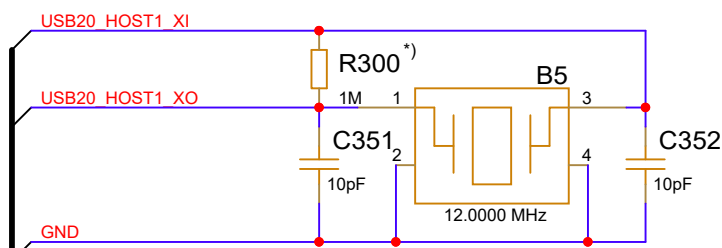
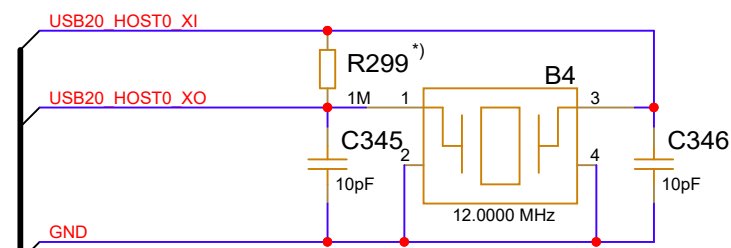
Изм	Лист	№ докум.	Подп.	Дата	АНПБ.466216.001(-01)ЭЗ	Лист
						16

Инов. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

А (16)



А (18)



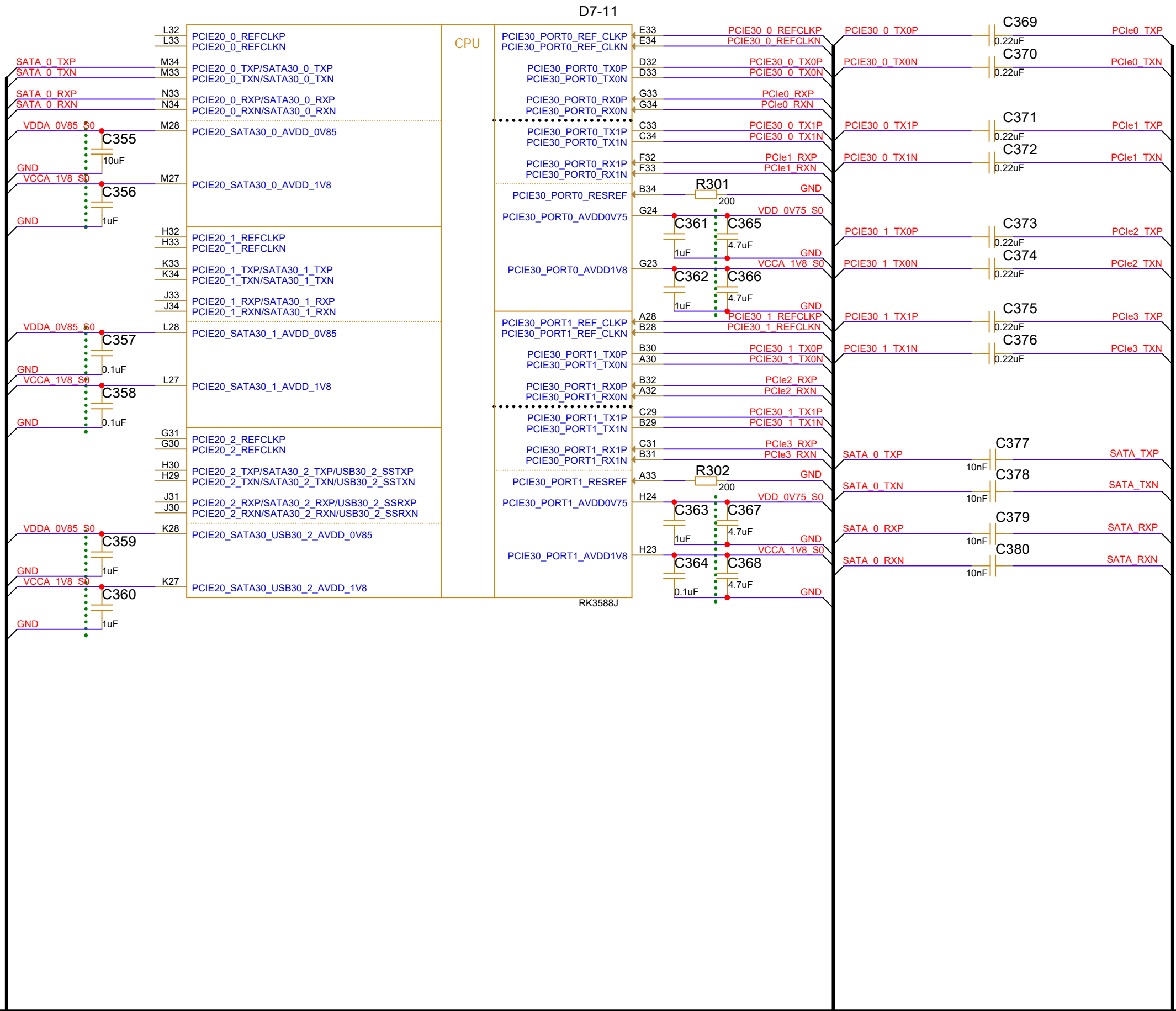
Инов. № подл.	Подп. и дата	Взам. инв. №	Инов. № дубл.	Подп. и дата

А (17)

А (19)

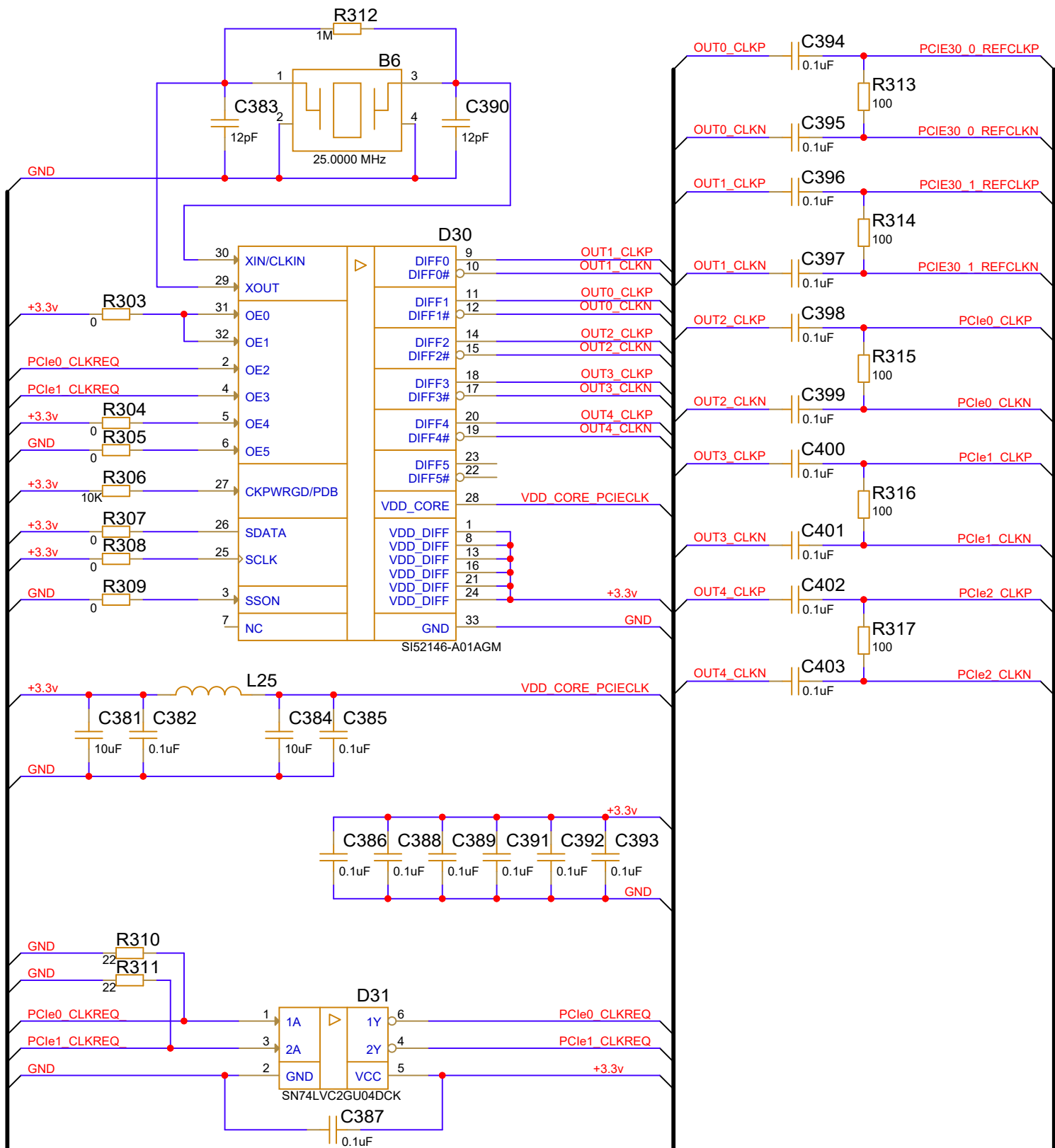
Изм.	Лист	№ докум.	Подп.	Дата

АНПБ.466216.001(-01)ЭЗ				Лист
18				Формат А3



Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

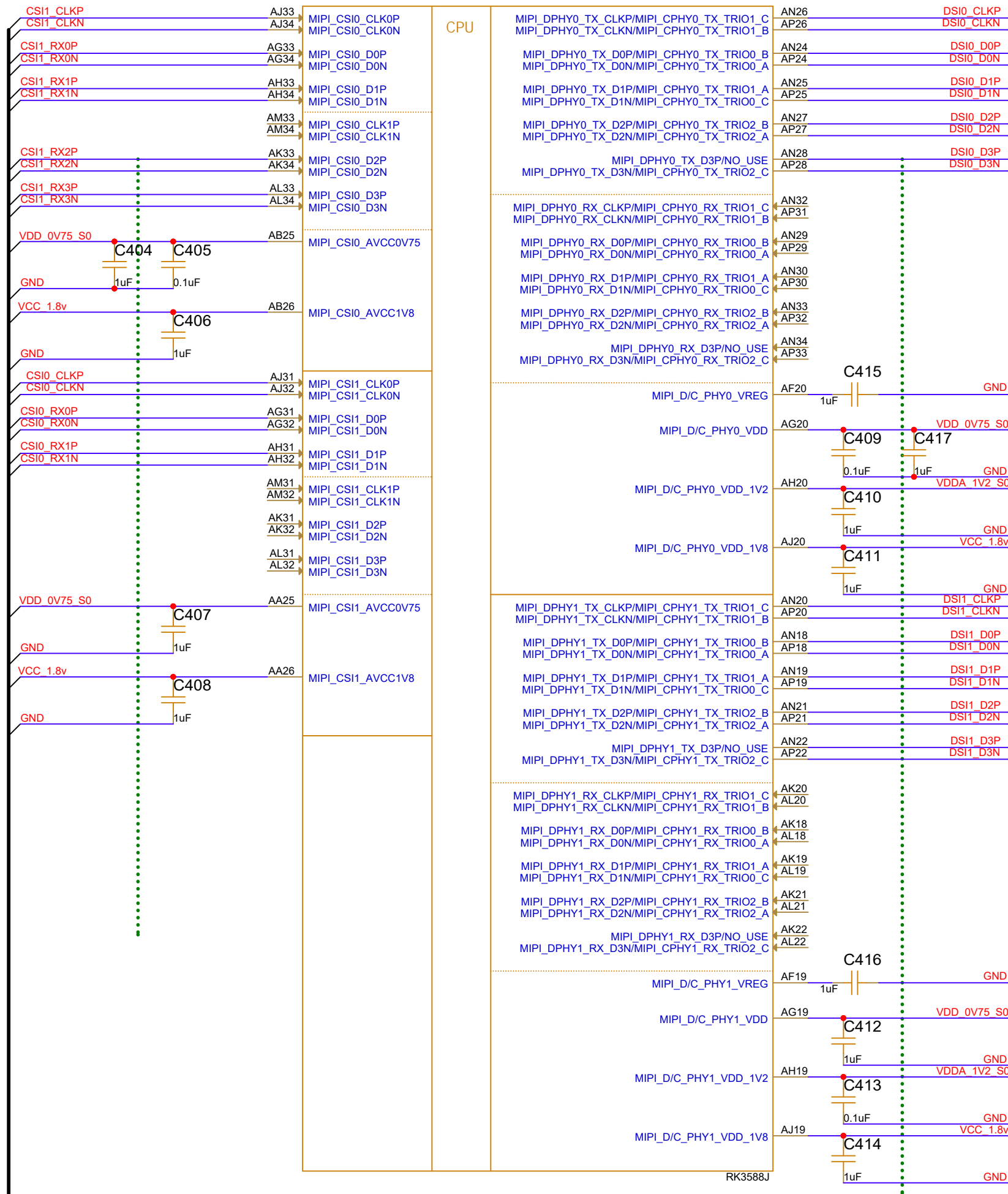
А (18) А (20)

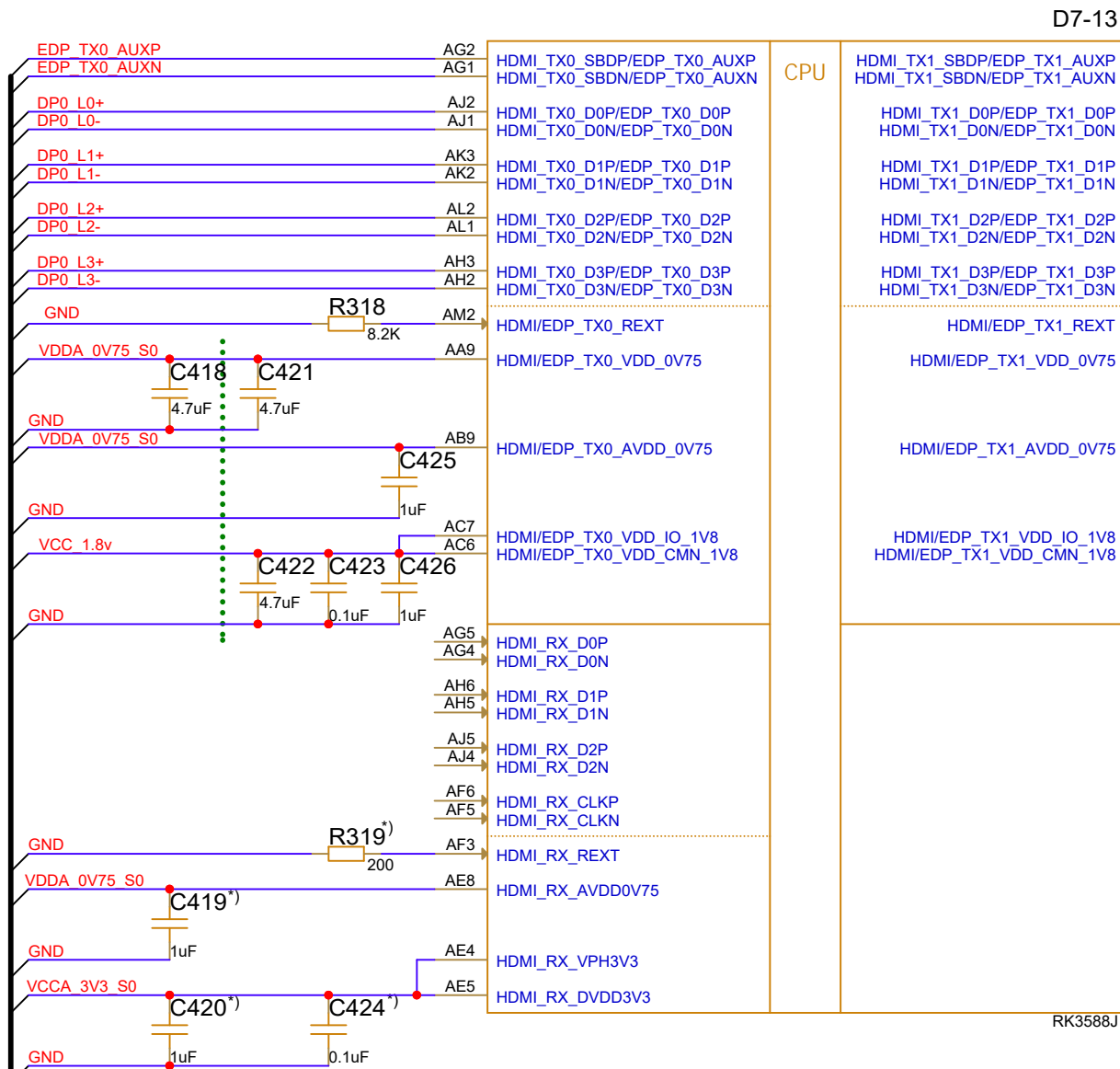


A(19)

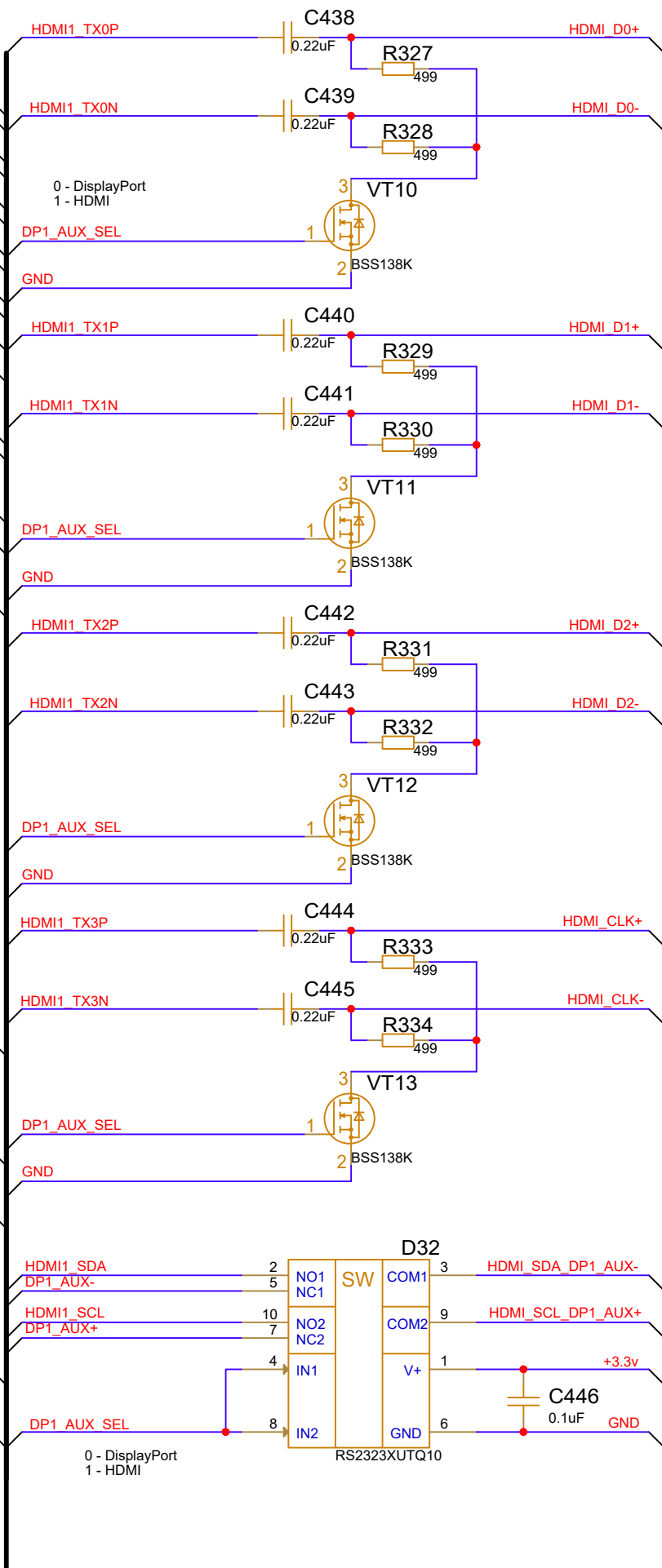
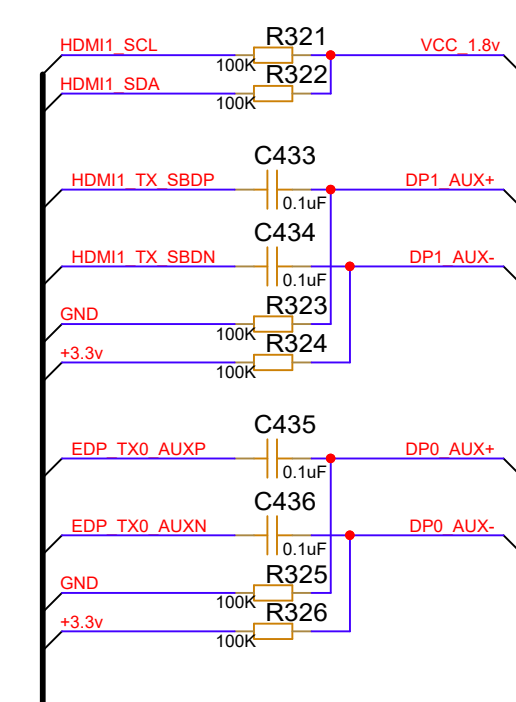
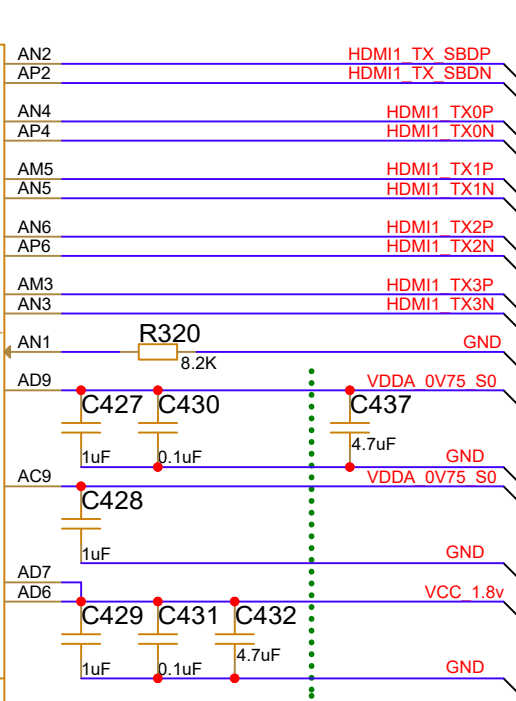
A(21)

Изм	Лист	№ докум.	Подп.	Дата





D7-13



А (21)

А (23)

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

Изм	Лист	№ докум.	Подп.	Дата

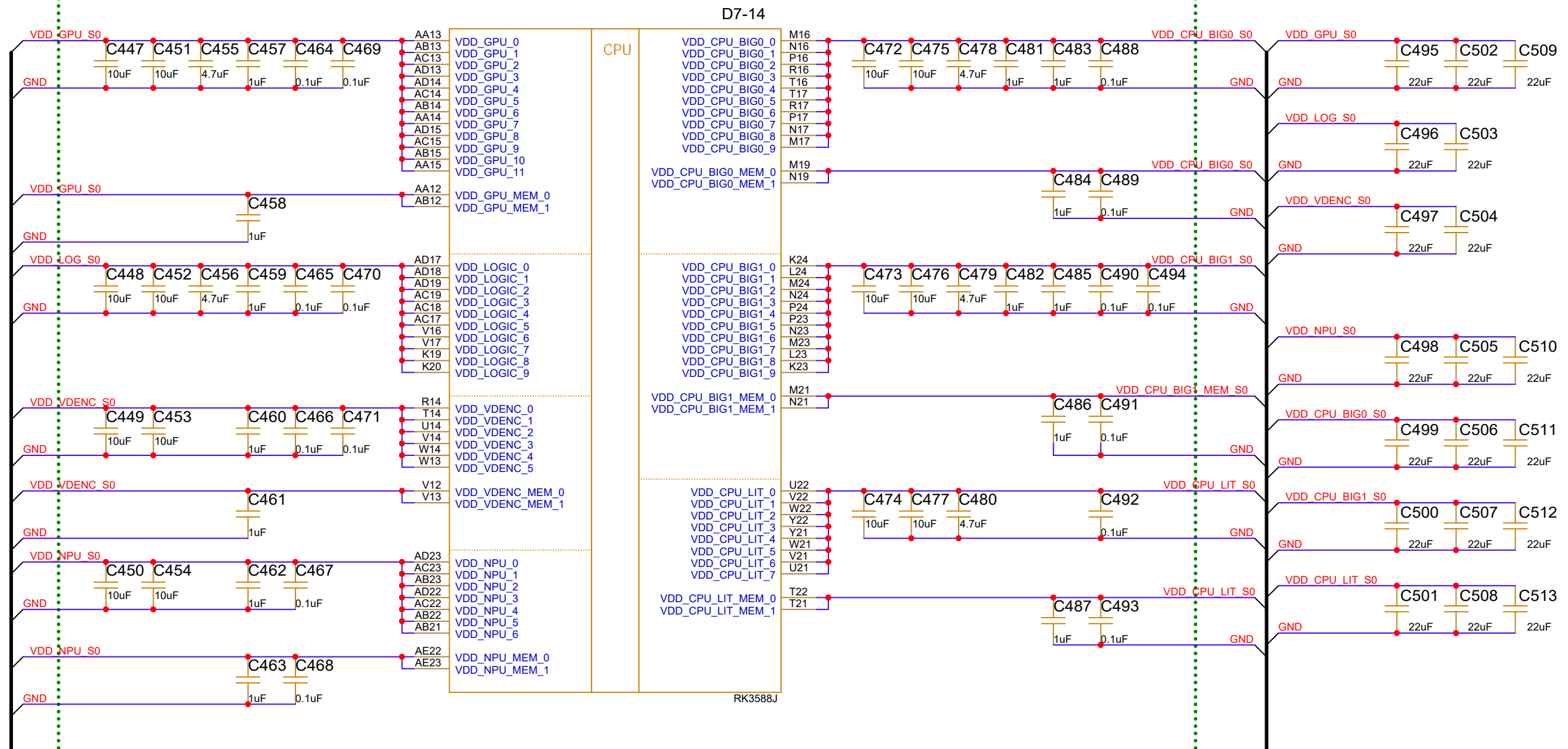
АНПБ.466216.001(-01)ЭЗ

Лист

22

Копировал

Формат А3



The Caps to the left of green line should be placed under the RK3588 package. Other caps should be placed close to the RK3588 package.

Инт. № подл.	Подп. и дата	Взам. инв. №	Инт. № дубл.	Подп. и дата

А (22)

А (24)

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

А (23)

