

# НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ «КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ імені Ігоря Сікорського» ФАКУЛЬТЕТ ПРИКЛАДНОЇ МАТЕМАТИКИ

Кафедра системного програмування і спеціалізованих комп'ютерних систем

### Лабораторна робота № 1.1

з дисципліни

## «Архітектура для програмістів»

Тема:

"ТРАНСЛЯЦІЯ МОВ ВИСОКОГО РІВНЯ У МОВИ НИЗЬКОГО РІВНЯ. Ч.1"

Виконав: студент III курсу

ФПМ групи КВ-94

Кувашов Я.Р.

Перевірив: Молчанов О.А.

#### Загальне завдання

Завдання лабораторної роботи складається з трьох пунктів:

1. Реалізувати програму сортування масиву згідно із варіантом мовою С (інформація про варіанти наведена в п. 4). Результатом виконання цього пункту є лістинг програми мовою

C.

2. Виконати трансляцію програми, написаної мовою С, в асемблерний код за допомогою дес й встановити семантичну відповідність між командами мови С та командами одержаного асемблерного коду, додавши відповідні коментарі з поясненням. Результатом виконання даного пункту буде лістинг асемблерного коду програми із коментарями в коді, в яких наведено відповідний код програми, записаною мовою С (приклад. див. в п. 3.2). З. Розібратись і вміти пояснити, що виконують ті чи інші команди мови асемблера, що будуть присутні в коді мовою асемблера, отриманого в другому пункті загального завдання; вміти пояснити зв'язок між кодом мовою С та кодом мовою асемблера.

#### Завдання за варіантом 10

Відсортувати побічну діагональ масиву алгоритмом No2 методу обмінів («бульбашкове сортування» з використанням «прапорця») за незбільшенням.

### Лістинг програми мовою С

```
R--;
}
```

movsx

rdx, edx

# Лістинг програми мовою асемблера sort: push rbp mov nsn

```
mov
                rbp, rsp
                rbx
        push
                DWORD PTR [rbp-52], edi
        mov
                QWORD PTR [rbp-64], rsi
        mov
 function starts
                eax, DWORD PTR [rbp-52]
        mov
        movsx
                rdx, eax
                rdx, 1
        sub
                QWORD PTR [rbp-40], rdx
        mov
                rdx, eax
        movsx
                rcx, rdx
        mov
                ebx, 0
        mov
                                             ; initialize n
                edx, DWORD PTR [rbp-52]
        mov
                edx, 1
                                             ; n-1
        sub
                DWORD PTR [rbp-24], edx
                                             R = n-1
        mov
                                             ; _Bool flag = 1
                BYTE PTR [rbp-25], 1
        mov
                .L2
                                             ; goto while loop
        jmp
.L6:
; while (flag == 1)
                     loop starts
                BYTE PTR [rbp-25], 0
                                            ; flag = 0
        mov
; main loop for( int i = 0;i<n-1;i++) condition
                DWORD PTR [rbp-20], 0
                                             ; int i = 0
        mov
        jmp
                 .L3
                                             ; jump to check statement
.L5:
; main loop for( int i = 0;i<n-1;i++) starts</pre>
;if(A[i+1][n-2-i]>A[i][n-1-i])
                edx, DWORD PTR [rbp-20]
        mov
        add
                edx, 1
                rcx, edx
        movsx
        movsx
                rdx, eax
                rdx, rcx
        imul
                rcx, [0+rdx*4]
        lea
                rdx, QWORD PTR [rbp-64]
        mov
        add
                rcx, rdx
                edx, DWORD PTR [rbp-52]
        mov
        sub
                edx, 2
                edx, DWORD PTR [rbp-20]
        sub
```

```
ecx, DWORD PTR [rcx+rdx*4]
        mov
        mov
                 edx, DWORD PTR [rbp-20]
        movsx
                 rsi, edx
        movsx
                 rdx, eax
        imul
                 rdx, rsi
        lea
                 rsi, [0+rdx*4]
        mov
                 rdx, QWORD PTR [rbp-64]
        add
                 rsi, rdx
        mov
                 edx, DWORD PTR [rbp-52]
        sub
                 edx, 1
                 edx, DWORD PTR [rbp-20]
        sub
        movsx
                 rdx, edx
        mov
                 edx, DWORD PTR [rsi+rdx*4]
        cmp
                ecx, edx
        jle
                 .L4
 if true branch start
;tmp = A[i+1][n-2-i]
        mov
                edx, DWORD PTR [rbp-20]
        add
                 edx, 1
        movsx
                 rcx, edx
        movsx
                 rdx, eax
        imul
                 rdx, rcx
        lea
                 rcx, [0+rdx*4]
        mov
                 rdx, QWORD PTR [rbp-64]
        add
                 rcx, rdx
        mov
                 edx, DWORD PTR [rbp-52]
        sub
                 edx, 2
                edx, DWORD PTR [rbp-20]
        sub
                 rdx, edx
        movsx
        mov
                edx, DWORD PTR [rcx+rdx*4]
                DWORD PTR [rbp-44], edx
        mov
A[i+1][n-2-i] = A[i][n-1-i]
                edx, DWORD PTR [rbp-20] A[i][]
        mov
        movsx
                 rcx, edx
                 rdx, eax
        movsx
        imul
                 rdx, rcx
        lea
                 rcx, [0+rdx*4]
                 rdx, QWORD PTR [rbp-64]
        mov
        add
                 rcx, rdx
                 edx, DWORD PTR [rbp-52]
        mov
                                             ; n-1
        sub
                 edx, 1
                 edx, DWORD PTR [rbp-20]
                                             ; A[i][n-1-i]
        sub
                 esi, DWORD PTR [rbp-20]
        mov
                                             ; put i into ESI
                                             ; i+1
        add
                 esi, 1
        movsx
                 rdi, esi
                                             ; A[i+1]
        movsx
                 rsi, eax
                 rsi, rdi
        imul
                 rdi, [0+rsi*4]
        lea
        mov
                 rsi, QWORD PTR [rbp-64]
        add
                 rsi, rdi
                edi, DWORD PTR [rbp-52]
        mov
                                          ; put n into EDI
```

```
sub
                edi, 2
                                             ; n-2
                edi, DWORD PTR [rbp-20]
        sub
                                             ; A[n-2-i]
                rdx, edx
        movsx
                ecx, DWORD PTR [rcx+rdx*4]
        mov
                rdx, edi
        movsx
                DWORD PTR [rsi+rdx*4], ecx
        mov
; A[i][n-1-i] = tmp;
                edx, DWORD PTR [rbp-20]
                                             ;A[i][]
        mov
        movsx
                rcx, edx
                rdx, eax
        movsx
                rdx, rcx
        imul
        lea
                rcx, [0+rdx*4]
                rdx, QWORD PTR [rbp-64]
        mov
                rsi, [rcx+rdx]
        lea
                edx, DWORD PTR [rbp-52]
                                             ; put n to edx
        mov
                edx, 1
        sub
                                             ; n-1
        sub
                edx, DWORD PTR [rbp-20]
                                             ; A[i][n-1-i]
                rdx, edx
        movsx
                ecx, DWORD PTR [rbp-44]
                                             ; A[i][n-1-i] = tmp
        mov
                DWORD PTR [rsi+rdx*4], ecx
        mov
        mov
                BYTE PTR [rbp-25], 1
                                             ; flag = 1
; if true branch end
.L4:
        add
                DWORD PTR [rbp-20], 1
                                             ; i++
.L3:
                edx, DWORD PTR [rbp-20]
        mov
                                             ; write i to edx
                edx, DWORD PTR [rbp-24]
        cmp
                                             ; i<R
                                             ; goto main loop body
        jl
                .L5
; main loop for( int i = 0;i<n-1;i++) ends
                DWORD PTR [rbp-24], 1
        sub
                                             ; R--
 while (flag == 1)
                     loop ends
; while (flag == 1)
                     loop condition
.L2:
        cmp
                BYTE PTR [rbp-25], 0
                                            ; compare flag with 0
                                            ; if flag !=0 ( equivalent to
       jne
                .L6
                                   while(1)) jump to label 6 (loop body)
                                             ; no operation
        nop
                                             ; no operation
        nop
        mov
                rbx, QWORD PTR [rbp-8]
                                             ; copy ebp to esp, set value
        leave
                                            of esp before fuction starts
                                             ; return to programme
        ret
 the end of function
```