

MAX3483/MAX3485/MAX3486/ MAX3488/MAX3490/MAX349

3.3V駆動、10Mbps、スルーレート制限 真のRS-485/RS-42トランシーバ

概要

特長

MAX3483、MAX3485、MAX3486、MAX3488、MAX3490及びMAX3491は、RS-485及びRS-422通信用の3.3V駆動のローパワートランシーバで、ドライバ1個とレシーバ1個を備えています。MAX3483とMAX3488のドライバはスルーレートが制限されているため、EMIを最小限に抑えるとともにケーブル終端が適切に行われていない場合に起こる反射を低減します。このため、最高250kbpsのデータレートでエラーのないデータ転送が可能です。MAX3486は部分的にスルーレートが制限されており、最高データレートが2.5Mbpsです。MAX3485、MAX3490及びMAX3491は最高10Mbpsで転送可能です。

ドライバは短絡による電流制限がなされており、また、サーマルシャットダウン回路を備えているため、ドライバ出力をハイインピーダンスにすることで過度の消費電力を防ぎます。レシーバ入力は、両方の入力がオープン回路の場合にレシーバ出力でロジックハイを保証するフェイルセーフ機能を備えています。

MAX3488、MAX3490及びMAX3491はフルデューブレックス通信用、MAX3483、MAX3485及びMAX3486はハーフデュープレックス通信用に設計されています。

アプリケーション

ローパワー RS-485/RS-422トランシーバ テレコミュニケーション 耐EMIアプリケーション用トランシーバ 工業制御用ローカルエリアネットワーク 3.3V単一電源動作(チャージポンプなし)

+5Vロジックと相互動作可能

スキュー: 8ns max (MAX3485/MAX3490/MAX3491)

スルーレート制限によるエラー無しのデータ転送 (MAX3483/MAX3488)

低電流シャットダウンモード:

2nA (MAX3483/MAX3485/MAX3486/MAX3491)

コモンモード入力電圧範囲: -7V~+12V

バス上に32個までのトランシーバ接続可能

フルデュープレックス及びハーフデュープレックス

工業標準の75176とピンコンパチブル (MAX3483/MAX3485/MAX3486)

電流制限とサーマルシャットダウンによるドライバ への過負荷保護

型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX3483CPA	0°C to +70°C	8 Plastic DIP
MAX3483CSA	0°C to +70°C	8 SO
MAX3483C/D	0°C to +70°C	Dice*
MAX3483EPA	-40°C to +85°C	8 Plastic DIP
MAX3483ESA	-40°C to +85°C	8 SO
MAX3485CPA	0°C to +70°C	8 Plastic DIP
MAX3485CSA	0°C to +70°C	8 SO
MAX3485C/D	0°C to +70°C	Dice*
MAX3485EPA	-40°C to +85°C	8 Plastic DIP
MAX3485ESA	-40°C to +85°C	8 SO

Ordering Information continued at end of data sheet.

選択ガイド

品名	保証 データレート (Mbps)	電源電圧 (V)	ハーフ/フル デュープ レックス	スルーレート 制限	ドライバ/ レシーバ イネーブル	シャットダウン 電流 (n <i>A</i>)	ピン数
MAX3483	0.25		ハーフ	0	0	2	8
MAX3485	10		ハーフ	X	0	2	8
MAX3486	2.5	3.0 ∼ 3.6	ハーフ	0	0	2	8
MAX3488	0.25	3.0 ~ 3.0	フル	0	Х	_	8
MAX3490	10		フル	Х	Х	_	8
MAX3491	10		フル	Х	0	2	14

^{*} Contact factory for for dice specifications.

ABSOLUTE MAXIMUM RATINGS

Supply Voltage (Vcc)7V	1
Control Input Voltage (RE, DE)0.3V to 7V	1.
Driver Input Voltage (DI)0.3V to 7V	Op
Driver Output Voltage (A, B, Y, Z)7.5V to 12.5V	Ň
Receiver Input Voltage (A, B)7.5V to 12.5V	N
Receiver Output Voltage (RO)0.3V to (V _{CC} + 0.3V)	Sto
Continuous Power Dissipation ($T_A = +70^{\circ}C$)	Le
8-Pin Plastic DIP (derate 9.09mW/°C above +70°C)727mW	
8-Pin SO (derate 5.88mW/°C above +70°C) 471mW	

14-Pin Plastic DIP (derate 10mW/°C 14-Pin SO (derate 8.33mW/°C abov	
Operating Temperature Ranges	•
MAX34C	0°C to +70°C
MAX34E	40°C to +85°C
Storage Temperature Range	
Lead Temperature (soldering, 10sec)+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

DC ELECTRICAL CHARACTERISTICS

(Vcc = 3.3V ±0.3V, T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
		$R_L = 100\Omega$ (RS-422), Figure 4		2.0			
Differential Driver Output	Vod	$R_L = 54\Omega$ (RS-485), Figure 4	4	1.5			V
		$R_L = 60\Omega$ (RS-485), $V_{CC} = 3$	3.3V, Figure 5	1.5			1
Change in Magnitude of Driver Differential Output Voltage for Complementary Output States (Note 1)	ΔV _{OD}	R_L = 54 Ω or 100 Ω , Figure 4	$R_L = 54\Omega$ or 100Ω , Figure 4			0.2	V
Driver Common-Mode Output Voltage	Voc	$R_L = 54\Omega$ or 100Ω , Figure 4				3	V
Change in Magnitude of Common-Mode Output Voltage (Note 1)	ΔVoc	$R_L = 54\Omega$ or 100Ω , Figure 4				0.2	V
Input High Voltage	VIH	DE, DI, RE		2.0			V
Input Low Voltage	VIL	DE, DI, RE	DE, DI, RE			0.8	V
Logic Input Current	I _{IN1}	DE, DI, RE				±2	μΑ
Input Current (A, B)	luvo	DE = 0V,	V _{IN} = 12V			1.0	mA
input Current (A, B)	I _{IN2}	Vcc = 0V or 3.6V	V _{IN} = -7V			-0.8	1 111/4
Output Leakage (Y, Z)	lo	$DE = 0V$, $\overline{RE} = 0V$,	V _{OUT} = 12V			20	μА
Output Leakage (1, 2)	10	V _{CC} = 0V or 3.6V, MAX3491	V _{OUT} = -7V			-20	
Output Leakage (Y, Z)	lo	$DE = 0V, \overline{RE} = V_{CC},$	Vout = 12V			1	μА
in Shutdown Mode	10	Vcc = 0V or 3.6V, MAX3491	Vout = -7V			-1	μΑ
Receiver Differential Threshold Voltage	V _{TH}	-7V ≤ V _{CM} ≤ 12V		-0.2		0.2	V
Receiver Input Hysteresis	ΔV _{TH}	V _{CM} = 0V			50		mV
Receiver Output High Voltage	VoH	I _{OUT} = -1.5mA, V _{ID} = 200mV, Figure 6		V _{CC} - 0.4			V
Receiver Output Low Voltage	VoL	I _{OUT} = 2.5mA, V _{ID} = 200mV, Figure 6				0.4	V
Three-State (High Impedance) Output Current at Receiver	lozr	V _C C = 3.6V, 0V ≤ V _{OUT} ≤ V _C C				±1	μА
Receiver Input Resistance	R _{IN}	-7V ≤ V _{CM} ≤ 12V		12			kΩ

DC ELECTRICAL CHARACTERISTICS (continued)

(VCC = 3.3V ±0.3V, TA = TMIN to TMAX, unless otherwise noted. Typical values are at TA = +25°C)

PARAMETER	SYMBOL	CONDITION	S	MIN	TYP	MAX	UNITS
Supply Current	loo	No load,	$\frac{DE = V_{CC},}{RE = 0V \text{ or } V_{CC}}$		1.1	2.2	- mA
	DI = 0V or VCC	DI = 0V or V _{CC}	$\frac{DE = 0V}{RE} = 0V$		0.95	1.9	IIIA
Supply Current in Shutdown Mode	I _{SHDN}	$DE = 0V$, $\overline{RE} = V_{CC}$, $DI = V_{CC}$	C or OV		0.002	1	μΑ
Driver Short-Circuit Output	loop	V _{OUT} = -7V				-250	mA
Current	IOSD	V _{OUT} = 12V				250	IIIA
Receiver Short-Circuit Output Current	Iosr	0V ≤ V _{RO} ≤ V _{CC}		±8		±60	mA

DRIVER SWITCHING CHARACTERISTICS—MAX3485, MAX3490, and MAX3491

 $(V_{CC} = 3.3V, T_A = +25^{\circ}C)$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Driver Differential Output Delay	t _{DD}	$R_L = 60\Omega$, Figure 7	1	22	35	ns
Driver Differential Output Transition Time	tTD	$R_L = 60\Omega$, Figure 7	3	8	25	ns
Driver Propagation Delay, Low-to-High Level	tpLH	$R_L = 27\Omega$, Figure 8	7	22	35	ns
Driver Propagation Delay, High-to-Low Level	tpHL	$R_L = 27\Omega$, Figure 8	7	22	35	ns
t _{PLH} - t _{PHL} Driver Propagation Delay Skew (Note 2)	tpDS	$R_L = 27\Omega$, Figure 8			8	ns
DRIVER OUTPUT ENABLE/DISABLE TIMES (MAX3485	/MAX3491	only)				
Driver Output Enable Time to Low Level	tpzL	$R_L = 110\Omega$, Figure 10		45	90	ns
Driver Output Enable Time to High Level	tpzh	$R_L = 110\Omega$, Figure 9		45	90	ns
Driver Output Disable Time from High Level	tpHZ	$R_L = 110\Omega$, Figure 9		40	80	ns
Driver Output Disable Time from Low Level	t _{PLZ}	$R_L = 110\Omega$, Figure 10		40	80	ns
Driver Output Enable Time from Shutdown to Low Level	tpsl	$R_L = 110\Omega$, Figure 10		650	900	ns
Driver Output Enable Time from Shutdown to High Level	tpsh	$R_L = 110\Omega$, Figure 9		650	900	ns

DRIVER SWITCHING CHARACTERISTICS—MAX3486

 $(V_{CC} = 3.3V, T_A = +25^{\circ}C)$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Driver Differential Output Delay	t _{DD}	$R_L = 60\Omega$, Figure 7	24	48	70	ns
Driver Differential Output Transition Time	t _{TD}	$R_L = 60\Omega$, Figure 7	15	35	60	ns
Driver Propagation Delay, Low-to-High Level	tplH	$R_L = 27\Omega$, Figure 8	20	48	70	ns
Driver Propagation Delay, High-to-Low Level	tphl	$R_L = 27\Omega$, Figure 8	20	48	70	ns
t _{PLH} - t _{PHL} Driver Propagation Delay Skew (Note 2)	tpds	$R_L = 27\Omega$, Figure 8			11	ns
Driver Output Enable Time to Low Level	tpzL	$R_L = 110\Omega$, Figure 10		55	100	ns
Driver Output Enable Time to High Level	t _{PZH}	$R_L = 110\Omega$, Figure 9		55	100	ns
Driver Output Disable Time from High Level	t _{PHZ}	$R_L = 110\Omega$, Figure 9		45	80	ns
Driver Output Disable Time from Low Level	tpLZ	$R_L = 110\Omega$, Figure 10		45	80	ns
Driver Output Enable Time from Shutdown to Low Level	tpsl	$R_L = 110\Omega$, Figure 10		700	1000	ns
Driver Output Enable Time from Shutdown to High Level	tpsh	$R_L = 110\Omega$, Figure 9		700	1000	ns

DRIVER SWITCHING CHARACTERISTICS—MAX3483 and MAX3488

 $(VCC = 3.3V, TA = +25^{\circ}C)$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Driver Differential Output Delay	t _{DD}	$R_L = 60\Omega$, Figure 7	600	900	1400	ns
Driver Differential Output Transition Time	t _{TD}	$R_L = 60\Omega$, Figure 7	400	700	1200	ns
Driver Propagation Delay, Low-to-High Level	tplH	$R_L = 27\Omega$, Figure 8	700	1000	1500	ns
Driver Propagation Delay, High-to-Low Level	tphL	$R_L = 27\Omega$, Figure 8	700	1000	1500	ns
tplh - tphl Driver Propagation Delay Skew (Note 2)	tpds	$R_L = 27\Omega$, Figure 8		100		ns
DRIVER OUTPUT ENABLE/DISABLE TIMES (MAX3483	only)					
Driver Output Enable Time to Low Level	tpzL	$R_L = 110\Omega$, Figure 10		900	1300	ns
Driver Output Enable Time to High Level	tpzh	$R_L = 110\Omega$, Figure 9		600	800	ns
Driver Output Disable Time from High Level	tphz	$R_L = 110\Omega$, Figure 9		50	80	ns
Driver Output Disable Time from Low Level	tpLZ	$R_L = 110\Omega$, Figure 10		50	80	ns
Driver Output Enable Time from Shutdown to Low Level	tpsl	$R_L = 110\Omega$, Figure 10		1.9	2.7	μs
Driver Output Enable Time from Shutdown to High Level	tpsh	$R_L = 110\Omega$, Figure 9		2.2	3.0	μs

RECEIVER SWITCHING CHARACTERISTICS

 $(V_{CC} = 3.3V, T_A = +25^{\circ}C)$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Time to Shutdown	tshdn	MAX3483/MAX3485/MAX3486/MAX3491 only (Note 3)	80	190	300	ns
Receiver Propagation Delay,	trpi H	V _{ID} = 0V to 3.0V, C _L = 15pF, Figure 11	25	65	90	ns
Low-to-High Level	IRPLH	MAX3483/MAX3488	25	75	120	115
Receiver Propagation Delay,	trphi	V _{ID} = 0V to 3.0V, C _L = 15pF, Figure 11	25	65	90	ns
High-to-Low Level	IRPHL	MAX3483/MAX3488	25	75	120	113
tplh - tphl Receiver	trpds	V_{ID} = 0V to 3.0V, C_L = 15pF, Figure 11			10	ns
Propagation Delay Skew	IRPDS	MAX3483/MAX3488			20	115
Receiver Output Enable Time to Low Level	tPRZL	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		25	50	ns
Receiver Output Enable Time to High Level	t _{PRZH}	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		25	50	ns
Receiver Output Disable Time from High Level	tprhz	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		25	45	ns
Receiver Output Disable Time from Low Level	tPRLZ	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		25	45	ns
Receiver Output Enable Time from Shutdown to Low Level	tprsl	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		720	1400	ns
Receiver Output Enable Time from Shutdown to High Level	tprsh	C _L = 15pF, Figure 12, MAX3483/MAX3485/MAX3486/MAX3491 only		720	1400	ns

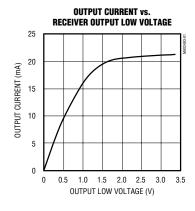
Note 1: ΔV_{OD} and ΔV_{OC} are the changes in V_{OD} and V_{OC} , respectively, when the DI input changes state.

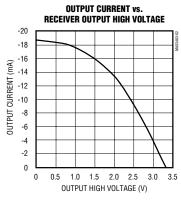
Note 2: Measured on $|t_{PLH}(Y) - t_{PHL}(Y)|$ and $|t_{PLH}(Z) - t_{PHL}(Z)|$.

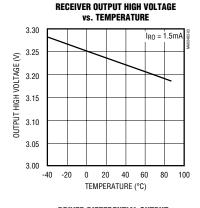
Note 3: The transceivers are put into shutdown by bringing RE high and DE low. If the inputs are in this state for less than 80ns, the parts are guaranteed not to enter shutdown. If the inputs are in this state for at least 300ns, the parts are guaranteed to have entered shutdown. See Low-Power Shutdown Mode section.

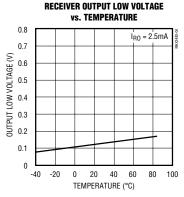
標準動作特性

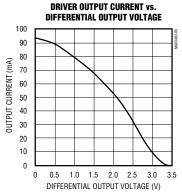
 $(V_{CC} = 3.3V, T_A = +25^{\circ}C, unless otherwise noted.)$

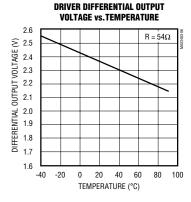


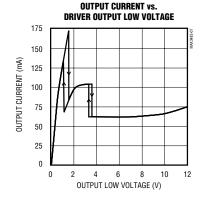


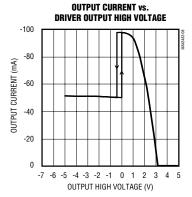




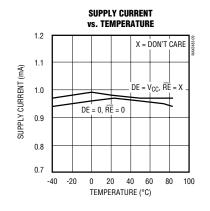


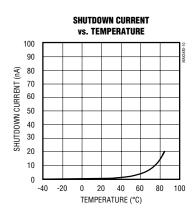






標準動作特性(続き)





端子説明

	端子			
MAX3483/ MAX3485/ MAX3486	MAX3488/ MAX3490	MAX3491	名 称	機能
1	2	2	RO	レシーバ出力。AがBより200mV高い場合、ROはハイ。AがBより200mV 低い場合、ROはロー。
2	_	3	RE	レシーバ出力イネーブル。REがローの場合は、ROはイネーブルされます。 REがハイの場合、ROはハイインピーダンス状態です。REがハイでDEが ローの場合、ローパワーシャットダウンモードになります。
3	_	4	DE	ドライバ出力イネーブル。DEをハイにすることにより、ドライバ出力がイネーブルされます。DEがローの場合、ドライバ出力はハイインピーダンス状態です。REがハイでDEがローの場合、ローパワーシャットダウンモードになります。ドライバ出力がイネーブルの場合、この素子はラインドライバとして機能します。ドライバ出力がハイインピーダンス状態で、REがローの場合、この素子はラインレシーバとして機能します。
4	3	5	DI	ドライバ入力。Dlがローの場合、強制的に出力Yがロー、出力Zはハイ。 同様に、Dlがハイの場合出力Yがハイ、出力Zがローになります。
5	4	6, 7	GND	グランド
_	5	9	Y	非反転ドライバ出力
_	6	10	Z	反転ドライバ出力
6	_	_	А	非反転レシーバ入力と非反転ドライバ出力
_	8	12	А	非反転レシーバ入力
7	_	_	В	反転レシーバ入力と反転ドライバ出力
_	7	11	В	反転レシーバ入力
8	1	13, 14	Vcc	正電源。3.0V ≦V _{CC} ≦ 3.6V
	_	1, 8	N.C.	無接続。(内部的に接続されていません。)

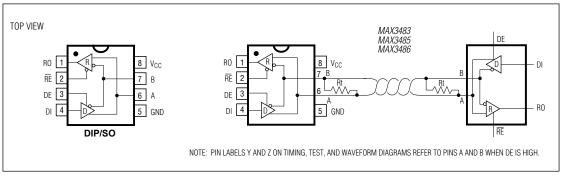


図1. MAX3483/MAX3485/MAX3486のピン配置と標準動作回路

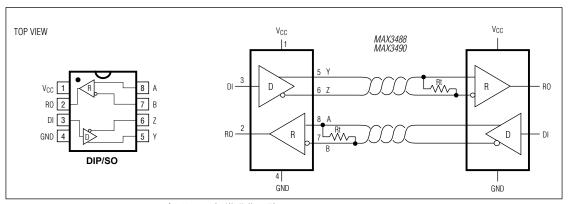


図2. MAX3488/MAX3490のピン配置と標準動作回路

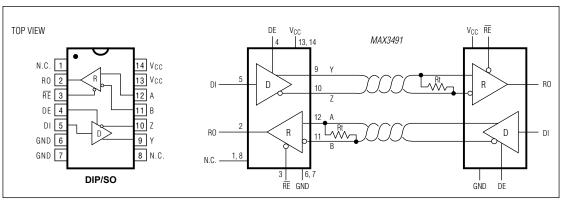


図3. MAX3491のピン配置と標準動作回路

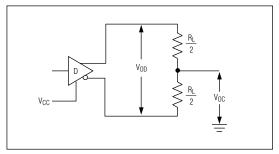


図4. ドライバ V_{OD} 及び V_{OC}

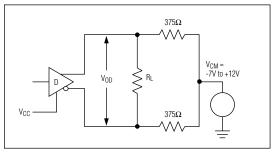


図5. コモンモード電圧が変化したときのドライバ VOD

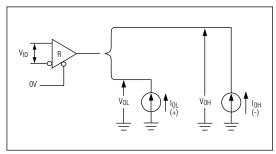


図6. レシーバ V_{OH} 及び V_{OL}

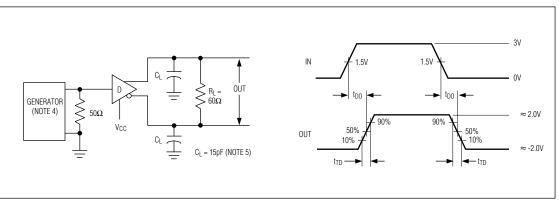


図7. ドライバの出力遅延差及び遷移時間

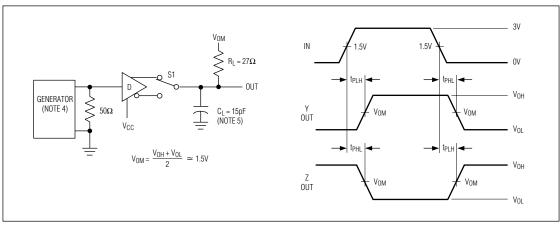


図8. ドライバの伝播時間

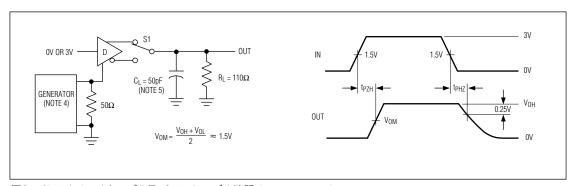


図9. ドライバのイネーブル及びディセーブル時間 (tpzh, tpsh, tphz)

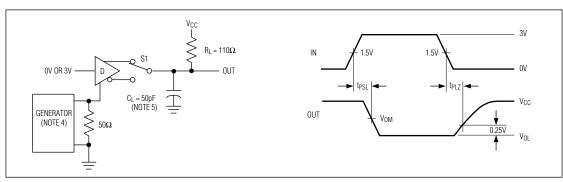


図10. ドライバのイネーブル及びディセーブル時間 (t_{PZL}, t_{PSL}, t_{PLZ})

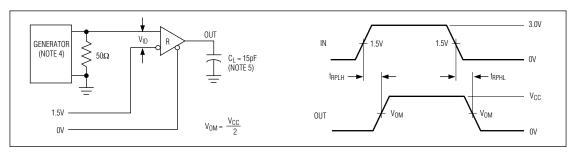


図11. レシーバの伝播遅延

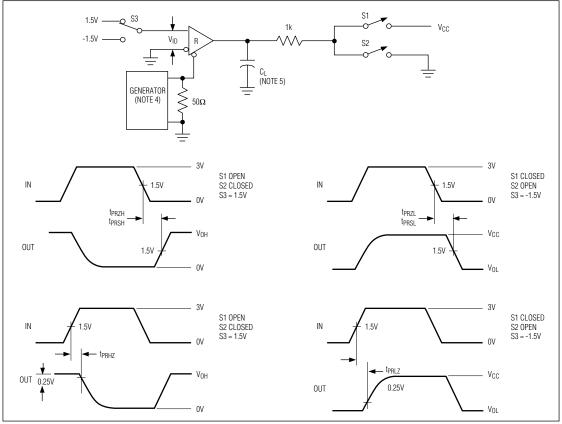


図12. レシーバのイネーブル及びディセーブル時間

Note 4: The input pulse is supplied by a generator with the following characteristics: PRR = 250kHz, 50% duty cycle, $t_r \le 6.0$ ns, $Z_O = 50\Omega$. Note 5: C_L includes probe and stray capacitance.

アプリケーション情報

レシーバ/ドライバイネーブル付のデバイス

表1. 送信

	INPUTS		OUTI	PUTS	MODE
RE	DE	DI	B*	A *	WIODE
Х	1	1	0	1	Normal
Х	1	0	1	0	Normal
0	0	Χ	High-Z	High-Z	Normal
1	0	Χ	High-Z	High-Z	Shutdown

^{*} B and A outputs are Z and Y, respectively, for full-duplex part (MAX3491).

表2 受信

INPUTS			OUTPUTS	MODE	
RE	DE	A, B	RO	WODE	
0	0*	≥+0.2V	1	Normal	
0	0*	≤-0.2V	0	Normal	
0	0*	Inputs Open	1	Normal	
1	0	Х	High-Z	Shutdown	

^{*} DE is a "don't care" (x) for the full-duplex part (MAX3491). X = Don't care; High-Z = High impedance

レシーバ/ドライバイネーブルのないデバイス (MAX3488/MAX3490)

表3. 送信

OUTPUTS	
Z	Υ
0	1
1	0
	Z

受信

INPUTS	OUTPUT
A, B	RO
≥+0.2V	1
≤-0.2V	0
Inputs Open	1

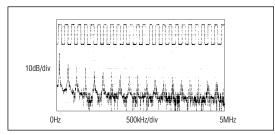


図13. MAX3485/MAX3490/MAX3491の125kHz信号 転送時でのドライバ出力波形及びFFTプロット

MAX3483/MAX3485/MAX3486/MAX3488/MAX349 3491は、RS–485及びRS–422通信用のローパワートラン (MAX3483/MAX3485/MAX3486/MAX3491) __パです。MAX3483及びMAX3488は、最高250kbpsの データレートで送受信ができます。MAX3486は最高 2.5Mbps、MAX3485/MAX3490/MAX3491は最高10M です。MAX3488/MAX3490/MAX3**は9**7ルデュープ レックストランシーバで、MAX3483/MAX3485/MAX348 はハーフデュープレックストランシーバです。また、 MAX3483/MAX3481MAX3486/MAX34はドライバ イネーブル(DE)ピン及びレシーバイネーブル(RE)ピンを 備えています。ドライバ及びレシーバの出力はディセー ブルされるとハイインピーダンスになります。

EMIの低減と反射 (MAX3483/MAX3486/MAX3488)

MAX3483/MAX3488xルーレートが制限されているた め、EMIを最小限に抑えることができ、ケーブル終端が適 切に行われていない場合に起こる反射を低減させます。 125kHzの信号転送を行った時の、MAX3485/MAX3490 MAX3491ドライバの出力波形とフーリエ解析の結果を図 13に示します。高周波の振幅が大きいのが明らかにわか ります。スルーレート制限されたMAX3483/MAX3488 これと同じ条件で転送を行った場合を図14に示します。 図14では高調波の振幅が小さく、EMIが起こる可能性は 大幅に低減されています。

ローパワーシャットダウンモード (MAX3483/MAX3485/MAX3486/MAX34

REをハイに、かつDEをローにすることによって、ロー パワーシャットダウンモードは開始されます。ドライバ とレシーバの両方がディセーブル(ハイインピーダンス) されない限り、シャットダウンモードには入りません。 シャットダウン中の消費電流は僅か2nA(typ)です。

これらのトランシーバでは、t_{PSH}及び t_{PSL}のイネーブル時 間はトランシーバがローパワーシャットダウンモードに あることを仮定して定義されています。一方、t_{P7H} 及び t_{P7}のイネーブル時間ではレシーバまたはドライバがディ セーブルされていながらもシャットダウン状態ではない ことを仮定しています。

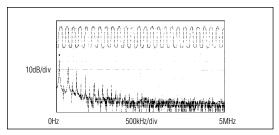


図14. MAX3483/MAX3488の125kHz信号転送時での ドライバ出力波形及びFFTプロット

X = Don't care; High-Z = High impedance

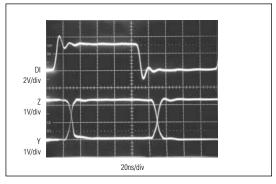


図15. MAX3485/MAX3490/MAX3491のドライバの 伝播遅延

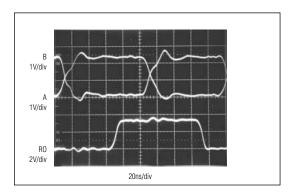


図16. MAX3485/MAX3490/MAX3491のレシーバの 伝播遅延(外部RS-485デバイスで駆動)

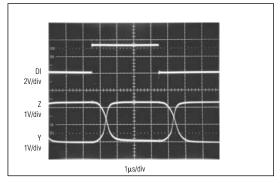


図17. MAX3483/MAX3488のドライバの伝播遅延

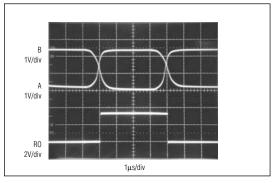


図18. MAX3483/MAX3488のレシーバの伝播遅延

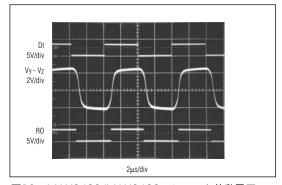


図19. MAX3483/MAX3488のシステム差動電圧 (125kHz、1.2kmのケーブルを駆動)

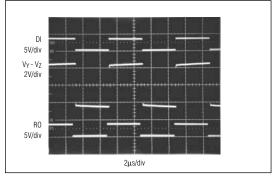


図20. MAX3485/MAX3490/MAX3491のシステム差動 電圧(125kHz、1.2kmのケーブルを駆動)

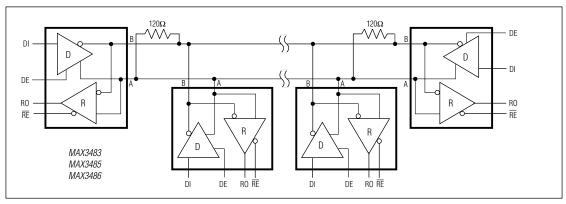


図21. MAX3483/MAX3485/MAX3486の標準的なRS-485ネットワーク

ドライバ出力保護

フォルトまたはバス接続によって起こる出力過電流及 び過電力消費に対しては、2種類の保護機能が働きま す。まずは、コモンモード電圧範囲の短絡回路に対し て直ちに保護機能が働く出力段でのフの字過電流制限 (「標準動作特性」を参照)、次に、チップの温度が過度 に上昇した時にドライバ出力が強制的にハイインピー ダンス状態に入るサーマルシャットダウン機能です。

伝播遅延

図15~18に標準伝播遅延を示します。スキュータイム はローからハイへそしてハイからローへの伝播遅延の 差です。ドライバ/レシーバのスキュータイムが小さけ れば、マークスペースレシオを対称的(50%デューティ サイクル) に保つことができます。

レシーバのスキュータイム ($|t_{PRLH} - t_{RHL}|$)は10ns以下です(MAX3483/MAX3488は20ns) ライバの スキュータイムはMAX3485/MAX3490/MAX3491が_{反射を最小限に抑えるためには、このラインは、両端} 8ns、MAX3486が11ns、そしてMAX3483/MAX3488は_{において}特性インピーダンスによって終端されなけれ 100ng(typ)以下です。

ライン長対データレート

RS-485/RS-4標準のラインの最長は1.2km(4.000 フィート)です。1.2km以上のラインについては図23を 参照してください。

図19及び図20には1.2kmの26AWGツイストペア線に よって、125kHzにて120Ω負荷を駆動した場合の システム差動電圧を示しています。

標準アプリケーション
MAX3483、MAX3485、MAX3486、MAX3488
MAX3490及びMAX3491は、マルチポイント接続のバストランスミッションラインで双方向のデータ通信ができる様に設計されたトランシーバです。図21及び図22には標準的なネットワークアプリケーション回路を示しています。ケーブル長が1.2km以上ある場合は、これらのトランシーバをラインリピータとして使用することもできます(図23を参照)。
が反射を最小限に抑えるためには、このラインは、両端はたおいて特性インピーダンスによって終端されなければなりません。メインラインからの分岐線はできる限り短くしなければなりません。スルーレートが制限されたMAX3483/MAX3488及び部分的にスルーレートが制限されたMAX3486は不完全な終端に対する許容度が高くなっています。

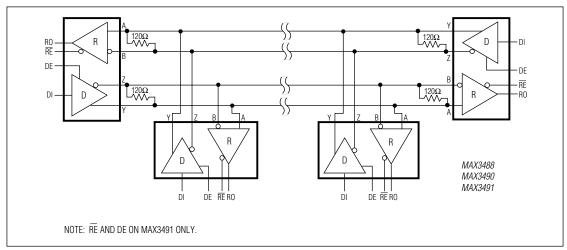


図22. MAX3488/MAX3490/MAX3491のフルデュープレックスRS-485ネットワーク

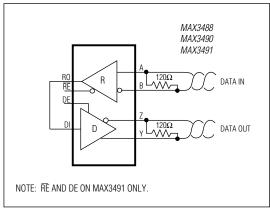


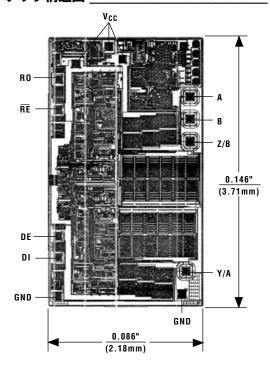
図23. MAX3488/MAX3490/MAX3月9インリピータ

型番 (続き) _

PART	TEMP. RANGE	PIN-PACKAGE
MAX3486CPA	0°C to +70°C	8 Plastic DIP
MAX3486CSA	0°C to +70°C	8 SO
MAX3486C/D	0°C to +70°C	Dice*
MAX3486EPA	-40°C to +85°C	8 Plastic DIP
MAX3486ESA	-40°C to +85°C	8 SO
MAX3488CPA	0°C to +70°C	8 Plastic DIP
MAX3488CSA	0°C to +70°C	8 SO
MAX3488C/D	0°C to +70°C	Dice*
MAX3488EPA	-40°C to +85°C	8 Plastic DIP
MAX3488ESA	-40°C to +85°C	8 SO
MAX3490CPA	0°C to +70°C	8 Plastic DIP
MAX3490CSA	0°C to +70°C	8 SO
MAX3490C/D	0°C to +70°C	Dice*
MAX3490EPA	-40°C to +85°C	8 Plastic DIP
MAX3490ESA	-40°C to +85°C	8 SO
MAX3491CPD	0°C to +70°C	14 Plastic DIP
MAX3491CSD	0°C to +70°C	14 SO
MAX3491C/D	0°C to +70°C	Dice*
MAX3491EPD	-40°C to +85°C	14 Plastic DIP
MAX3491ESD	-40°C to +85°C	14 SO

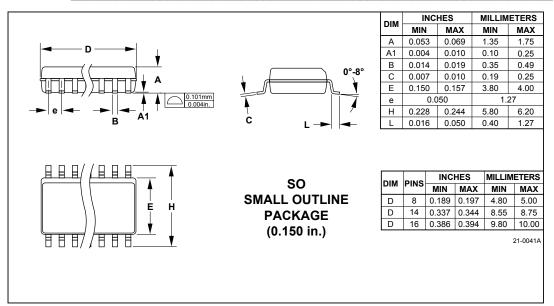
^{*} Contact factory for for dice specifications.

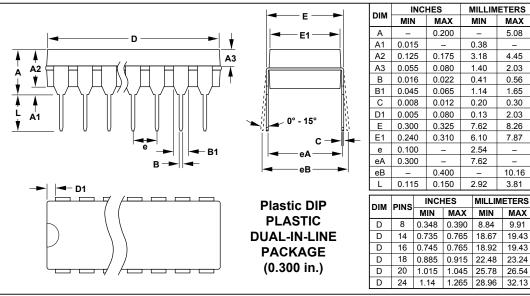
チップ構造図



TRANSISTOR COUNT: 810 SUBSTRATE CONNECTED TO GROUND

パッケージ







マキシム・ジャパン株式会社 〒141-0032 東京都品川区大崎1-6-4 大崎ニューシティ 4号館 20F TEL: 03-6893-6600

Maximは完全にMaxim製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。Maximは随時 予告なく回路及び仕様を変更する権利を留保します。[Electrical Characteristics (電気的特性)]の表に示すパラメータ値(min、maxの各制限値)は、このデータ シートの他の場所で引用している値より優先されます。