



1. Introdução

Pretende-se com esta sessão prática que os alunos percebam quais as grandezas envolvidas na avaliação do desempenho de um processador e a forma como estas se relacionam.

2. Exercícios

- 1) Considere um processador com 3 classes de instruções com o CPI indicado na tabela 1:

Tipo de instrução	CPI
A	1
B	2
C	3

Tabela 1 – CPI por classe de instrução

Um programador tem que seleccionar o compilador a usar para uma determinada aplicação. O número de instruções de cada classe gerado por cada um dos compiladores é apresentado na tabela 2:

Compilador	Nº de instruções por classe		
	A	B	C
C1	$1 \cdot 10^6$	$3 \cdot 10^6$	$4 \cdot 10^6$
C2	$5 \cdot 10^6$	$2 \cdot 10^6$	$3 \cdot 10^6$

Tabela 2 – Nº de instruções por classe e compilador

- Calcule, para cada um dos compiladores o nº de instruções executadas, o CPI global e o número de *clock cycles* necessário para executar a aplicação. Qual o compilador que produz código mais rápido? Quantas vezes mais rápido que o outro compilador?
- Se a frequência de relógio deste processador é de 1 GHz, qual o tempo de execução da aplicação?
- Com algumas alterações da organização do processador e da tecnologia usada para o construir, uma equipa de projetistas conseguiu aumentar a frequência do relógio para 2 GHz. No entanto, o CPI de cada uma das classes de instruções aumentou, conforme ilustrado na tabela 3. Calcule o tempo de execução do código gerado por cada um dos compiladores.

Tipo de instrução	CPI
A	2
B	3
C	4

Tabela 3 – CPI por classe de instrução

- 2) Considere que o projeto de um processador e respetivo compilador está pronto. Compete-lhe agora decidir se este projeto deve ser implementado, ou se deve ser investido mais tempo a melhorá-lo. As opções disponíveis são:
- Manter o projeto como está – frequência do relógio de 1.5 GHz e com o CPI por classe de instrução e frequência de ocorrência de cada classe conforme apresentado na tabela 4. Esta opção é designada por *base*.
 - Introduzir alterações na organização do processador - frequência do relógio de 2 GHz e com o CPI por classe de instrução e frequência de ocorrência de cada classe conforme apresentado na tabela 4. Esta opção é designada por *hard*.

Classe	CPI _{base}	CPI _{hard}	Freq
A	2	2	40%
B	3	2	25%
C	3	3	25%
D	5	4	10%

Tabela 4 – Dados para opção *base* e *hard*

- Qual o CPI médio de cada uma das máquinas?
- Lembrando que o MIPS nativo é dado por $MIPS = \#I / (Texec * 10^6)$, qual o MIPS nativo de cada uma das máquinas? E o MIPS de pico (peak)?
- Qual o ganho em desempenho conseguido com o processador otimizado para um programa típico?
- A equipa responsável pelo compilador pensa conseguir desenvolver um produto mais sofisticado que reduziria o número de instruções nas proporções indicadas na tabela 5. A opção, que consiste na máquina base com o compilador otimizado, é designada por *comp*. Qual o CPI obtido ? Qual o ganho relativamente a *base* e a *hard*?

Classe	Freq
A	50%
B	25%
C	20%
D	05%

Tabela 5 – Percentagem de instruções executadas com a opção *comp*

- A combinação da versão *hard* e *comp* é designada por *comb*. Qual o CPI global e qual o ganho de desempenho relativamente a *base*?

- 3) Considere a máquina FP, que dispõe de uma unidade de vírgula flutuante e realiza estas operações em hardware. A tabela 7 indica a percentagem de ocorrência típica de cada tipo de instrução para um programa genérico e o respetivo CPI.

Instrução	% ocorrência	CPI
Multiplicação FP	10 %	6
Divisão FP	5 %	20
Adição FP	30 %	4
Operações inteiras	55 %	2

Tabela 7 - % de ocorrência e CPI para a máquina FP

- Qual o CPI global para este programa genérico?
- Suponha que é possível reduzir para metade o CPI das divisões FP. Qual o ganho de desempenho?
- Se em vez de reduzir o CPI das divisões fosse possível reduzir para metade o CPI das adições FP, qual seria o ganho de desempenho? Como interpreta este resultado à luz da lei de Amdahl?
- Suponha uma outra máquina NFP, que não tem uma unidade de vírgula flutuante e realiza todos os cálculos usando a unidade de inteiros. Sabe-se que uma multiplicação FP requer 30 operações inteiras, uma adição FP requer 20 e uma divisão requer 50. Quantas vezes mais rápida é a máquina FP para o programa apresentado?
- Se ambas as máquinas tiverem uma frequência do relógio de 1 GHz qual o MIPS nativo de cada uma?