

Tarea 6 UART

1. Introducción

Esta tarea consiste en realizar “ingeniería inversa”. A partir de una UART ya desarrollada se debe realizar un estudio de los distintos ficheros que la componen, sus entradas, salidas, señales internas, máquinas de estado para comprender su funcionamiento.

El estudio debe realizarse por bloques, completando cada fichero con comentarios propios y documentándolo. Para ello se pueden usar las herramientas del Quartus (netlist viewer) o del Modelsim (wave viewer).

Los ficheros están anexados en un archivo comprimido y son:

- Timing.vhd
- Receive.vhd
- Transmit.vhd
- Uart.vhd
- Uart_comps.vhd

2. Proyecto

2.1. Timing

2.2. Transmit

2.3. Receive

2.4. UART

2.5. Uart_comps