

Date : 2024/04/16 ~ 2024/04/29

	Progress	To-do
김지윤	<ul style="list-style-type: none"> <li>BNN Survey 기반으로 문제 및 해결방안 문서화</li> <li>Bi-Real Net(ECCV,2018) 리뷰</li> </ul>	<ul style="list-style-type: none"> <li>Bi-Real Net: Binarizing Deep Network Towards Real-Network Performance(Springer,2020) 리뷰</li> <li>Forward and Backward Information Retention for Accurate Binary Neural Networks(CVPR,2020) 리뷰 및 코드 분석</li> </ul>
박형동	<ul style="list-style-type: none"> <li>Reparameterization 논문 Intro 퇴고</li> </ul>	<ul style="list-style-type: none"> <li>Reparameterization 논문 완성</li> <li>BNN 을 FPGA 에 직접 구현</li> </ul>
여인국	<ul style="list-style-type: none"> <li>Reparameterization 논문 Intro 퇴고</li> </ul>	<ul style="list-style-type: none"> <li>Reparameterization 논문 완성</li> <li>aliasing으로 인한 확률적인 error 3bit에 대한 verilog code 작성</li> </ul>
이수학	<ul style="list-style-type: none"> <li>국민대 실험결과 col#8 등간격 원인 분석 -&gt; 데이터 송수신 과정 및 형태 분석</li> <li>LLM 이해 - chatGPT 이해</li> </ul>	<ul style="list-style-type: none"> <li>LitePCie, LiteDRAM 라이브러리 분석</li> <li>&lt;스티븐 울프럼의 챗GPT 강의&gt; 내용 이해 및 정리</li> </ul>
이수현	<ul style="list-style-type: none"> <li>국민대 실험결과 col# 8 등간격 원인 분석 <ul style="list-style-type: none"> <li>Uart port -&gt; 코어로 데이터가 전송, 저장되는 과정 찾기</li> </ul> </li> <li>NPU에 사용되는 하드웨어적 구조 이해 - 1. systolic array</li> </ul>	<ul style="list-style-type: none"> <li>국민대 실험결과 문제점 원인 분석 완료</li> <li>리서치 페이퍼 리뷰 - SAVector: Vectored Systolic Arrays</li> </ul>
여희주	<ul style="list-style-type: none"> <li>국민대 실험결과 col#8 등간격 원인 분석 -&gt; 송수신 과정의 데이터 형태 분석</li> </ul>	<ul style="list-style-type: none"> <li>LiteciLink, LiteHyperBus 라이브러리 분석</li> </ul>
이성현	<ul style="list-style-type: none"> <li>일부터 시작하는 딥러닝 - 학습 관련 기술들(6장)까지 진행</li> </ul>	<ul style="list-style-type: none"> <li>일부터 시작하는 딥러닝 - CNN(7장),딥러닝(8장) 공부</li> </ul>

