

Date : 2024/04/08 ~ 2024/04/15

	Progress	To-do
김지윤	<ul style="list-style-type: none"><li>• XNOR-Net++ 실험</li><li>• Binary Neural Networks: A Survey 논문 리뷰</li></ul>	<p>[논문 리뷰]</p> <ul style="list-style-type: none"><li>• FINN: A Framework for Fast, Scalable Binarized Neural Network Inference</li><li>• DoReFa-Net</li></ul> <p>DoReFa-Net 코드 기반으로 다른 방식과의 차이 분석 및 실험</p>
박형동	<ul style="list-style-type: none"><li>• Reparameterization 논문 영어 초안 작성(완료)</li><li>• Reparameterization 논문 표/그림 작성</li><li>• “Unveiling Single-Bit-Flip Attacks on DNN Executables” 리뷰(DNN 에 Rowhammer 적용) - (발표)</li></ul>	<ul style="list-style-type: none"><li>• Reparameterization 논문 초안 완성(IEEE Style)</li><li>• Binarized neural networks(BNN) FPGA 에 구현</li></ul>
여인국	<ul style="list-style-type: none"><li>• Reparameterization 논문 영어 초안 작성(완료)</li><li>• Reparameterization 논문 표/그림 작성</li></ul>	<ul style="list-style-type: none"><li>• Reparameterization 논문 초안 완성(IEEE Style)</li><li>• aliasing으로 인한 확률적인 error 3bit에 대한 verilog code 작성</li></ul>
이수학	<ul style="list-style-type: none"><li>• Blacksmith Bit Flip 발생 분석, parameter 값 수정</li></ul>	<ul style="list-style-type: none"><li>• Blacksmith 파라미터 조정 후 실험 -&gt; bit flip이 가장 잘 발생하는 파라미터 값 탐색(activation 수, THRESH 값 수정)</li><li>• Blacksmith bit-flip 발생 패턴 재실행 방법 탐색 및 타 PC 적용 시 bit flip 발생 분석</li></ul>
이수현	<ul style="list-style-type: none"><li>• 국민대 실험결과 col# 8 등간격 원인 분석</li></ul>	<ul style="list-style-type: none"><li>• Rowhammer tester 파일 분석</li><li>• Blacksmith 실험 파라미터 조정</li></ul>
여희주	<ul style="list-style-type: none"><li>• 국민대 실험결과 col# 8 등간격 원인 분석</li></ul>	<ul style="list-style-type: none"><li>• 8bit씩 처리한 데이터(comb, specials) 관련 코드 분석</li></ul>