Date: 2024/08/05 ~ 2024/08/11

	Progress	To-do(short term)	Goal(long term)
김지윤	● T-BFA 코드 기반 Stochastic-Shield 기법 구현	<ul> <li>Parametric noise injection: Trainable randomness to improve deep neural network robustness against adversarial attack 리뷰 및 코드 분석</li> </ul>	<ul> <li>INT8 QNN Adversarial Robustness 연구(~11.30)</li> <li>BFA / Adversarial attack Defense Method 분석</li> <li>각 Method 별 성능 비교 및 한계점 분석</li> </ul>
박형동	<ul> <li>Aliasing Triple 기반 bit flip 확률 계산</li> <li>DDR5 구조 이해</li> </ul>	<ul> <li>Reparameterization 리뷰 논문 본문 작성 완료</li> <li>Aliasing Triple Intro 작성</li> <li>Aliasing Triple 본문 작성</li> </ul>	<ul> <li>Reparameterization 논문 완성 (~08.31)</li> <li>Aliasing Triple(가제) 논문 완성 (~08.31)</li> <li>BNN 에 majority voter 적용(~9.30)</li> </ul>
여인국	<ul> <li>Reparameterization 리뷰 논문 3장 Figure 작성 완료</li> <li>128bits ECC, verilog 합성</li> <li>Aliasing Triple (가제) Intro 작성</li> </ul>	<ul> <li>Reparameterization 리뷰 논문 3장 Figure 작성 완료</li> <li>Aliasing 현상 완화를 위한 방안 탐색</li> <li>Aliasing Triple (가제) Intro 완료</li> </ul>	<ul> <li>Aliasing현상에 효과적인 in dram ecc 작성 (~09.30)</li> <li>Reparameterization 논문 완성 (~08.31)</li> <li>Aliasing Triple(가제) 논문 완성 (~08.31)</li> </ul>
이수학	<ul> <li>Nonhomogeneous LDPC codes and their application to encrypted communication (2011) 리뷰</li> <li>유한체 정리</li> </ul>	<ul> <li>Research Article Joint Scheme for Physical Layer Error Correction and Security (2011) 리뷰</li> <li>A joint encryption and error correction scheme based on chaos and LDPC (2018) 리뷰</li> </ul>	● joint LDPC encoding and AES 논문 초안 작성 (~9.30)
여희주	<ul> <li>Physical layer error correction based cipher (2010) 리뷰 (진행중)</li> </ul>	<ul> <li>Joint scheme for physical layer error correction and security (2011) 리뷰</li> <li>Enhanced cryptcoding: Joint security and advanced dual-step quasi-cyclic LDPC coding (2015) 리뷰</li> </ul>	● joint LDPC encoding and AES 논문 초안 작성 (~9.30)
이수현	<ul> <li>NeuroSim_V1.4 ResNet18 훈련 시도</li> <li>WAGE Quantization paper 리뷰</li> </ul>	● NeuroSim_V1.4 ResNet18 훈련 결과 도출	● NeuroSim을 활용한 XNOR-Net++ 구현 (~8.31)
이성현	● NeuroSim_V1.4 code 분석 (진행 중)	● NeuroSim pytorch wrapper에서 model 만들기	● NeuroSim을 활용한 XNOR-Net++ 구현 (~8.31)