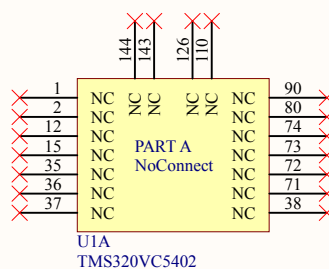



A

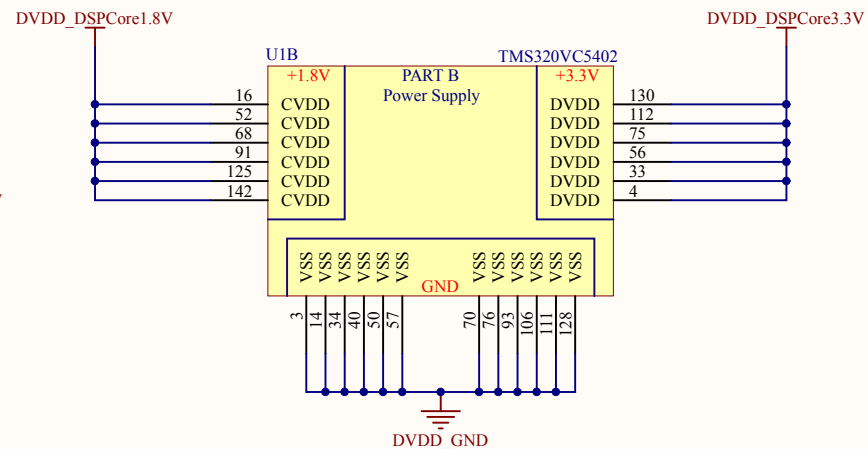
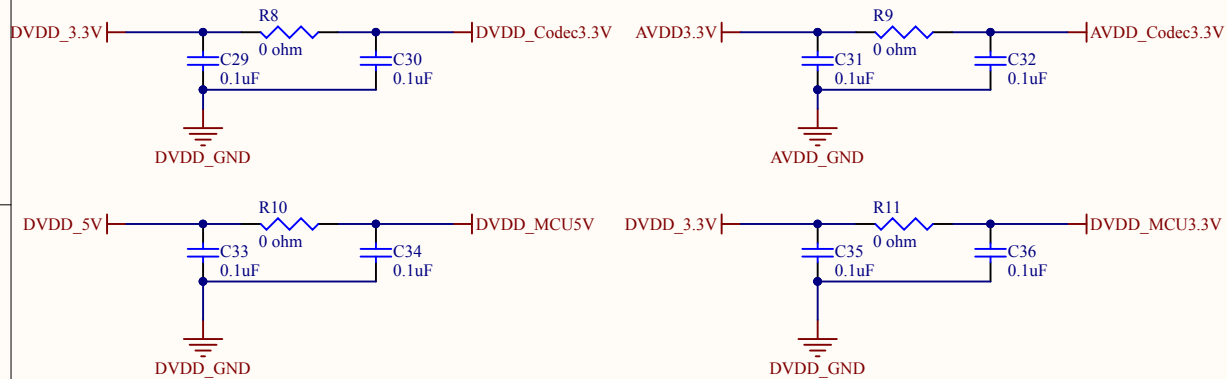
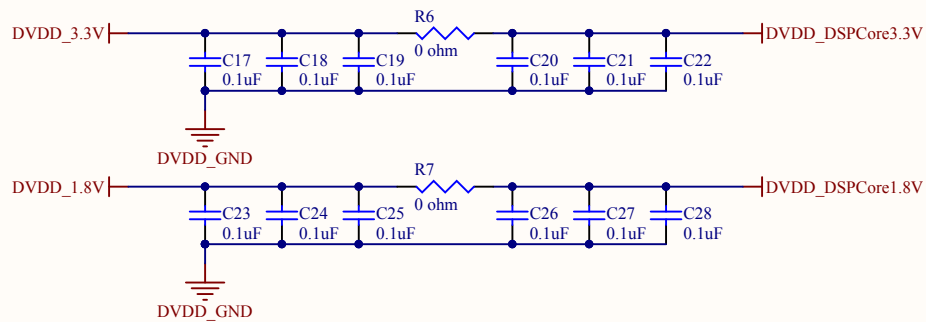
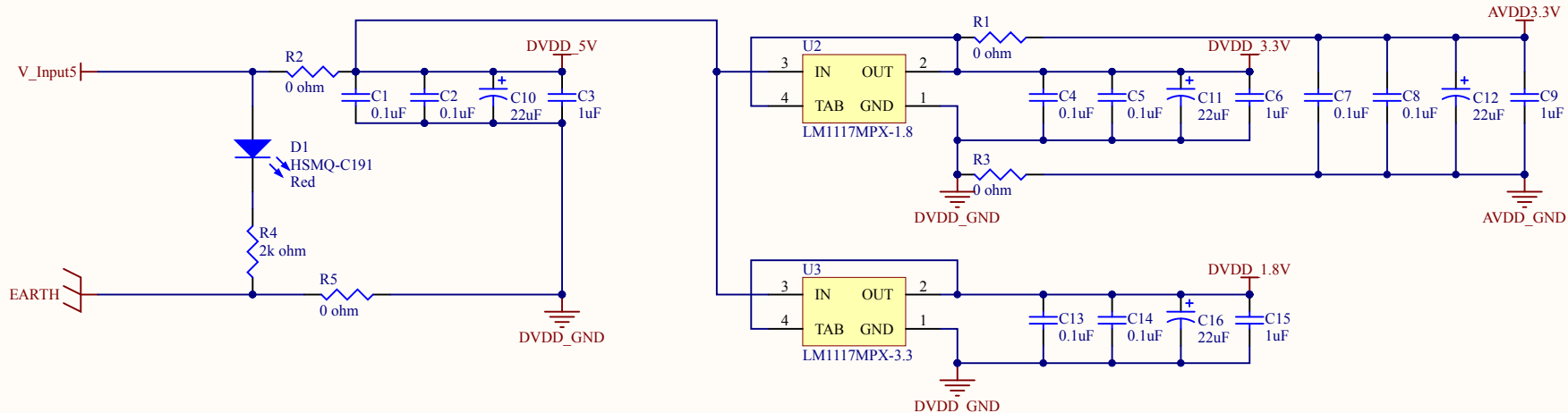
B


C

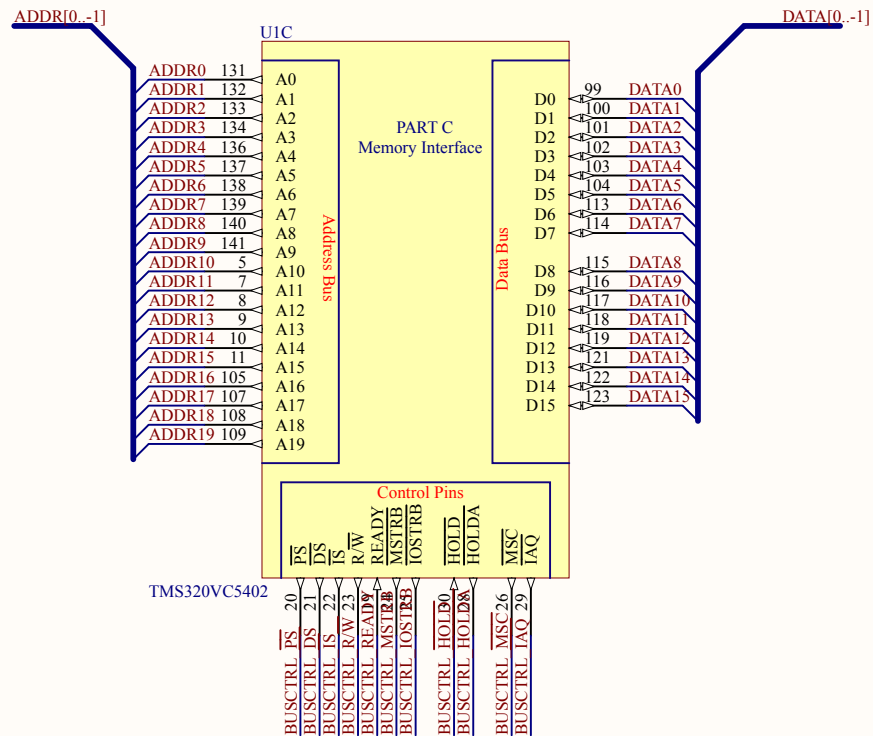
D




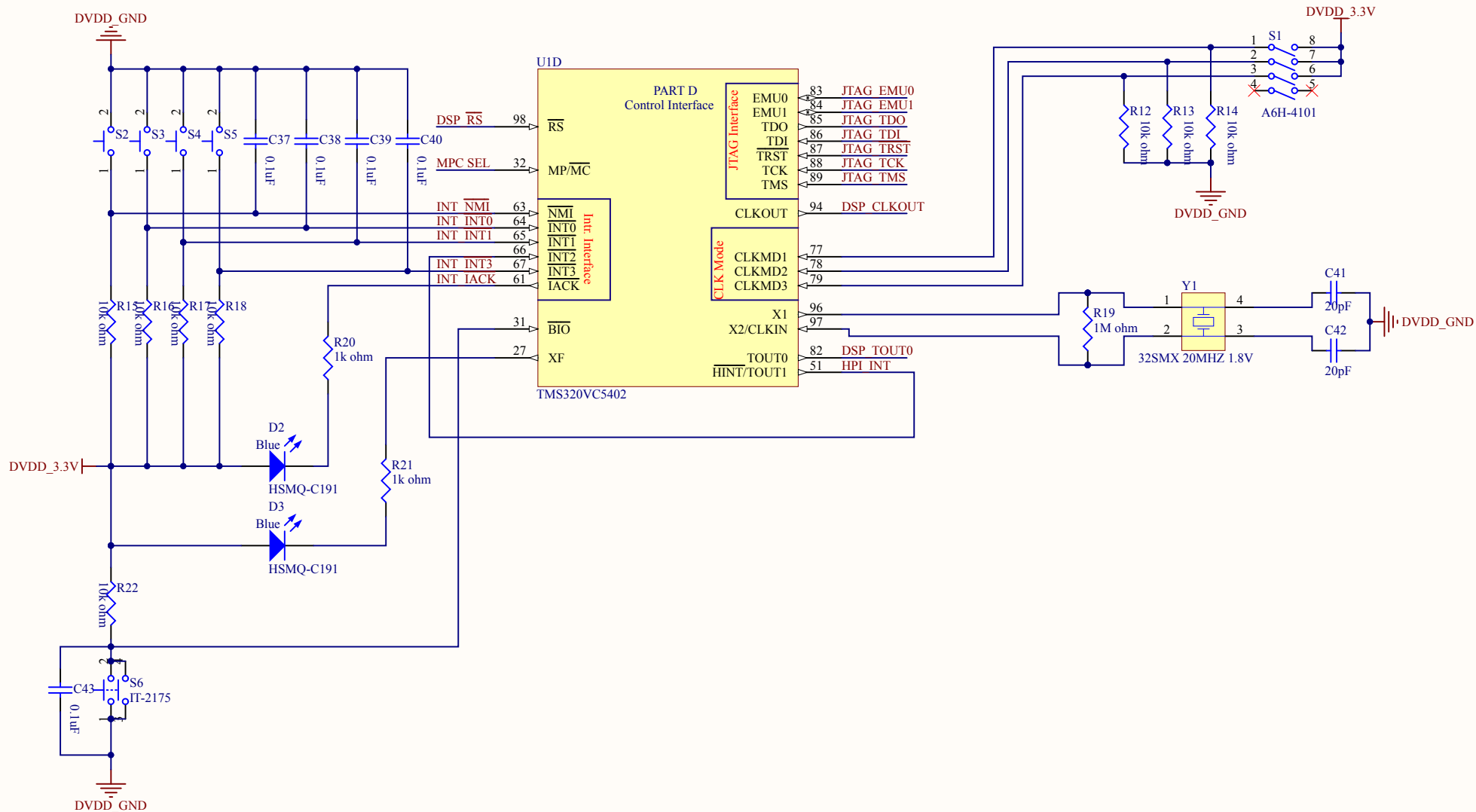
	图名: 非连接器件引脚		
	图号: 1	共 6 图	版本: B1.0
	大小: A4	制图: 崔 敦; 李高文	日期: *
	单位: 四川大学电子信息学院		



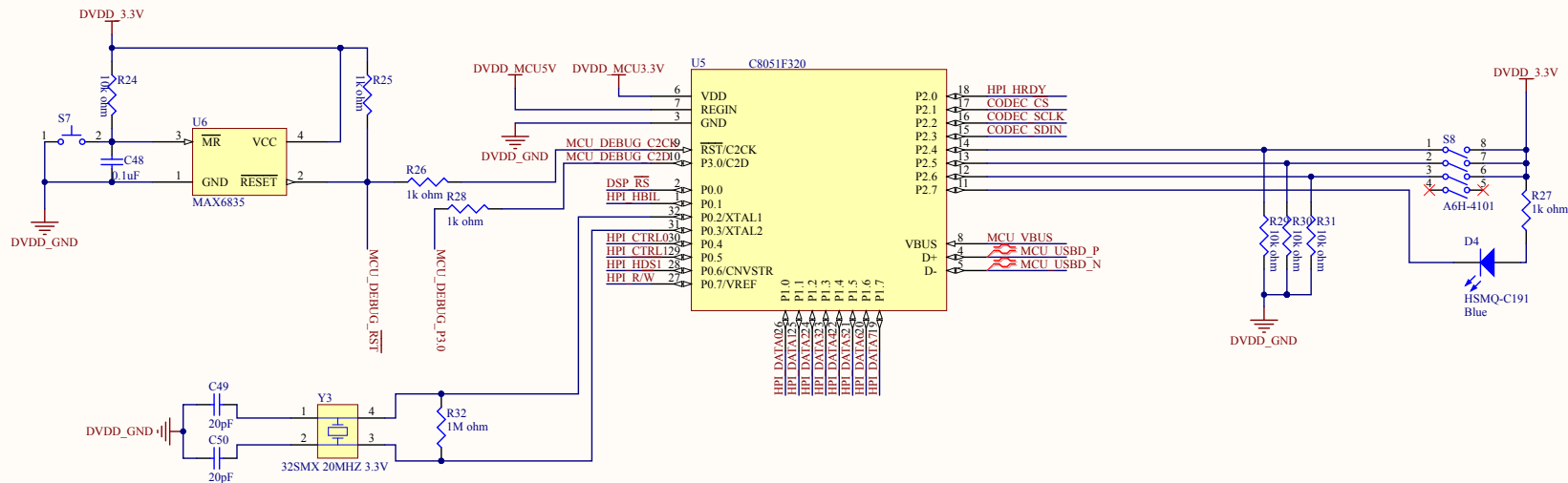
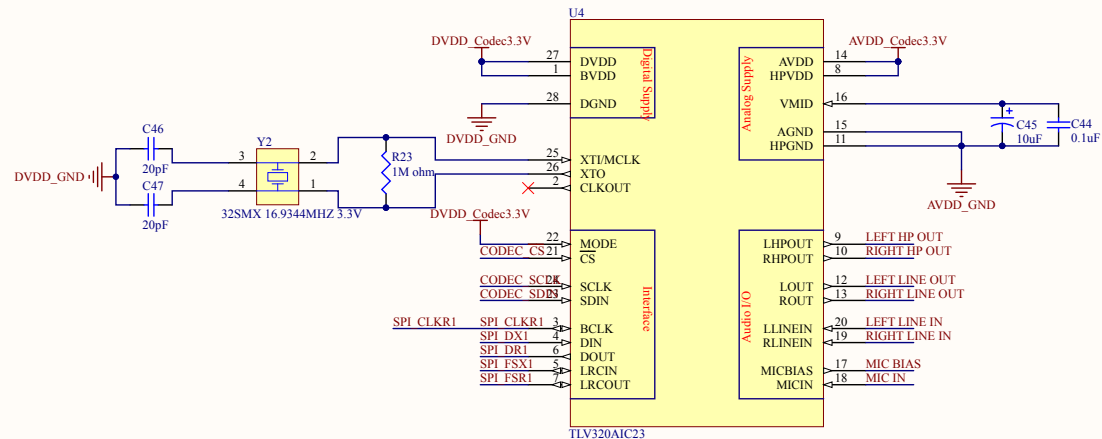
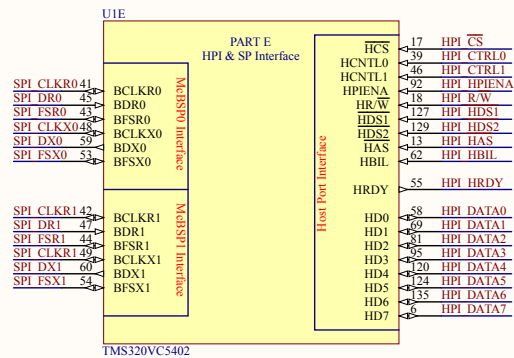
	图名: 供电设计		
	图号: 2	共 * 图	版本: B1.0
	大小: A4	制图: 崔 教; 李尚文	日期: *
	单位: 四川大学电子信息学院		




	图名: 存储器接口设计		
	图号: 3	共 * 图	版本: B1.0
	大小: A4	制图: 崔 教; 李尚文	日期: *
	单位: 四川大学电子信息学院		



图名：基本控制及中断调试接口设计			
图号：4		共*图	版本：B1.0
大小：A4	制图：崔教；李尚文		日期：*
单位：四川大学电子信息学院			



	图名: 接口及解码设计		
	图号: 5	共*图	版本: B1.0
	大小: A3	制图: 崔 毅; 李尚文	日期: *
	单位: 四川大学电子信息学院		

