山东大学 计算机科学与技术 学院

计算机组成与设计 课程实验报告

|  |  |  |  |
| --- | --- | --- | --- |
| 学号： | 姓名： | | 班级： |
| 实验题目： | | | |
| 实验学时：2 | | 实验日期： | |
| 实验目的：  学会并且掌握采用传送方式实现二进制数的移位电路 | | | |
| 实验软件和硬件环境：  软件环境：  Vivado软件、FPGA实验平台  硬件环境：  1.实验室台式机  2.FPGA服务器，PYNQ-Z2开发板 | | | |
| 实验原理和方法： | | | |
| 实验步骤：  （1）原理图输入：根据电路图！@##！@！#￥！￥@@#￥#%￥#￥%#￥计。  （2）管脚锁定：完成原理！@##！@！#￥！￥@@#￥#%￥#￥%#￥锁定。  （3）原理图编译、适配和下载！@##！@！#￥！￥@@#￥#%￥#￥%#￥成下载，原理图如图所示：  C:\Users\dell\Documents\Tencent Files\1900988738\FileRecv\MobileFile\IMG_20190401_115822.jpg  在LM！@##！@！#￥！￥@@#￥#%￥#￥%#￥分析其正确性。  首先！@##！@！#￥！￥@@#￥#%￥#￥%#￥: C:\Users\dell\Documents\Tencent Files\1900988738\FileRecv\MobileFile\IMG_20190401_115831.jpg  下面是LM, ！@##！@！#￥！￥@@#￥#%￥#￥%#￥的情况:  C:\Users\dell\Documents\Tencent Files\1900988738\FileRecv\MobileFile\IMG_20190401_115831.jpg  还有RM，右移！@##！@！#￥！￥@@#￥#%￥#￥%#￥的情况： C:\Users\dell\Documents\Tencent Files\1900988738\FileRecv\MobileFile\IMG_20190401_115831.jpg | | | |
| 结论分析与体会：  这次的实验让我对于移码有了一个深入的理解。同时！@##！@！#￥！￥@@#￥#%￥#￥%#￥ | | | |
| 就！@##！@！#￥！￥@@#￥#%￥#￥%#￥处理的：  译码器！@##！@！#￥！￥@@#￥#%￥#￥%#￥出错 | | | |