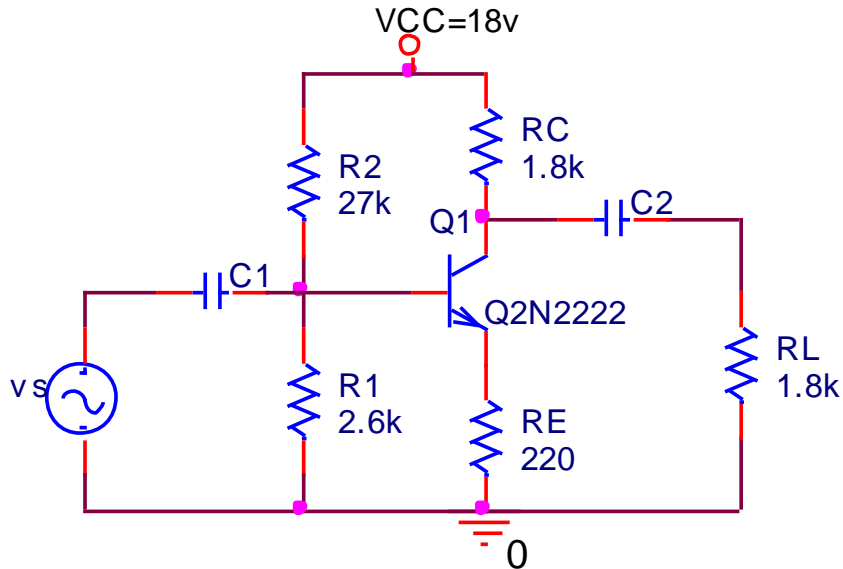


PONTIFICIA UNIVERSIDAD JAVERIANA CALI
PROGRAMA DE INGENIERÍA ELECTRÓNICA
PARCIAL No 1A - Electrónica Analógica
Profesor: Ing. Hernán Darío Vargas Cardona PhD

1. Hallar recta de carga DC, A_v , A_i , Z_{in} , Z_{out} , v_{omax} , v_{imax} , P_L , P_{DC} y $\eta\%$ para el siguiente amplificador ($\beta=100$, valor: 3 unidades):



2. Diseñe el siguiente amplificador, tal que se entregue una potencia de 1W a una carga de $1.5K\Omega$ y que tenga una impedancia de entrada Z_{in} de $2K\Omega$. Debe diseñarse para máxima excursión simétrica MES ($\beta=100$, valor: 2 unidades):

