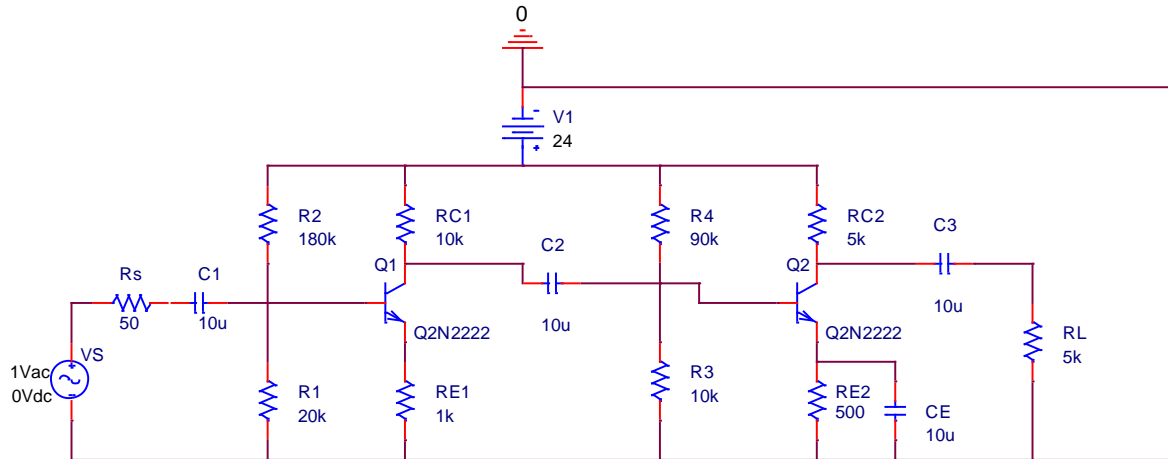


PONTIFICIA UNIVERSIDAD JAVERIANA CALI
PROGRAMA DE INGENIERÍA ELECTRÓNICA
PARCIAL No 2A- Electrónica Analógica
Profesor: Ing. Hernán Darío Vargas Cardona PhD

1. Para el siguiente amplificador de dos etapas (Valor: 3 unidades):



$\beta_1 = \beta_2 = 200$, $f_T = 500$ MHz, $C_{bc} = 10$ pF, $C_o =$ despreciable.

Realizar:

- El análisis para frecuencias medias (DC y AC).
 - El análisis para frecuencias bajas.
 - El análisis para frecuencias altas.
 - Graficar la respuesta en frecuencia del amplificador
2. Hallar Recta DC, A_i , A_v , Z_{in} , Z_{out} para el siguiente amplificador con Darlington ($\beta_D = 10000$) (Valor: 2 unidades):

