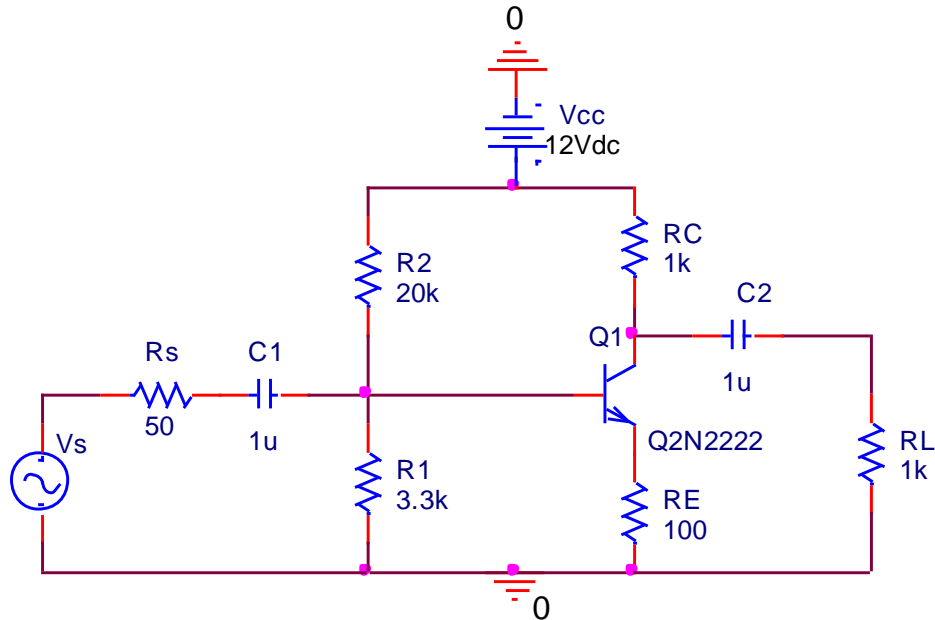


PONTIFICIA UNIVERSIDAD JAVERIANA CALI
PROGRAMA DE INGENIERÍA ELECTRÓNICA
PARCIAL No 1A - Electrónica Analógica
Profesor: Ing. Hernán Darío Vargas Cardona PhD

1. Para el siguiente amplificador con $\beta=100$ (Valor: 3 unidades):



Hallar: recta de carga DC, A_v , A_i , Z_{in} , Z_{out} , V_{omaxp} , V_{imaxp} , P_L , P_{DC} y $\eta\%$.

2. Diseñe el siguiente amplificador clase A con L de choque para entregar a una carga de 500Ω , una potencia máxima de 200mW. Debe diseñarse para máxima excursión simétrica MES ($\beta=100$, Valor: 2 unidades):

