

J4

1	BIAS
2	HV 8
3	-15V IV
4	+15V IV
5	GND TAPPING
6	TAPPING
7	GND A IV
8	IV
9	GND A IV
10	GND D IV
11	IV B3
12	IV B0
13	IV B2
14	IV B1
15	

IV

El puente de 5V_I2C
es cableado

BIAS	39	40	HV 8
-15V IV	37	38	Fn
+15V M	35	36	GND VUELTA
+15V IV	33	34	M2
GND TAPPING	31	32	M1
TAPPING	29	30	M4
P DE M	27	28	M3
5V I2C	25	26	GND MOT
GND A F	23	24	GND A F
GND I2C	21	22	
5V I2C	19	20	FI
SCL	17	18	SUM
SDA	15	16	IV
M HD1	13	14	
-12V	11	12	GND A IV
+12V	9	10	GND D IV
M_HD0	7	8	IV B3
	5	6	IV B0
	3	4	IV B2
	1	2	IV B1

J1 BASE_CABEZA

P DE M PLANO DE MASA

J6

+15V M	1
M2	2
M1	3
M4	4
M3	5
P DE M	6
GND MOT	7
M HD1	8
M_HD0	9
	10
	11
	12
	13
	14
	15

IV

J2

1	GND A F
2	-12V
3	GND A F
4	+12V
5	SUM
6	GND A F
7	FI
8	GND A F
9	GND VUELTA
10	Fn
11	PLANO DE MASA
12	PLANO DE MASA

FOTODIODO

I2C

1	5V I2C
2	GND I2C
3	SCL
4	SDA
5	
6	
7	PLANO DE MASA
8	PLANO DE MASA

J8

U1

VCC_IN	1	5V I2C
3.3V	2	
GND	3	GND I2C
SCL	4	SCL
SDA	5	SDA
SA0	6	
INT2	7	
INT1	8	

MMA8452

U2

V_IN	1	5V I2C
GND	2	GND I2C
SCL	3	SCL
SDA	4	SDA

BME280

SEGAIVEX

SEGAIVEX, Dpto. Electrónica

Diseñado: Patricio Coronado Collado

Dibujado: Patricio Coronado Collado



e-SEGAIVEX

Título: Base SPM V3: Conexión base cabeza

Tam.	Orden de Trabajo: 00000055	Rev. V1
	Archivo: *	
Fecha: Monday, July 26, 2021		Hoja 1 de n