

AN 010: Using the Internal Reconfiguration Feature to Remotely Update Trion™

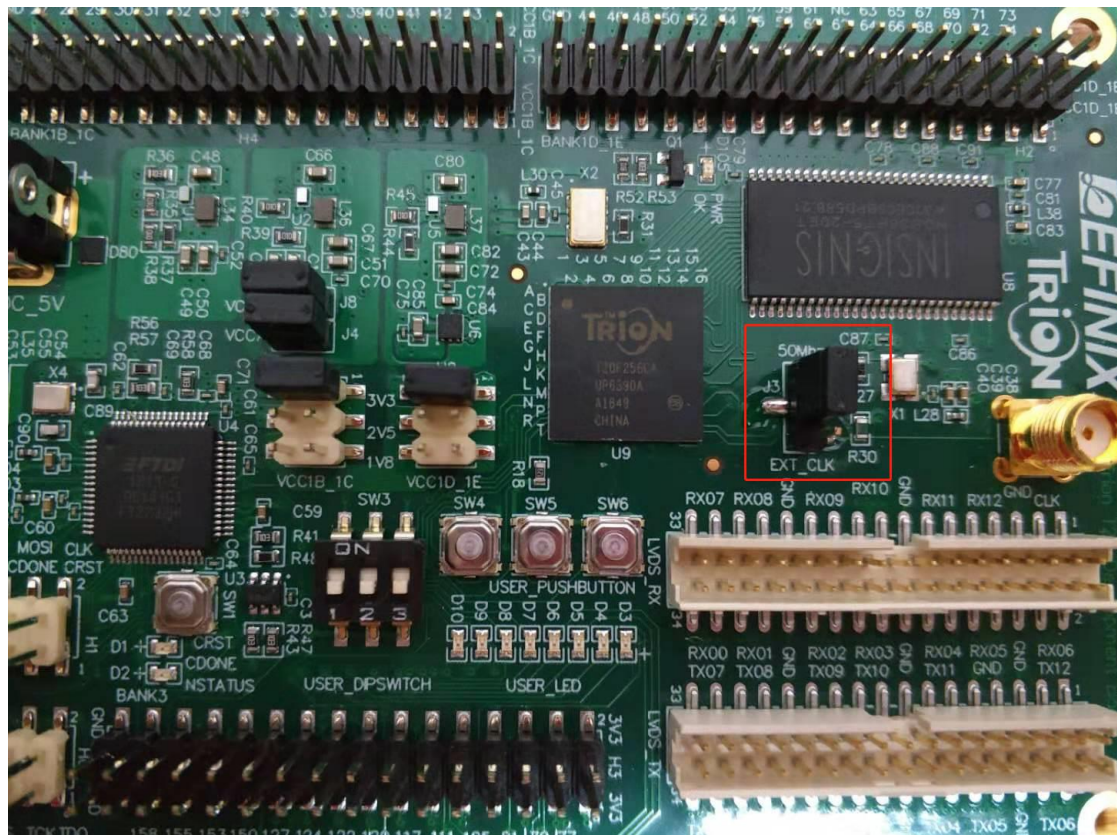
FPGAs

补充说明

1. T20 开发板设置：

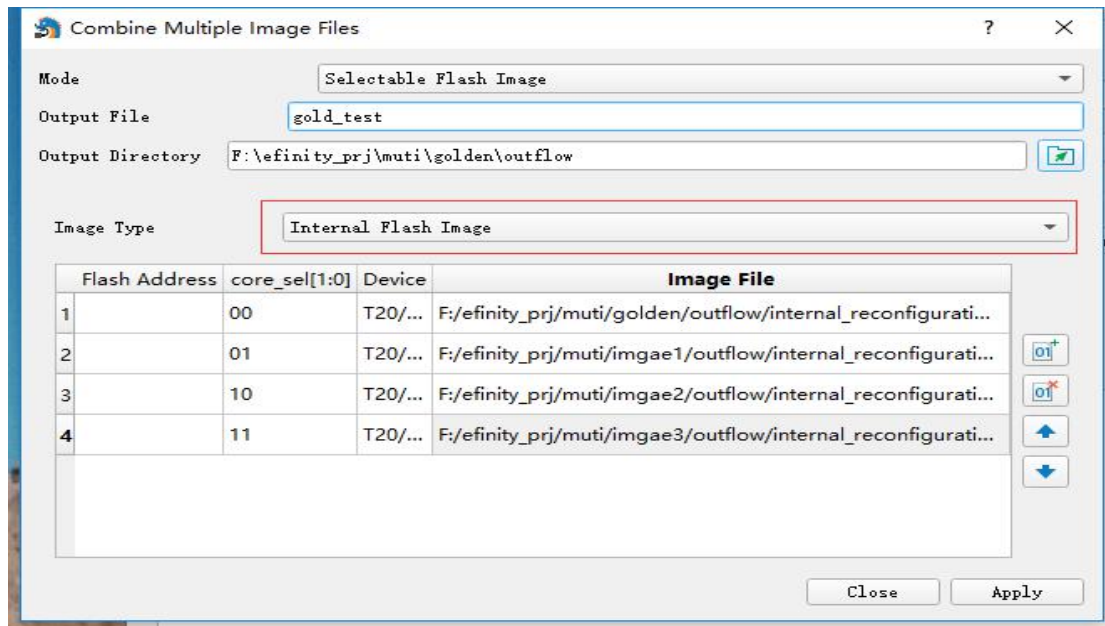
由于需要用到重配时钟,除非在外部接了时钟,否则需要将 J3 位置的 jumper 连到“50Mhz”

的位置（如红框）。如果不这样设置，将会只运行 golden image



2.生成多镜像时，在“Image Type”上选择“Internal Flash Image”。如果不这样设置，只

会运行第 4 个 image，如果没有第 4 个 image，则只会运行 golden image。



3. 下载后，会出现“Flash verify unsuccessful...mismatch found”，但是并不会影响使用

