TI DSP, MCU, Xilinx Zynq FPGA 프로그래밍 전문가 과정

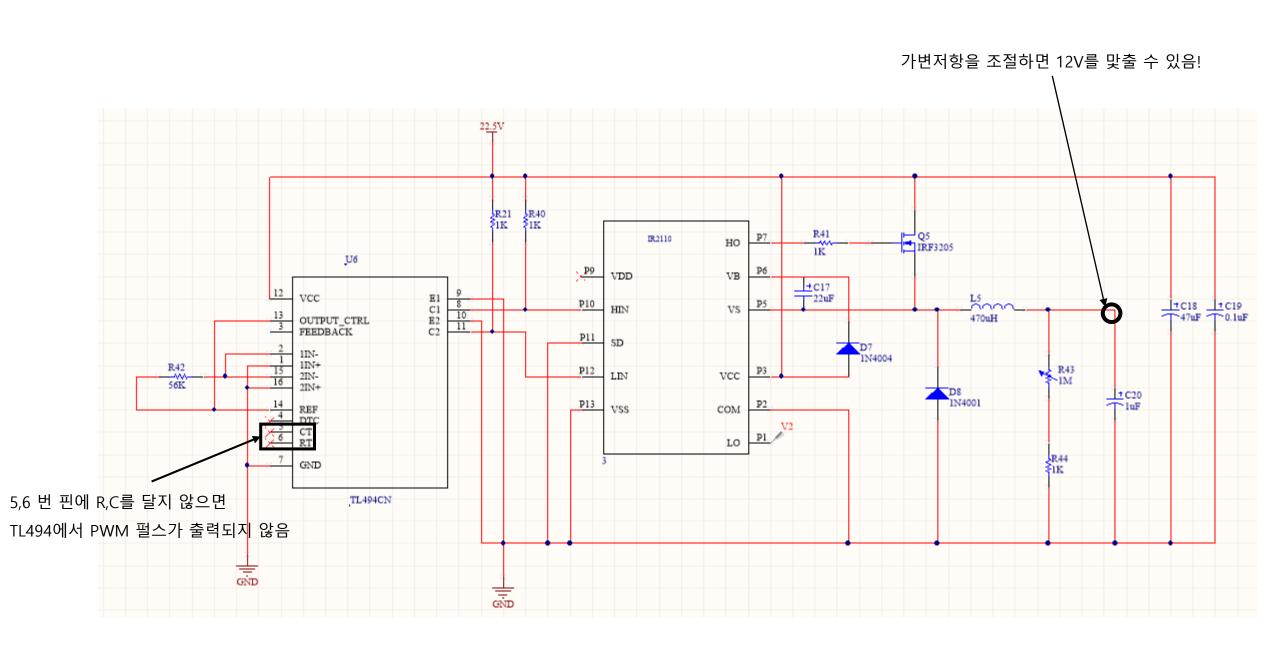
TL494 + IR2110 TEST

강사 - Innova Lee(이상훈) gcccompil3r@gmail.com

학생 – 안상재 sangjae2015@naver.com

HUTOSET CH1 평균치 18.6V M Pos: 0,000s 1. DC-DC 컨버터 회로(IR2110 + TL494) 22.5V => 18.6V 자동 설정 실행 취소 22.5V CH1 / 0.00V R1 1K R2 1K Q1 IRF3205 IR2110 НО 1K U1 VDD VB +C1 22uF VCC 8 10 11 P10 _____+C2 ___+C3 _____47uF ____0.1uF HIN VS OUTPUT_CTRL FEEDBACK 652uH P11 SD D1 1N4004 1IN-1IN+ R6 50K R7 10K 15 16 P12 2IN-2IN+ LIN VCC D3 1N4001 +C11 REF DTC CT RT COM VSS P1 V2 6 GND C4 TL494CN 0.01uF R8 10K GND

DC전압이 나오지 않고, 직류 성분이 섞인 펄스가 나옴! R15 R5 lK R16 Q4 IRF3205 IR2110 но U3 VDD VBE1 C1 E2 C2 VCC P10 1+C7 1+C14 17uF 10.luF P5 VS HIN 13 2 1 15 16 10 11 470uH OUTPUT_CTRL FEEDBACK P11 SD D5 1N4004 1IN-1IN+ 2IN-2IN+ R17 R18 1M P12 LIN VCC 56K D6 1N4001 +C15 14 4 5 6 P13 REF DTC CT RT COM VSS LO Pl R19 lK GND C16 TL494CN 0.01uF R20 10K GND



2. DC-DC 컨버터 회로(TL494 데이터 시트)

