

# Xilinx Zynq FPGA, TI DSP, MCU 기반의 회로 설계 및 임베디드 전문가 과정

강사 - Innova Lee(이상훈)  
[gcccompil3r@gmail.com](mailto:gcccompil3r@gmail.com)  
학생 - Hyungjoo Kim(김형주)  
[mihaelkel@naver.com](mailto:mihaelkel@naver.com)

1.이런 종류의 에폭시 접착제를 구매한다.

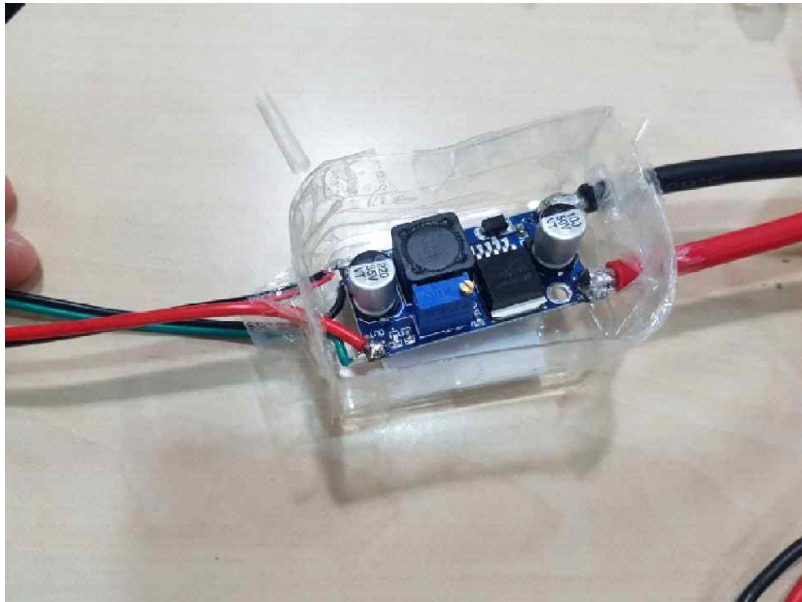
A제 B제 2개 모두 구입하여야 한다.

필자는 오프라인에서 구매했지만, 찾아보니 온라인에도 있었다.(구로 전자상가 부광케이스에서 구매함)

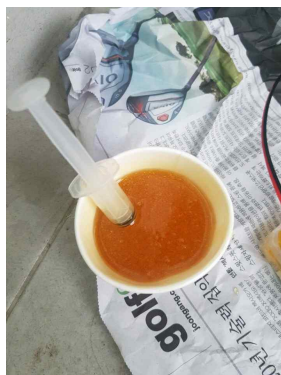


<https://smartstore.naver.com/bnjtool/products/3334885663?NaPm=ct%3Djlkjl7t4%7Cci%3D6e4e8b7fbe37f4062bfd17a5549685be0a195579%7Ctr%3Dslsl%7Csn%3D628295%7Cic%3D%7Chk%3D50c84d91f62dba790a975a40cb9559629bc3df9f>

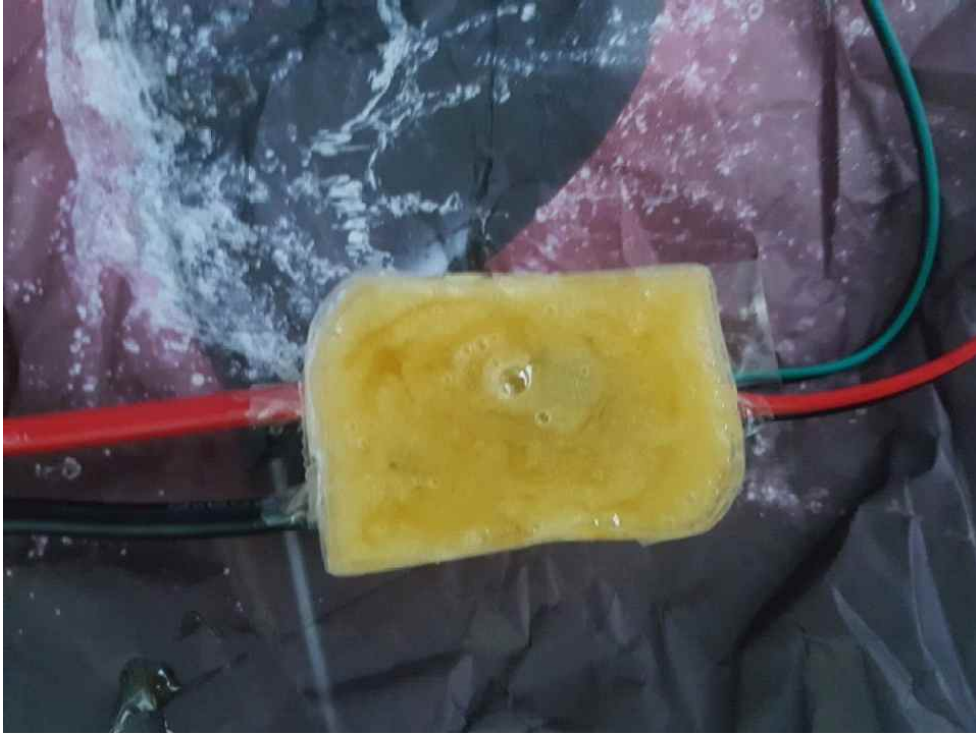
2.절연하고 싶은 물체의 틀을 아래와 같이 만들어준다. 접착제가 굳기 전에 점성이 있지만, 밀도가 꽤 있으므로 틀을 단단하게 만들어준다. 아래는 커피컵을 잘라서 만든 사진인데, 접착제의 무게로 아주 약간의 변형이 생겼다.



3.A제와 B제를 1:1 비율로 섞는다. 되도록 정확히 1:1이 되도록 한다. 필자는 1회용 주사기를 사용했다. 측량이 가능하다면, 어떤 방법도 좋다.



4.10분정도 잘 섞은 후, 틀에 붓는다. 너무 오래 섞으면 분기 전에 굳어버리므로 주의한다.  
또한 부을 때 주변에 튀지 않도록 주의한다. 틀 경우 수습이 안됨.



5.30분정도면 단단하게 굳지만, 약간의 점성이 남는다. 완전 경화까지는 24시간정도 걸리므로 기다린다.  
완전 경화 후 사용한 틀은 니퍼 등으로 뜯어버려도 된다.  
완성되고 나면 쇼트 걱정 없이 부품들을 다룰 수 있다!!

