



Kiem tra kien truc may tinh

kien truc may tinh (Trường Đại học Thủy lợi)

1 Trình tự xử lý thông tin của máy tính điện tử là:

a. CPU -> Đĩa cứng -> Màn hình

b. Nhận thông tin -> Xử lý thông tin -> Xuất thông tin

c. CPU -> Bàn phím -> Màn hình

d. Màn hình - > Máy in -> Đĩa mềm

2. Các chức năng cơ bản của máy tính:

a. Lưu trữ dữ liệu, Chạy chương trình, Nối ghép với TBNV, Truy nhập bộ nhớ.

b. Trao đổi dữ liệu, Điều khiển, Thực hiện lệnh, Xử lý dữ liệu.

c. Lưu trữ dữ liệu, Xử lý dữ liệu, Trao đổi dữ liệu, Điều khiển.

d. Điều khiển, Lưu trữ dữ liệu, Thực hiện phép toán, Kết nối Internet.

3. Các thành phần cơ bản của máy tính:

a. RAM, CPU, ổ đĩa cứng, Bus liên kết

b. Hệ thống nhớ, Bus liên kết, ROM, Bàn phím

c. Hệ thống nhớ, Bộ xử lý, Màn hình, Chuột

d. Hệ thống nhớ, Bộ xử lý, Hệ thống vào ra, Bus liên kết

4. Bộ xử lý gồm các thành phần (không kể bus bên trong):

a. Khối điều khiển, Các thanh ghi, Cổng vào/ra

b. Khối điều khiển, ALU, Các thanh ghi

c. Các thanh ghi, DAC, Khối điều khiển

d. ALU, Các thanh ghi, Cổng vào/ra.

5. Hệ thống nhớ của máy tính bao gồm:

a. Cache, Bộ nhớ ngoài

b. Bộ nhớ ngoài, ROM

c. Đĩa quang, Bộ nhớ trong **d.** Bộ nhớ trong, Bộ nhớ ngoài

6. Hệ thống vào/ra của máy tính không bao gồm đồng thời các thiết bị sau:

a. Đĩa từ, Loa, Đĩa CD-ROM

b. Màn hình, RAM, Máy in

c. CPU, Chuột, Máy quét ảnh

d. ROM, RAM, Các thanh ghi

7. Trong máy tính, có các loại bus liên kết hệ thống nh sau:

a. Chỉ dẫn, Chức năng, Điều khiển

b. Điều khiển, Dữ liệu, Địa chỉ

c. Dữ liệu, Phụ thuộc, Điều khiển

d. Dữ liệu, Điều khiển, Phụ trợ

8. Các hoạt động của máy tính gồm:

a. Ngắt, Giải mã lệnh, Vào/ra

b. Xử lý số liệu, Ngắt, Thực hiện chương trình

c. Thực hiện chương trình, ngắt, vào/ra

d. Tính toán kết quả, Lưu trữ dữ liệu, vào/ra

9. Bộ đếm chương trình của máy tính không phải là:

a. Thanh ghi chứa địa chỉ lệnh

b. Thanh ghi chứa lệnh sắp thực hiện

c. Thanh ghi chứa địa chỉ lệnh sắp thực hiện

d. Thanh ghi

10. Có các loại ngắt sau trong máy tính:

a. Ngắt cứng, ngắt mềm, ngắt trung gian

b. Ngắt ngoại lệ, ngắt cứng, ngắt INTR

c. Ngắt mềm, ngắt NMI, ngắt cứng

d. Ngắt cứng, ngắt mềm, ngắt ngoại lệ

11. Trong máy tính, ngắt NMI là:

a. Ngắt ngoại lệ không chặn đ-ợc

b. Ngắt mềm không chặn đ-ợc

c. Ngắt cứng không chặn đ-ợc

d. Ngắt mềm chặn đ-ợc

12. Khi Bộ xử lý đang thực hiện chương trình, nếu có ngắt (không bị cấm) gửi đến, thì nó:

a. Thực hiện xong chương trình rồi thực hiện ngắt

b. Từ chối ngắt, không phục vụ

c. Phục vụ ngắt ngay, sau đó thực hiện chương trình

d. Thực hiện xong lệnh hiện tại, rồi phục vụ ngắt, cuối cùng quay lại thực hiện tiếp chương trình.

13. Máy tính Von Neumann là máy tính:

- a. Chỉ có 01 bộ xử lý, thực hiện các lệnh tuần tự
- b. Có thể thực hiện nhiều lệnh cùng một lúc (song song)
- c. Thực hiện theo chương trình nằm sẵn bên trong bộ nhớ
- d. Cả a và c

14. Máy tính ENIAC là máy tính:

- a. Do Bộ giáo dục Mỹ đặt hàng
- b. Là máy tính ra đời vào những năm 1970
- c. Dùng vi mạch cỡ nhỏ và cỡ vừa
- d. Là máy tính đầu tiên trên thế giới

15. Đối với các tín hiệu điều khiển, phát biểu nào sau đây là sai:

- a. MEMR là tín hiệu đọc lệnh (dữ liệu) từ bộ nhớ
- b. MEMW là tín hiệu đọc lệnh từ bộ nhớ
- c. IOR là tín hiệu đọc dữ liệu từ cổng vào ra
- d. IOW là tín hiệu ghi dữ liệu ra cổng vào ra

16. Phát biểu nào sau đây là đúng:

- a. INTR là tín hiệu cứng chặn đọc
- b. INTR là tín hiệu ngắt mềm
- c. INTR là tín hiệu ngắt cứng không chặn đọc
- d. INTR là một tín hiệu ngắt ngoại lệ

17. Phát biểu nào sau đây là sai:

- a. INTA là tín hiệu CPU trả lời đồng ý chấp nhận ngắt
- b. INTA là tín hiệu gửi từ bộ xử lý ra ngoài
- c. INTA là tín hiệu từ bên ngoài yêu cầu ngắt CPU
- d. Cả a và b đều đúng

18. Phát biểu nào sau đây là đúng:

- a. HOLD là tín hiệu CPU trả lời ra bên ngoài
- b. HOLD không phải là tín hiệu điều khiển
- c. HOLD là tín hiệu điều khiển xin ngắt
- d. HOLD là tín hiệu từ bên ngoài xin CPU ngừng bus

19. Phát biểu nào sau đây là đúng:

- a. HLDA là tín hiệu CPU chấp nhận những bus
- b. HLDA là tín hiệu CPU không chấp nhận những bus
- c. HLDA là tín hiệu yêu cầu CPU những bus
- d. HLDA là một ngắt mềm

20. Cho đến nay, máy tính đ- ợc phát triển qua:

- a. 5 thế hệ
- b. 4 thế hệ
- c. 3 thế hệ
- d. 2 thế hệ

21. Trong các giai đoạn phát triển của máy tính, phát biểu nào sau đây là đúng:

- a. Thế hệ thứ nhất dùng transistor
- b. Thế hệ thứ ba dùng transistor
- c. Thế hệ thứ nhất dùng đèn điện tử chân không
- d. Thế hệ thứ t dùng vi mạch SSI và MSI

22. Trong các giai đoạn phát triển của máy tính, phát biểu nào sau đây là sai:

- a. Thế hệ thứ hai dùng transistor
- b. Thế hệ thứ ba dùng transistor
- c. Thế hệ thứ nhất dùng đèn điện tử chân không
- d. Thế hệ thứ t- dùng vi mạch

23. Theo luật Moore, số lượng transistor sẽ tăng gấp đôi sau mỗi:

- a. 22 tháng
- b. 20 tháng
- c. 18 tháng
- d. 16 tháng

24. Tín hiệu điều khiển INTA là tín hiệu:

- a. CPU trả lời không chấp nhận ngắt
- b. CPU trả lời chấp nhận ngắt
- c. Từ bên ngoài gửi đến CPU xin ngắt
- d. Ngắt ngoại lệ

25. Theo cách phân loại truyền thống, có các loại máy tính sau đây:

- a. Bộ vi điều khiển, máy tính cá nhân, máy tính lớn, siêu máy tính, máy vi tính
- b. Máy tính xách tay, máy tính lớn, máy tính để bàn, máy vi tính, siêu máy tính
- c. Máy tính xách tay, máy tính mini, máy tính lớn, siêu máy tính, máy chủ
- d. Bộ vi điều khiển, máy vi tính, máy tính mini, máy tính lớn, siêu máy tính

26. Theo cách phân loại hiện đại, có các loại máy tính sau đây:

- a. Máy tính để bàn, máy tính lớn, máy tính nhúng
- b. Máy tính để bàn, máy chủ, máy tính nhúng
- c. Máy chủ, máy tính mini, máy tính lớn
- d. Máy tính mini, máy tính nhúng, siêu máy tính

Đáp án b

26. Đối với số nguyên không dấu, 8 bit, giá trị biểu diễn số 261 là:

- a. 1001 0001 b. 1010 1011 c. 1000 0111 d. Không biểu diễn đ-ợc

27. Đối với số nguyên không dấu, 8 bit, giá trị biểu diễn số 132 là:

- a. 1001 0001 b. 1000 0100 c. 1000 0111 d. Không biểu diễn đ-ợc

28. Đối với số nguyên có dấu, 8 bit, giá trị biểu diễn số 129 là:

- a. 1001 0001 b. 1010 1011 c. 1000 0111 d. Không biểu diễn đ-ợc

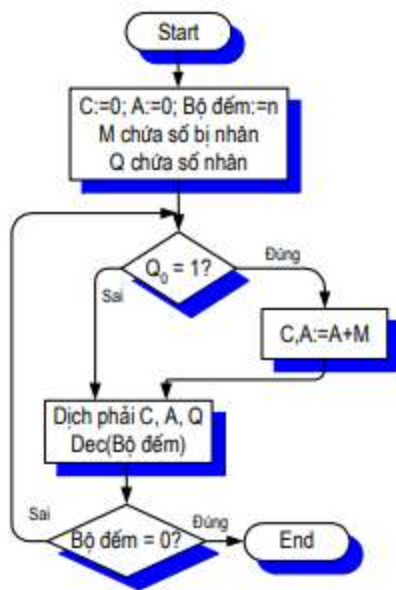
29. Dải biểu diễn số nguyên không dấu, n bit trong máy tính là:

- a. $0 \rightarrow 2.n$ b. $0 \rightarrow 2.n - 1$ c. $0 \rightarrow 2^n - 1$ d. $0 \rightarrow 2^n$

30. Dải biểu diễn số nguyên có dấu, n bit trong máy tính là:

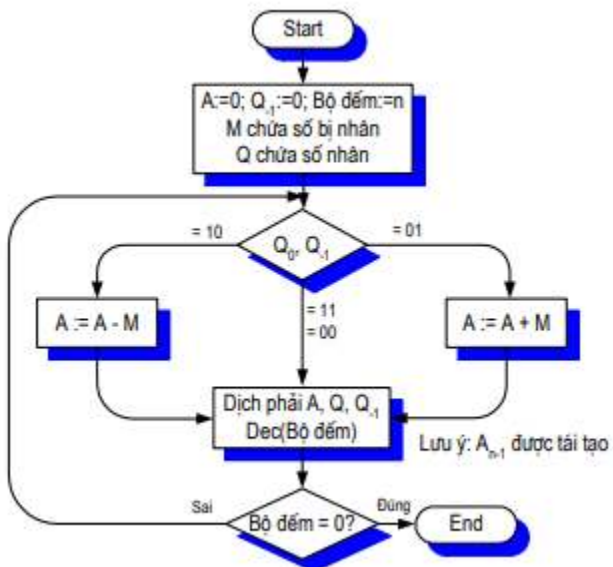
- a. $-2(n - 1) \rightarrow 2(n - 1)$ b. $-2.n - 1 \rightarrow 2.n + 1$ c. $-2^n - 1 - 1 \rightarrow 2^{n-1} - 1$ d. $-2^{n-1} \rightarrow 2^{n-1} - 1$

31. Sơ đồ dưới đây là thuật toán thực hiện:



- a. Phép chia số nguyên không dấu
- b. Phép nhân số nguyên không dấu
- c. Phép nhân số nguyên có dấu
- d. Phép chia số nguyên có dấu

32. Sơ đồ dưới đây là thuật toán thực hiện:



- a. Phép nhân số nguyên không dấu
- b. Phép nhân số nguyên có dấu

c. Phép chia số nguyên không dấu

d. Phép chia số nguyên có dấu

33. Đối với số nguyên có dấu, 8 bit, dùng phương pháp “Dấu và độ lớn”, giá trị biểu diễn số - 60 là:

a. 0000 1101 b. 0000 1010 c. 1011 1100 d. 1100 1101

34. Đối với số nguyên có dấu, 8 bit, dùng phương pháp “Mã bù 2”, giá trị biểu diễn số 101 là:

a. 0110 0101 b. 0000 1100 c. 0000 1110 d. 0100 1010

35. Bảng dưới đây mô tả quá trình thực hiện phép tính:

A	Q	Q ₋₁	M	
0000	0011	0	1001	Giá trị khởi tạo
0111	0011	0	1001	$A \leftarrow A - M$
0011	1001	1	1001	SHR A, Q, Q ₋₁
0001	1100	1	1001	SHR A, Q, Q ₋₁
1010	1100	1	1001	$A \leftarrow A + M$
1101	0110	0	1001	SHR A, Q, Q ₋₁
1110	1011	1	1001	SHR A, Q, Q ₋₁

a. $3 \times 9 = 27$ b. $(-7) \times 3 = -21$ c. $15 \times 9 = 135$ d. $5 \times 27 = 135$

36. Đối với các số không dấu, phép cộng trên máy tính cho kết quả sai khi:

a. Cộng hai số dương, cho kết quả âm

b. Cộng hai số âm, cho kết quả dương

c. Có nhớ ra khỏi bit cao nhất

d. Cả a và b

37. Đối với các số có dấu, phép cộng trên máy tính cho kết quả sai khi:

a. Cộng hai số dương, cho kết quả âm

b. Cộng hai số âm, cho kết quả dương

c. Có nhớ ra khỏi bit cao nhất

d. Cả a và b

38. Đối với bộ nhớ ROM, phát biểu nào sau đây là sai:

a. Có tất cả 5 loại ROM

b. Là loại bộ nhớ khả biến

c. Là nơi chứa các chương trình hệ thống (BIOS)

d. Là nơi chứa các vi chương trình

39. Đối với bộ nhớ ROM, phát biểu nào sau đây là đúng:

- a. Có thể dùng điện để xoá PROM
- b. PROM là loại ROM có thể xoá và ghi lại nhiều lần
- c. EPROM là loại ROM có thể xoá và ghi lại nhiều lần
- d. Có thể dùng điện để xoá EPROM

40. Đối với bộ nhớ RAM, phát biểu nào sau đây là sai:

- a. Là loại bộ nhớ không khả biến
- b. Là nơi lưu giữ thông tin tạm thời
- c. Có hai loại RAM
- d. Là bộ nhớ đọc/ghi tùy ý

41. Đối với bộ nhớ RAM, phát biểu nào sau đây là đúng:

- a. Là loại bộ nhớ không khả biến
- b. RAM là viết tắt của: Read Access Memory
- c. SRAM được chế tạo từ các tụ điện
- d. Là nơi lưu giữ thông tin mà máy tính đang xử lý

42. Đối với bộ nhớ ROM, phát biểu nào sau đây là đúng:

- a. Được chế tạo từ mạch lật
- b. Được chế tạo từ transistor
- c. Được chế tạo từ diode
- d. Cả b và c

43. Đối với bộ nhớ RAM, phát biểu nào sau đây là sai:

- a. DRAM được chế tạo từ mạch lật
- b. DRAM được chế tạo từ tụ điện
- c. SRAM được chế tạo từ mạch lật
- d. SRAM không cần phải làm tươi

44. Cho chip nhớ SRAM có dung lượng 64K x 4 bit, phát biểu nào sau đây là đúng:

- a. Các đường địa chỉ là: A0 -> A15
- b. Các đường địa chỉ là: D0 -> D15
- c. Các đường dữ liệu là: A0 -> A3

d. Các đường dữ liệu là: D1 -> D8

45. Cho chip nhớ SRAM có dung lượng 16K x 8 bit, phát biểu nào sau đây là sai:

a. Có 14 đường địa chỉ

b. Có 8 đường dữ liệu

c. Các đường địa chỉ là: A0 -> A13

d. Các đường địa chỉ là: A0 -> A14

46. Đối với hệ thống nhớ máy tính, có thể có các đơn vị truyền nh sau:

a. Theo từ nhớ

b. Theo khối nhớ

c. Cả a và b đều đúng

d. Cả a và b đều sai

47. Xét về các phương pháp truy nhập trong hệ thống nhớ, phát biểu nào sau đây là sai:

a. Truy nhập tuần tự đối với bộ nhớ cache

b. Truy nhập liên kết đối với bộ nhớ cache

c. Truy nhập ngẫu nhiên đối với bộ nhớ trong

d. Truy nhập trực tiếp đối với đĩa từ

48. Đối với hệ thống nhớ, có các kiểu vật lý nh sau:

a. Bộ nhớ từ, RAM, bộ nhớ cache

b. Bộ nhớ bán dẫn, bộ nhớ từ, bộ nhớ cache

c. Bộ nhớ bán dẫn, bộ nhớ từ, bộ nhớ quang

d. Bộ nhớ quang, bộ nhớ cache, bộ nhớ từ

49. Đối với hệ thống nhớ máy tính, phát biểu nào sau đây không phải là đặc trng vật lý:

a. Bộ nhớ khả biến

b. Bộ nhớ không khả biến

c. Bộ nhớ xóa đọc

d. Bộ nhớ chỉ đọc

50. Xét sơ đồ phân cấp hệ thống nhớ, phát biểu nào sau đây là sai:

a. Mức thanh ghi là mức trao đổi nhanh nhất

b. Mức thanh ghi là mức trao đổi chậm nhất

c. Mức cache đọc chia thành hai mức

d. Mức cache là mức gần thanh ghi nhất

51. Xét sơ đồ phân cấp hệ thống nhớ, phát biểu nào sau đây là đúng:

- a. Từ bộ nhớ cache đến bộ nhớ ngoài, tốc độ nhanh dần
- b. Từ thanh ghi đến bộ xử lý, tốc độ tăng dần
- c. Từ bộ nhớ ngoài đến thanh ghi, dung lượng giảm dần
- d. Từ bộ nhớ trong đến bộ nhớ cache, tần suất truy nhập giảm dần

52. Đối với bộ nhớ cache, phát biểu nào sau đây là đúng:

- a. Cache có thể được đặt trên cùng chip với CPU
- b. Bộ nhớ chính có tốc độ nhanh hơn cache
- c. Bộ nhớ cache được đặt giữa bộ nhớ chính và bộ nhớ ngoài
- d. Cache không được đặt trên cùng chip với CPU

53. Đối với bộ nhớ cache, phát biểu nào sau đây là đúng:

- a. Bộ nhớ ngoài nhận cả khối dữ liệu từ cache
- b. Truyền dữ liệu giữa CPU và cache theo đơn vị khối nhớ
- c. Truyền dữ liệu giữa CPU và cache theo đơn vị từ nhớ
- d. Khi cần, CPU nhận dữ liệu trực tiếp từ bộ nhớ chính

54. Cache hoạt động nhờ vào nguyên lý:

- a. Nguyên lý hoạt động của máy tính
- b. Nguyên lý điều khiển ghi dữ liệu
- c. Nguyên lý điều khiển đọc dữ liệu
- d. Nguyên lý định vị tham số bộ nhớ

55. Trong sự trao đổi giữa cache và bộ nhớ chính, phát biểu nào sau đây là sai:

- a. Bộ nhớ chính chia thành các block nhớ
- b. Cache chia thành các line nhớ
- c. Bộ nhớ chính chia thành các line nhớ
- d. Kích thước line bằng kích thước block

56. Xét bộ nhớ cache, mỗi line được gắn thêm Tag là để:

- a. Xác định block nào của bộ nhớ chính đang ở trong line
- b. Xác định cache có dung lượng bao nhiêu
- c. Xác định line có dung lượng bao nhiêu

d. Xác định cache có bao nhiêu line

57. Xét bộ nhớ cache, có các kỹ thuật ánh xạ địa chỉ sau đây:

- a. Trực tiếp, liên kết hoàn toàn, liên kết tập hợp
- b. Liên kết hoàn toàn, liên kết phụ thuộc, gián tiếp
- c. Liên kết tập hợp, liên kết phần tử, gián tiếp
- d. Trực tiếp, liên kết phần tử, liên kết gián đoạn

58. Trong kỹ thuật ánh xạ liên kết hoàn toàn, các trường địa chỉ là:

- a. Tag + Word + Line b. Tag + Word c. Tag + Line + Word d. Tag + Line

59. Cho máy tính có dung lượng bộ nhớ chính: 128MB, cache: 64KB, line: 8 byte, độ dài ngăn nhớ: 1 byte. Trong trường hợp kỹ thuật ánh xạ trực tiếp, dạng địa chỉ do bộ xử lý phát ra để truy nhập cache là:

- a. $12 + 10 + 5$ b. $13 + 10 + 4$ c. $14 + 11 + 2$ d. $14 + 10 + 3$

60. Xét kỹ thuật ánh xạ trực tiếp khi truy nhập cache, thứ tự tìm block trong cache được thực hiện dựa theo các trường trong địa chỉ do CPU phát ra như sau:

- a. Line -> Tag -> Word b. Line -> Word -> Tag c. Tag -> Line -> Word d. Tag -> Word -> Line

60. Đối với các thuật toán (TT) thay thế dữ liệu trong cache, phát biểu nào sau đây là đúng:

- a. FIFO là TT thay đi block mới nhất trong các block hiện nay
- b. LRU là TT thay đi block có tần suất truy nhập ít nhất
- c. LFU là TT thay đi block truy nhập gần đây ít nhất
- d. Tất cả đều sai

61. Đối với các thuật toán (TT) thay thế dữ liệu trong cache, phát biểu nào sau đây là sai:

- a. FIFO là TT thay đi block cũ nhất trong các block hiện nay
- b. FIFO là TT thay đi block có tần suất truy nhập ít nhất
- c. LRU là TT thay đi block truy nhập gần đây ít nhất
- d. Random là TT thay đi block ngẫu nhiên

62. Với chip nhớ DRAM có n đường địa chỉ, m đường dữ liệu thì dung lượng của chip là:

- a. $2^m \times n$ bit b. $2^{2n} \times m$ bit c. $2^{2m} \times n$ bit d. $2^n \times m$ bit

63. Không thể nối trực tiếp thiết bị ngoại vi (TBNV) với bus hệ thống, vì:

- a. Bộ xử lý không thể điều khiển được tất cả các TBNV
- b. Tốc độ trao đổi, khuôn dạng dữ liệu khác nhau
- c. Tất cả có tốc độ chậm hơn Bộ xử lý và RAM

d. Tất cả các ý đều đúng

64. Chức năng của Modul vào/ra:

- a. Nối ghép với BXL và hệ thống nhớ
- b. Nối ghép với một hoặc nhiều TBNV
- c. Cả a và b đều đúng
- d. Cả a và b đều sai

65. Các thành phần cơ bản của TBNV:

- a. Bộ chuyển đổi tín hiệu, Logic điều khiển, Bộ đệm
- b. Bộ chuyển đổi trạng thái, Logic đọc, Bộ đếm tiến
- c. Bộ chuyển đổi hiện thời, Logic ghi, Bộ kiểm tra
- d. Bộ chuyển đổi địa chỉ, Logic nhận, Bộ đếm lùi

66. Đối với chức năng của Modul vào/ra, phát biểu nào sau đây là sai:

- a. Điều khiển và định thời gian
- b. Một Modul chỉ nối ghép được với một TBNV
- c. Trao đổi thông tin với BXL, với TBNV
- d. Bộ đệm dữ liệu, phát hiện lỗi

67. Có các ph- ơng pháp địa chỉ hoá cổng vào/ra:

- a. Vào/ra cách biệt b. Vào/ra theo bản đồ bộ nhớ
- c. Vào ra theo bản đồ thanh ghi
- d. Cả a và b đúng

68. Đối với ph- ơng pháp vào/ra cách biệt, phát biểu nào sau đây là sai:

- a. Không gian địa chỉ cổng không nằm trong không gian địa chỉ bộ nhớ
- b. Dùng các lệnh truy nhập bộ nhớ để truy nhập cổng
- c. Tín hiệu truy nhập cổng và truy nhập bộ nhớ là khác nhau
- d. Sử dụng các lệnh vào/ra trực tiếp

69. Đối với phương pháp vào/ra cách biệt, phát biểu nào sau đây là đúng:

- a. Không gian địa chỉ cổng nằm trong không gian địa chỉ bộ nhớ
- b. Dùng các lệnh truy nhập bộ nhớ để truy nhập cổng
- c. Sử dụng các lệnh vào/ra trực tiếp
- d. Dùng chung tín hiệu truy nhập cho cả bộ nhớ và cổng vào/ra

70. Có 3 phương pháp điều khiển vào/ra như sau:

- a. Vào/ra bằng chương trình, bằng ngắt, bằng DMA
- b. Vào/ra bằng chương trình, bằng hệ thống, bằng DMA
- c. Vào/ra bằng ngắt, bằng truy nhập CPU, bằng DMA
- d. Vào/ra bằng ngắt, bằng truy nhập CPU, bằng hệ điều hành

71. Với phương pháp vào/ra bằng chương trình (CT), phát biểu nào sau đây là đúng:

- a. Đây là phương pháp trao đổi dữ liệu đơn giản nhất
- b. Đây là phương pháp trao đổi dữ liệu nhanh nhất
- c. Thiết kế mạch phức tạp
- d. Cả b và c đều đúng

72. Với phương pháp vào/ra bằng ngắt, phát biểu nào sau đây là sai:

- a. TBNV là đối tượng chủ động trao đổi dữ liệu
- b. CPU không phải chờ trạng thái sẵn sàng của TBNV
- c. Modul vào/ra đọc CPU chờ trạng thái sẵn sàng
- d. Modul vào/ra ngắt CPU khi nó ở trạng thái sẵn sàng

73. Với phương pháp vào/ra bằng ngắt, phát biểu nào sau đây là đúng:

- a. TBNV là đối tượng chủ động trong trao đổi dữ liệu
- b. Là phương pháp hoàn toàn xử lý bằng phần cứng
- c. CPU là đối tượng chủ động trong trao đổi dữ liệu
- d. Là phương pháp hoàn toàn xử lý bằng phần mềm

74. Với phương pháp vào/ra bằng DMA, phát biểu nào sau đây là đúng:

- a. Là phương pháp do CPU điều khiển trao đổi dữ liệu
- b. Là phương pháp không do CPU điều khiển trao đổi dữ liệu
- c. Là phương pháp đọc thực hiện bằng phần mềm
- d. Là phương pháp trao đổi dữ liệu giữa TBNV và CPU nhanh nhất

75. Với phương pháp vào/ra bằng DMA, phát biểu nào sau đây là đúng:

- a. TBNV dùng tín hiệu DACK để yêu cầu trao đổi dữ liệu
- b. CPU dùng tín hiệu DREQ để trả lời đồng ý DMA
- c. DMAC gửi tín hiệu HRQ để xin dùng các đường bus
- d. DMAC gửi tín hiệu HLDA để xin dùng các đường bus

76. Đối với ngắt cứng, phát biểu nào sau đây là đúng:

- a. Có hai loại ngắt cứng
- b. Mọi ngắt cứng đều chặn đ-ợc
- c. Mọi ngắt cứng đều không chặn đ-ợc
- d. Ngắt cứng MI là ngắt không chặn đ-ợc

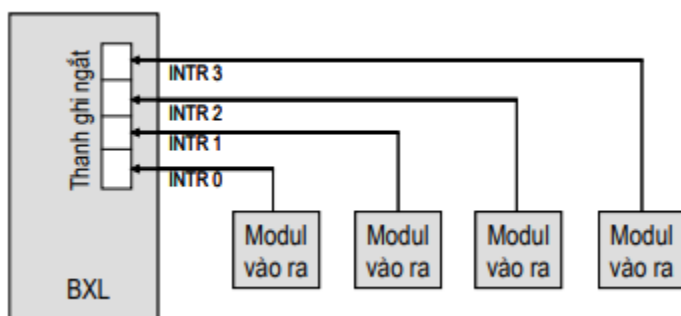
77. Đối với ngắt mềm, phát biểu nào sau đây là đúng:

- a. Do BXL sinh ra
- b. Do TBNV gửi đến
- c. Do lệnh ngắt nằm trong chương trình sinh ra
- d. Không phải là lệnh trong chương trình

78. Đối với ngắt ngoại lệ, phát biểu nào sau đây là đúng:

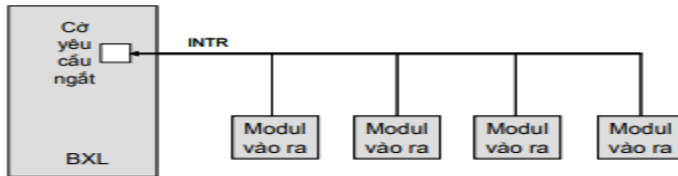
- a. Là ngắt do lỗi chương trình sinh ra
- b. Là ngắt từ bên ngoài gửi đến
- c. Là ngắt từ ROM gửi đến
- d. Là ngắt không bình th-ờng

79. Hình vẽ dưới đây là sơ đồ của ph-ơng pháp xác định modul ngắt nào:



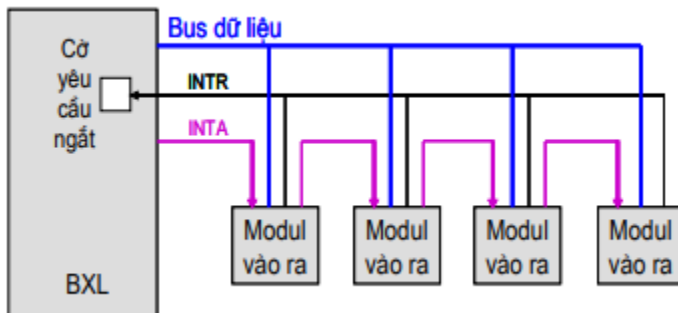
- a. Kiểm tra vòng bằng phần mềm
- b. Kiểm tra vòng bằng phần cứng
- c. Nhiều đồng yêu cầu ngắt
- d. Chiếm bus

80. Hình vẽ dưới đây là sơ đồ của phương pháp xác định modul ngắt nào:



- a. Kiểm tra vòng bằng phần mềm
- b. Kiểm tra vòng bằng phần cứng
- c. Nhiều đồng yêu cầu ngắt
- d. Chiếm bus

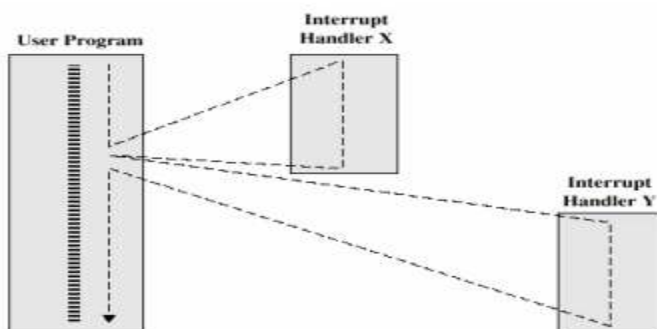
81. Hình vẽ dưới là sơ đồ của phương pháp xác định modul ngắt nào:



- a. Kiểm tra vòng bằng phần mềm
- b. Kiểm tra vòng bằng phần cứng
- c. Nhiều đồng yêu cầu ngắt
- d. Chiếm bus

Đáp án b

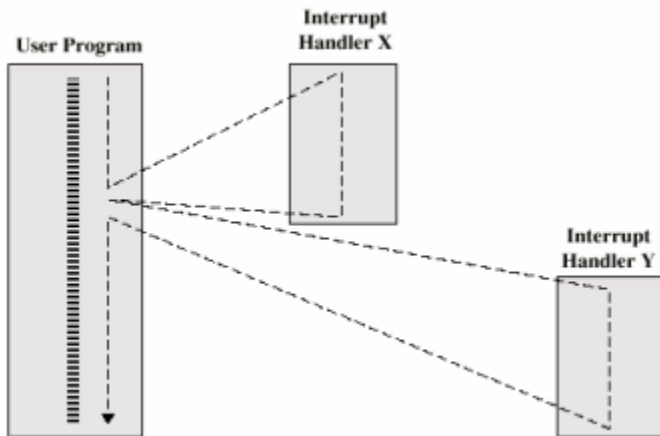
82. Với hình vẽ dưới đây, phát biểu nào sau đây là đúng:



- a. Ngắt X và ngắt Y cùng được đáp ứng một lúc

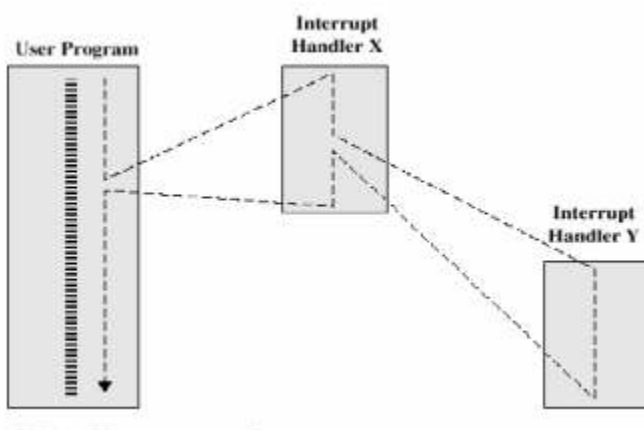
- b. Đây là sơ đồ ngắt lồng nhau
- c. Ngắt X và ngắt Y gửi tín hiệu yêu cầu cùng một lúc
- d. Xử lý xong ngắt X rồi xử lý ngắt Y

83. Với hình vẽ dưới đây, phát biểu nào sau đây là sai:



- a. Đây là sơ đồ ngắt tuần tự
- b. Ngắt X được phục vụ trước ngắt Y
- c. Ngắt Y gửi yêu cầu ngắt trước ngắt X
- d. Ngắt Y được phục vụ sau ngắt X

84. Với hình vẽ dưới đây, phát biểu nào sau đây là đúng:



- a. Đây là sơ đồ ngắt tuần tự
- b. Đây là sơ đồ ngắt lồng nhau
- c. Ngắt X có mức - tiên cao hơn ngắt Y

d. Ngắt X và ngắt Y có cùng mức - tiên

85. Các bước của quá trình DMA diễn ra theo thứ tự sau đây:

- a. DREQ -> HLDA -> DACK -> HRQ -> trao đổi dữ liệu-> kết thúc
- b. DREQ -> HRQ -> HLDA -> DACK -> trao đổi dữ liệu-> kết thúc
- c. HRQ -> HLDA -> DACK -> DREQ -> trao đổi dữ liệu-> kết thúc
- d. HRQ -> DACK -> DREQ -> HLDA -> trao đổi dữ liệu-> kết thúc

86. Đối với kiểu DMA theo khối, phát biểu nào sau đây là đúng:

- a. Lúc nào bus rỗi thì truyền dữ liệu
- b. BXL bị ép buộc treo tạm thời từng chu kỳ bus
- c. Truyền không liên tục từng byte dữ liệu
- d. Truyền xong hết dữ liệu mới trả lại bus cho BXL

87. Đối với kiểu DMA theo khối, phát biểu nào sau đây là sai:

- a. BXL nhường hoàn toàn bus cho DMAC
- b. BXL không bị ép buộc treo tạm thời từng chu kỳ bus
- c. Truyền không liên tục từng nhóm 2 byte dữ liệu
- d. Truyền xong hết dữ liệu mới trả lại bus cho BXL

88. Đối với kiểu DMA ăn trộm chu kỳ, phát biểu nào sau đây là đúng:

- a. BXL và DMAC xen kẽ nhau sử dụng bus
- b. BXL sử dụng bus hoàn toàn
- c. DMAC sử dụng bus hoàn toàn
- d. Khi bộ nhớ rỗi thì DMAC dùng bus

89. Đối với kiểu DMA trong suốt, phát biểu nào sau đây là đúng:

- a. Khi DMAC không dùng bus thì BXL tranh thủ dùng bus
- b. Khi BXL không dùng bus thì tranh thủ tiến hành DMA
- c. BXL và DMAC xen kẽ dùng bus
- d. BXL bị DMAC ép buộc nhường bus

90. Đối với kiểu DMA trong suốt, phát biểu nào sau đây là sai:

- a. Khi DMAC không dùng bus thì BXL tranh thủ dùng bus
- b. DMA đọc tiến hành khi BXL không dùng bus

- c. BXL và DMAC dùng bus xen kẽ nhau
- d. BXL và DMAC không cùng một lúc dùng bus