

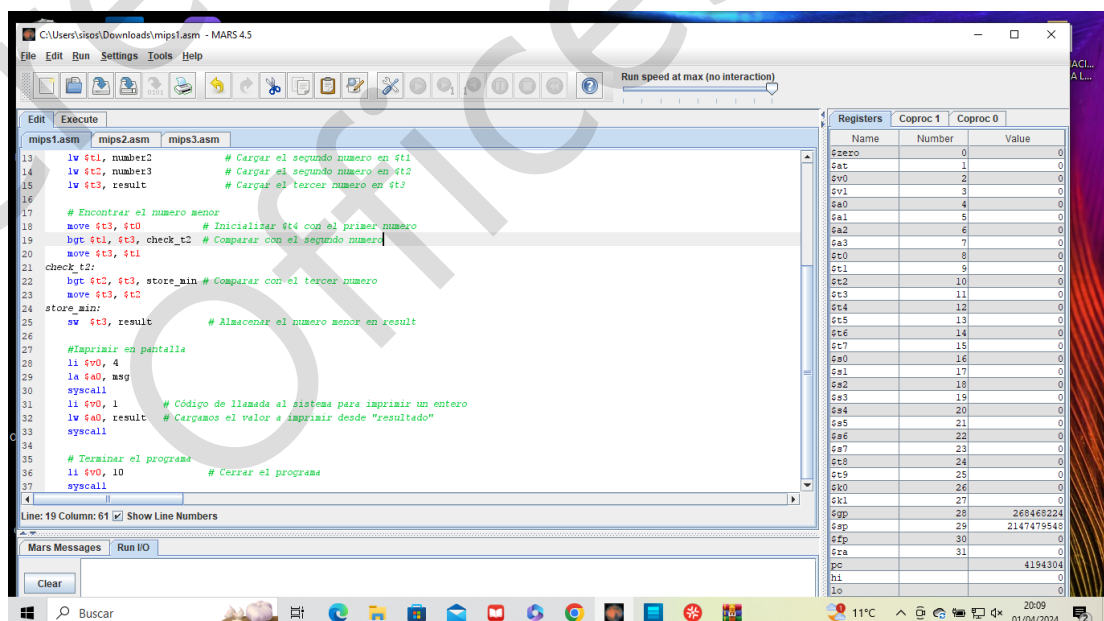
Asignatura	Datos del alumno	Fecha
Estructura de Computadores	Apellidos: Rojas Santamaria	01/04/2024
	Nombre: Jorge Ivan	

Laboratorio #1:

Simulación y optimización de un programa en un procesador escalar segmentado

Juan Jose Cardona Ortiz y Jorge Ivan Rojas
Fundación Universitaria Internacional de la Rioja
Estructura de Computadores
Deivis Eduard Ramírez Martínez

- Número mayor (mínimo 3 números). Se debe pedir al usuario por consola mínimo 3 números a comparar, y que indique cuál es el mayor de los números digitados.
 - Antes de compilar



- Después de compilar

Asignatura

Datos del alumno

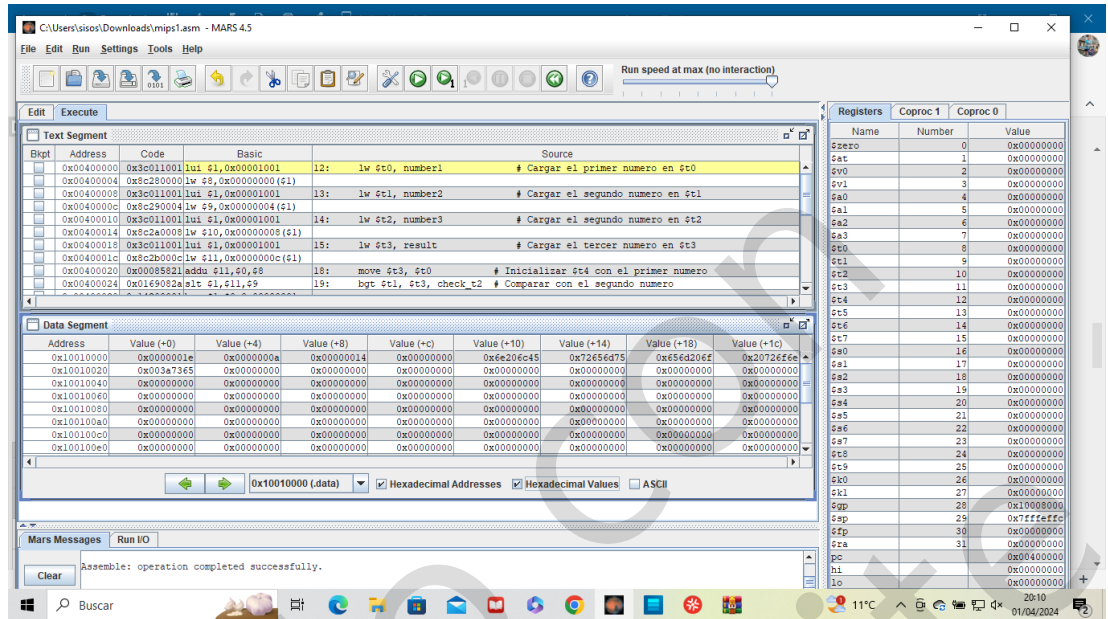
Fecha

Estructura de Computadores

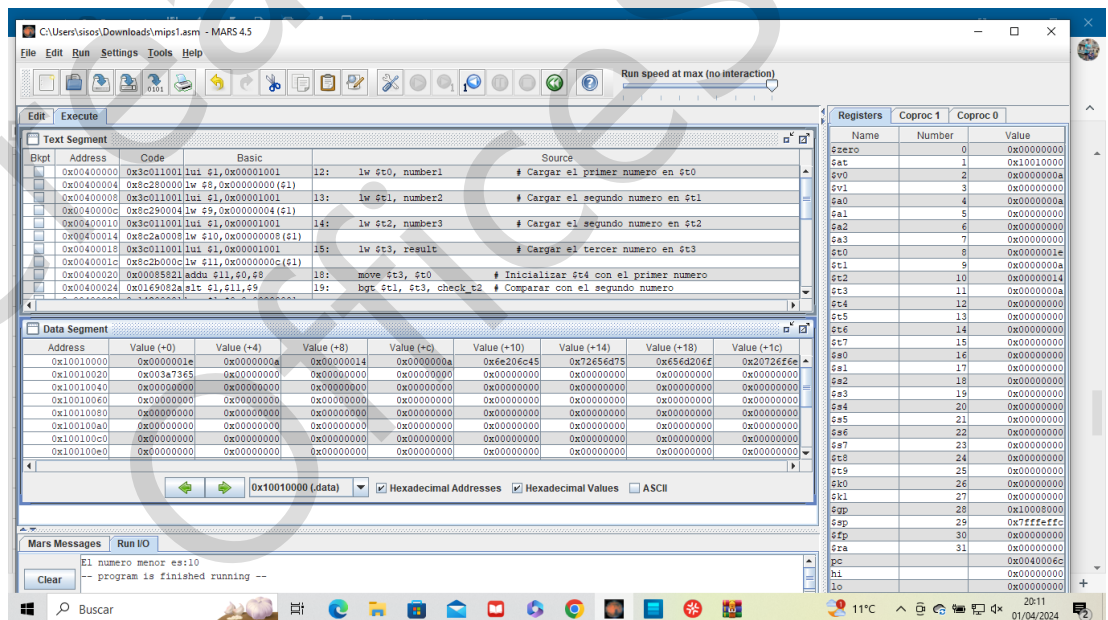
Apellidos: Rojas Santamaria

Nombre: Jorge Ivan

01/04/2024



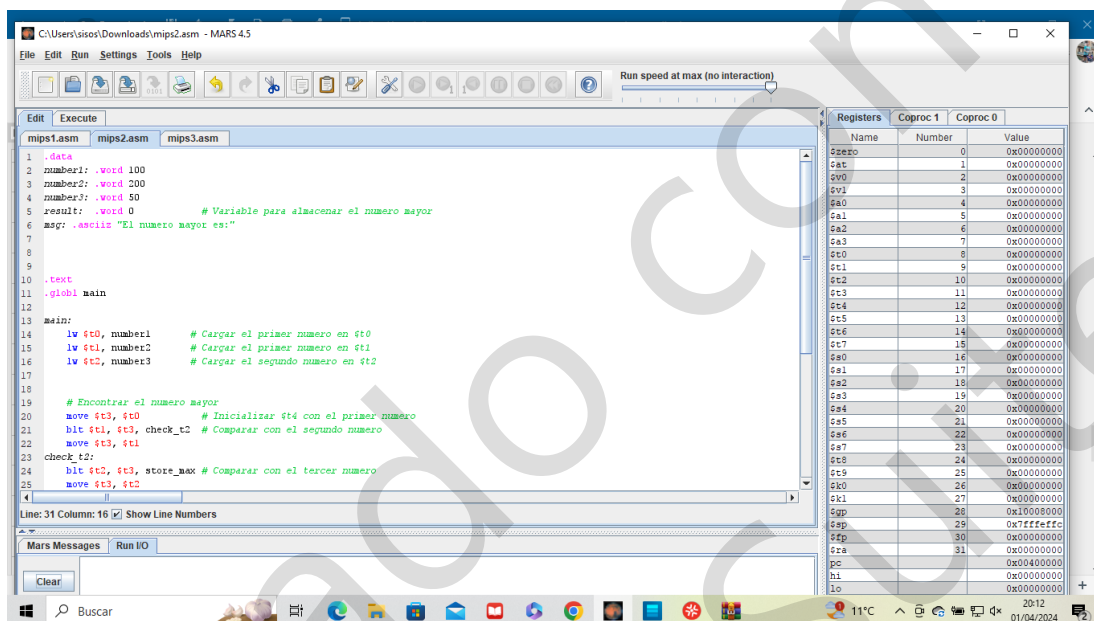
c. Después de ejecutar



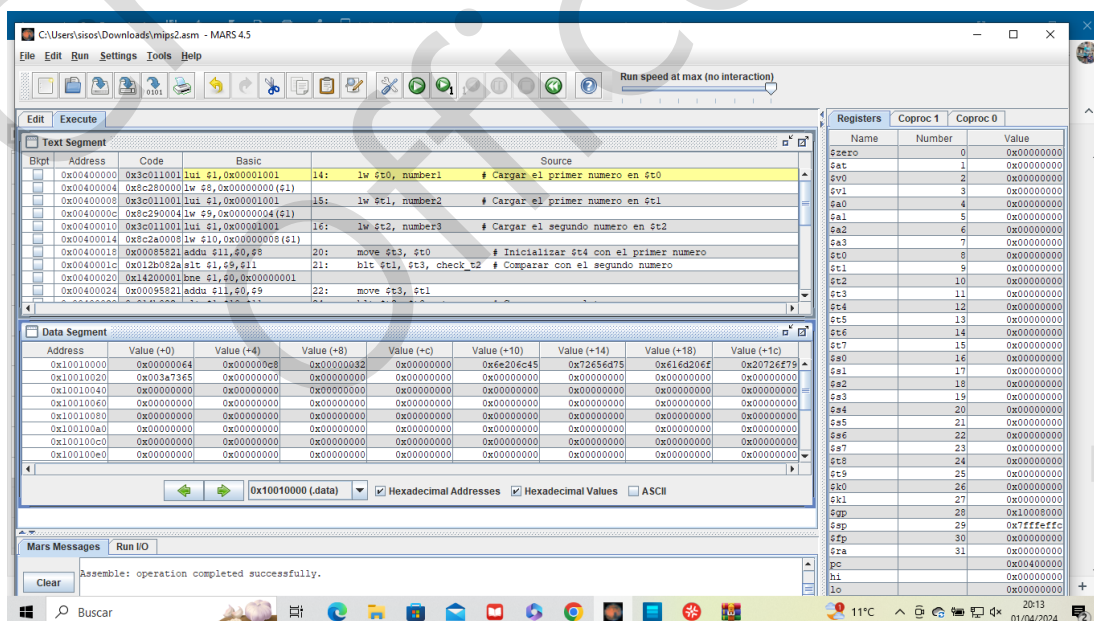
Asignatura	Datos del alumno	Fecha
Estructura de Computadores	Apellidos: Rojas Santamaria	01/04/2024
	Nombre: Jorge Ivan	

- Número menor (mínimo 3 números). Se debe pedir al usuario por consola mínimo 3 números a comparar, y que indique cuál es el menor de los números digitados.

a. Antes de compilar

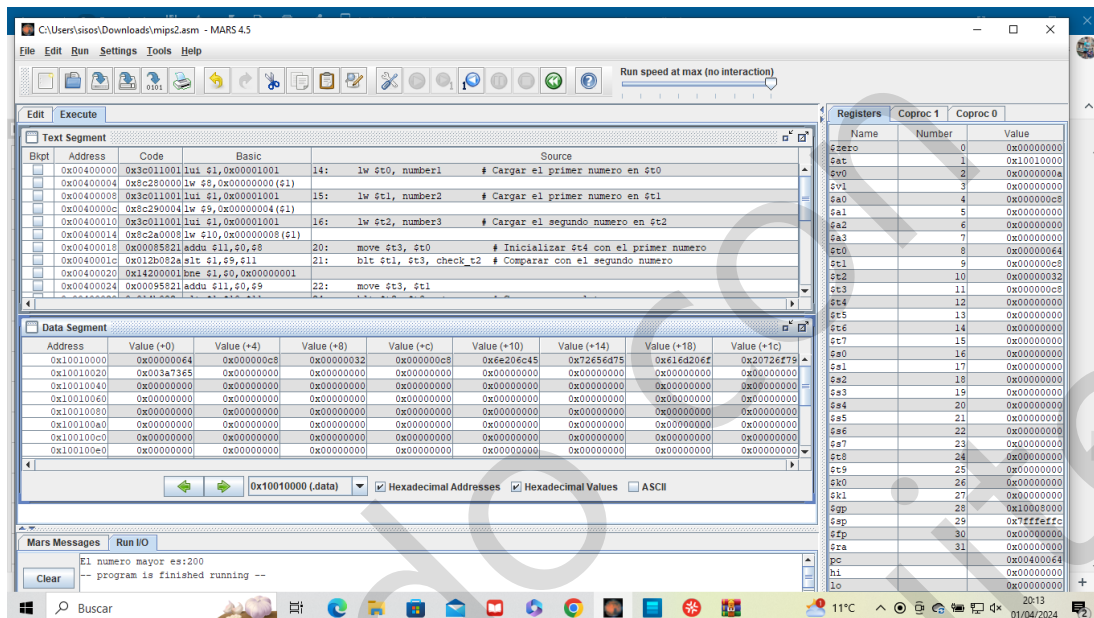


b. Después de compilar



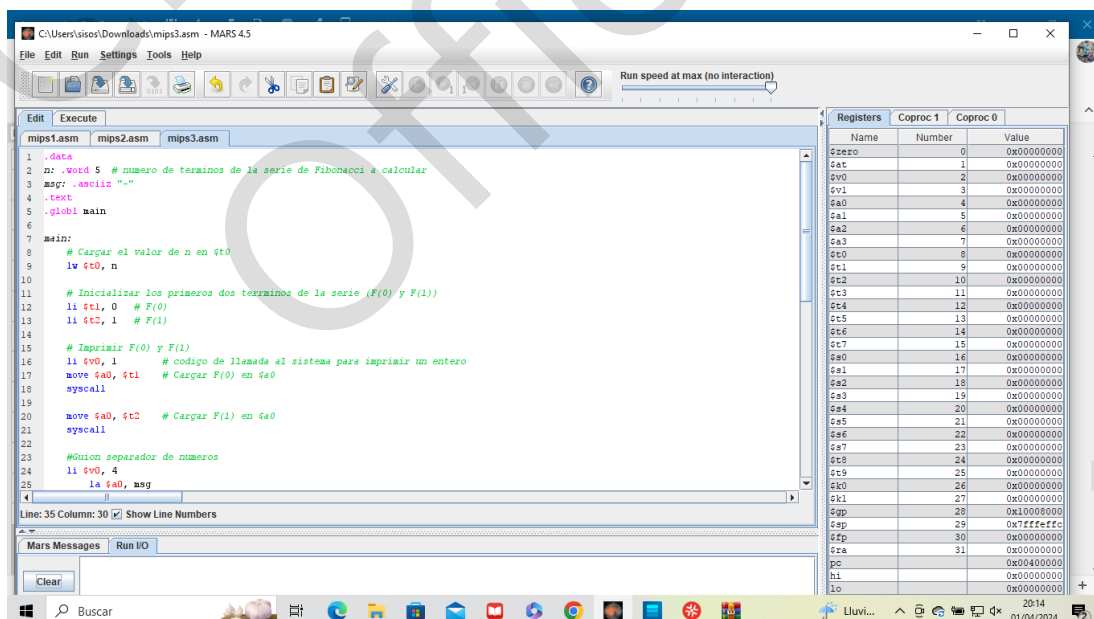
Asignatura	Datos del alumno	Fecha
Estructura de Computadores	Apellidos: Rojas Santamaria	01/04/2024
	Nombre: Jorge Ivan	

c. Después de ejecutar



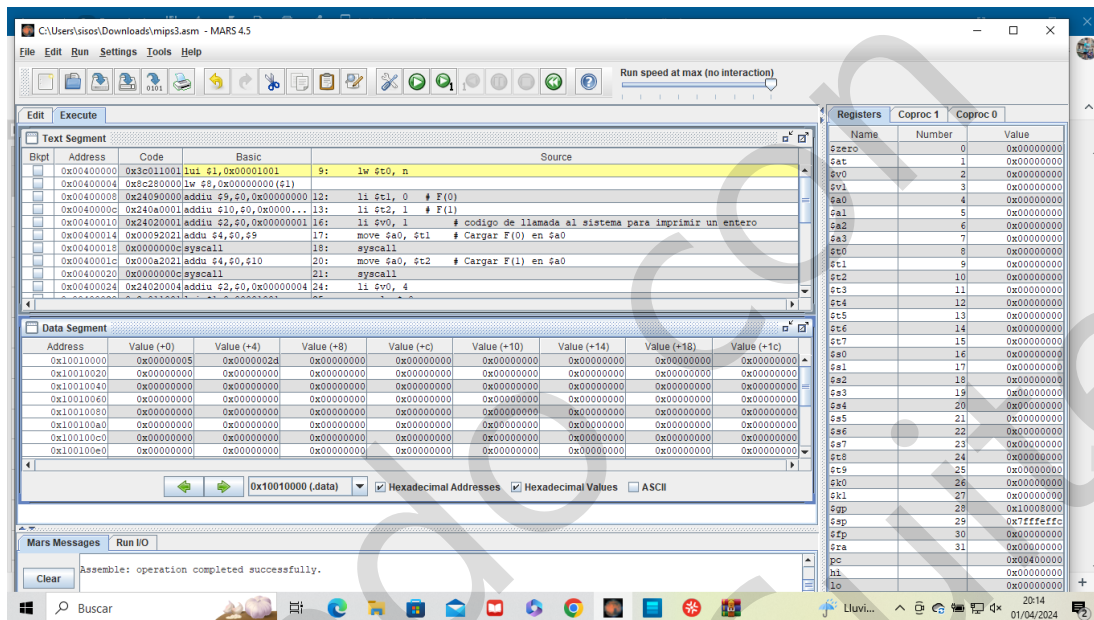
3. Serie Fibonacci. Se debe pedir al usuario por consola un número para que con base al número introducido genere la serie y muestre por consola el resultado.

a. Antes de compilar

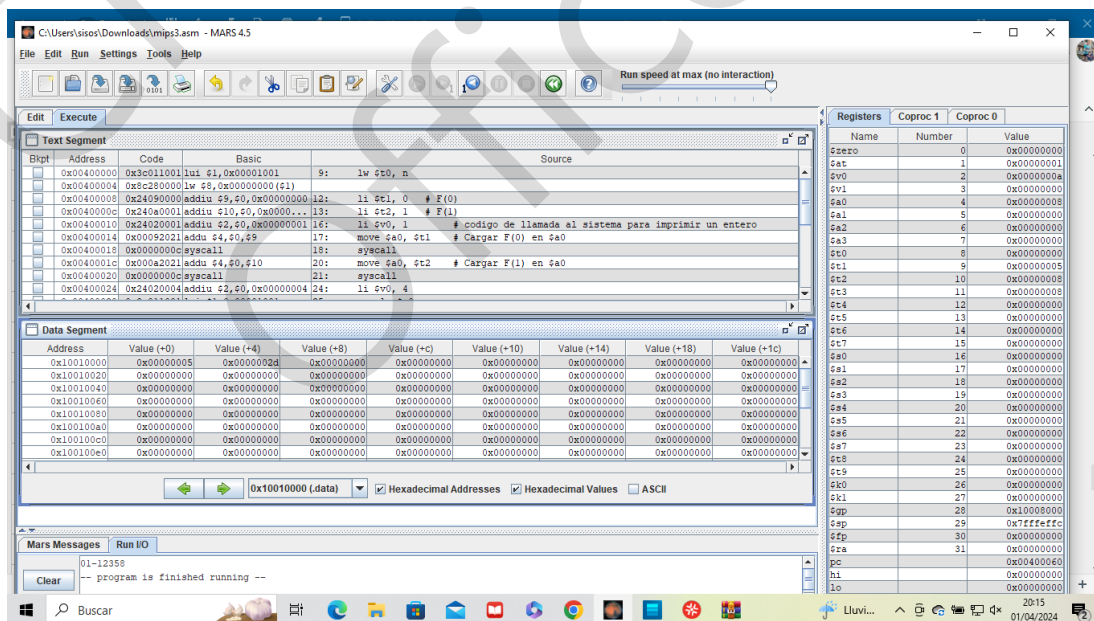


Asignatura	Datos del alumno	Fecha
Estructura de Computadores	Apellidos: Rojas Santamaria	01/04/2024
	Nombre: Jorge Ivan	

b. Después de compilar



c. Después de ejecutar



Asignatura	Datos del alumno	Fecha
Estructura de Computadores	Apellidos: Rojas Santamaria	01/04/2024
	Nombre: Jorge Ivan	

CONCLUSION

El desarrollo de scripts en ensamblador MIPS trasciende la mera codificación de algoritmos; se convierte en un ejercicio introspectivo que desafía la percepción de cómo interactuamos con la tecnología. Estas prácticas nos llevan a desentrañar los entresijos más profundos de la máquina, donde la abstracción se desvanece y nos enfrentamos a la esencia misma de la computación. Cada línea de código escrita en ensamblador nos emerge en la comprensión de cómo cada instrucción se traduce directamente en operaciones de bajo nivel ejecutadas por el procesador. En este proceso de inmersión, no solo adquirimos habilidades técnicas, sino que también cultivamos una apreciación más profunda por la ingeniería de software y hardware. Al diseñar programas para encontrar el mayor de varios números o generar la serie Fibonacci, no solo nos enfrentamos a desafíos algorítmicos, sino que también reflexionamos sobre la naturaleza misma de la computación. Cada decisión de diseño y optimización nos obliga a considerar cómo los componentes más básicos del hardware interactúan entre sí y con el software que creamos. Nos sumergimos en el mundo de los registros, la memoria y las instrucciones, comprendiendo cómo cada uno de ellos contribuye al funcionamiento fluido y eficiente del sistema.

Creado con OfficeSuite