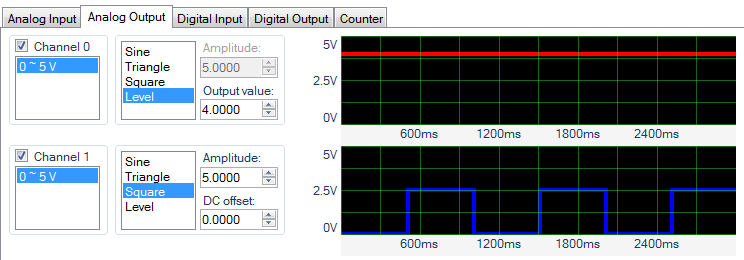
1.模拟端输入、输出

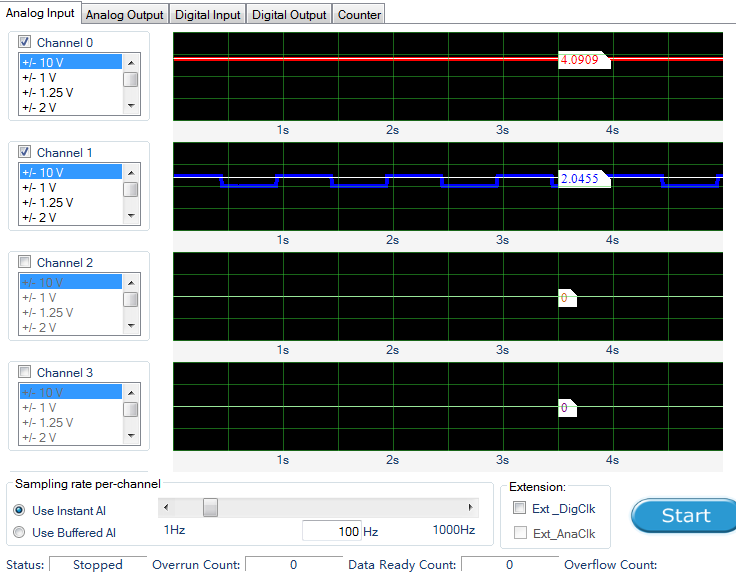
1.1 DI0和DI1分别连上5V和2.5V的电压，输入波形如下：

![C:\Users\USER\AppData\Roaming\Tencent\Users\592834890\QQ\WinTemp\RichOle\%GF@1(V}AV](M)AHQ5(BDXS.png](data:image/png;base64,)

1.2 当输出端设置波形如图所示时:

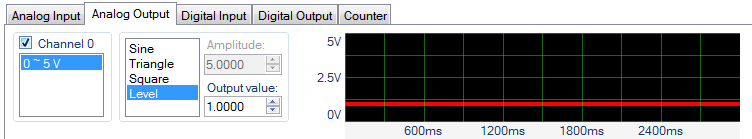


输入端显示为:

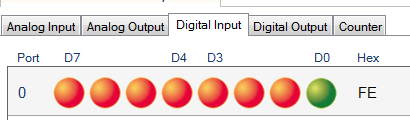


2. 数字端输入、输出

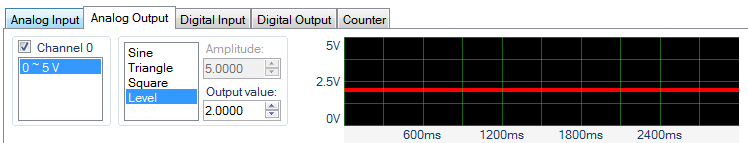
2.1将模拟输出端接到数字D0端口,输出电平为1V时:



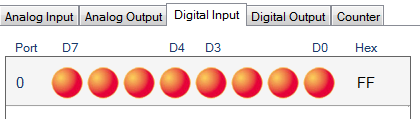
可以看到此时D0为低电平；



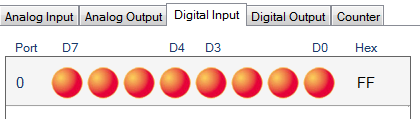
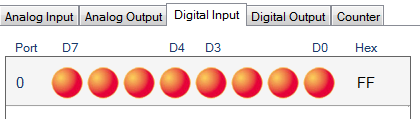
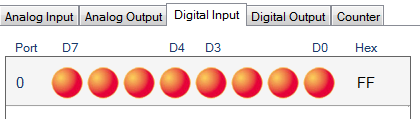
输出电平为2V时:



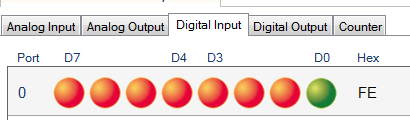
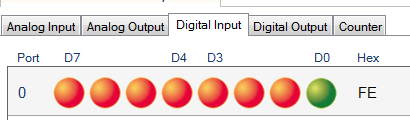
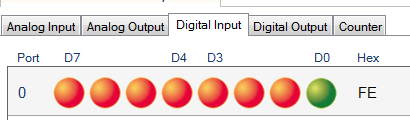
可以看到此时D0为高电平。



在尝试寻找跳变点的过程中，发现出现一个异常的情况：



当电平由1.6V,1.5V,1.4V变化时，始终为高电平;

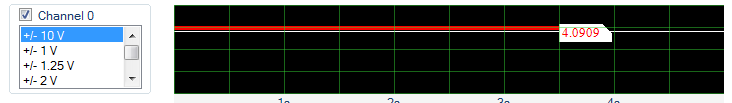


当电平由1.2V,1.3V,1.4V变化时，始终为低电平;

由此估计，高低电平过渡可能不同。

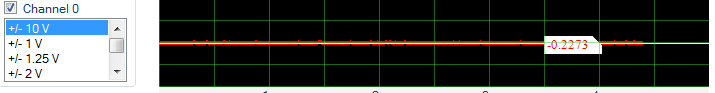
2.2 数字端输出高电平约为5V





低电平约为0V

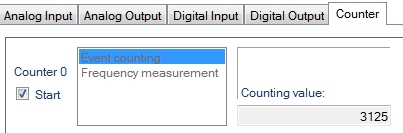
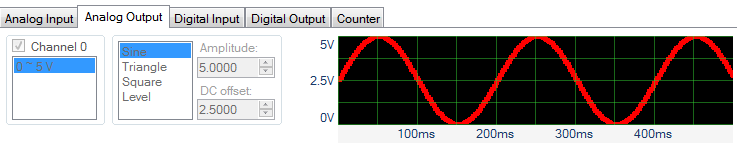




3.计数器端

3.1 连接模拟端，输出波形频率为5HZ

此时counter迅速计数



3.2 连接数字端

C:\Users\USER\AppData\Roaming\Tencent\Users\592834890\QQ\WinTemp\RichOle\6Y]E9M]FB{42N4H}62KE6IU.png

C:\Users\USER\AppData\Roaming\Tencent\Users\592834890\QQ\WinTemp\RichOle\[HDLD(W_YA[@W89~3LWWD7O.png

当数字输出端变化时，计数器加一。